

Honeywell

GE 120 C.P.U. SUBSYSTEM

TABLE OF CONTENTS
VOLUME 7

Schematics binder, 3 screws

Window

T.o.C. 4.571.2.408.2

Schematics

	Cables and parts list for physical unit connection	15023158.			
	Cables List	15024127.			
1	Spare parts list	15024542.	P.C.O. Status Log E.U.	S.S. CPU 120 - 130	4.041.0.613.
	Tools List Assembled wing	15024566. 15043155.			
	Complete wing Physical unit connection Diagnostic Composition List	15043157.			
2	Flow charts	14023130	F.C.O. Status Log E.U.	S.S. CPU 120 - 130	4.041.0.614.
3	Timing charts	14024137.	F.C.O. Status Log E.U.	S.S. CPU 120 - 130	4.041.0.615.
4	Nomenclature list	14023138.	F.C.O. Status Log E.U.	S.S. CPU 120 - 130	4.041.0.616.
	Physical unit General Index Logic Diagrams Plane "0" connections view	14053098. 14013068. 14013066. 14003080.			
5	Plane "8" connections view Readings connections view Inhibition connections view PAB DIRE 2A PWB DIRE 2B	14003081. 14003082. 14003083. 14043175. 14043176.	F.C.O. Status Log E.U.	мем 470	4.041.0.583.
6	Electric diagram Physical block diagram	14634028 . 14643420 .	F.C.O. Status Log E.U.	VAR 321	4.041.0.585.

This volume is applicable for those products having the following product codes:

^{. 0896011} E - 0896012 J - 0896013 N - 0896223 A.

GE 120 SOTTOSISTEMA UNITA' CENTRALE

INDICE DEL VOLUME 7

Raccoglitore per schemi, a 3 viti Finestra

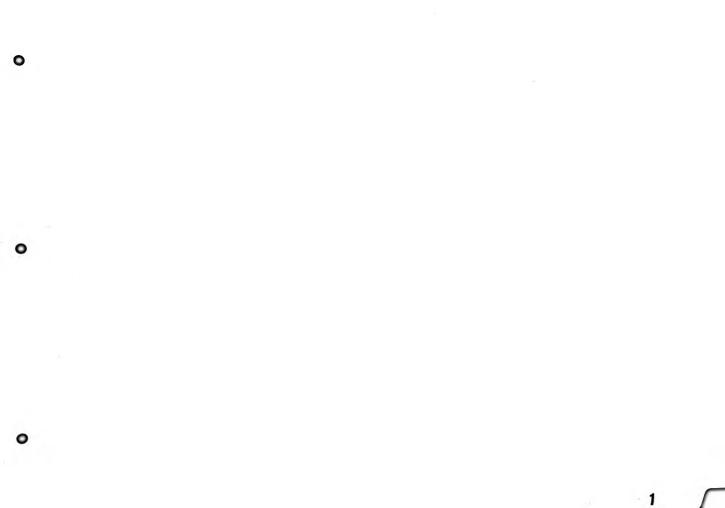
Indice

4.571.2.408. 2

Schemi :

1	Lista parti e cavi collegamenti U.F.	15023158.			
- (Distinta cavi interni	15024127.			
1	Lista parti di ricambio	15024542.			
1 {	Lista attrezzature	15024566.	Evoluzione schemi U.E.	SS CPU 120 - 130	4.041.0.613.
]	Ala allestita	15043155.		_	
- 1	Ala completa	15043157 15043900			
1	Vista collegamento U.F.	15043900.			
1	Lista composizione diagnostica	15024665.			
2	Flow charts	14023130.	Evoluzione schemi U.E.	SS CPU 120130	4.041.0.614.
	*				_
3	Timing charts	14024137.	Evoluzione schemi U.E.	SS CPU 120 - 130	4.041.0.615.
4	Nomenclature list	14023138.	Evoluzione schemi U.E.	SS CPU 120 - 130	4.041.0.616.
	Vista unità fisica	14053098.			
1	Indice generale segnali	14013068.			
1	Logici costruttivi	14013066.			
1	Vista collegamenti piano O	14003080.			
5 {	" " " 8	14003081.	Evoluzione schemi U.E.	MEM 470	4.041.0.583.
٠ ١		14003082.			
1	" letture	14003083.			
1	Piastrina DIRE 24	14043175.			
1		14043176.			
	Piastrina DIRE 2B	144431 104			
. (Schema elettrico	14634028.			
6	Complessivo	14643420.	Evoluzione schemi U.E.	VAR 321.	4.041.0.585.

Questo volume è valido per i prodotti aventi i seguenti codici : .0896011 E - 0896012 J - 0896013 N - 0896223 Å.



		DENOMINAZIONE U.E.GEIBB-GEBO	Sotlo si stema UC	EVOLUZIONE	SCHEMI U.E.	CODICE	Nº SERIE	SIGLA 35 CRU 1150 P. 1 DISTINTA SCHEMI DRAWING LIST
		S.U. DESCRIPTION GENSAGE130	CPU Subsystem	F.C.O. DRAWING	STATUS LOG	CODE	SERIAL No	DISTINTA SCHEMI DRAWING LIST
	DATA DI ESECUZ.				DATA DI ESECUZ. O.M. INSTALL. DATE F.C. O.			
	INSTALL: DATE F.				0. M,	++++++++++++++++++++++++++++++++++++	++++++	++++++++++++++++++++++++++++++++++++
	F.C. O.	No.			F. C. O. No.			
	Nº SCHEMA DRAWING No.				DRAWING No.			
	15023158							
	150 24 127							
İ	150 24 542							
	15024 566							
	15043 155 1	2						
	2							
	1							
	15043157 1/2					444444	++++++++++++++++++++++++++++++++++++	
	+ 2					+++++++		
	15043900 1						++++++++++++++++++++++++++++++++++++	
	+ 2					++++++++++++++++++++++++++++++++++++		++++++++++++++++++++++++++++++++++++
	15024 665	++++++	 	 	· · · · · · · · · · · · · · · · · · ·			
			 			++++++++++++++++++++++++++++++++++++	++++++	
			+++++++				 	++++++++
	-	 				++++++		
	-	 				++++++		++++++++++++++++++++++++++++++++++++
						++++++++++++++++++++++++++++++++++++	 	
						111111		
								111111111
I								
	:							
							, lalv	0 · 4.041.0.613.1
							10/10	4.041.0.013.1

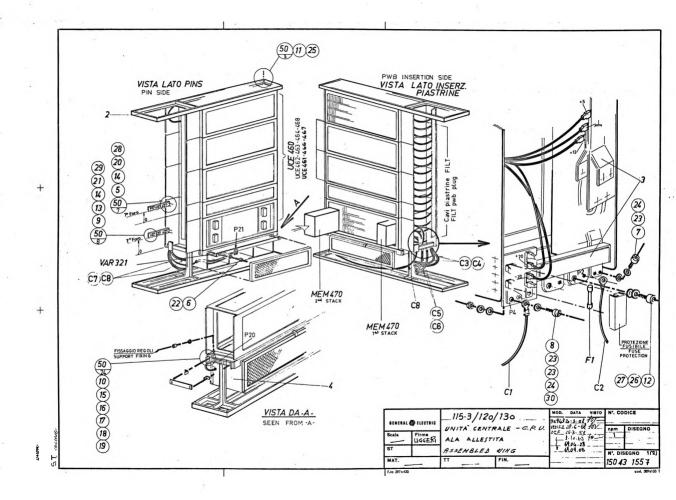
RIE CABLE LABELLING FÜNZ. NOTE RIE COD 0646543 Q Ican. DESCRIZIONE PARTI . COD. 06/65/2 1 COD. NOTE LATO INT. ALL. U.F. CODICE PARTS DESCRIPTION CODICE LATO EST. ALL' U.F. FUNCT. NOTES DEE CODICE CODICE MOTES Ó SIDE INT. TO PH. UNIT SIDE EXT. TO PH. UNIT CODE CODE CODE CODE GIUNZIONE ANELLI SUPERIORE 0817083 R 1 ALA D ALI150 P2-_,D.C 0640358M AL102 C3: AL102 ALA C P1 : ALA D ALI150 P2-2 D.C. 1 C4 GIUNZIONE PIEDE FINITO (A T) 0674268 M COPERCHIO GRIGLIATO GIUTZ. SUP. 0214013 C ALIO1 ALA C P2 U-CPU- MASSA D.C. 2 . 07 ALA D ALI150 P2-3 0835835E AL100 ALA C P3 D.C. **cs** FONDELLO GIUNZIONE PIEDI ALA C U-CPU- +20 C5 0640354 L GRUPPO PANNELLO LATO CONSOLE 0814-0462 1 AL102 P4 D.C. 1 PANNELLO CAMINO CENTRALE 0814045 Z 1 C8 AL 102 ALA C P5 ALA D ALI150 P2-1 D.C. -1 C6 0640401 G 1 DISTANZILE PER GIUNZIONI 08358120 5 6312735 6 2 VITE T.S. M4×12 PERNO PER ANELLO SUPERIORE 0835863 # 4 63132080 6 VITE T.C. CAVA ESAG. M10x50 VITE T.C. CAVA ESAG. M10x60 6313210W 4 RONDELLA PIANA & 10.5 6331110N 10 DADO ESAG. NORMALE M10 -6321110M 63321105 10 HONDELLA ELASTICA 6 10.3 PONT 2P 0618035V 0618034Z PONT 2N 2 TAPO C 0615232 W TAPPO DI CHIUSURA D8 1401.2 X RONDELLA PIANA . \$4.3 6331104 × DADO ESAGONALE MA 6321104W 2 NOTE: 1 - Colore GIALLO (YELLOW) 2- Colore NERO (BLACK) X= PARTI MONTATE ALLA SPEDIZIONE di X= PARTS ASSEMBLED WHEN NELIVERED 3 - Se c'é ampliamento alimentatore vedi dis 15043914 If there is a cower supply enlargement refer to drug 15043 914 Sa you c'é ampliamente slimentatore ved dir 15043 400 If there is not a nower supply an langement refer to drug 15043 900 0 96983 20.3.68 1 150 F.V. 28.6.69 6.70 2 DEF 25.7.68 70-03-06 CONTA LIGGERI LISTA CAVI E PATT PER IL COLLIGATION DI UNITÀ FISICHE 130 /115 ALA C - UNITA CENTRALE WING C - CENTRAL PROCESSOR UNI 150 23 158 5 sez.-sec. S.P.S. ont, su fo. - to.

TIPO TYPE CODICE DA A 70 FUNZ, FUNCT. FROM C1 AL 107 0640379K VAR 321 P21-1 D.C. ALA C F4 C2 AL 108 0640383A VAR 321 P21-2 P2 --D.C. ALA C NOTA 1 = Giallo - Yellow 2 - Verde - Green emiss DISTINTA CAVI O TAPPI - CABLE OR PLUG LIST 130/115 - UNITA CENTRALE 2fore: 150 24 127 3 GENERAL 🚳 ELECTRIC sez - Sec. cont.su to _____ to. ___ 1

CODICE DESCRIZIONE QUANTITA DESCRIPTION QUANTITY 0001261 U Fusibile Fuse 2 + SIGLA PRODOTTO DESCRIZIONE PRODOTTO - PRODUCT DESCRIPTION PRODUCT INITIAL 130 A16 - B16 Unità Centrale 130 - Central Processor 130 130 A24 - B24 130 A32 - B32 120 A12 Unità Centrale 120 - Central processor 120 1 2 3 4 5 120 A16 11 RIF - REE 120 A24 *1 H 115 A08/3 Unità Centrale 115/3-Central Processor115/3 NOTE 115 A12/3 ** Material supplied н 115 A16/3 11 13 upon request of purchasing depart ment. 7 Vedi F. V. 26.11.68 2 5-12-68 6/2 Lista parti di ricambio - Spare parts list emiss. U.C. 130 - 120 - 115/3 C.P.U. 130 - 120 - 115/3+ 5 fappi... Nº 15024 542 2 GENERAL 🚳 ELECTRIC sez-sec.

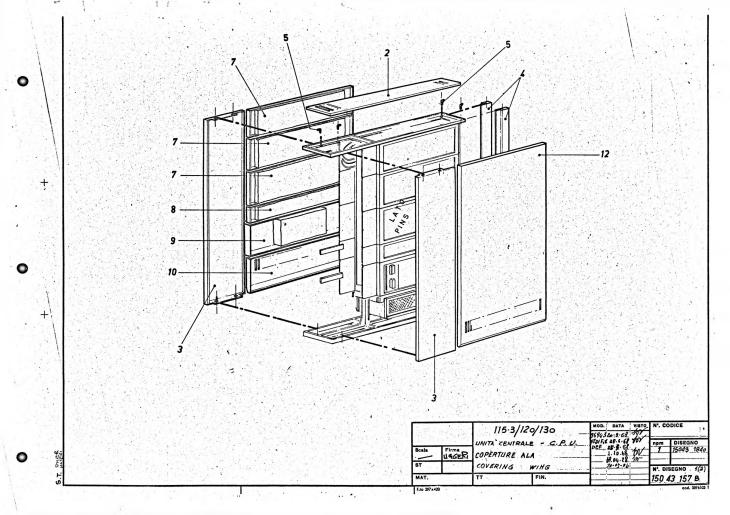
0

DESCRIZIONE CODICE QUANTITA CODE DESCRIPTION QUANTITY 0618000 C Prolunga piastrine EXTERIDER BOARD 2 4330548 P Penticelli di cendizienam. JUNPER WIRE 4 4355275 B Estrattore per piastrine PWB EXTRACTOR HOOK 1 08371374 Ponticello SIGLA PRODOTTO DESCRIZIONE PRODOTTO - PRODUCT DESCRIPTION PRODUCT INITIAL 0646781 130 A16 - B16 INITA * CENTRALE 130 - CENTRAL PROCESSOR 130 130 A24 - B24 130 A32 - B32 ** 120 A12 UNITA CE /RALE 120 - CENTRAL PROCESSOR 120 120 A16 1 2 3 4 5 6 120 A24 RIF - REE 115 A08/3 UNITA CENTRALE 115/3-CENTRAL PROCESSOR 115/B 1 NOTE 115 A12/3 115 A16/3 11 ** 1 Vedi F.V. 16-5-63 5-12-69 6/2 emiss LISTA ATTREZZATURE - TOOLS LIST U.C. 130 - 120 - 115/3 C.P.H. 130 - 120 - 115/3 15024 566 3. GENERAL @ ELECTRIC sez-sec. cont.su fo. / fo. 1

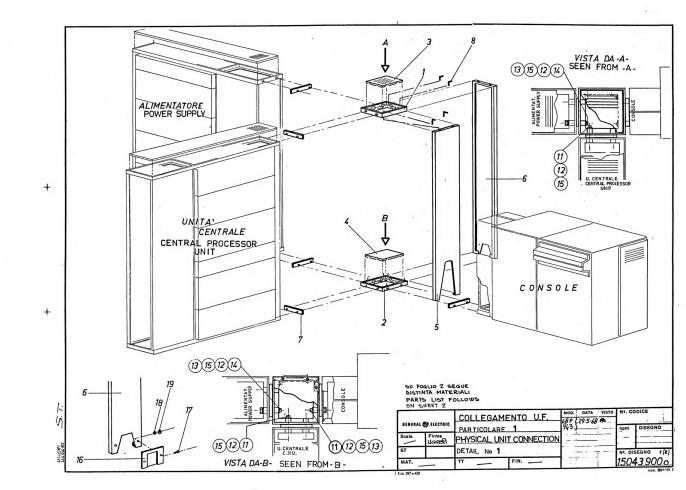


				37,000	ATT DI	ATTUE	l i		1 1				7 7 88 88 88 88 88 88 88 88 88 88 88 88	78/80	L ATT U	L ATT U	LATTU	ATTUL	ATTIO	PITTU	ATTUL	ATTIUL	ATTUL /	ATTU	LIATT, U	ATTIU	ATTU	ATT UL	ATT U
	41.4	1.5		78	/8	7/8	/8	/8	/ 8						· / ·	/ ;	/:	/:	/:	/:	/	/:	/:	<u> </u>	/:	/:	/:	/	Sicil
915,	Nº DIS-DRAWA	NºCOD.	DESCR.	01	0.5	03 1	04	05	06		ANTIT	09	10	80 :	3 = N	13	14	Varia:	16	17	12 = 0	tiliz.	20	1 21	22	23	24	25 1	U.M.
1 . 2	Danie 811	02170175	ANELLO SUPERIORE										1										1.5.	• • • •					
. 3			ASSIEME DI MONTAGGIO. BARRE	1	1	1	13	131		1.3		1.1	1 3		1			1::1	1:::	1		1331	1:::	1:::	100	1::			
. 4	. b1834 .196	08426497	ASSIEME PIEDE TELAID, VENT	. 3.	.1		1	1.1	1.1	1.1	. 1		1 . 1.		11	1.3.			1		1	1	1!	1		1:::1	1	1:::	
5			VITE TE HEXIA	. A !	.4	.4	.4	.4	. 4	. 4	4	.4	. 4		1		1						[]					!	
. 6			VITE TO MUXTO	. 2	.2	. 2.1	2	2	1.2	1.2	1.3	1.2	1 . 2		$\ \cdot\cdot\cdot$	1		11		1:0	100								
8			VITE TO MUXE OT 58	.4	.4	3	3	3	3	3	. 4	. 4 . 3	11:4	1::	i : : :	1	1				100	17.2		10				!	
وَ			VITE TC M4420	6	6	6!	5	.61	. 6	6	6	1.6	.6		11:	11:33							120	1:0	111	1:::		1!	
10		63.1.1245K	VITE TO NUSTS		. 4	A	.4	. 4	.4	4	. 4	.4	1.4			i	1.7	7	1.3	1			133	1		1		1:::	
,1.1			VITE TO MEN 15 CAVA ESAS	. 4	. 4	. 4	. 4	.4	. 4	. 4	. 4	. 4			1	11.00				!	1							i	
.12		0680311X			. 2	. 2	. 2	. 2	. 2	.2.	.2	2.			1,		1	!		1	1	•••				1			
.13		5618056) 08341893		.6	1.6	.4	6	. 6.	. 2	. 6	.6	. 6	.6.	1						1	1:::	100		1:0		1		1	
15			PIASTRINA NUMERATA RHODEX	1	.2	1.1	1.1	. 4.1	. 1	. 2	1	1.1	1.7	1:::				133		1:::	1::!	133	1:::	1:::		1:::	1:::		
16		0839360E	PIASTRINA IS CLANTE	. 1.	1	1.1	.11	. 1	1.1	1.1	1.	1.1		1	:::			100		13		1	1:::1	1:::			Liji	1:::	
	01844 014	08396530	MOLLETTA TIPO. A	. 2	. 2	. 2	. 2	.z	. 2	2	.2.	.2		1	i			1!		1!	1	i	1.7.1	1		1	11	1	
	01884 .048			. 4.	. 4.	.4.	. 4.	1.1	1	1	. 1.	11	1 . 4.		1	i []	1.0		1		11	1.5	1!	1.,.			1	1!	
-	01804 .080.			- 4-	. 1.	1.	- 4.1	1.4.	. 1.		. 1.	- 4	1 1.					1	• • • •		1		1.73			1000			
20 21.		63.32.103N 6.331.104X		4	6	6	.4	6	. 6	. 6	.4	. 4	1.4	11	11				1		1		1			100			
22		63321048		2	2	. 2.	2	. 2	.2	.2	.6	. 2			1	1	7.	1:5		1		1	1					1	
23		06824563	ROND P.IANA \$4.3. 0158	10	In	10		10	lo.	10	10	10	.10	1			130	1:::	1:::	1:::		1	17.1	1	10	1	1:::	133	
24		0683081 S			. 5	.6	.6	6	. 6	. 6	6	. 6	. 6.	1	i		15.	1				1.33	1!	1		1		1!	l
25		6332.105.T		.4.	. 4	.41	.4	.4	.4	4	4	. 4	. 4		1		1	!	1		13.5	1				1.7.	i		
26. 23		06825601	ROND PIANA . 4840TB8	.21	. 2	.21	2	. 2	. 2	. 2	. 2	.2	.2	1	1		· · · ·				1		!		···i				
z.+. 28		0683.13.1E 632.1 103H		. 2	. 4	.2	.2.	.2	. 4	. 2	. 2	2	.2		!	1		100										1:::	
29		6321.104W		4	6	. 4	4	4	3	. 6	4	6	6		11:00	1	1:0	1	3.1	1:11	1	1		1.1.		1		!	
30		0632260E		.3	. 3	. 3	.3	. 3	. 3	.3	3	1.3	3		100		1		1::1	1::1	1:::1	1:::!	[i	1:::	11:::	1:1		Ii	
					11								![]		![]!			11	!	1.,.;			133	1	1	1			
					11	1		1		1				1	11		1	11		1		J., i		1		1.	1	1	
					1		.7.1	1.00						1.1.	i					1.7.1		11			14.	1.4.		1	
						[]		!				11:	1		1					1	1			1.00		1			
• • •				1		1::			.,.		***	1	100	1.			1:::						100					11	
		13.50		i (ji î	1			1				1	1100			1:"	1:::		1	1::	7	1:::				1	13	133	
	1			لسا	نتلا	<u></u>	i		٠		1			1	1		1	1		Lii	197	1	3.5	1	1			1	
IRM	A - SIGN IND.	RIG. of of	GRUPPO GROUPS OS 10 11 12 18 14 16 16 17 18	19 120 12	22 23	24,23	DRD. A		RE		DAT		TIT.		1000		71	E. 3		/1.2	J. W. Lo						, . 1		
-	-16		-+++++++++++++++++	++	+++	+1.	9691 edi E		1		28.6		11 ,,	N/TA	CEN	TO 4 -		5-3/									+-		
_				廿			DEF		2		25.7		СОМ		CEN	LAAL	- 4	- 4//	237/	A-		ASSE	MAG	P FOR	UNIO				-
to	V 3		+++++1+++++++	+	+H	+					1.10	- 68-	APPI				-4	- 53.		4	7							5 8	
-1/	-		********	+	+++	+			- 5	•	59.00	-64	1 1	W.			- 1						- 1	1 - 1	CONT	SU FO.	3	FO.	o`

			COD 185	LATTIUL	ATT:UL	JATT'UL	ATTUL	IATT:UI	LATEUL	Aft UL	LATT!UI	.latt!ui	latti-ul	LATT: UC	ÄTT¦UL	.IATT!UL	ATT UL	ATT!UL	ATTUL	IATY UL	IATT UI	LATTÜL.	TATEUR	LATT: U	LATTIL	LATTIL	L ATT UI	ATT:	तं
			13,080		1 1.	08995	1 1		1 1	1 1	1	1 1		/	/	/			/			/			//	//	//	Sign Sign	1
M N	PDIS-DRAWAG NºCOD.	DESCR.	01	02	-	-	05	06 1		NTIT.			80		ova ut		Variaz 15	quant.		12 = U	tiliz.	20 I	1 21	22	23	1 24	25	J U.M	_ त
7	5024.127	DISTINTA CAVI. INTERNI	1		1	1.	1.	1	. 1.	1	-	1.							!					11000	118 5: 619	111	I		Ť
	4643 420 0646527 P	YAR. 3.21	1		1	1.	1	1	.1	1	1.	. 1.	!	!	!	!						i					4!		
	405.1. 070 0646530E	MEM 470	1 i	. 2	2	1.	1.	1	11	1.	. 2	.2		!		!			;			!					·!	l	
	4024 888 06465340	UCE 468	1.	. 1.		· · · · j	1	i				!		1		!	1	1		!		;					·	l	
	14024. 887 0646633P	UCE. 464		11	1.	!	1	!	1	1	· · · i	1.1.		1	1	· · · ;	1	!	1		!	1				1	$\{ \cdots \}$	1	
	14024 1.17 0646540F	UCE 463	• • • • • •	. 1	!		!		1	11	1.		1!	1	1	· · · i						···i					$ \cdots $		
		UCE. 462	.11	1		1:::		. 1.		1.		1 :::!				1	1		!	1 1							1		
1	14053.11006465296	UCE. 4ba			1.	1.	. 1.	. 1.			1	1.1.			1							· · · · i					:[····j		4
	000.1261U	FUS.181 LE. 3AG. 2A.25aV	1.4.1	. 1.	1.	1.	. 1.	1.	1	1	1	1.4.		1	1 1	1	1			!		1 1				i · · ·	[[]	1	1
	01804 094	STRUTTURE NL PART. 3.7.3.24	/	1	1	1				1	1	1:::				11			!										1
		UCE. 466.	r			. 1.	1.1	1	1							1	1		i		· · · i								1
		UCE. 467:		1					1.1	1.	1.1	1.1.		1	1:::		1;		1		1	1					1		1
					1	11		1	1i		1		1	11	1	1::::	1		11		!		1						
1	4074.077	NORME COLLANDO MEMORIA FO.7.			1	1			1	1	1	//	!	11	11	1!	11		1		[]	!	1		1		1	1	J
	15074 021	NORME. TARAT. TEMPORIZZ. Fo. 9		/	1	1	/	/	/	/	/	/		1!	1!	1	1!		1		i				1		1	1	.1
	14026. 136	T23d	1	/-	<i>!!</i>	1.		1	1	1.	1	/		1				i		i	!							I	.1
			!								i		!	i		i		1		1			!				11	I	. [
. -				1		i		1		!	1	1 1		1		· · · i		1			i			J j				J	
.						!	1	!		!			!	4	1 1	1	1	1	· · · i		!		· · · i	1	1		1!		
.			!	1	1	!					1					!	1 1]	!					1	1!		!		1
.					i				1	1	1			!			11					!	!	1				1	1
				1	!	1					1	· · · i		1	1	1	!							···i		11	1		1
				1	!	1					1	1		11			1							1	1			1	1
.				1!						F I	11													11	[····i		1	1	1
.			· · · i	1		1	1	1																			!	1	1.
			1	1	!	1			1		11				!		1				1			1	1		1!		1.
1				11		1!	1					1		11		1				1	1			1			1		1
				11	1	1!	1		1		1	1		1	1		1	i i	!			i		[]			1:::		1.
			!	11		1			11	1!	E	1	11	1		1	11			1		11		1	1	1	11	1	1.
				11		1!					1!			1!			11	!					1	1i	1	1	1!	I	.1
				11							1			1		l i	11	!	i	l				1	1!	1!	1	I	.1
				11		1	i					1		1		!	11		i	i				1i	J			I	.]
				11		m	1	11	1	1 !		1	i	1	11		11	1		i	1			11			Ji		.
. .			.0.	4	10.	8	A12/3	A16/3	101	1.6.	1.4	10	1 1	1		1	11	!	!		!		i	1!					1
			4	A24	A32	A08/	13	1,16	A12	A16	A24.	A32		!	!	1			!	!		· · · j		1!		!	!		. .
+	SIGN IND.ORIG.	GRUPPO GROU		1	_		_		-		1							-										_	ㅗ
(MA	STORY IND. UKTG. M. ot.	# 4 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1	17 30	1 22 25	24 25	ORD. A		REV		DAT		TIT.				11:	5-3/1	20/1	30										
_	- - 		丗	11		989	5	⊋EF		26.	-68	UN	TA'	CENTA	ALE		ALLES			,, A .	SEME	/ FA	W/A	16					
				Ш	1	edi F	V.	3	L	1.10	2.61	COME				7		1400			ND.	4	FOR.		_				-
X	N~	╌╅┼┼╂╂╂╂╂╀╀╂╂╀╀┼	H	+++	-+-		~—	4		12,12	.68	APPE				 ∘	ENERA	L 😂 EI	LECTRI	c		- 1		1:	504	3 /	5 <i>5</i> 7		
		▗╏╶╏╶╏╶╏╶╏╶╏	1-1-1	++-	++		-	6		69.04	ZX	I I APP	υV.			.5	****	C	APPEN A	*		- 1	1	CONT	SU FO.	E	FO.	3	



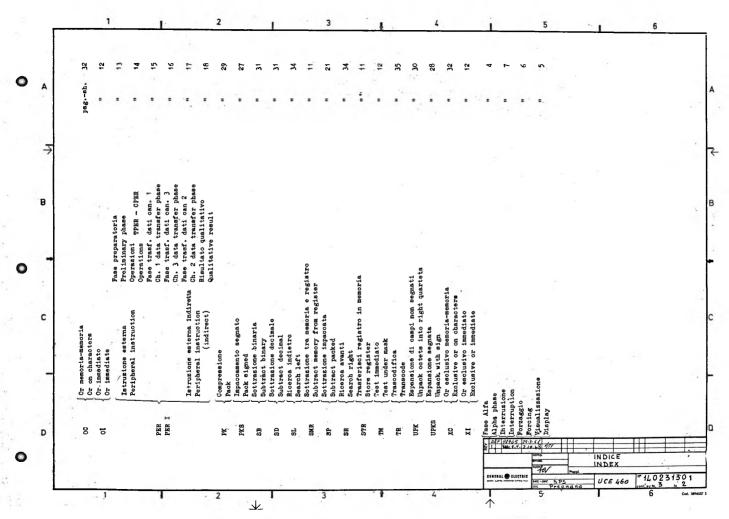
8 49 1 8 4091 13€ 19 9 12 THILY, CENTRALE SOPERTURE ALA COPERING WINE 19 9 9 89. 5.05 57696 REV. ATAG ORD, APPL, DINO ON NOIS - AMRIE OFF. ATTIAN ME ZHIR OTAL GOS TRETATO BILL JACKE ST TWA 34319 MI. OLHARSON COPERCHIO. IM PIEDE ANT שואו מז מואספשנטט ויקופענאום פוף ביוסצט ב. M. Q14283905 10850280 200, 14080 8 A 108047 960 108362644 COPERCHIO . IM LATO, PIASTR. S ONOTH RES DREERES PERMO, X, ANELLO, SUP A PROME SEO DRITOLEA PREOLI. CANALET A BROLD SES DRITOLD PRYMELLO. PIEDS Z 08042 915 0817036H COPERCHIO GRIG. DESCH. THE INDICE-DISTINUTE NA COD

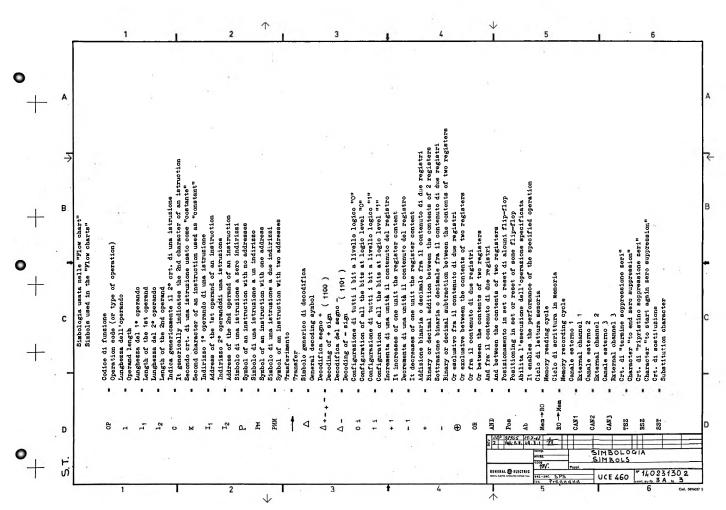


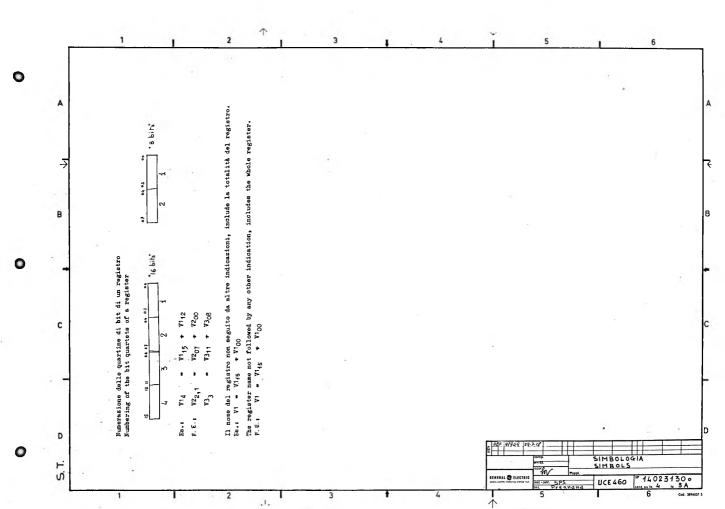
> (=

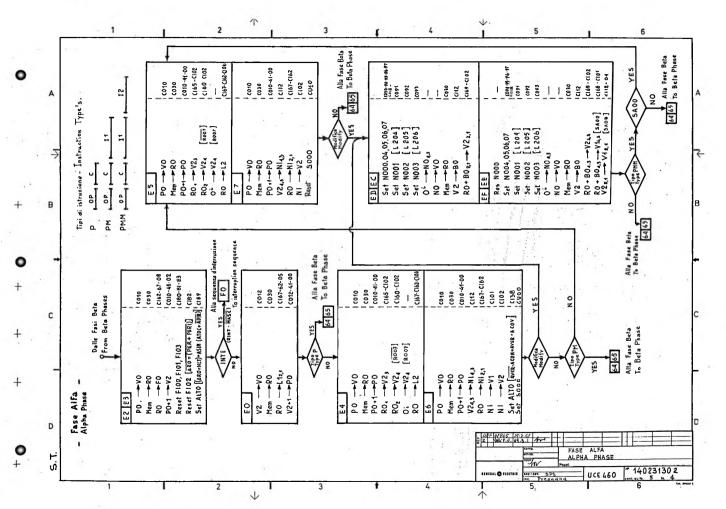
BENERAL (ELECTRIC Product Service	DENOMINAZIONE U.E.GEII5/3-4E130 S.U. DESCRIPTION & E.ISB-GEI30	CPU Subsystem.	F.C.O. DRAWING		CODICE	Nº SERIE SERIAL No	NAMESHCANIO P. 1 DISTINTA SCHEMI DRAWING LIST
		12 14 14 13 15 16 16 16 16 16 16 16 16 16 16 16 16 16	er att det jeker				
DATA DI ESEC INSTALL: DATI	E F.C.O.			DATA DI ESECUZ. O.M. INSTALL. DATE F.C. O.			
Nº SCHEMA DRAWING No.	. M. .O. No.			O. M. F. C. O. No. Nº SCHEMA DRAWING No.			
14023 130	> 1/2			14023 130 /27			
	2/3			24/28			
	3/34			28/29		++++++	
	34/4			29/30		+++++++	
	4/5			30/ /31			
	5/6			31/32		1111111	
	6/4			32/33	 		
	2/8	 	 	33/			
	8/9			34/35		 	
	9/10		+++++++	35		++++++	
	9/10 10/11					++++++	
	"/12		+++++++	l 		++++++++++++++++++++++++++++++++++++	
	12/B		++++++				HHHHHH
	13/14	 	++++++		++++++	++++++	
	14/15		+++++++		+++++	++++++	
	7/5 15/ //6	 	+++++++		++++++	+++++++	
	16/7	 	++++++		++++++++++++++++++++++++++++++++++++	++++++	+++++++
	// / // ₁ / ₁ / ₁ / ₂ / ₁ / ₂				++++++++++++++++++++++++++++++++++++	+++++++	
	19/19	 				++++++	
	7/7 19/20					++++++	
	20/21	 				++++++	
-	/24 84/ /22	++++++++++++++++++++++++++++++++++++	++++++++++++++++++++++++++++++++++++		HHHH	+++++++	
	/12 22/23		+++++++		++++++++++++++++++++++++++++++++++++	. 	HHHHH
	/23	++++++++++++++++++++++++++++++++++++		I 	 		++++++++++++++++++++++++++++++++++++
	24/25	++++++		11	++++++	+++++	
.	25/	++++++++++++++++++++++++++++++++++++			++++++++++++++++++++++++++++++++++++		
	25/26						

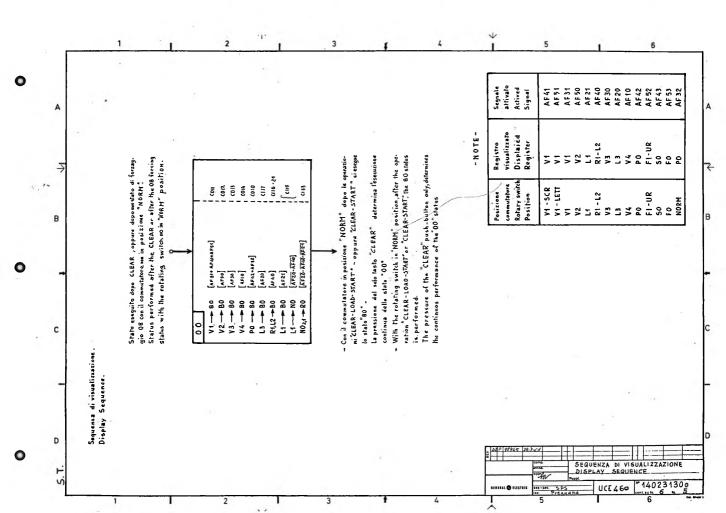
0	A		D8.cob. 31		Ŧ.	23		50	53	. 31	2	. 54	56		6	6	6	6	6,	100	6	6	01	6	6	6	8	=	24	52	61	. 19	25		32	6	6		A .
	Ð											-3																	ratoria v nhame	tiva									В
•	c	Indiog - Index	Addisione binaria	Add binary Addixione decimale	Add dacimal Somma tra memoria e registro	Add memory to register Addizione impaccata	And packed Confronto alfanumerico	Confronto costante con memoria	Compare immediate	Compare packed	Compare right quartets	Compare memory to register Rase preparatoria Divisions decimale	Pace esecutive Executive passe		Abilita lo "step by step" Thable single stop	Alt Halt system operation	Disabilita lo "step by scep" . Inhibit "single stop"	Salto su condizione	Salto su errore interno	con riserve	Jump and return Salto au chiave 1 Jump on switch 1	. E	camp on switch a Carica registro	Logar actions call". Then alart light off			Turn alert light on tarto di programma	Load program status register Carico registro Load registro		Multiplay packed Fractive obeautive	nerico	Trasformento immediato	Trasferimento decimale	Move packed Tranferimento		And on characters And immediato	And immediate Nessuna operazione		
0	D		Y Y	ę ę	AMR	AP	CMC	CVI	CUP	CMC	2		→	BDC	ENS	HI.T.	SKI 3	of .	JIE	JRT	181	382	T.	TOFF	TOT	HEV		ELECTRIC	10.68 comp mm.H.		Pappi	I W Z Z	DIC DEX	E			2313	01 1 1 Cod. 38900	D

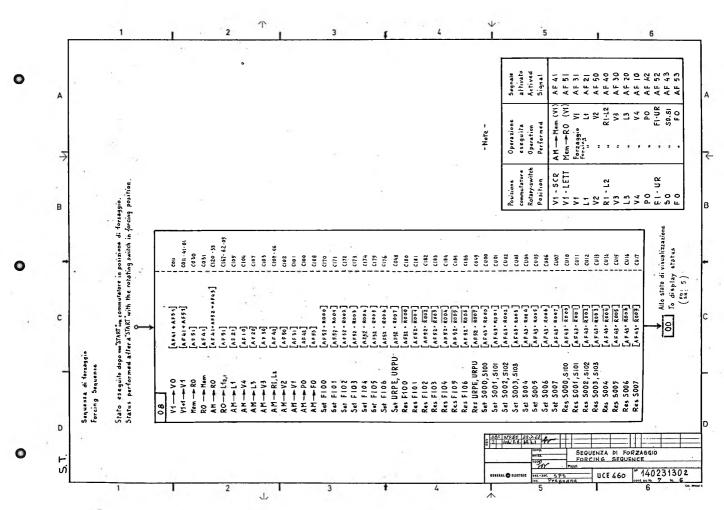


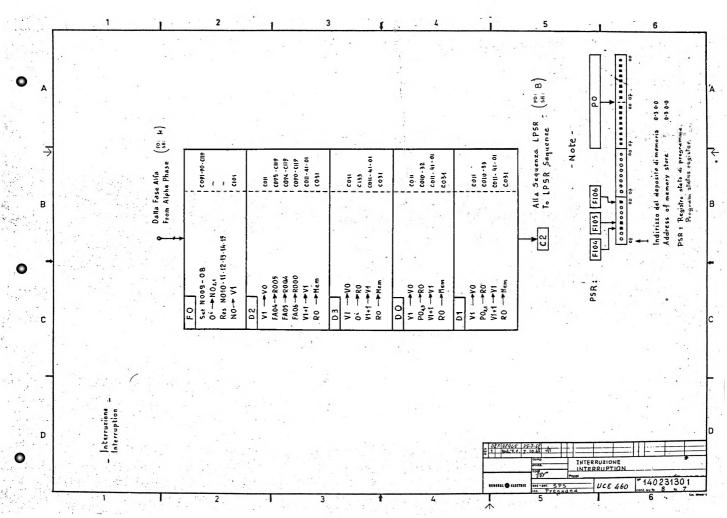


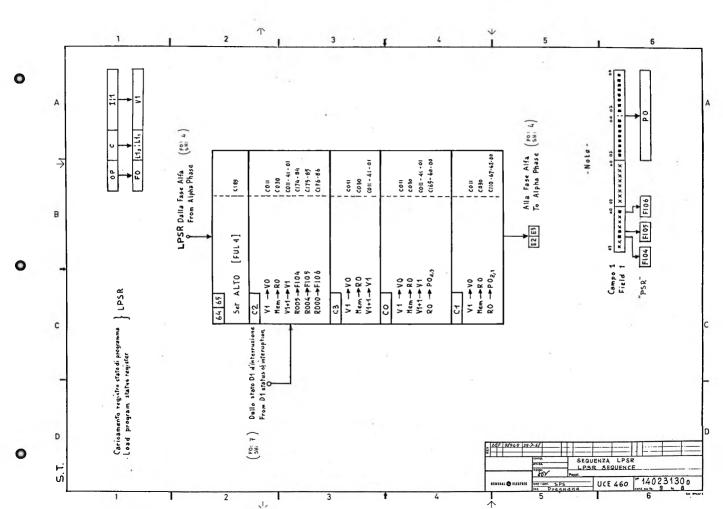


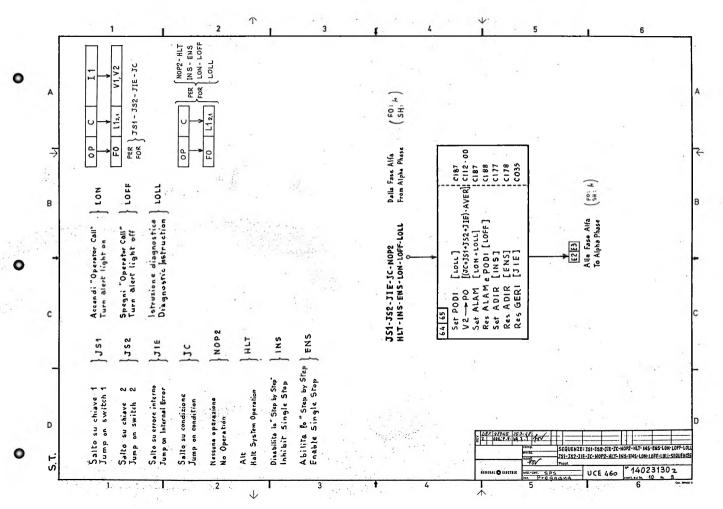


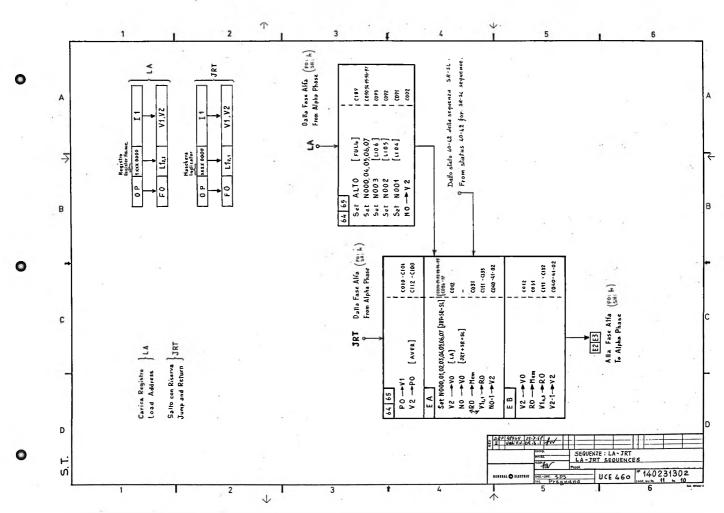


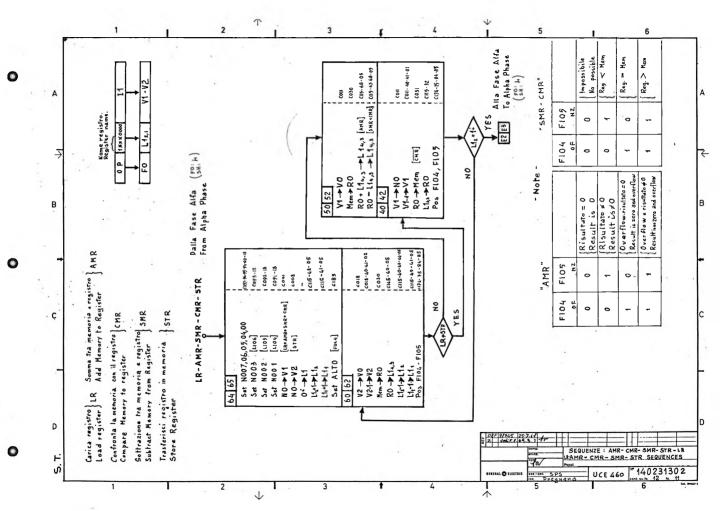


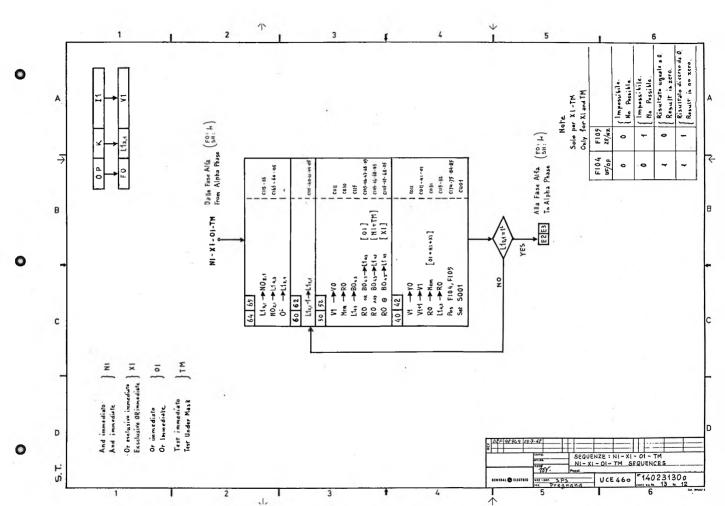


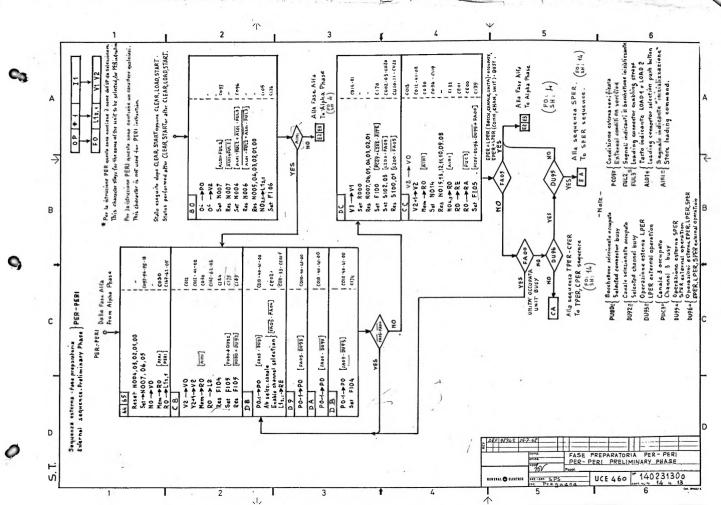


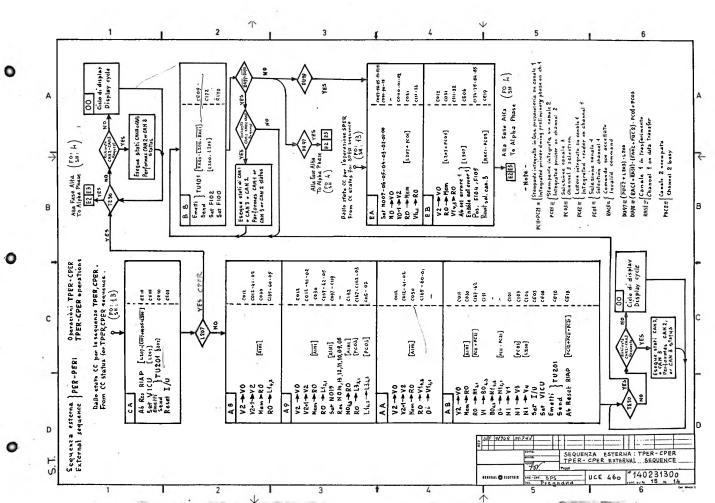


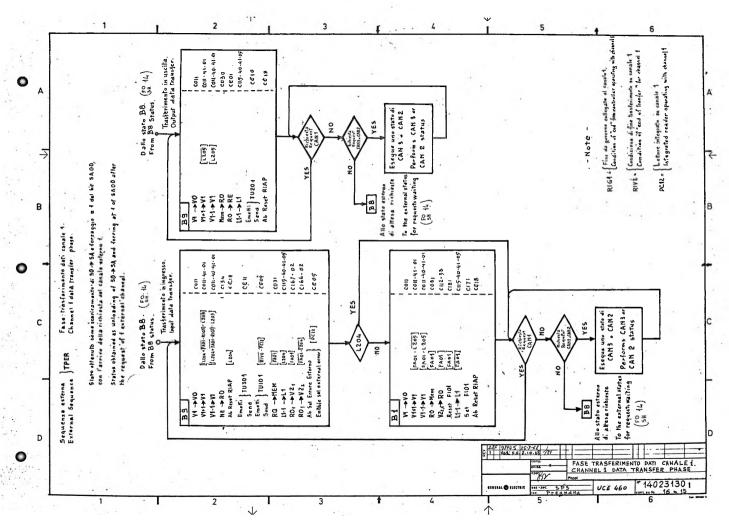


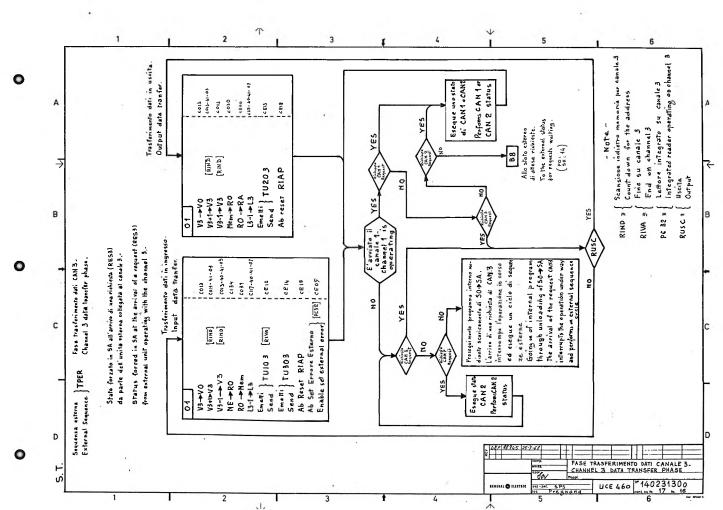


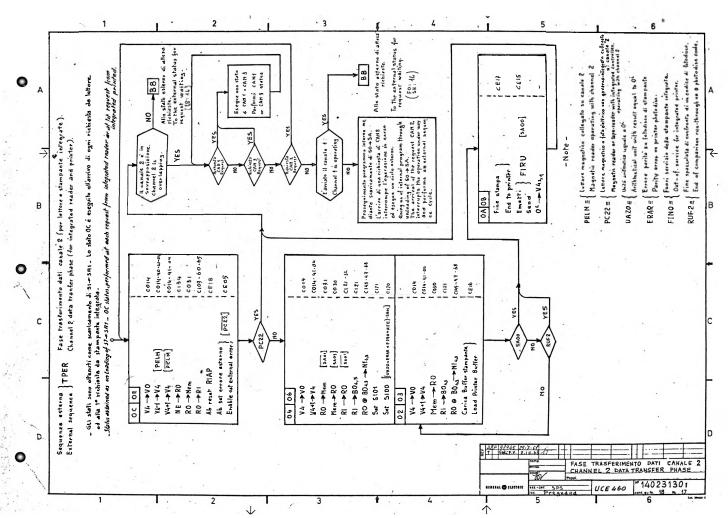




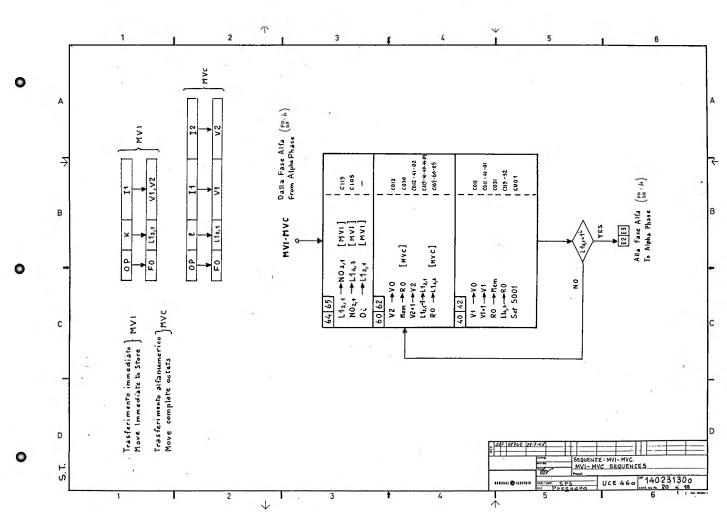


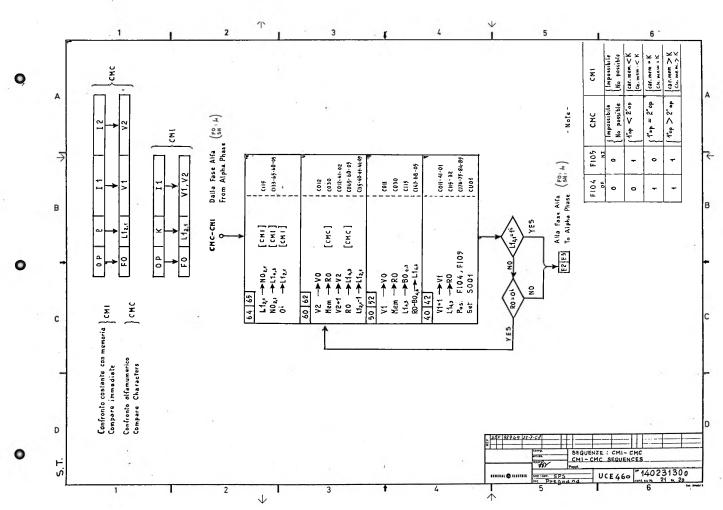


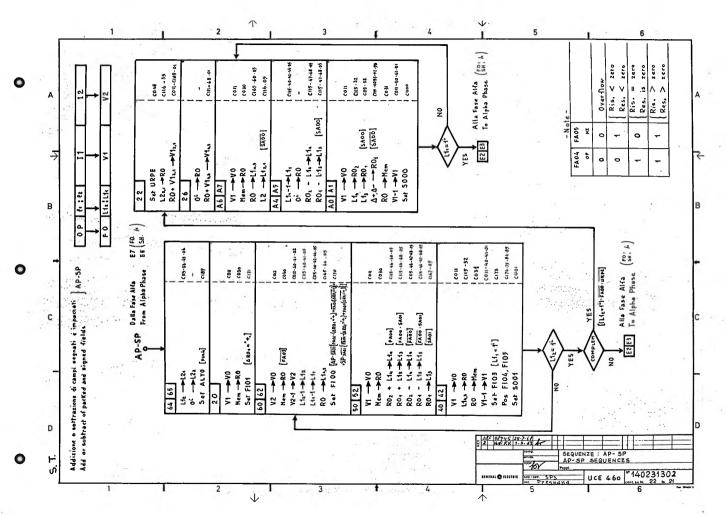


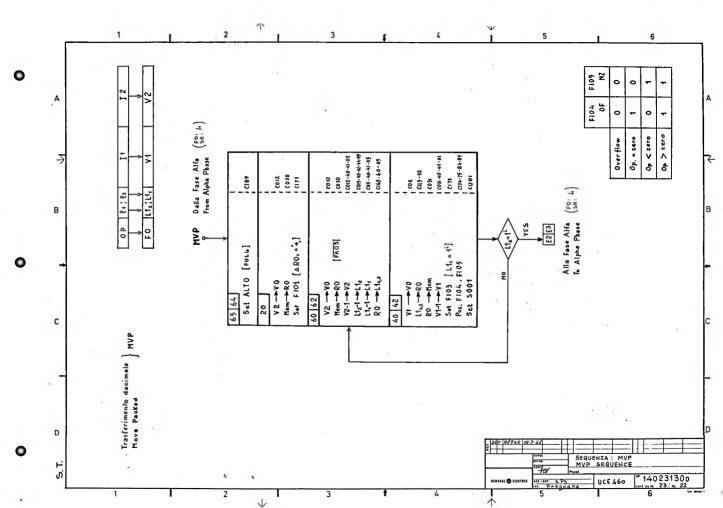


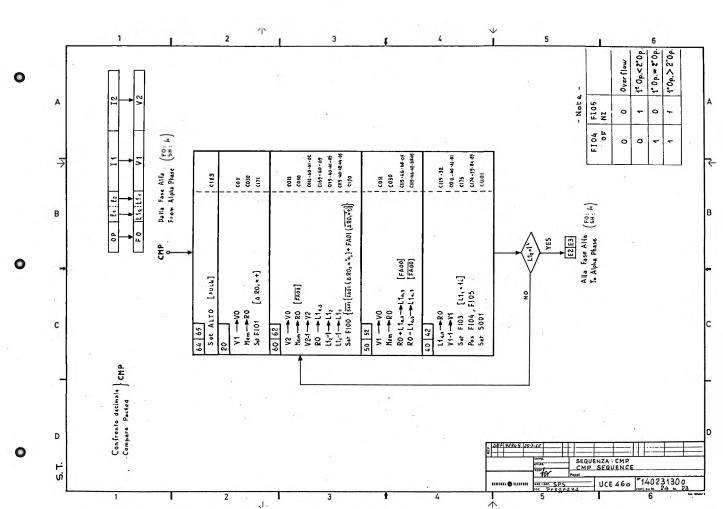
		_		I.				1.		1	1 .					
Α	FRI - RI -		1-1	Termine con fine da esterno. Termination with external terminate.	1	1	1	Condizione presente. Condition present.	Termine con fine da esterno. Termination with external terminate.	Operazione in corso. Operation under way (Busy).					t .	
₽	sterna <i>PER, PERI-</i> Iion <i>PER, PERI-</i>	F105 (xz)	1-0	Termine senza fine da esterno. Termination without external terminate.	Sempre	Operazione avvidta. Operation started.	Sempre Always	Condizione assente. Condition absent.	Termine senza fine da esterno. Termination without external terminate.	Nessuna operazione in corso. No operation under way (Available).						
	dell'istruzione esterna external instruction	F104 (or) ,	0-1	1	1	1	1	1 -	1	1						.47
c d	- Risultato qualitativo d - Qualitative result of c	FI	0-0	Comando rifiutato. Rejected command.	1	Comando rifiutato. Rejected command.	1	ì		1.						
D	- Risu - Qual			TPER Can.1 Chan.1	TPER CAN. 8 Chan. 8	TPER CAN. 3 Chan. 3	CPER	EPER	SPER	LPER						

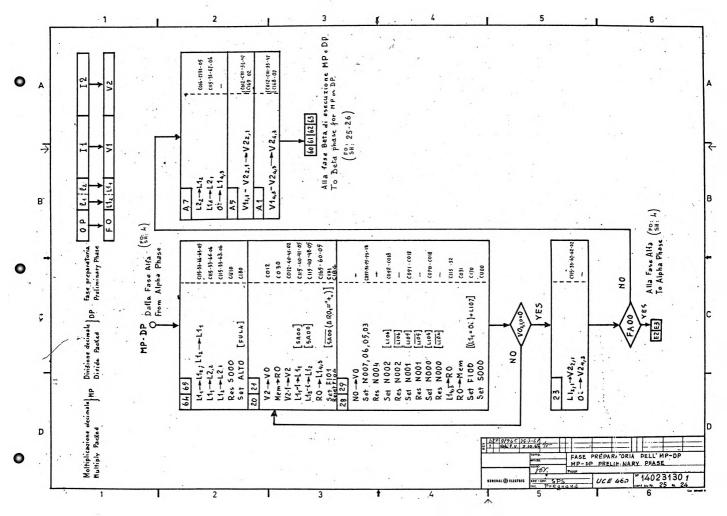


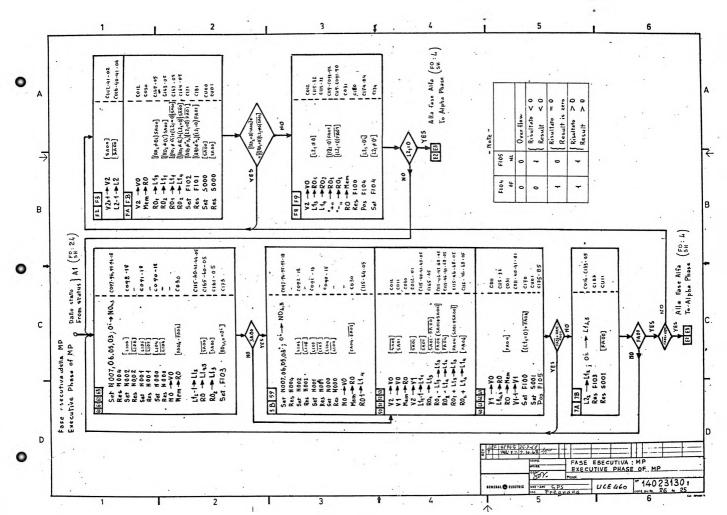


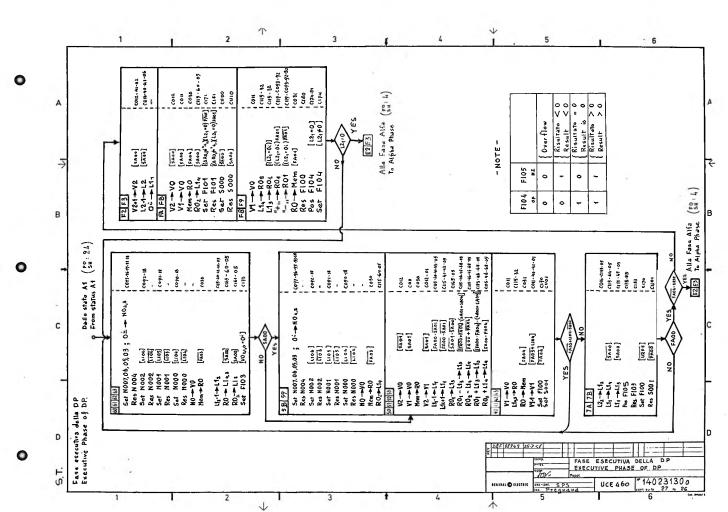


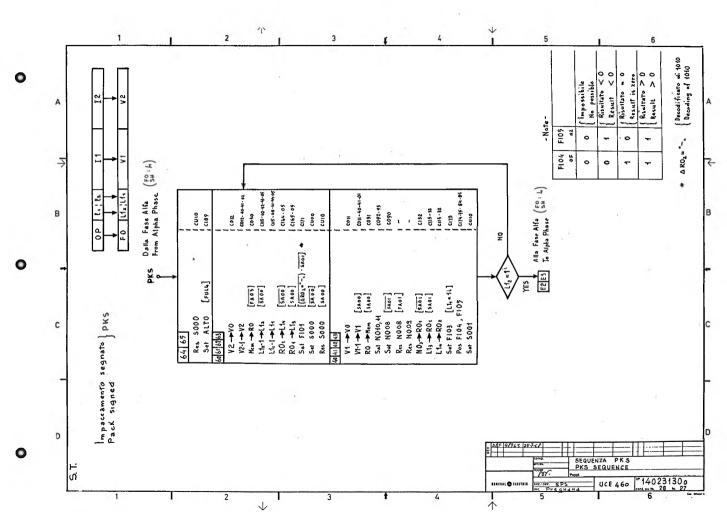


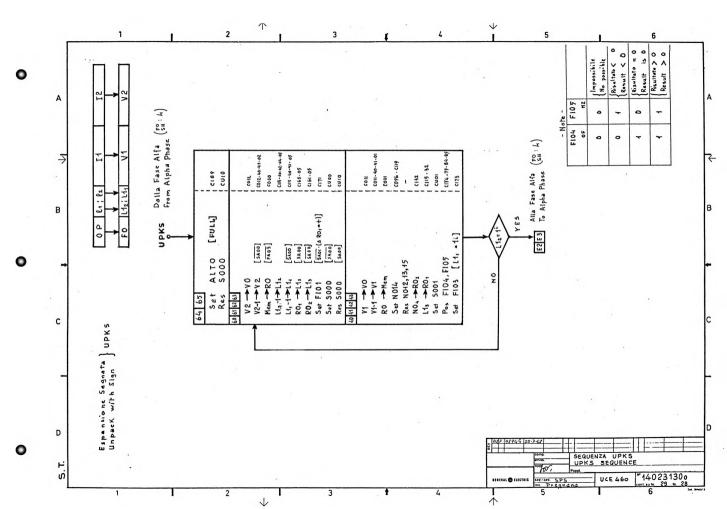


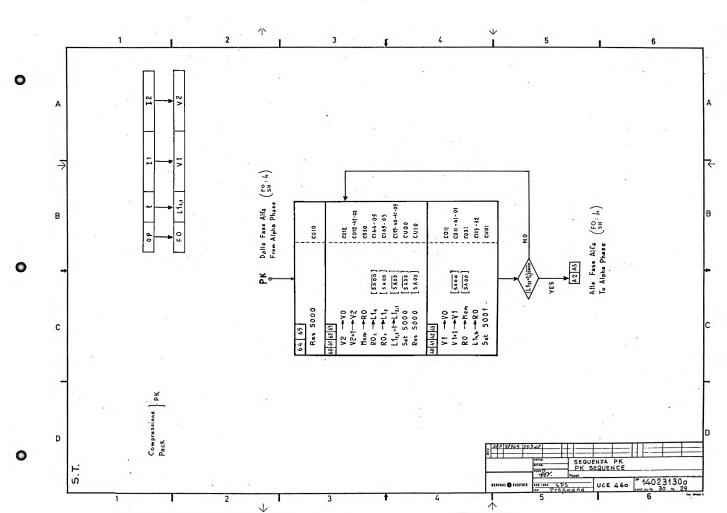


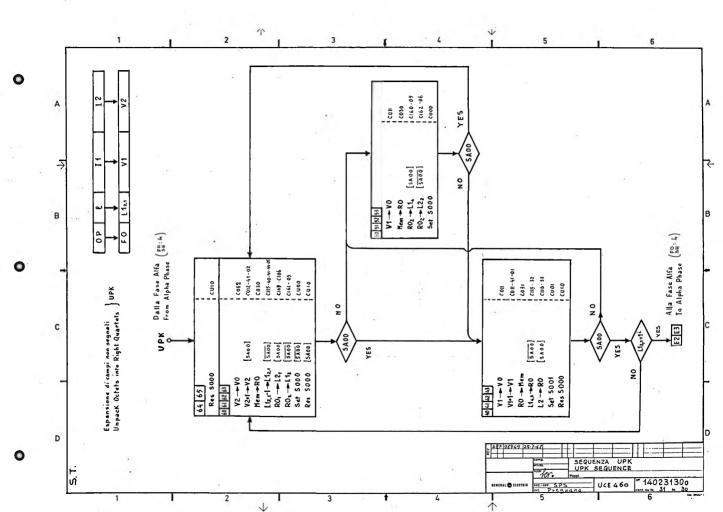


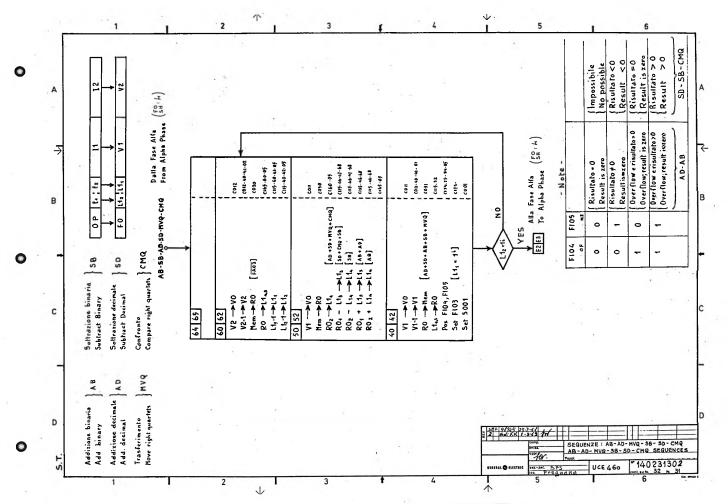


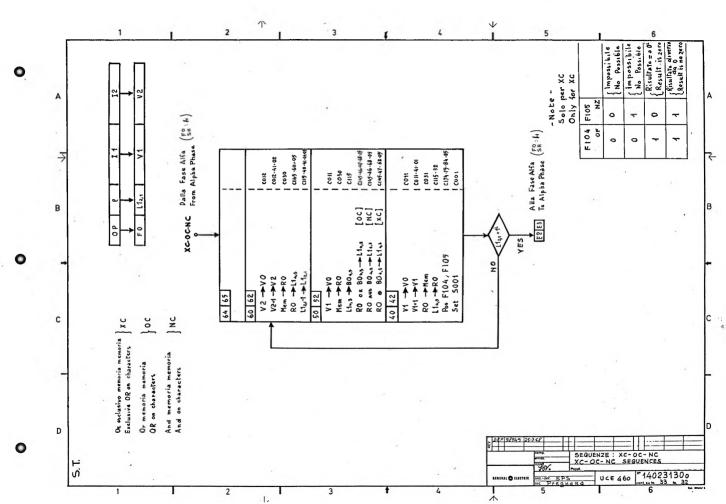


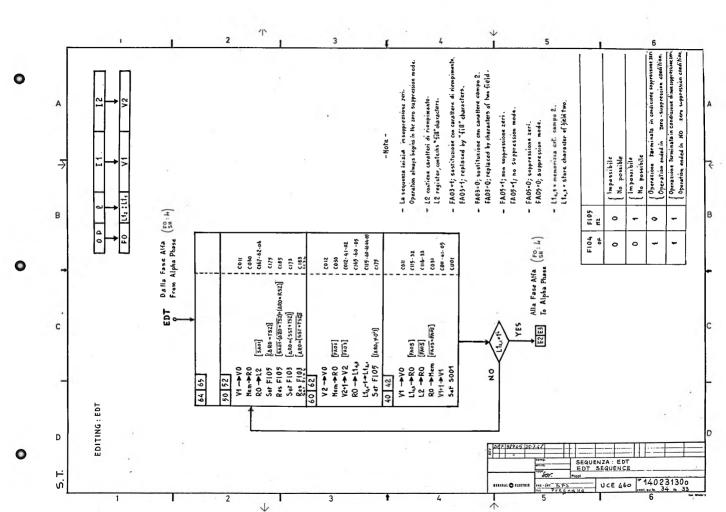


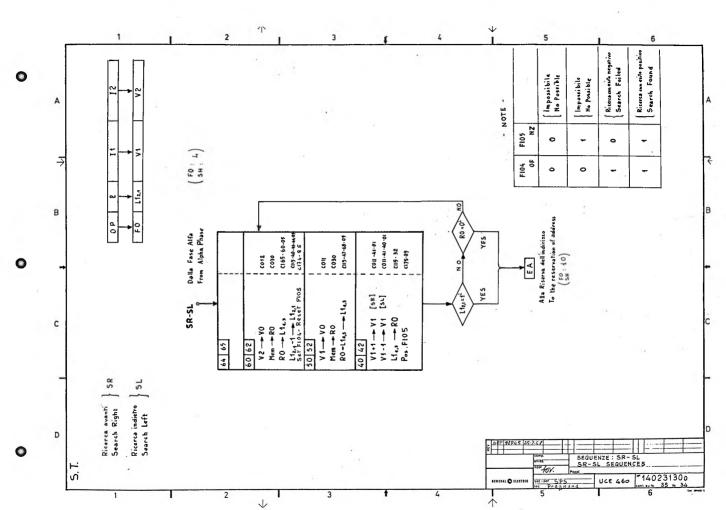


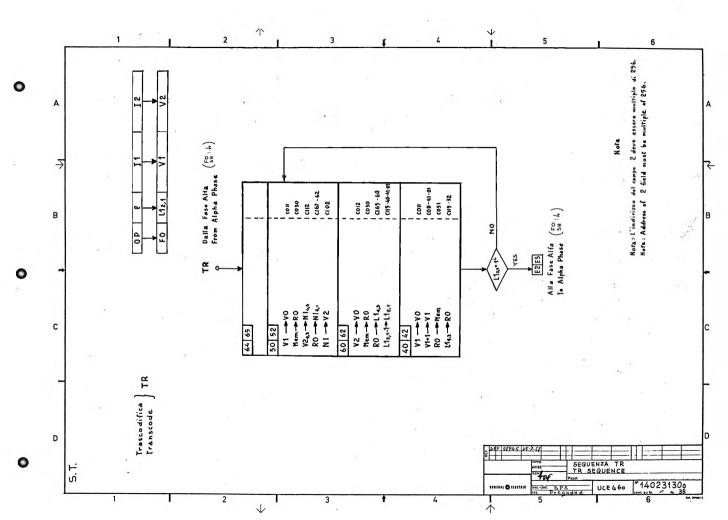












25851	IAL @ ELECTRIC		омім								Sotte				- 1		E	۷O	Ll	JZI	ON	Ē	S	CHEMI U	Ε.		T	200	ICE				Ν°	SER	ΙE	9			SIG	LA 5: ME 55	CPV CPVI	HEMI T	P. :.	1
	roduct Service	" S.U	DES	CRIP	TION	I GE	<i>15/</i> 3 :	6 <u>F</u> 130		- 100	CPU	50	bəys.	tem	-]		F.	C.O.	D	RA	WI	٧G		STATUS LO	G			COD	ε.				SE	RIAL	No	_	_		DIS DRA	TINY. Wing	A SC LIS	HEMI T	23	
													i,											100																				
	DATA DI ESEGUZ. INSTALL: DATE I	C.O.							Ī	T		Ι					T			-				DATA DI ESECUZ. INSTALL. DATE F.	C. O.				I			П				$oxed{\Box}$	\prod		Τ			\prod		\prod
	0. M F.C. O. Nº SCHEMA DRAWING No.	Alo.																						O. M. F.C. O. Nº SCHEMA DRAWING No.	No.																			
	14024 137	Щ	Ш						20	1	LI.		Ц	\perp	Ц	\downarrow			1		Ц	1	11		1	Ш	Ц	Ш	Ц	Ц	1		L	Ц		Ц	Ш	Ц		Ц		П		Ш
		41-	Ш	Ц	_	Ц	1	Ц	1	\perp	Ц	1	Н	1	Н	4	_	\sqcup	4	+		4			1	\sqcup	Н	4	4	Ц	1	Ц	,	Ц	Ц	1	╜	Ц	↓	Ц	Ļ	Ц		Ш
	ļ	4	11	Н	4	Н	4	44	4	\downarrow	Н	+	\sqcup	1		4	+	\sqcup	4	+	Н	+	╢		4	1	\coprod	4	4	\sqcup		Н	1	Н	₽	╙	4	Н	4	Н	1	Н	1	Ш
		+	$^{++}$	+	4	Н	4	\mathbb{H}	+	╁	H	+	Н	+	\mathbb{H}	+	+	\mathbb{H}	+	+-	\vdash	+	╢		╀	₩	Н	+	+	H	+	₩	+	Н.	┦	$\vdash \vdash$	+	Н	+-	14	+	H	H	Ш
		+	H	+	+	H	+	+	+	-	Н	•	Н	+	Н	+	+	H	+	╁	Н	+	╢		╀	⊬	₩	-	+	H	+	Н	+	Н	+	${\sf H}$	╀	Н	┿	Н	╀	₩	-	Н
		+-	Н	H	+	Н	+	╁┼	+	╀	+	+	Н	+	Н	+	╁	H	+	+	-	+	H	47	+	-	Н	+	H	Н	+	╁	+	Н	+	H	- -	Н	+	Н	╁	H	+	H
	,	╫	H	+	+	Н	+	₩	+	╁╌	+	+	Н	+	Н	+	+	Н	+	+	Н	+	╢		╁	$\vdash\vdash$	Н	+	+	Н	+	Н	╁	Н	+	H	+	Н	+	H	+	H	+	Н
	ļ	++-	╁	+	Ť	H	+	H	t	╁	Ħ	t	Н	+	Н	+	十	+	$^{+}$	+	Н	+	H		+	\vdash	H	+	╁	$\dagger \dagger$	+	H	+	1	+	Н	┰	H	+	H	+	H	+	Н
		††	Ħ	+	+	H	+	††	+	+	+	+-	H	+	††	+	+	$\forall \forall$	†	╁	Н	+	Ħ	-	†	H	Ħ	t	H	Ħ	+	H	+	Ħ	t	H	+	H	+	Н	+	H	$^{+}$	Н
		$\dagger \dagger$	\sqcap	††	+	$\dagger \dagger$	+	$\dagger\dagger$	✝		\dagger	\dagger	H	+	11	\dagger	十	††	7		Н	+-	11	•	+	\vdash	$\dagger \dagger$	\dagger	H	††	\dagger	H	\dagger	Ħ	T	H	┿	H	†	Н	╁	十	+	\sqcap
		+	H	.	Ť	Ħ	+	Ħ	t	Т	\dagger		H	\dagger	Ħ	\dagger	十		7	1	П	+	11	- 4	1		\sqcap	\top	\vdash	††	+	$\dagger \dagger$	T	Ħ	T	П	\top	П	†	Ħ	T	П	T	П
		П	Ħ	П	T	П	T	П	1	T	1	1	П	1	П	1	T	П	1	T		Ť	11	1 - 2	1		П	T	Τ.	Ħ	1	Ħ	1	П	T	П	Т	П	十	П	Τ	П	T	П
				П				П	T	T		T	П	1	П	T		-				T	H		Τ			T				П			I	П	I			П		П		
	-	\prod	П	П	T	П	T	П					П		П						П][Ι							Ш				Ш	\perp	П			I		1	
	V .	Ш		П		П		П	\prod			L					I		\perp][Ш		\perp	П		П	I		\perp	Ц		Ц	\perp	П				Ш
		Ш	Ш	П	\perp	П	1	П	I				Ц		Ц	\perp		Ц	1		Ц	Ĺ	Ц		L		Ц	Ц			1	Ц	\perp	Ц	Ш	Ц	╜	Ц	\perp	Ц	1		1	Ш
		$\perp \! \! \! \! \! \! \! \! \perp$	Ш	Ш	\perp	Ц	1	Ш	\perp	Ш	\perp	L	Ц	\perp	Ц	_	1	Ц	1	\perp		_	П		Ļ.	Щ	Ц	Ц	4	Ц	1	Ш	1	Ц	╀	Н	Ш	Ц	\perp		1	Н	\perp	Ш
	L	Щ.	Щ	Ш	1	П	_	Ш	1		4	1	Ц	1	Ц	4	1	Ц	1		Ц	4	11	140	\perp	<u> </u>	\sqcup	Н	4	Н	+	Н	\perp	Щ	\perp	Н	4	Н	+	Н	4-	H		1
		Ш.	Ш	-	1	Н	1	Н	\perp	\perp	4	1	Ц	4	-	4	1	\sqcup	4	\perp	Ц	1	П		╄	Ц.	\sqcup	+	4	11	\downarrow	11	\perp	H	\perp	H	4	Н	+	Н	-	H	+	\mathbb{H}
	-	11	Ш	Н	1	-	1	H	4	L	4	╀	Ц	4	1	4	4	Ц	4	+	П	_	11		1	Н	-	Н	1	Н	\perp	H	+	${f H}$	+	Н-	44	Н	+	Н	+	H	+	Н
-	-	4	Н	Н	+	Н	+	\sqcup	+	1	4	╀	Н	4	11	+	+	\sqcup	4	+	Н	-	╢	- N	H	H	H	+	+	Н	+	Н	+	Η-	+	H	+	Н	+	Н	+	⊬	H	+
		Н-	Н.	\sqcup	4	Н	+	Н	+	Ľ	\perp	+	14	+	H	+	+	\mathbb{H}	4	╀	Н	+	11		╀		-	-	+	H	+	╁┼	+-	H	H	+	$+\!\!\!\!+$	Н	+	H	╀	⊢┼	Н	Н
		+		H	+	H	+	H	+	╀	4	+	Н	+	H	+	+	╁┤	+	+	Н		$\ $		H	\vdash	H	H	+	\forall	+	Н	+	+	H	+	+	Н	+	Н	+	+	Н	+
		+	H	H	+	H	+	₩	+	+	+	+	${+}$	+	H	+	+	H	+	+	\vdash	-	1		+	Н-	\vdash	+	+	H	+	H	+-	+	H	+	+	+	+	\vdash	+	+	H	+
		11.		Ш	丄	1	1	Ц		_		Ι.	Ц	_	H	_!_	_	Ш			1	1	J l		1_	Щ		Ш	١.	Ц	1.	Щ	نــــــــــــــــــــــــــــــــــــــ	Щ	ш	4	ш	Ш		ب	ш			ш
				•												7.				04				27.50																		1.		

10/1968 4.041.0.615.0

UCE 460 TIMING CHART GENERAL @ ELECTRIC 1º APPLIC GE 130 CONT. SU FO. FO. pag.-sh. 440-443 110-113 80.89 76-79 94-40 99-405 £6-9£ 415-423 37-40 96-76 40-443 148-151 = = = - Stati {64+65;20+21;28+29; - Status {23;A7;A5;A1 Stati {60+63;58+59;50+53;40+43; Status {74+78;F2+F3;F4+FB;F8+F9 Stati {64+65;20;60+62;50+52;40+42;22;26;A6+A7; Status {A4+A5;A0+A1 Stati {64+65;60+62;50+52;40+42 -Stati {64+65;60+62;50+52;40+42 -Status tra memoria e registro - Stati {64465;60462;50452;40442 mory to register **{64+65;20;60+62;50+52;40+42** Confronto Compare right quartets - Status (64465;60462;50452;40442 Confronto tra memoria e registro - Stati (64465;60462;5) alfanumerico - Stati {64+65;60+62;50+52;40+42 aracters -Stati {64+65;60+62;50+52;40+42 -Status Stati {64+65;60+62;50+52;40+42 Status {64+65;50+52;60+62;40+42 INDEX preparatoria Preliminary phase CNDICE con memoria - Stati Executive phase Fase esecutiva Status - Stati to register Fase decimale - Stati to register impaccata -Compare characters Confronto costante Confronto decimale Divisione decimale binaria Compare immediate (Editing - Stati Compare memory Compare packed Divide packed decimal nory Add packed B 6612 43.9.68 Addizione Addizione Confronto Confronto Somma Add Ŵ CIP CMG SER EDT AMR GHI ð DP SEC. SPS 140241370 PREGNANA EMISS. CONT. SU FO. 2

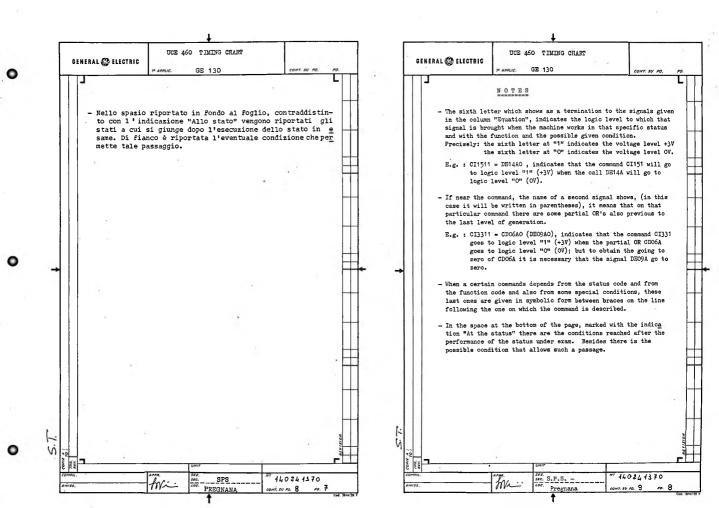
G	ENERA	L 🚳 EL	ECTR	IC	UCE	460		ING			٠.		com	su ro.	10.
T	J	32	32	32	CZ CZ	32	33-35 B	E 130	3.2	98-78	32	32	2 2	27-34	Ĺ
		pagsh. 32	=	=	=		=	=	€. =	=	=		=	- 5	
		14							;						
														10:00	
														C2; C3;	
														64465;	•
				ič.	,									tati	
	٠.	64465	ις.	64465		+65	EB			д	10	2	2	1 1 8	
		- Stato {64+65	6446	Stato	- Status {64+65	(64+65	{64+65;EA;EB	{ 64+65	{64465	{64+65;EA;EB	{64 6	6446	(64+6	rogram	
		- Sta	- Stato	ep" -	tus (6	Stato				{64 4 6	Stato	Stato	- Statos (64465	o di p ter	
		.step"	1 (by st	p" - sta - sta	erno -	Stati	- Stato	- Stato	- Stati - Status	11" - f	ica -	all" -	o stat regis	
		tep by	1	"step	le sto izione tion	re int nal er	erva -		ભ ભ	! I	tor ca	agnost	ator c	egistr status	
		10 "s		ita 10	"sing u cond condi	u erro	on ris	u chia	u chia switc	regist dress	"Opera	one di tic in	"oper ert li	ento r ogram	
		Abilita lo "step by step" - Stato	Alt motor constitute 5 tato { 64+65	Disabilita 10 "step by step" - Stato	Inhibit "single stop" - Stath Salto su condizione - Stato (64+65 Jump on condition - Status	Salto su errore interno - Stato Jump on internal error - Status	Salto con riserva - Stati	Salto su chiave Jump on switch	Salto su chiave Jump on switch	Carica registro - Stati Load address - Statu	Spegni "Operator call" - Stato {64+65 Turn alert light off - Status	Istruzione diagnostica - Stato (64465 Diagnostic instruction - Status	Accendi "operator call" - Stato Turn alert light on - Status	Caricamento registro stato di programma - Stati (64+65;C2;C3;CO;C) Load program status register	
11		. ~	-	,	نيت ر	۳,3	-	نټ	نټ	ت	LOFF S	IOIL (I	LON (A	LPSR (C	REVISION
140.	1	ENS	HLT	INS	- B	JIE	JRT	JS1	JS2	LA					
EMISS		•			The		SEC.		SPS		^	140	0 24	1370	2

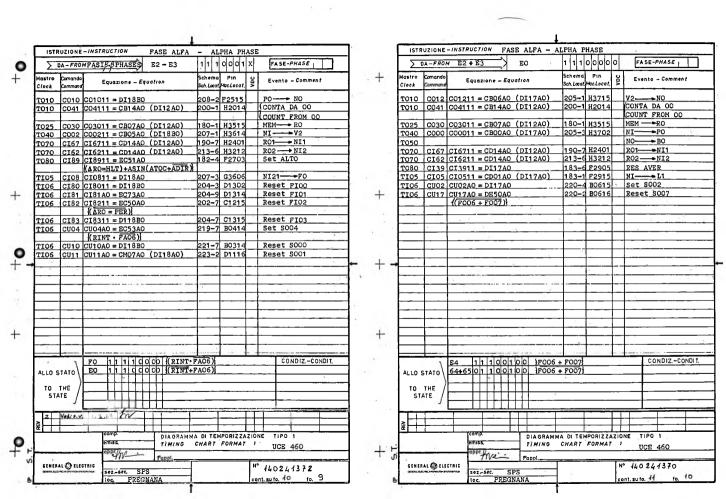
G	ENERA	L 🚳 E	LECTR	IC	p.	UCE	460	TIN	130	CHART				CONT. SU	FO.	ro.	
]	pagsh. 37-38	99-405	104-116		# 73-75	# 73-75	# 90-93	. 440-443	446- 147 m	# H4- 44	. 32	" 444- 447	17-77		L	
		- Statis (64+65;60+62;40+42	Fase preparatoria - Stati (64465;20421;28429; Preliminary phase - Status (23;47;45;41	Fase esecutiva - Stati (60+63;58+59;50+53;	Executive phase - Status FA+FB; F8+F9	o - Stati (64+65;60+62;40+42 - Status (64+65;60)	Trasferimento immediato - Stati (64+65;60+62;40+42)	- Stati {64+65;20;60+62;40+42	f64+65;60+62;50+52;40+42	And memoria-memoria - Stati {64+65;60+62;50+52;40+42 And on characters - Status	64+65;60+62;50+52;40+42	to {64+65	ti (64+65; 60+62; 50+52; 40+42				
10/10 in 10/		LR { Carico registro - Statis	Φ	MP (Mr) trial are packed	noward (preferance)	MVC Trasferimento alfanumerico - Stati	MVI Move immediate - Statis	MVP Move packed - Status	to - St	NC (And memoria-memoria - Sta	NI { And immediato - Stati	NOP2 Nessuna operazione - Stato	Oc { Or memoria-memoria - Stati	ati atus		AEVISION	

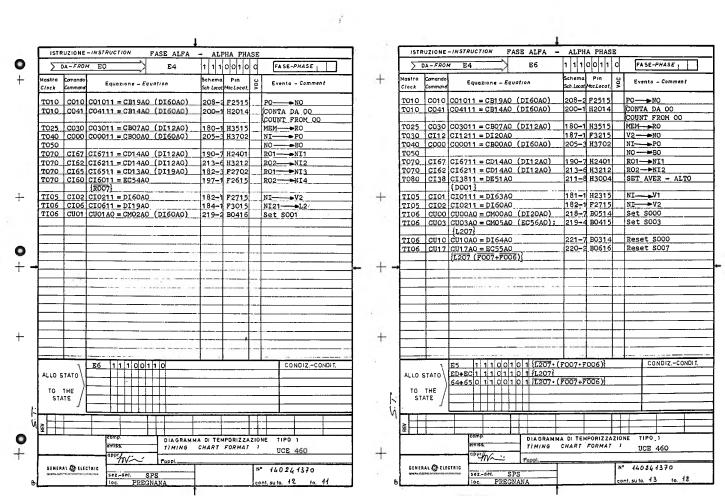
Istruzione esterna Prese preparatoria - Stati (6446;108;199; Preliminary Phase - Status (DA10B) EGICG;80 Preliminary Phase - Status (DA10B) EGICG;80 Preliminary Phase - Status (A10B) EGICG;80 President can. 1 - Status (A10B) EGICG;80 President can. 3 - Status (A10B) EGICG;90 Presid

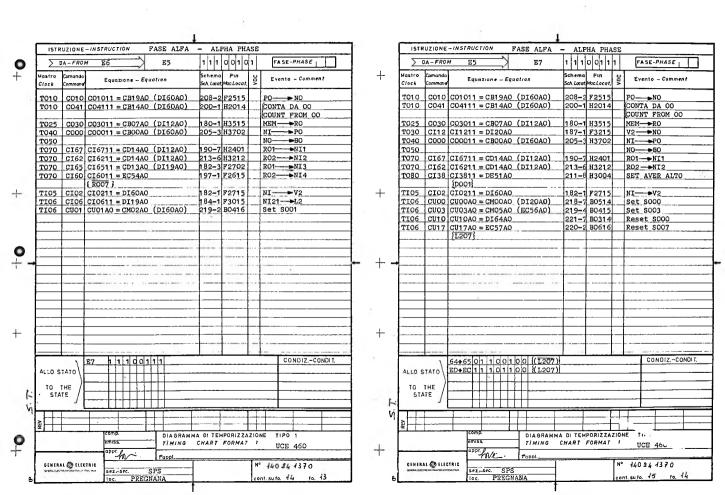
UCE 460 TIMING CHART GENERAL @ ELECTRIC GE 130 CONT. SU FO. FO. Pag.-sh. 37-40 77-17 156-159 128-134 477 - 177 135- 139 22 - 26 77-17 18-21 6 = = = = = = Espansione di campi non segnati - Stati {64+65;60+63;50+53;40+43 Unpack octets into right quartets - Status stati Status {64+65;60+62;50+52;40+42 memoria - Stati {64+65;60+62;40+42 {64+65;60+62;50+52;40+42 **{64+65; 60+62; 50+52; 40+42** {E2+E3; E0; E4; E6; E5; E7; ED+EC; EF+EE {64+65;50+52;60+62;40+42 {64+65;60+63;40+43 Stati Stati Status Fase Alfa - Statis (E2+E3;E0;E4;E6; Alpha phase - Statis (F0;D2;D3;D0;D1 Interruption - Status (F0;D2;D3;D0;D1 Interruption - Status Stati Exclusive or on characters Or esclusivo immediato -Status registro in Stati Exclusive or immediate Espansione segnata -Stati Visualizzazione - Stato Forzaggio - Stato {08 Unpack with sign Or esclusivo memo Test under mask Trascodifica -Prasferisci Transcode W Display UPK X SEC. mi-140241370 SPS PREGNANA EMISS, CONT. SU FO. 6

GENER	AL 🚳 ELECTRIC	UCE 460	TIMING CHART		
		1º APPLIG.	GE 130	CONT. SU PO.	10.
ال					L
			NOTE		\Box
_	La sesta let	tera che co	ompare come desine	anga ai eognali m	, \square
1	portati nell	a colonna "	Equazione", indic	a il livello log	Ì
			certo segnale all		
	na opera in condizione i		to e con la funzio	one e l'eventual	e 🗖
			lettera a "1" ind	lica il livello d	, П
			+3Vnominali		
			lettera a "O" ind	lica il livello d	i 🖂
		tensione	OV.nominali		
			indica che il coma		a 📗
			(+3V.) quando 1	a chiamata DE14	4 Π
	andra a	livello lo	ogico "O" (OV.)		- 11
					+
_			appare il nome di rà scritto fra pa		
			el particolare co		
			amata anche prima	dell'ultimo live	<u> </u>
	lo di genera		ortato fra parent	taci indica propri	, 1
			ull'OR parziale al		
	10.		-		
	Es.: CI3311	= CD06A0 (D	EO9AO), indica ch	ne il comando CI331	П
			o 1 (+3V.) quando		
			logico O (OV.); . CDO6A è necessar		
		ada a zero di ada a zero.		to the II segnate	
	4.4				3
-			o comando dipenda		
			lice di funzione a		
			este ultime Vengo iga successiva a		
			e racchiuse entr		
	fe.				1
					100
		1.0			2 3
-					F -
NE .			UHIT		
vn.	i.e.		sec. SPS	" 140841371	
88.		you !	PREGNANA	CONT. SU FO. 7 FO. 6	





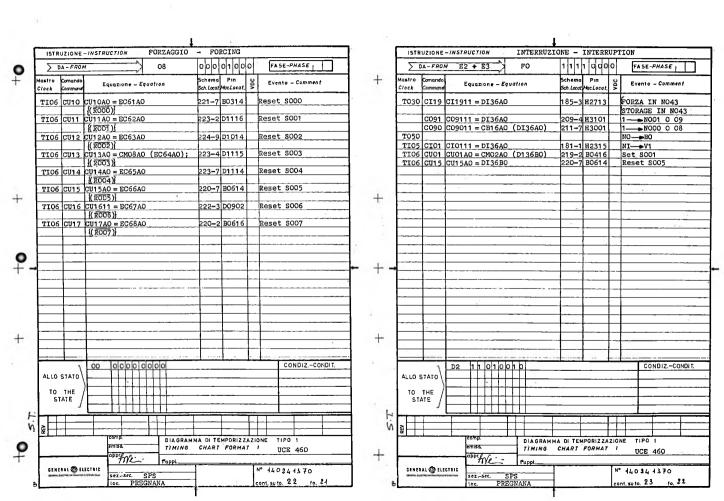


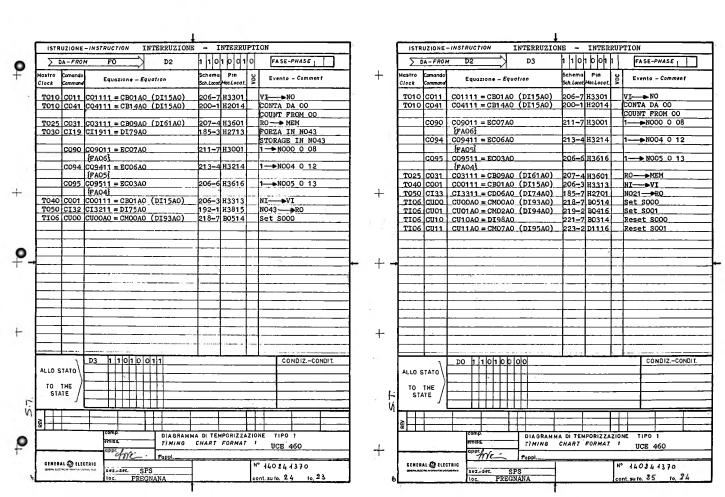


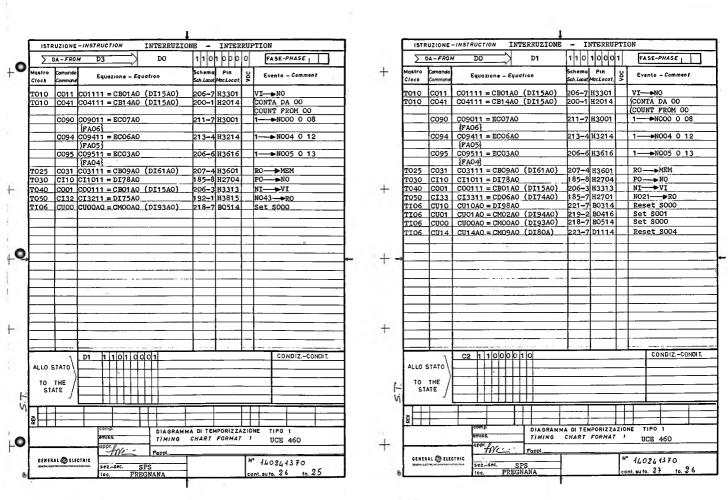
		-INSTRUCTION FASE ALFA ME6, E7 ED + EC	1 1 1	0 1 1 X	٥	FASE-PHASE	1			DA - FROI	-INSTRUCTION FASE ALFA -	111	0 1 1 1 X	FASE-PHASE
Mastro Clock	Comando Commond	Equazione — Equation	Scheme Sch. Loca	Pin tMacLocat	vDC	Evento - Comment		+	Mastro Clock	Comando Command	Equazione — Equation	Schema Sch. Locat	Pin O	Evento - Comm
T010	CO18	CO1811 = DI13AO	209-1	H3114		FORZ IN NO21 FORCING IN NO21			TO10	C018	CO1811 = DI13AO	209-1	Н3114	(FORZ IN NO2
	C097	C09711 = CB18A0 (DI13A0)	205-5	H3701	-	1>NOO7 0 15	-		\vdash	0000	C09711 = CB18A0 (DI13A0)	205~5	н3701	(FORCING IN 1
	C096	C09611 = CB18AO (DI13AO)		H2914	-	1N006 0 14	1		\vdash	C097	C09/11 = CB18A0 (DI13A0)	212-4		1-N00/ 0
	C095	C09511 = CB18AO (DI13AO)		H3616	1-1	1— ►NO05 0 13	1		1-	C095	C09511 = CB18A0 (DI13A0)		H3616	1 NO05 0
	C094	C09411 = DI13A0		H3214	1	1—→N004 0 12	1		 	C094	C09511 = CB16AC (D115AC)	213-4		1-N004 0
	C093	C09311 = EG61A0		H3215		1 →N003 0 11	1			C093	C09311 = EG61A0		H3215	1 NOO3 O
	10025	1206					1			0000	{L206}	15.5		1 - 1005 0
	C092	C09211 = EG62A0	213-	H3216		1——►N002 0 10	1			C092	CO9211 = EG62A0	213-5	H3216	1 → N002 O
	1	L1205	_		\vdash		1		<u> </u>	<u> </u>	[L205]		ļļ	
	C091	CO9111 = EG63A0	209-4	H3101		1NOO1 0 09		+	1	C091	C09111 = EG63A0 .	209-4	H3101	1> N001 0
	C090	CO9011 = CB16AO (DI65AO)	211-7	H3001		1N000 0 08	1	7	T025	C030	CO3011 = CB07A0 (DI13A0)	180-1	H3515	MEM → RO
T025	C030	C03011 = CB07A0 (DI13A0)		H3515		MEM——▶RO	1		T030	CI12	CI1211 = DI13A0		F3215	V2 NO
	CI12	CI1211 = DI13AO		F3215		V2>NO	1		T050	CITE	CITETT = DITISAO	107=1	13213	NO BO
T050	1		1	1		NOBO	1		T070	CI68	CI6811 = DI66A0	200-/	H2001	UA NI43
	C049	CO4911 = DI65A0	212-2	H2915		RES URPE E URPU	1		TI05	CIO2	CIO211 = DI13A0		F2715	NI
T070	CI69	CI6911 = DI65A0		H2302		UA NI21	1		TIOS	CIO1	CIO111 = DI67AO		H2315	NIV1
TIO5	CIO2	CIO211 = DI13A0		F2715		NI—→V2	1		1107	CIOI	ISAQOL	101-1	uesty	1/4
TIO6	CUO1	CUO1AO = CMO2AO (DI13AO)		B0416		Set \$001	-	+.	T106	CUO1	CUO1AO = CMO2AO (DI13AO)	219-2	B0416	Set S001
A			-				1	1	TIO6	CU11	CU11AO = DI66AO		D1116	Reset SOO1
							1		TI06	CU13	CU13AO = CMO8AO (DI66AO)		D1115	Reset SOO3
	<u> </u>						1		TIO6	CU17	CU17AO = DE52AO	220-2		Reset SOO7
	-			ļ							{F007+F006+SA00}			
	-		+	 -	H		1					-		
							1						G. 1	
	1		-				1	+		1				
			-				1							
	1	EF+EE 1 1 1 0 1 1 1 X				CONDIZCONDIT.		*		1	64+65 0 1 1 0 0 1 D 1 (SAOO+	*007+F	006)}	CONDIZC
ALLO :	OTATE						4		ALLO S	STATO	E5 111100hbh (SA00-1	-007 • F	006)}	
)						4)				
	THE /	 					1			THE /				
51.	AIE /						4	.]-	51.	ATE /				
								V		_				
. H-		+			14		1		'					
	1	 		 	++	+	1		@	+	+			1
		COMP. DIAGRAMA	A DI TE	MPORIZZA	ZIOI	NE TIPO 1	1		F		comp. DIAGRAMM	A DI TEN	APORIZ ZAZIO	NE TIPO 1
		emiss, TIMING	CHART	FORMAT	,	UCE 460	1						FORMAT 1	IICE 460
		approve - Fanni				000 400	1	+	-		appril / / · · ·			000 400
CENER	AL @ ELE	, , , , , , , , , , , , , , , , , , ,			ĪNO	1402 4 1370	1			AL @ ELE			1	
SOUTH DE	The service was a	sez_sec, SPS			1."	1406 47310			I acush	ur @ crei	sez-sec. SPS		l N	° 140241370

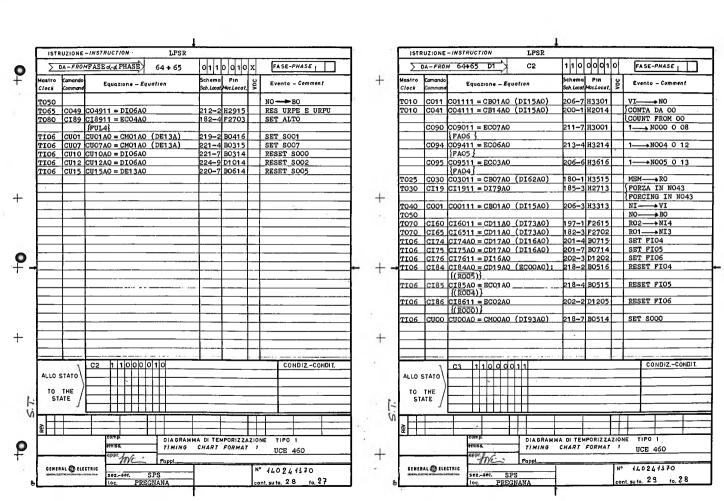
							·	_	_				·	·
	ISTR	RUZIONE	-INSTRUCTION V	ISUALIZZAZI	IONE	- DISP	LAY		15	RUZIONE	-INSTRUCTION FORZAGGIO -	FORCIN	3 %	
0	Σ	DA-FROI	1	00	000	0 00 0	FASE-PHASE		Σ	DA-FRO	M 08	0001	000	FASE-PHASE
+	Mastro Clock	Comando Command	Equazione — Equ	iation	Schema Sch. Lacut	PIII MacLocal	Evento - Comment	+	Mastr Clock	Comando Commana		Schema Pi Sch. Lacat Mac.L		Evento - Comment
	TO10	C010	CO1011 = EG96A0 {(AF32+AF42)}		208-2	F2515	PONO	-	T010	C011	CO1111 = CBO1AO (EC69AO);	206-7 H33	101	VINO
	T010	C011	CO1111 = EC95AO (AF31+AF41+AF5	i1)ł	206-7	Н3301	VI—NO		T010	C011	CO1111 = EC70A0	206-7 H3	101	VINO
	T010	CO12	CO1211 = EC93AO {(AF50)}		205-1	Н3715	V2NO	7	T010	C041	CO4111 = DI57BO	200-1 H20	14	CONTA DA OO
	T010	CO13	CO1311 = EC91AO {(AF30)}		205-4	Н3703	V3—→NO		T025	C030	CO3011 = EC70A0	180-1 H3	15	MEM—▶RO
	T010	CO14	CO1411 = EC90A0 {(AF10)}		208-4	F2514	V4—→NO	7	T02	C031	CO3111 = EC69AO	207-4 H3	501	RO— → MEM
+	T030	CI15	CI1511 = EC97A0 {(AF20 • AF40)}		188-1	F3315	L1—►NO	= +	ТО30	CI20		190-8 H2	104	(CHIAVI IN NO KEYS IN NO
'	T030	CI17	CI1711 = EC94A0 {(AF20)}		223-5	D1104	L3—NO		T040	C001	COO111 = CBO1AO (EC69AO);	206-3 H3	313	NIVI
	тозо	CI21	CI2111 = EC92A0 {(AF40)}		191-5	F2404	RINO43	7	T040	C001	C00111 = EC70A0	206-3 H3	313	NI—→VI
_	T030		CI1611 = EC92A0 {(AF40)}		189-1	F3415	L2NO21	7	T050	C048	CO4811 = EC71AO {(AF52)}	211-3 H30	13	Set URPE E URPU
.	T050		TRASFERISCE NO MANCA CI33				NO►BO	- +	T050		TRASFERISCE NO → BO SE MAN CA CI32 O CI33			NO—→BO
•	_		IF CI33 IS ABSE NO →BO	NT TRANSFER							IF CI32 OR CI33 ARE ABSENT STORE NO → BO			
	T050		CI3311 = EC98AO (AF20 - AF21 - AF4	ō)}	185-7	H2701	NO21→RO		T050	CI33		185-7 H2	701	NO21 - RO
	T106	CUO7	CUO7AO = CMO3AO	(DI53AO)	221-4	B0315	Set 8007		T050	CI33		185-7 H2	701	NO21─►RO
+								+	T065	C049	CO4911 = EC79AO {(AF52•ROO7)}	212-2 H2	15	RES URPE E URPU
								- '	T070	CI62	CI6211 = CD14A0 (EC70A0);	213-6 H3	12	RO2-NI2
	ALLO S	Lorer					CONDIZCONDIT.			. 1				CONDIZCONDIT.
1.	70)						7		THE			-	
Ŋ	STA									TATE				
	<u>.</u>							1	*\				T	
0	α		comp.	DIA GRAMMA				7						NE TIPO 1
+	-		appr/me_	Pappl.		- UKMAI	UCE 460	_ +	- 1		appy of Pappl.	HART FOR	MAT 1	UCE 460
a.	GENERA SERRA GATO	AL & ELEC		PS NANA			Nº 140241370 cont.sufo. 18 fo. 17			ERAL @ ELE	sez_sec. SPS		- 1	140841370 nt. su to. 19 to. 18
0			INC. PARG	A PARK			CONT. SQ 10. 10 10, 1F	_			roe. PREGNANA		Teo	m. se io. 12 io. 10

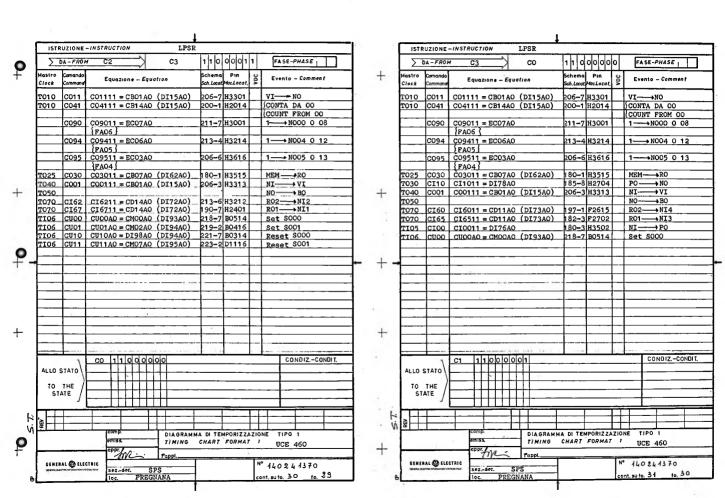
1000		NE-INSTRUCTION FORZAGGIO			-					-INSTRUCTION FORZAGGIO			-	
\sum_{i}	DA-F	ROM 08	000	0100		FASE-PHASE		Σ.	A-FROM	08	000	0100	0	FASE-PHASE
Mastro Clock	Comm Comm		Schema Sch, Locat	Pin MacLocat,	Λος	Evento - Comment	+		Comando Command	Equazione — Equation	Sch em o Sch Local	Pin MacLocat	VDC	Evento - Commen
T070	CI	67 CI6711 = CD14AO (EC7OAO); (AF51)	190-7	H2401	RO	1──NI1		T106	CI73	CI73AO = EC71AO {(AF52)}		D1 41 4		Set FIO3
TI05	CIC	04 CIO411 = EC81A0 {(AF10)}	180-4	н3503	NI	→ V4	-	TIO6	CI74	CI74A0 = CD17AO (EC71AO);	201-4	B0715		Set_FI04
T105	CIC		182-1	F2715	NI	→ V2	1	TI06	C175	CI75AO = CD17AO (EC71AO); {(AF52)}	201-7	B0714		Set FIO5
T105	CIC		183-1	F2915	NI	 ▶L1		T106	CI76	CI7611 = EC71A0 {(AF52)}	202-3	D1 202		Set FIO6
TIOS	CIC	05 CI0511 = EC70A0	183-1	F2915	NI	→L1	_	T106	CI80	CI8011 = EC72AO {(AF52+ROOO)}	204-	D1 302	H	Reset FIOO
TIO5	CIC	01 CIO111 = EC87A0 ((AF31))	181-1	H2315	_NI	—— > V1	1 +	TIO6	CI81	CI81 AO = EC73AO {(AF52 • ROO1)}	204-9	D1314	П	Reset FIO1
TIOS	CIC	00 CI0011 = EC88A0 {(AF42)}	180-3	Н3502	NI	→ PO	' '	TI06	C182	CI8211 = EC74A0 {(AF52.ROO2)}	202-7	C1215	H	Reset FIO2
TIOS	CIC	08 CIO811 = EC89AO {(AF53)}	207-3	G3606	NI	21— ≽ F0	-	TIO6	CI83	CI8311 = EC75A0 {(AF52•ROO3)}	204-7	C1315	H	Reset FIO3
TI06	CIC	07 CIO711 = EC82AO {(AF2O){	180-5	H3501	NI	→ L3	1	TIO6	CI84	CI84A0 = EC76A0 {(AF52.RO04)}	218-2	B0516		Reset FIO4
TIO6	CIC	03 CIO311 = EC83AO {(AF30)}	211-6	H3016	NI	—- > V3	- + -	T106	CI85	CI85AO = EC77AO {\(AF52 \cdot ROO5 \) \(\) \(AF52 \cdot ROO5 \) \(\)	218-4	B0515		Reset FIO5
TI06	CIC	06 CI0611 = EC84A0 (AF40)	184-1	F3015	NI	21—▶L2		TI06	CI86	CI8611 = EC78AO {(AF52·ROO6)}	202-2	D1 205		Reset FIO6
		09 CI0911 = EC84A0 {(AF40)}	205-2	H3704	NI	43 → RI	7			CUOOAO = DI57BO CUO1AO = CMO2AO (DI57BO)		B0514		Set SOOO Set SOO1
	\Box	70 CI7OAO = EC71AO {(AF52)}	201-2	B0716	Se	t FIOO		TIO6	CU02	CUO2AO = DI57BO CUO3AO = CMO4AO (DI57BO)	220-4	B0615		Set SO02 Set SO03
		71 CI71AO = EC71AO {(AF52)}	202-9	D1214	Se	t FIO1] +	T106 T106	CU04	CUO4AO = CMO4AO (DI57BO) CUO5AO = DI57AO	219-7	B0414 B0316		Set SOO4 Set SOO5
TIO6	CIT	72 CI7211 = EC71A0 {(AF52)}	201-5	B0704	Se	t FIO2] '	TIO6	CU06	CUO6AO = DI57AO CUO7AO = CMO3AO (DI57AO)	222-9	D0914 B0315		Set SOO6 Set SOO7
1115						CONDIZCONDIT.	0		1		13000	1	- 1	CONDIZCO
ALLO	THE)					100	ALLO S)					
	ATE							10 ST/						
	F				П		1.	\vdash					Ī	
		Comp. DIAGRAM	IA DI TE	MPORIZ ZA	ZIONE	TIPO 1	N	Æ.	<u></u>	comp. DIA GRAMM	A DI TE	MPORIZ ZA	710	E TIPO 1
		oppr.Q. A.				UCE 460	4 +		i.	emiss Timing		FORMAT		UCE 460
GENER	AL @	ELECTRIC Pappl.			N°	140341370	'	GENER	AL 🍪 ELE	CTRIC			N°	140241370
-	-	loc. PREGNANA			cont.	su to. 20 to. 19	I .	1	MOREMON IN	loc. PREGNANA				nt. su to. 21 to. 2



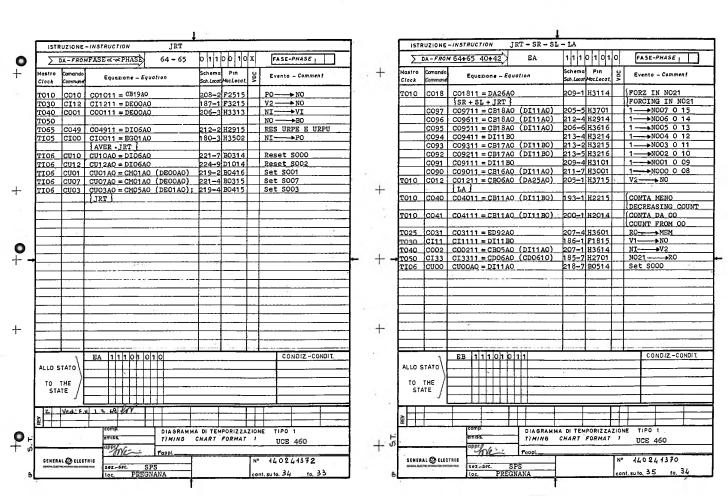


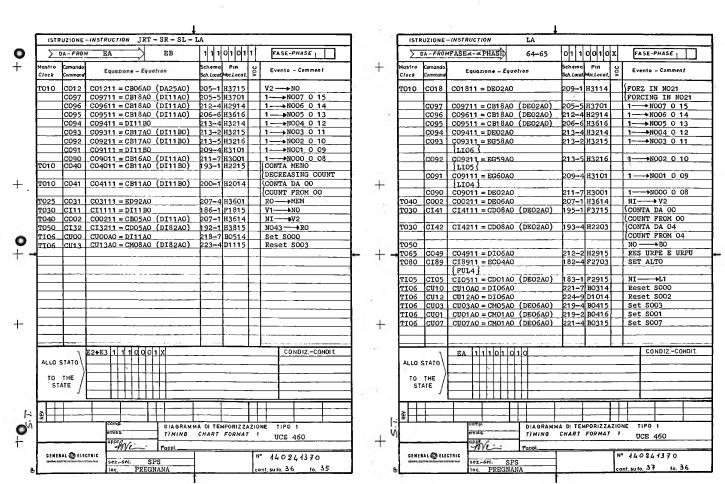




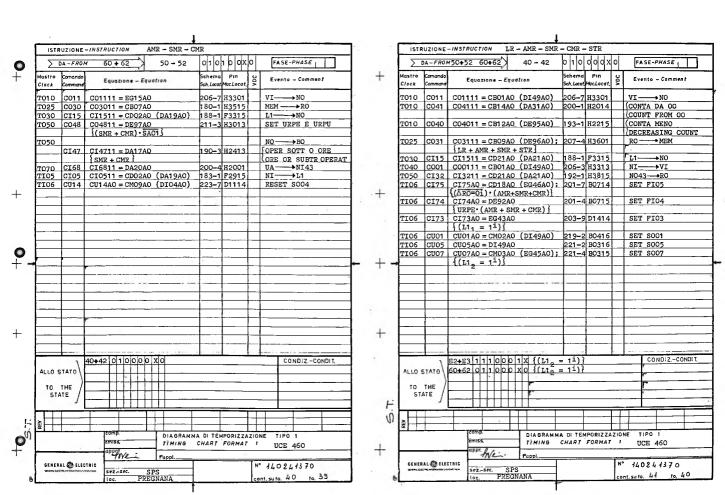


ISTRUZIONE - INSTRUCTION LPSR ISTRUZIONE - INSTRUCTION IST-IS2-IIE-IC-NOP2-HLT-INS-ENS-LON-LOFF-LOLL 1 1 0 00 0 0 1 FASE-PHASE DA-FROMFASE ON PHASE 64-65 0 1 1 0 0 1 0 FASE-PHASE DA-FROM Schema Pin Schema Pin . + Comando Comando Evento - Comment Equazione - Equation Evento - Comment Equazione - Equation Sch. Local Moc. Locat. Seh Local MacLocal. Clock T010 CO10 CO1011 = CB19A0 208-2 F2515 PO-NO 206**-7** H3301 VI---NO CO11 CO1111 = CB01A0 (DI15A0) JC + JS1 + JS2 + JIE CO41 CO4111 = CB14AO (DI15AO) 200-1 H2014 CONTA DA OO TOTO COUNT FROM OO T020 CI87 CI8711 = EG05A0 24-11 C1010 SET ALAM - PODI 1-NO00 0 08 LON + LOLL C090 C09011 = EC07A0 211-7 H3001 T020 CI77 CI7711 = EG07A0 22-11 C091 0 SET ADIR {FA06 } 213-4 H3214 →N004 0 12 INS { C094 C09411 = EC06A0 FA05 T030 CI12 CI1211 = DE00A0 187-1 F3215 V2-→NO 1----N005 0 13 JC + JS1 + JS2 + JIE C095 C09511 = EC03A0 206-d H3616 C001 C00111 = DE00A0 206-3 H3313 NI---VI FAO4 JC + JS1 + JS2 + JIE 180-1 H3515 MEM -→ RO r025 C030 C03011 = CB07A0 (DI62A0) T050 CI10 185-8 H2704 PO --- NO NO ---→BO T030 CI1011 = DI78A0 T060 C035 C03511 = EG00A0 210-4 F2214 RESET ERR INT 206-3 H3313 NI ---- VI T040 C001 COO111 = CBO1AO (DI15AO) {JIE} NO----BO TO50 CI62 213-6 H3212 RO2--NI2 T065 CO49 CO4911 = DIO6A0 212-2 H2915 RES URPE E URPU TO70_ CI6211 = CD14A0 (DI72A) T070 CI78 CI7811 = EG08A0 204-11 C1 31 O TO70 CI 67 CI6711 = CD14A0 (DI72A) 1 90-7 H2401 RO1 --- NI1 RESET ADIR H3502 ENS CIOO NI-PO CI0011 = DI76A0 203-11 C1 41 O RESET ALAM - PODI TIO6 CHOO CUOOAO = CMOOAO (DI93A) 218-B0514 Set 5000 T089 CI88 CI8811 = EG06A0 TIO6 CU01 CUO1A0 = CM02A0 (DI94A) 219d BO416 Set S001 LOFF CIOO CIOO11 = EGO1A0 NI -→PO TIO6 CU05 221-B0316 Set S005 TIO5 180-3 H3502 CU05A0 = DI77A0 221-AVER · (JC + JS1 + JS2 + JIE) TIO6 CU10 CU10A0 = DI98A0 B0314 Reset \$000 223-7 D1114 Reset SOO4 TIO6 CU01 CU01 AO = CM01 AO (DE00AO) 219-2 BO416 Set S001 T106 CU14 CU14A0 = CM09A0 (DI80A)CU10 CU10A0 = DI06A0 221-7 B0314 Reset \$000 Set 5007 TI06 CUO7 CUO7AO = CMO1AO (DEOOAO) 221-4 B0315 224-9 D1014 Reset S002 CU12 CU12A0 = DI06A0 E2+E3 1 1 1 0 0 0 1 X CONDIZ.-CONDIT 1 1 1 0 0 0 1 1 X CONDIZ.-CONDIT E2+E3 ALLO STATO ALLO STATO TO THE TO THE STATE STATE Vedi F. V. 1.3.69 16V DIAGRAMMA DI TEMPORIZZAZIONE TIPO 1 DIAGRAMMA DI TEMPORIZZAZIONE TIPO 1 emiss miss. TIMING CHART FORMAT 1 TIMING CHART FORMAT UCE 460 UCE 460 + TWe. PP Pori Pappl. GENERAL 🚳 ELECTRIC GENERAL @ ELECTRIC Nº 140241370 Nº 140241372 sez-sec. sez-sec. SPS cont. su to. 33 to. 32 cont. su to. 32 to. 31 PREGNANA PREGNANA

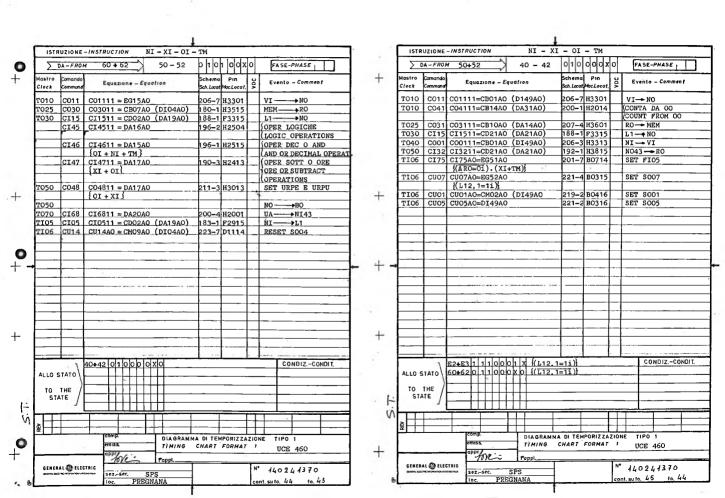


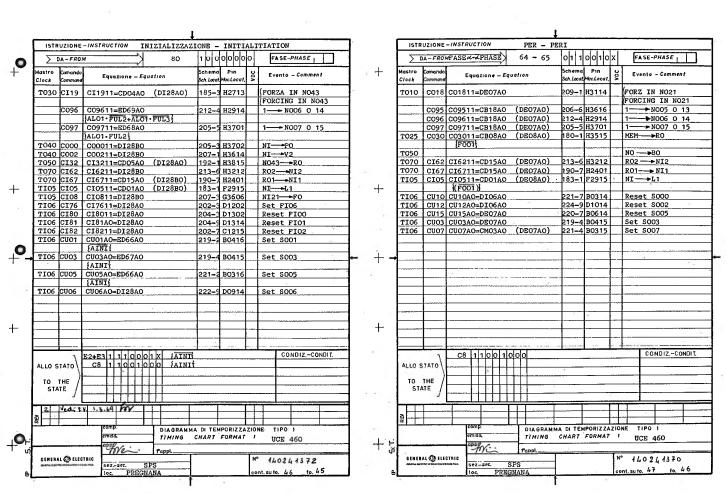


	ISTR	UZIONE -	-INSTRUCTION LR - AMR - SMR	- CMR -	STR			1		ISTE	RUZIONE	-INSTRUCTION LR - AMR - S	MR - CM	R – STR		
•	Σ	A-FROM	FASEX-APHASE 64 - 65	1 1 1	0 0 1 0	х	FASE-PHASE			Σ	DA - FRO	M 64 + 65 60 - 62	011	0002	0	FASE-PHASE
-	Mastro Clock	Comando Command	Equazione - Equation	Schema Sch.Locat	Pin MacLocat,	VDC	Evento - Comment		+	Mastro Ciock	Comando Command		Schema Sch. Local	Pin MacLocat	VDC	Evento - Comment
	TO10	CO18	CO1811 = DEO2AO	209-1	Н3114		FORZ IN NO21			T010	C012	CO1211 = DE16AO		H3715		V2—→NO
	⊢	1		-		_,,	FORCING IN NO21	4		TO10	C041	CO4111 = DIO5BO	200-1	H2014	\vdash	CONTA DA OO
	}	C097	C09711 = CB18AO (DE02AO)		H3701		1N007 0 15	4								COUNT FROM OO
	├ ──	C096	C09611 = CB18AO (DEC2AO)		H2914		1-→N006 0 14	-		T010	C040	CO4011 = CB12AO (DE17AO)	193-1	H2215	\vdash	CONTA MENO
	1	C095	C09511 = CB18A0 (DE02A0)		н3616		1 → N005 0 13	-		moor	10000	goods manage	100 4	110545	╁╼┤	(DECREASING COUNT
	⊢—	C094	C09411 = DE02A0		H3214		1-+N004 0 12	-		T025	C030	C03011 = EG09A0		H3515	Н	MEM → RO
	├	C093	CO9311 = EG58AO	213-2	H3215	-	1 → NOO3 O 11	-		T030	CI15	CI1511 = CD03A0 (DI05A0)		F3315		L1 → NO (CONTA DA OO
	ļ	2000		640 5	110046	+		-		T030	CI41	CI4111 = CD08A0 (DE17A0)	195-1	F3715		
	-	C092	C09211 = EG59A0	213-5	H3216		1→N002 0 10	1		mono	07.40	CI4211 = CD08A0 (DE17A0)	100	H2203		(COUNT FROM OO (CONTA DA O4
			{LI05}		****	+				T030	CI42	C14211 = CDU8AU (DE17AU)	193-2	H2203	+-	COUNT FROM 04
	-	C091	C09111 = EG60A0	209-4	H3101	-+	1→N001 0 09	-		maaa				DOC4 5		(CONTA MENO
-		1	{LI04{			-		-	+	T030	CI40	CI4011 = DI05B0	194-1	F3615	 	
	L	C090	C09011 = DE02A0		н3001		1-→N000 0 08	-		1	1		+		-	(DECREASING COUNT
	T030	CI41	CI4111 = CD08A0 (DE02A0)	195-1	F3715		CONTA DA OO	-		T030	CI44	CI4411 = DI05B0	215-1	G1802	\vdash	(BLOCCA CONTA 07
	maaa	07.10	27.014				COUNT FROM OO	-	1.5	1	 				\vdash	STOP COUNT 07
	TO30	CI42	CI4211 = CD08A0 (DE02A0)	193-4	H2203		CONTA DA 04	-		TO40	C002	C00211 = DE17A0	207-1	H3614	\vdash	NI→N5
		1					COUNT FROM 04	-		TO50					\vdash	NO →BO
_	T040	C001	C00111 = DE04A0	206-3	H3313	-	NIVI	4		T070	CI65	CI6511 = CD11AO (DE17AO)		F2702		RO1—→NI3
D			(STR)					4	100	T070	CI60			F2615		RO2-NI4
	T040	C002	C00211 = CB05A0 (DE05A0)	207-1	H3614		NI→V2	-	+ -	TIO5	CIOS	CIO511 = DE89AO		F2915		NI
	T050			 			NO → B O			TIO6	CI85	CI85AO = CD2OAO (DE91AO);	218-2	B0515	Н	RESET FIO5
	T065	C049	CO4911 = DIO6A0		H2915	_	RES URPE E URPU	1		-	1	SAO1 • (AMR + SMR + CMR)				
	TIO5	CIO5	CIO511 = CDO1AO (DEO2AO);	183-1	F2915		NI→L1	4		TIO6	CI84		218-2	80516	\vdash	RESET FIO4
			LR + AMR + SMR + CMR	1_				-			+	[AMR + SMR + CMR]	040 5	2044	+	a== 2004
	T080	CI89	CI8911 = ECO4AO	182-4	F2703		SET ALTO	-		TIO6	CU04			BO414		SET SO04
		l	[FUL4]	_				4		TIO6	CU14		223-7	D1114	-	RESET SOO4
	TIO6	CU10	CU10A0 = DI06A0		B0314		Reset_SOOO	4		<u> </u>		[LR + STR]			\vdash \vdash	
-	T106	CU12	CU12AO = DIO6AO	224-9	D1014	-	Reset SOO2	-	+	TIO6	CU15	CU15A0 = DI05A0	220-7	B0614	\vdash	RESET SO05
						\pm		1		-	\vdash				H	
			60+62 0 1 1 0 0 0 X 0				CONDIZCONDIT.	4	140			50+52 0 1 0 1 0 0 X 0 AMR +	alan a	nen 3		CONDIZCONDIT.
		1 1	50462 0 11 0 0 0 10	_			CONDIZCONDII.	1		1.		40+42 01 00 0 0 X 0 (LR + S	mp)	MK!		CONBIZ: CONBIT:
	ALLO S	TATO	 					-1		ALLO	OTATE \	40+42 0 1 0 0 0 0 X 0 (LR + 8	TKJ			
	то	THE)						1		l)) 				
		ATE /	 					4			THE /	<u> </u>				
	"	j						1] "	1	<u> </u>				
	1-7-	14						╡		<u> </u>					_	
	Z	Ved F.	1.3.69 100	-		+	 	-		\bot	+	1 1 1 1 1		ļ	\vdash	
	8					+	 	1		[# 	+	 			\vdash	
_			COMP. DIA GRAMM	A DI TEN	PORIZZA:	ZION	E TIPO 1	1 -				comp. DIA GRAMA	A DI TE	MPORIZZ	ZION	E TIPO 1
0	1		emiss, TIMING	CHART	FORMAT	,	UCE 460		1			emiss. Timing	CHART	FORMA	• •	UCE 460
	-		appine Pappl					1	+1			apper rappl				-02 100
ď	GENER	AL 🚳 ELEC				INO		1		CENE	RAL 🕙 ELE				TNº	1/ 00/ /17:
	00044.00	CITE MONHOUSE	sez-sec. SPS			"	140241372	1		COMMO	HUR COURT	sez-sec. SPS			1"	140841370
	1		loc. PREGNANA			lcon	t. su to. 38 to. 37	1		h		loc. PREGNANA			lcor	it.sufo, 39 fo, 38

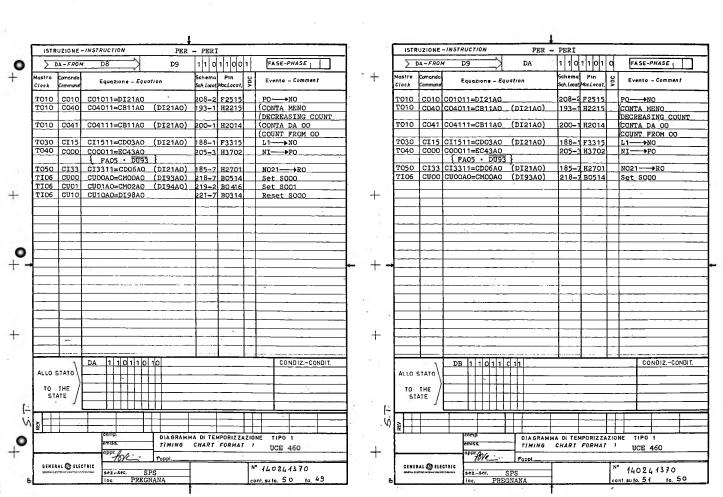


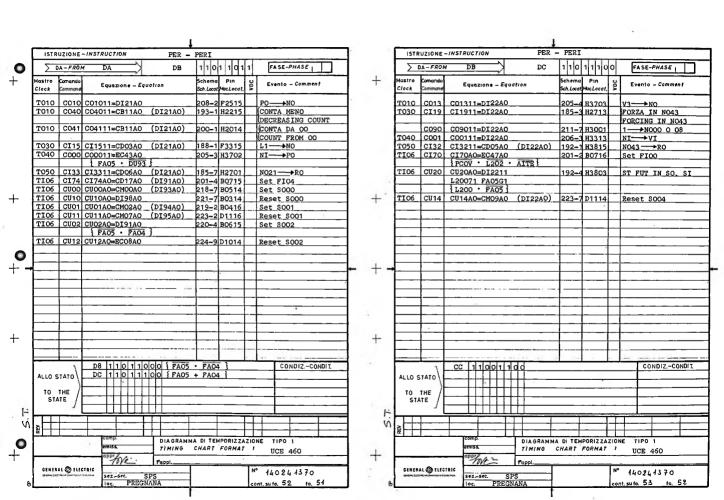
ISTR	UZIONE -	INSTRUCTION	NI - XI - OI	- TM					ISTR	UZIONE	-INSTRUCTION NI	- XI - OI -	TM			
∑ t	DA - FROM	FASEA-A PHASE	64 – 65	0 1 1	0010	х	FASE-PHASE		Σ	A-FROM	M 64 + 65	60 → 62	011	ooox	0	FASE-PHASE
lastro Clock	Comando Command	Equazione – Equ	ation	Sch ema Sch, Local	Pin MacLocat	VDC	Evento - Comment	+	Mastro Clock	Comando Commune	Equazione - Equa	tron	Schema Sch. Locat	Pin MacLocat	VDC	Evento - Comment
030	CI15	CI1511 = CD00A0	(DE09A0)	188-1	F3315		L1NO		T010	C012	CO1211 = DE16A0		205-1	H3715	П	V2→NO
050	C133	CI3311 = CD06A0	(DE09A0)	185-7	H2701		NO21→RO		T010	CO41	CO4111 = DIO5BO			H2014		CONTA DA OO
065	C049	CO4911 = DIO6A0		212-2	H2915		RES URPE E URPU	1		,-	, , , , , , , , , , , , , , , , , , ,				\Box	COUNT FROM OO
070	CI60	CI6011 = CD11A0	(DE09A0)	197-1	F2615		RO2NI4		T030	CI15	CI1511 = CD03A0	(DIO5AO)	188-1	F3315	П	L1→NO
070		CI6511 = CD11A0		182-3	F2702		RO1 —→NI3	1	T030	CI40	CI4011 = DI05B0_	1		F3615		(CONTA MENO
105		CIO511 = CDOOAO		183-1	F2915		NI	1		1			17			DECREASING COU
106		CU10A0 = DI06A0		221-7	B0314		RESET SOOO	100	T030	CI44	CI4411 = DI05B0		215-1	G1802		(BLOCCA CONTA O
106	CU12	CU12AO = DI06AO		224-9	D1014		RESET SOO2	7		3.1	,					(STOP COUNT 07
				-	-			7	T030	CI41	CI4111 = DE36A0		195~1	F3715		(CONTA DA OO
								1	1			-	, , ,			COUNT FROM OO
				T					T040	C002	C00211 = DE36A0		207-1	H3614		NI—→V2
	1					Г	-	+	T050				T		1-1	NO→BO
				1					TIOS	CI05	CIO511 = DE89AO		183-1	F2915	\Box	NI
						-	-			CI74	CI74AO = CD17AO	(DA18AO):	201-4		-	SET FIO4
								1			{SA01 • (XI + TM)}		1	,,,	+	
									TI06	C185	CI85AO = DA18AO		218-4	BO515	П	RESET FIO5
				1						1272	{SA01 • (XI + TM)}		-12-			
				1					TI06	CUO4		(DTOSAO)	219-7	BO414	H	SET 5004
									TIO6		CU15AO = DI05AO			B0614		RESET SOO5
								· + -			001310			20011		
				1				100							\vdash	
								-								
					T			1		-					tt	·
				1				1			141				\Box	
								1							Ħ	
			 -	1			***		1		~				\Box	
															\Box	
				1				+		\vdash					Ħ	
								1		1					\Box	
					t				\vdash						t - t	
		0+62 0 1 1 0 00	lulal	- 11.35			CONDIZCONDIT,		-		50+52 01 01 00	T.1			**	
	1 [0462 0 1 1 0 0 0	X U				CONDIZCONDII,	4	ľ	1	50+52 01 01 000	9		-		CONDIZCON
ALLO S	TATO \	- 	 						ALLO S	OTATE	F	 				
•		-1111						-	1)						
TO	ATE /		 - - 					4	10							
51/	1		 					- 1-	514	ATE /		H				
			<u> </u>			_		d 53		-						
\bot	1	+	+			Н		- V	I. H		1 1	1			H	
₽ ├─├─	 	 	++-+			\vdash	 	1		+	 				++	
		comp.	DIAGRAMM	A DI TEI	4PORIZZA	ZIO	NE TIPO 1	_			comp.	DIAGRAMMA	DITEN	PORIZ Z	AZION	E TIPO 1
		emiss.	TIMING				UCE 460				emiss,	TIMING				UCE 460
		appr fore.	1			_	JOB 400	+			appr. fore					UCE 46U
			fappl			7		= '				Pappl.				
GENER	AL SELEC	sez-sec. S	PS			l N°	140241370		GENER	AL @ ELE	Sez,-sec. SP				N°	140241370
		12.2.00	10				nt. su to. 42 to. 41				ISEZ,-SEC. SP	3 I				nt. su to. 43 to. 42





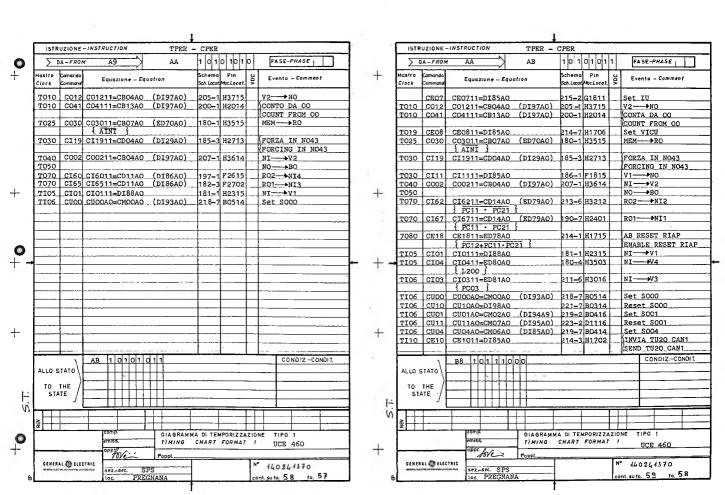
PER - PERI ISTRUZIONE - INSTRUCTION PER - PERI ISTRUZIONE - INSTRUCTION 1 10 01 000 1 1 d 1 1 0 0 0 FASE-PHASE DA-FROM 64 - 65 FASE-PHASE DA-FROM C8 D8 Mastro Schema Comando Schema Comando Evento - Comment Evento - Comment Equazione - Equation Equazione - Equation Sch. Locat Mac.Locat. Clock Seh.Locat MacLocat Clock CO1211=CB04A0 (DI97A0) 205-1 H3715 V2---NO T010 CO10 CO1011=DI21A0 208-2 F2515 PO---→NO T010 0012 CO4111=CB13AO (DI97AO) 200-1 H2014 CONTA DA OO T010 C040 C04011=CB11A0 (DI21A0) 193-1 H2215 CONTA MENO T010 C041 COUNT FROM OO DECREASING COUNT CO3011=CB07A0 (ED70A0) 180-1 H3515 MEM---RO T010 CO41 CO4111=CB11AO (DI21AO) 200-1 H2014 CONTA DA OO T025 C030 {AINI} COUNT FROM OO T019 215-13H1813 AB SEL CANALE NI-V2 CEO2 CEO211=EC44A0 T040 C002 C00211=CB04A0 (DI97A0) 207-1 H3614 FA05 • FA04 NO →BO ENA SEL CHANNEL T050 CI6211=CD14A0 (DI25A0) 213-6 H3212 RO2--NI2 TO30 CI15 CI1511=CDO3AO (DI21AO) 188-1 F3315 L1-→NO T070 C162 205-3 H3702 H2401 NI---PO T070 C167 CI6711=CD14A0 (DI25AO) 190-7 RO1-NI1 T040. C000 C00011=EC43A0 FA05 • DU93 TI06 CIO6 CIO611=DI25BO 184-1 F3015 NI21-----L2 CI33 CI3311=CD06A0 T050 (DI21A0) 185-7 H2701 NO21 → RO T106 CI75 CI75AO=CD17AO (DI25AO) 201-7 B0714 Set FIO5 TIO6 CI84 CI84A0=CD19A0 (DI25AO) 218-2 B0516 Reset FIO4 PIPO CEO1 CEO111=DI92AO 214-4H1703 RO-→RE CUOO CUOOAO=CMOOAO (DI93AO) TIO6 C185 CI85A0=EC42A0 218-4 TIO6 218-780514 B0515 Reset FIO5 set 5000 PUBO + DU92 CUO4AO=DI25BO TIO6 CUO₄ 219-7 B0414 Set S004 0 + 1 1011000 CONDIZ.-CONDIT. CONDIZ.-CONDIT. ALLO STATO ALLO STATO TO THE TO THE STATE STATE Vedi F.V. 1.369 To com b DIAGRAMMA DI TEMPORIZZAZIONE TIPO 1 DIAGRAMMA DI TEMPORIZZAZIONE TIPO 1 emiss emiss. TIMING CHART FORMAT I TIMING CHART FORMAT 1 UCE 460 UCE 460 Tove. appr ... GENERAL @ ELECTRIC GENERAL 🚱 ELECTRIC Nº 140241372 Nº 140241370 sezesec. SPS sez sec cont. sufo. 49 fo. 48 PREGNANA ont. su to. 48 to. 47 PREGNANA loc.

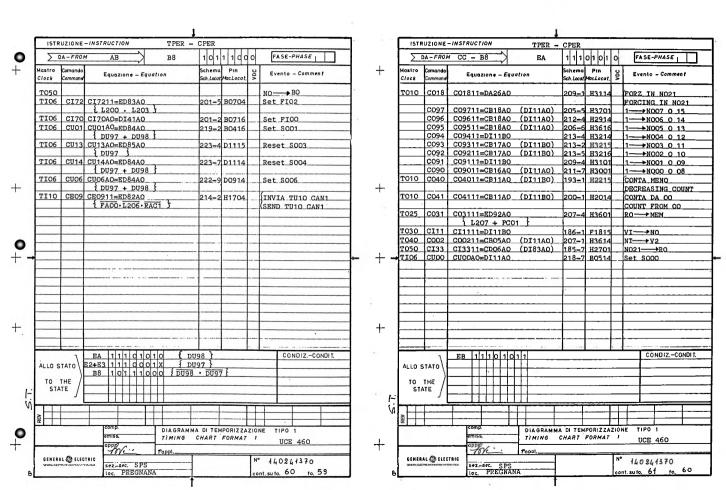




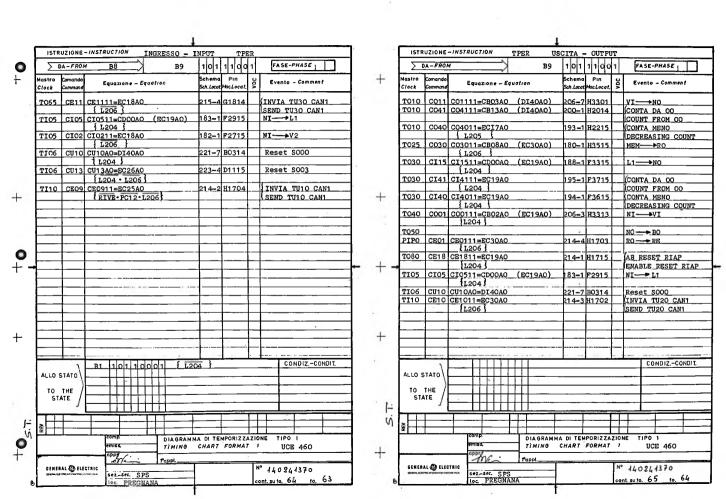
ISTR	UZIONE	-INSTRUCTION PER -	PERI					ISTR	UZIONE	-INSTRUCTION TPER - CF	ER			
> r)A - FR01	4 DC CC	1 1 0	0110	0	FASE-PHASE		Σ	DA – FROM	CC CA	110	0101	0	FASE-PHASE
lastro Clock	Comando Command	Equazione — Equation	Schema Sch. Locat	Pin MacLocat	og,	Evento - Comment	+	Mastro Clock	Commando Command	Equazione - Equation	Schema Sch. Locat	Pın Mac.Locat.	VBC	Evento – Comm
010	C012	CO1211=CB04AO (DI97AO)	205-1	H3715		V2→NO]-	T019	CEO8	CE0811=ED56A0	214-7	H1706	S	et VICU
010	CO41	CO4111=CN13AO (DI97AO)	200-1	H2014		CONTA DA OO	2.0			{ L207 }	14.	-	\perp	
			1			(COUNT FROM OC		T065	CEO3	CE0311=DI26A0		E1302		eset IU
ro25	C030	CO3011=CBO7AO (ED7OAO) {AINI}	180-1	H3515	-	MEM—→RO		T080	CE18	CE1811=ED59A0 { L207 · (LIO7+LIO6+L200) }	214-1	H1715		B RESET RIA
гозо	CI19	CI1911=CDO4AO (DI24AO)	185-3	H2713		FORZA IN NO43		TIO6	CU16	CU1611=ED57AO	222-3	D0902	_ R	eset SOO6
	<u> </u>					(FORCING IN NO43				{ <u>L207</u> }				
	C096	C09611=DI24A0		H2914		1>NOO6_0_14	_	TIO6	CUO5	CU05A0=DI26A0		BO316	S	et SO05
r040	C002	C00211=CB04A0 (DI97A0)	207-1			NI-→V2	4	TI06	CU13	CU13A0=ED56A0	223-4	D1115	R	eset SOO3
r050	CI32	CI3211=ED52A0	192-1	H3815	\vdash	_NO43>RO			\sqcup	} L207 {			\bot	
		} AINI }			ļ.,		1 0	TIO6	CU11	CU11AO=ED57AO	223-2	D1116	R	eset SOO1
	CEO1	CE0111=DI24A0		H1703		RQ → RE	+	l	l	{ L207 }	ļ		,_	
	CEOO	CE0011=ED58A0	214-6	H1705	\vdash	RO →RA		TI10	CE10	CE1011=ED56A0	214-3	H1702		NVIA TU20 C
7706	0775	PUC3 {			\vdash	9	- +	├	\vdash	{ L207 }			(S	END TU20 CA
F106	CI75	CI75A0=ED55A0 { PCOV·DU96·DU95+FA00 }	201-7	B0714	1-1	Set FIO5	4		 -	7	<u> </u>			
TI06	CI75	CI75AO=ED62AO ·	ho4 5	DOTA 4	Н	O-F Bros		-	1					
106	CU05	CUO5AO=CM12AO		B0714 B0316	\vdash	Set FIO5 Set SOO5	-				-	-		_
1100	0005	(ED53AO: EG65AO)	221-2	BO3 10	1-1	set suus				- No. of			+	
	1	FA05 + FA00 - DU96 }	+		Н		- 1 -		f				+	
TI06	CU04	CU04A0=EC49A0	219_7	B0414		Set SOOA	- + -				-			
	1000	FAO5 · FAOC		DOTIT	\Box	DCC DOOR	-			4			+	
TI06	CU13	CU13AQ=ED54AQ	223-4	D1115	\Box	Reset SOO3	4		1					- 66
		DU96 • DU95 • FAOO + FAO5 }	1		П		1							
TIO6	CU13	CU13A0=EG65AO	223-4	D1115		Reset SOO3				2 [14]				
TI06	CU12	CU12A0=DI24A0	224-9	D1014		Reset SOO2							\neg	
T106_	CUO1	CUO1AO=ED5OAO	219-2	B0416		Set S001					i			
		FA05 + FA00	ļ				+	<u> </u>						
								<u> </u>						
													-1-	
	1		5 · FA	00 }		CONDIZCONDIT.	-		1	E2+E3 1 1 1 0 0 0 1 X { L20	7 }			CONDIZCO
ALLO S	/ OTAT	E2+E3 1 1 1 0 0 0 1 X FA0]	ALLO S		A8 101 01000 { L20				
)		5 • FAOO				_		\					
10		CA 11001010 { FAO	5 · FA	00 · D	U96	3	_	70						
STA	TE /							STA	TE /					
	-						.1		- 1					1
. 🖂					П		1-						Π	
@ 		+ + + + + + + + + + + + + + + + + + + +			+		N	<u>@</u>		1			+	
		comp. DIAGRAMM	A DI TEM	IPORIZZ/	ZIO	NE TIPO 1	1	l	L	COMP. DIA GRAMMA	DI TEM	PORIZZAZ	IONE	TIPO 1
		emiss. TIMING				UCE 460	1	l		emiss TIMING C				UCE 460
		Tole Pappl.					+	├──		approxi- Papol.			•	005 400
GENFO	AL 🚳 ELEC	TRIC Pappl.			T	1			AL 🚳 ELEC			Т	ы	40241370
	-	sez-sec. SPS			1."	140241370			100	sez-sec. SPS			1	LU21.43 #0

ISTRUZIONE - INSTRUCTION TPER - CPER ISTRUZIONE - INSTRUCTION TPER - CPER 1 0 1 0 1 0 0 1 DA-FROM Α9 FASE-PHASE А8 1010100 FASE-PHASE DA - FROM Mastro Schema Schema Pin Comando Mastro Comando Evento - Comment Eventa - Comment Equazione - Equation Equazione - Equation Sch Locat Mac Lacat Clock Sch. Locat Mac.Loca t Clock C012 C01211=CB04A0 V2-→NO C012 CO1211=CB04A0 (DI97A0) (DI97AC 205-1 H3715 T010 205-1 H3715 V2---→NO T010 CO41 CO4111=CB13AO (DI97AO) 200-1 H2014 T010 C041 CO4111=CB13AO (DI97AO) 200-1 H2014 CONTA DA OO CONTA DA OO COUNT FROM GO COUNT FROM OO TO25 CO30 CO3011=CB07A0 (ED70AO) 180-1 H3515 MEM---> RO T025 C030 CO3011=CB07A0 (ED70A0) 180-1 H3515 MEM---→RO AINI AINI CI19 CI1911=CD04A0 T030 CI19 CI1911=CD04A0 (DI29AO) T030 (DI29AO) 185-3 H2713 FORZA IN NO43 185→3 H2713 FORZA_IN NO43 FORCING IN NO43 FORCING IN NO43 T040 C002 C00211=CB04A0 (DI97AO) T030 CI15 207-1 H3614 NI----V2 CI1511=CD03A0 (DI84A0) 188→1 F3315 L1---NO_ T050 C097 205-5 H3701 NO----BO CO9711=ED75AO 1-→NO07 o 15 AINI T070 CI60 CI6011=CD11A0 (DI86AO 197-1 F2615 RO2-→NI4 T070 CI65 CI6511=CD11A0 (DI86AO) 182-3 F2702 RO1--->N13 T040 C002 C00211=CB04A0 (DI97A0) 207-1 H3614 NI---V2 TIO5 CI05 CI0511=CD01A0 (DI87AO) 183-1 F2915 T050 CI32 CI3211=CD05A0 (ED75A0) 192-1 H3815 CUOO CUOOAQ=CMOOAO (DI93AO) 218-7 B0514 Set S000 AINI T070 CI62 CI6211=CD14AO (ED79AO) 213-€ H3212 RO2-→NI2 T070 CI67 CI6711=CD14AO (ED79AO) 190-7 H2401 RO1 --→NI1 TIO5 CIOS CIO511=CDO1AO (DI87AO) 183-1 F2915 NI---L1 TIO6 CIO7 CIO711=ED76AO 180-5 H3501 NI-L3 PCO3 0 TIO6 CUOO CUOOAO=CMOOAO (DI93AO) 218-7 BO514 Set S000 T106 CU10 CU10A0=DI98A0 221-7 B0314 Reset SOCO TIO6 CUO1 CUO1AO=CMO2AO (DI94AO) 219-2 BO416 Set S001 CONDIZ.-CONDIT. A9 1010 1001 CONDIZ.-CONDIT 10101010 ALLO STATO ALLO STATO TO THE TO THE STATE STATE DIAGRAMMA DI TEMPORIZZAZIONE DIAGRAMMA DI TEMPORIZZAZIONE TIPO 1 0 emiss emiss TIMING CHART FORMAT I TIMING CHART FORMAT ! UCE 460 UCE 460 + W/ove fore GENERAL @ ELECTRIC GENERAL @ ELECTRIC 140 24 1370 140241370 sez-sec. SPS sez,-sec, SPS PREGNANA cant. su to. 57 cont. su to. 56 to. 55





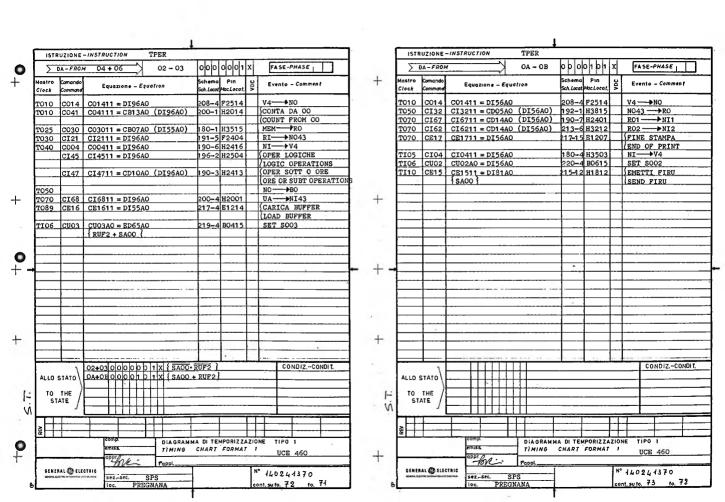
ISTRI	ZIONE	-INSTRUCTION	TPER -	CPER					ISTR	UZIONE	-INSTRUCTION I	NGRESSO - IN	PUT	TPER	R 2	
∑ D	A-FRON	EA	EB	111	0101	1	FASE-PHASE		<u> </u>	A-FRO	м в8	В9	101	1 1 0 0 1	ıΤ	FASE-PHASE
dastro Clock	Comando Command	Equazione - Equ	iation	Schema Sch. Locat	Pin MacLocat	VDC	Evento - Comment	+	Mastro Clock	Comando Commund			Schema Sch.Local	Pin MacLocat.	Š	Evento - Comment
T010	CO12	C01211=CB06A0	(DA25AO)	205-1	H3715	v	2—→NO		T010	C011	CO1111=CB03A0	(DI40AO)	206-7	H3301	,	/I—→NO
		CO9711=CB18AO	(DI11AO)	205-5	H3701	1-	→NQ07_0_15		T010	C041	CO4111=CB13A0	(DI40A0)	200-1	H2014	_(0	CONTA DA CO
	C096	CO9611=CB18AO	(DI11AO)	212-4	H2914	1.	→NO06 0 14									COUNT FROM OO
	C095	CO9511=CB18AO	(DI11AO)	206-6	н3616	11.	→NO05 0 13		T010	C040	C04011=EC17A0		193-1	H2215	- 10	CONTA MENO
	CO94	CO9411=DI11BO		213-4	H3214	1-	—→NOO4 O 12				{ L205 }				Ü	DECREASING COU
	C093	C09311=CB17A0	(DI11BO)	213-2	H3215	11-	→NOO3 O 11		T025	C031	CO3111=CB10A0	(EC21A0)	207-4	H3601		RO → MEM
	C092	CO9211=CB17A0	(DI11BO)	213-5	H3216	1.	→N002 0 10				FA01 • L20	6_}				
	C091	CO9111=DI11BO		209-4	H3101	1	N001 0 09		T030	CI15	CI1511=CD00A0	(EC19AO)	188-1	F3315	$\equiv b$	L1—→NO
	C090	C09011=CB16A0	(DI11AO)	211-7	нзоо1	_ 1	NOOO O O8			1	L204 }				\Box	
T010	C040	CO4011=CB11A0	(DI11BO)	193-1	H2215	(c	ONTA MENO		T030	CI41	CI4111=EC19A0		195-1	F3715	(0	CONTA DA OO
						(D	ECREASING COUNT				{ L204 }				R	COUNT FROM OO
TQ10	CO41	CO4111=CB11AO	(DI11BO)	200-1	H2014	(c	ONTA DA OO	+	T030	CI40	CI4011=EC19A0		194-1	F3615	- 60	CONTA MENO
							OUNT FROM OO				{ L204 }				Ü	DECREASING COU
T025	C031	C03111=ED92A0		207-4	H3601		O—→MEM		T030	CI12	CI1211=EC26A0		187-1	F3215		V2→NO
		[L207 + PC01]									1204 · L20	6 }			\top	
T030	CI11	CI1111=DI11BO		186-1	F1815	v	1→NO		T040	C001			206-3	H3313	٦,	NI—→VI
T040		C00211=CB05A0	(DI11AO)		H3614		I>V2			1,	(EC20AO)	155.35.77			7	
T050	CI32	CI3211=CD05A0	(DI82AO)		H3815		043—→R0					·AIGI) . L206			\top	A
		CEO611=ED88AO			G1807		B SET ERR CAN1		T050	CT34	CI3411=EC18A0	11104/- 1100	193-3	H2202	٦,	NE → RO
		{L207 }					NABLE SET ERR CAN1	+-		1	1206	1.0		1,000	7	.b FRO
TIO6	C184	CI84AO=ED89AO		218-2	B0516		eset FIO4		T050							NO → BO
		RAC1 + 1207			7.2.1.	_1**			T070	CT67	CI6711=EC28A0		190-7	H2401		RO1-→NI1
TIO6	CI75	CI75AO=CD18AO	(ED91A0)	201-7	B0714	S	et FIO5				{ FA01 · L20	6	. 20-7	1.5-10.1	-1	39.1
		RIG3.L207+RIG		1	/	7			T070	CT66	CI6611=EC29A0		185-6	H2716	1	RO1—→NI2
	CE19	CE1911=ED90A0		215-14	H1811	R	eset SEL CAN3				FA01 · L204 ·	1,206	CO.7N	m=/.iv	7	
		RAC1 · PCO3		1		7			то80	CE18	CE1811=EC19A0	200_2	214-1	H1715	10	AB RESET RIAP
TIO6	CUOO	CUOOAO=DI11AO		218-7	B0514	s	et \$000		1	7	{ L204 }		رسجورع	m		ENABLE RESET R
TIO6		CU13AO=CMO8AO	(DI82AO)		D1115		eset SOO3	+		CEOS			014_5	H1701		AB SET ERR EST
				1	77				<u> </u>	1 2203	{PC12 · L20		-14-2	111/01		ENABLE SET EXT
	_											<u> </u>		1	-	MADES OF BAL
		E2+E3 1111 000	TIT	1		-	CONDIZCONDIT.	1.00					تنسنا	2 4	-	
	1	E2+E3 1 1 1 0 0	11X				CONDIZCONDII.		1	1		 				CONDIZCO
ALLO S	OTAT	- 11 11 1	+++						ALLO S	OTATE		++		<u> </u>		
)		++						l			++				
10 514			++						T0 STA			+++				
312	1 1		+++						314	1						
		<u> </u>						1				<u>Ш.</u>			_	_ <u></u> _
						-1-1		1-		1						
≩ — -		 	+++			+		14	Q	 					+-	
		comp.	DIAGRAMM	A DI TE	4PORIZZA	ZIONE	TIPO 1	V			comp.	DIAGRAMMA	DI TEI	APOPIZ ZAZ	LIONE	TIPO 1
		emiss.			FORMAT		UCE 460				emiss.			FORMAT		UCE 460
		appr/					338 400	+			appro c					- 000 700
	_	appr mi	Pappl			_				_	appr for	Pappl				
GENER	IL 🚳 ELE	Sez-sec. SPS				N°	140241370		GENER	AL @ ELE	SEZ-Sec. SF				N°	140241370
	- · · · · · · · · · · · · · · · · · · ·	Perver, SPS	NA NA			1	su to 62 to 61		1		loc. PREGNAN	٥			i	suto 63 to 6



ISTR	UZIONE	-INSTRUCTION TPER -	I	GRESSO I	NPUT %	100	ISTR	UZIONE	-INSTRUCTION TPER -	INGR	esso inp	JT
Σ	A-FRO	4 B9 B1	101	10001	FASE-PHASE		Σ	A-FROI	м В9 В1	101	1 00 0 1	FASE-PHASE
dastro Clock	Comando Command	Equazione — Equation	Schema Sch.Locat	Pin U MacLocat A	Evento - Comment	+	Mastro Clock	Comando Command	Equazione – Equation	Scheme Sch. Loca	Pin C	Evento - Comment
T010	C011	CO1111=CBO3AO (DI35AO)	206-7	н3301	VINO		TI06	CU03	CUO3AO=CMO5AO (DI35AO)	219-4	B0415	Set 5003
T010		CO4111=CB13AO (DI35AO)	200-1	H2014	CONTA DA OO		TIO6		CU10A0=CM11A0 (DI35A0)		B0314	Reset SOOO
					COUNT FROM OO	l						11 12
T010	C040	C04011=EC32A0	193-1	H2215	CONTA MENO							100
		L205	10		DECREASING COUNT							4 14
T025	C031	CO3111=EC31A0	207-4	H3601	RO → MEM	l	L	l	N R 2	1		34
		} FA01 }					L	L	*			
T030	CI15	CI1511=CD02A0 (EC33A0) FA01 }	188-1	F3315	L1—→NO		1141		17			
T030	CI12	CI1211=EC31A0	187-1	F3215	V2>NO			le .		1		
		{ FA01 }							142			100
T030	CI41	CI4111=CD09A0 (DI35A0)	195-1	F3715	CONTA DA OO	+		L				
			L		COUNT FROM OO						LII.	1
T030	CI40	CI4011=DI35B0	194-1	F3615	CONTA MENO							- 11 112
					DECREASING COUNT					1		4.5
T040	C001	C00111=EC31A0	206-3	Н3313	NIINI		- 47	L				
		[FA01]	L			100		L				
T050		TRASFERISCE NO IN BO SE	 -	<u> </u>	NO—→BO		ļ		1, 11	 .	<u> </u>	
	ļ	MANCA CI33	↓	<u> </u>		7.9	ļ	<u> </u>		<u> </u>		6
	1	IF CI33 IS ABSENT TRANSFER	2			- +-	4	ļ		 		7 -
		NO→BO	1		_		<u> </u>				 -	14,
T050	CI33	CI3311=EC31A0	185-7	H2701	NO21→RO		ļ	ļ		 	├ ──-	
	+	1 FA01 }	+			l	<u> </u>	<u> </u>		_	 	
T080	CE18	CE1811=DI35B0	214-1	H1715	(AB RESET RIAP		<u> </u>	ļ		1	├	
MTO 5	0705				ENABLE RESET RIAP		<u> </u>			₩		ļ
T105	0105	CIO511=CD02A0 (EC33A0)	183-1	F2915	NI-→L1	1	-	-		<u> </u>	 -	
mTO6	0774	{FA01 }	L		 		—			 		
TIO6		CI71AO=DI35AO		D1214	Set FIO1	+				\vdash	\vdash	
1100	10187	CI81A0=EC31A0	204-9	D1314	Reset FIO1		├ ──	 		 	 	
		i FAQ1					<u></u>					
	1				CONDIZCONDIT.			1				CONDIZCONDIT
ALLO S	OTATE						ALLO S	/ OTAT				
)					l	l)	I			
10		┡╼┈═╂┼┦╂╂┼┦╏					ΤO					
51	ATE /	┠══╸╏╂┼╏╏┼┼╁┼				. 1-	ST	4E /				
		<u></u>						-				
\Box	1					N						
원	+			H								
	*	Comp. DIAGRAMM	A DI TEI	IPORIZ ZAZIO	NE TIPO 1	1			COMP. DIAGRAMM	A D/ TE	(PORIZZAZIO	NE TIPO 1
		emiss. Timing		FORMAT		7					FORMAT	
		Pappl.				+			appr. / A			
CENER	AL 🚳 ELE			Ti	° 140241370			AL @ ELEC			т.	
		sez sec. SPS			C 11.0011270		1 GENER	AL GIO ELEC	CIRLE I		- 1 1	140241370

ISTRU	ZIONE	-INSTRUCTION TPER -	INC	RESSO	IN		ISTR	UZIONE	-INSTRUCTION	TPER -	บร	CITA O	UTPU	T
> D/	4 - FROI	01	000	9000	1	FA SE-PHASE	Σ	A-FROM	4	01	000	olddo	1	FASE-PHASE
astro (Comando Command	Equazione - Equation	Schema Sch. Locat	Pin MacLocal,	VDC	Evento - Comment +	Mastro Clock	Comando Command	Equazione – Equ	ation	Schema Sch, Locat,	Pin MacLocat	νoς	Evento - Commen
r010	CO13	CO1311=DI54AO	205-4	H3703		V3NO	T010	CO13	CO1311=DI54AO		205-4	H3703		V3→NO
r010	CO41			H2014		CONTA DA OO	T010	C041	CO4111=CB13A0	(DI54AO)	200-1	H2014		CONTA DA OO
				ļ		COUNT FROM OO					<u> </u>			COUNT FROM OO
PO10	C040	CO4011=EC35A0	193-1	H2215	_	CONTA MENO	T010	_C040			193-1	H2215	1-4	CONTA MENO
		RIND 1			-	(DECREASING COUNT			{ RIND }		 		ш	DECREASING CO
025	C031	CO3111=EC36A0	207-4	H3601	⊢	RO → MEM	T025	C030	CO3011=CB08A0 { RUSC }	(CBOSAO)	<u> 180-1</u>	H3515	\vdash	MEM—→RO
	ano-	RUSC	 		⊢	(4 p. gpm, ppp, pgm	T030	CI17			1000 -	D1104	╁╾╂	L3—→NO
	CEUS	CEO511=EC39A0 { PC32 • RUSC }	 14= 5	H1701	-	AB SET ERR EST	T030		CI4/11=D154A0 CI4111=CD09A0	(DTE 440)		D1104		
030	CT12	1 PC32 • RUSC (CI1711=DI54A0	h22- =	D1104	+	ENABLE SET EXT ERR L3 → NO	1030	0141	CI4111=CDOARO	(DT24VO)	ו-כצון	F3/15		CONTA DA OO COUNT FROM OO
030		CI4111=CD09A0 (DI54A0)		F3715	\vdash	CONTA DA OO	T030	CT40	CI4011=DI54A0		194-1	F3615		COUNT FROM OU
. 050	V-71	014111=0003A0 (D1)4A0)	1.27-1	12/12	t-	COUNT FROM OO +	1.000	0240	<u> </u>		1-24-1	2012		DECREASING CO
030	CI40	CI4011=DI54A0	194-1	F3615		CONTA MENO	T040	C003	C00311=DI54A0		217-11	F1213	11	NI—→V3
			72.1.1		-	DECREASING COUNT	T050				T	_ · _ · ·	17	NO-→BO
040	C003	C00311=DI54A0	217-13	F1213		NIV3	T080	CE18	CE1811=DI54AO		214-1	H1715		AB RESET RIAP
050			1			NO>BO								ENABLE RESET I
050	CI34	CI3411=EC36AO	193-3	H2202		NE→RO	TI06	C107	CI0711=DI54A0		180-5	H3501		NI→L3
		RUSC }			L		TI10	CE13	CE1311=EC37A0		215-8	H1806		(INVIA TU20 CAL
2065	CE14	CE1411=EC36A0	210-11	F2216		INVIA TU30 CAN3			{ RUSC }	1.50			\sqcup	SEND TU20 CAN
		RUSC }	+	l		SEND TU30 CAN3 -	- PIPO	CEOO	CE0011=EC37A0		214-6	H1705	\sqcup	RO → RA
080	CE18	CE1811=DI54A0	P14-1	H1715	-	(AB RESET RIAP			RUSC }		1-		1-1	
106	CTOT	GTOGAA DTEAAG	100 5		 -	ENABLE RESET RIAP							\vdash	
106 110		CIO711=DI54AO CE1211=EC38AO		H3501 G1813	\vdash	NI→L3 (INVIA TU10 CAN3		l			1	 	+	
110	CEIZ	RIVA · RUSC	512-6	G1813	\vdash	SEND TU10 CAN3	-	 -	-	*	┨──		+1	
		(KIVA - ROSC)				(SEND TOTA CANS								
			-								ļ		+	
						+								
											- 51100			
	1					CONDIZCONDIT.		1						CONDIZCO
ALLO SI	OTAT	 					ALLO S	OTATE		-				
))						
TO T		┠╼══╂╫╫╫╫┼┼┼┼					TO STA		┣┈┈┋┋ ┼┼┼┼┼	++				
٠.٨١		- 				- 1			 	++				
			T		П					++			ΤТ	
,H		 - - - -			1+	+ +	٨	 	 	++			╁┼	1 -
		Icomp.					2	L	ICOMP.					
		DIAGRAMM							comp.	DIAGRAMMA				
		IIMINO	CHART	FORMAT		UCE 460 +		- 8	anne d	TIMING	CHART	FORMA	,	UCE 460
		appl							we-	Pappi				
	L 🚳 ELEC				TN	140241370	1	AL 🕝 ELEI					1110	140241370

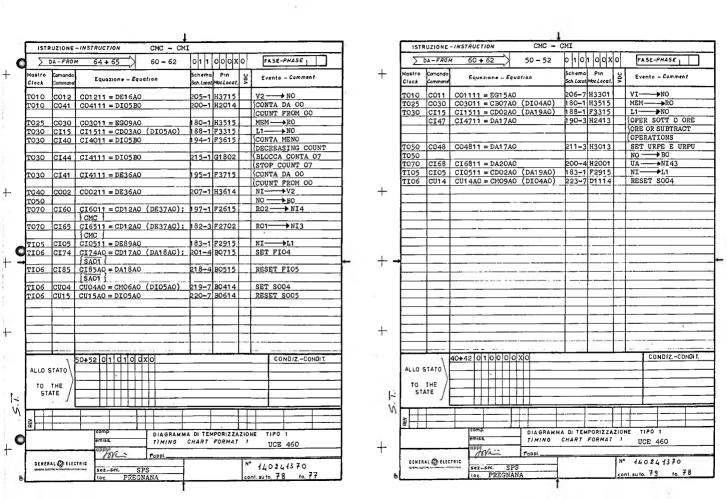
ISTRU	ZIONE -	INSTRUCTION	TPE	er		ý		1	L.	ISTRI	UZIONE	-INSTRUCTION TPER			
> 0	A-FROM		OC OE	000	0 1 1 X C	FASE-	PHASE	1		> o	A – FROI	M OC + OE 04 - 06	000	0 0 1 X 0	FASE-PHASE
stro ock	Comando Command	Equazione – Equ	ation	Schema Sch.Locat	Pin MacLocat,	Evento	- Comment	1 -		astro lock	Comando Command	Equazione — Equation	Schema Sch.Locat	Pin O MacLocal,	Evento - Cammen
010	C014	CO1411=DI51AO		208-4	F2514	V4→1	NO	1	T	010	CO14	C01411 = DI96A0	208-4	F2514	V4→NO
010		CO4111=CB13AO	(DI51AO)		H2014	CONTA I		,	T	010	CO41	CO4111 = CB13AO (DI96AO)	200-1	H2014	CONTA DA OO
	-3317	00 (111 00 1010	1-421042			COUNT									COUNT FROM OC
010	CO4D	CO4011=ED61A0		193-1	H2215	SCONTA 1	MENO		T	025	C031	CO3111 = CBO9AO (DI89AO);	207-4	H3601	RO → MEM
	00,10	PELM		1			SING COUNT	i.				[SA01]	(
025	C031	CO3111=CB09A0	(DT51AO)	207-4	н3601	R0			Т	025	C030		180-1	H3515	MEM—→RO
		CEO511=ED60A0			H1701		ERR EST	- 1	F	,	1000	{ SA01 }		-107.7	
	0202	{ PC22 }		1515	*****		SET EXT ERR	99	T	030	CI21	CI2111 = DI96A0	191-5	F2404	RI NO43
240	CODA	C00411= D151A0	-	190-6	H2416	NI				040		C00411 = DI96A0		H2416	NIV4
250		CI3411=DI51A0			H2202	NE →I								H3815	N043 → RO
50	4154	OTO- I I PCTO INO		1,53-3	HEEVE	NO			1	الرات	1222	SAO1	1221	,	UN - CF-011
70	CT65	CI6511=CD11A0	(DI51BO)	190 2	F2702	RO1			1 10	050		TRASFERISCE NO IN BO SE MAN-	\vdash	 	NO→BO
70		CI6011=CD11A0	(DI51BO)			RO2			+ 1	.050	<u> </u>		l		INO <u>→ BO</u>
80		CE1811=DI51AO	(DISTBO)		F2615				- H		—	CA CI32	-	 	-
,0U	CETO	CETOTI =DISTAC		214-1	H1715		T RIAP				-	IF CI32 IS ABSENT TRANSFER	├		
	GTOO	OTOGAA DICANO					RESET RIAP					NO BO			77.4 A NTT 40
06		CI0911=DI51A0			H3704	N143-			T	070				H2001	UA →NI43
06	CU13	CU13AO=ED6OAO		223-4	D1115	Reset S	5003		-		CI45	CI4511 = DI96AO	196-2	H2504	OPER LOGICHE
		PC22			<u> </u>				1				- —-		(LOGIC OPERATI
_	i			1	! ——⊢				. L		CI47	CI4711 = CD10A0 (DI96A0)	190-3	H2413	OPER SOTT O
				-				-	-						ORE OR SUBT OF
									T	106_	CUOO	CUOCAO = ED64AO	218-7	B0514	SET SOOO
				1					L			(UAZO + ERAR + FINO) · SAO1			
				1			140		T	106	CUO1	CUO1AO = CMO2AO (DI5OAO)		B0416	SET SOO1
				J					т	106	CU12	CU12AO = DI5OAO	224-9	D1014	RESET SO02
						_l			L			1	L		
						į .							<u> </u>		
													1		
						1			+ -						
_									,				()		,
		- 27.55.65													
_		04+06 0000001		- 1	1	1 00	NDIZCONDIT.		=			02+03 000000011x			CONDIZCO
	1	04+06 1010 0 0 0 1	X d PC2	2 1			INDIZCONDIT.		- 1		1	02+03 0 0 0 0 0 0 1 X			CONDIZCO
LO S	/ OTAT	 	1-1						- 1	ALLO S	OTAT	├──┼ ┤ ┤ ┼┼┼			
70)								- 1)	╟──┼┼┼┼┼┼┼┼┼			
TO STA			 - - - - - - - - -							TO		 			
317	' J	 							1-	STA	1				
		<u></u>	<u> 111</u>						w		-				
1									VI -				=		
-		+	+1				 - - 		l g	₽ }-					
		Jcomp.	DIAGRAMM	A 01 TT	400D17717	IONE TIPO	1,		ľ	-	L	Icomp Discount	DI 75	PORIZZAZIOI	NE TIPO I
		emiss			FORMAT		CE 460		, .					FORMAT 1	UCE 460
		appr. for	Pappl.						+ -			Pappl.			905 400
ENER	LL @ ELE		гаррь.			Nº 14024	12.70			GENERA	IL 🚳 ELE			I No	140241370
		sez-sec. SPS													



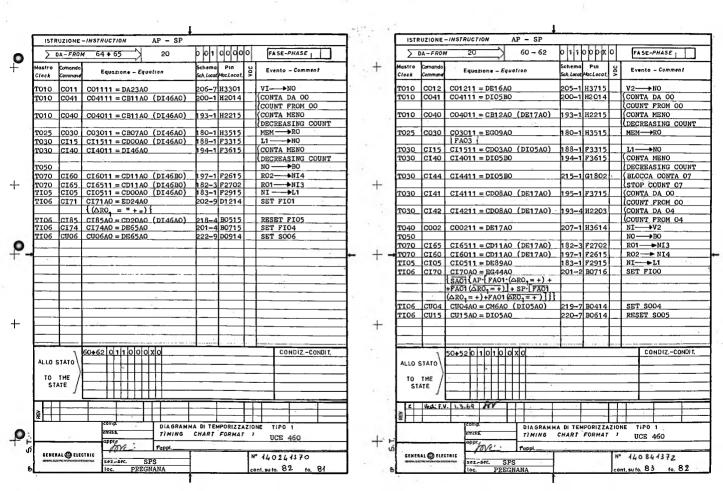
		-INSTRUCTION MVI - MVC	6 4	اماماه	ارا	FASE-PHASE	-	1	DA - FRO	-INSTRUCTION MVI - MVC	011	ооох	0	FASE-PHASE
> D	A-FRON	TRASEA-APHASE 64 - 65	4	0010	٠.	PASETFRASE		<u> </u>	_			_—		PASE-PHASE
Mastro Clock	Comando Commune	Equazione - Equation	Schema Sch.Locat	Pin MacLocat	VDC	Evento - Comment	+ .	Mastro Clock	Comando Command	Equazione - Equation	Schema Sch.Locot	Pin Mac.Locat,	Ϋ́DC	Evento - Commer
TO30	CI15	CI1511 = CD00A0 (DE09A0)	188-1	F3315		L1NO	-	T010	C012	CO1211 = DE16A0	205-1	H3715		V2→NO
		[MVI]						T010	C041	CO4111 = DI05B0	200-1	H2014		CONTA DA CO
T050	CI33	CI3311 = CD06A0 (DE09A0)	185-7	H2701		NO21→ RO	_							COUNT FROM OC
		{MVI }	_		Ш			T025	C030	C03011 = EG09A0	180-1	H3515	1	MEM—→RO
	C049	CO4911 = DIO6A0		H2915	1	RES URPE E URPU				1 MVC 1	-		1-1	
T070	CI60	CI6011 = CD11A0 (DE09A0)	197-1	F2615	\square	RO2 NI4	4	T030	CI15	CI1511 = CD03A0 (DI05A0)		F3315	1-1.	L1 → NO
		\MVI {	_				4	T030	CI40	CI4011 = DI05B0	194-1	F3615	1 1	CONTA MENO
T070	CI65	CI6511 = CD11AO (DE09AO)	182-3	F2702		RO1 NI3	4	L			L		1 19	DECREASING CO
		{MVI }	+				-	T030	CI44	CI4411 = DI05B0	215-1	G1802		BLOCCA CONTA
T105	CIO5	CIO511 = CDOOAO (DEO9AO)	183-1	F2915	\vdash	NI L1	-1.	2006	107.46		105 -	2024		STOP COUNT 07
		\MVI\	204 5	2004.4		DECEMBER COOC	- 10	T030	CI41	CI4111 = DE36A0	1.95-1	E3715		COUNT FROM OC
	CU10	CU1OAO = DIOGAO		B0314 D1014		RESET SOCO	+	T040	C002	C00211 = DE36A0	h07 1	H3614		NI V2
TIO6_	CU12	CU12AO = DI06AO	224-9	PIVIA	+	KESET SUUZ		T050	10002	COOSTI = DEJONO		113014	1	NO →BO
					-	4 1	-	T070	C160	CI6011 = CD12AO (DE37AO)	197-1	F2615	1 1	RO2
			1				1	10,0	15100	MVC {	7/:21	20.7	1 1	
			_		Н		7	T070	CI65	CI6511 = CD12AO (DE37AO)	182-3	F2702	1-1	RO1 →NI3
			1		\vdash		1	10/0	12207	MVC]	. 02-3	. 2,52	\Box	KO1 PAIS
			—					TI05	CIO5	CIO511 = DE89AO	183-1	F2915	\sqcap	NI
			1		П	<i>Y</i>	+ + -	TIQ6	CU04			B0414	T	SET SO04
							1100	TIO6	CU15	CU15AQ = DIO5AO		B0614		RESET SOO5
							1	TIO6	CU14	CU14AQ = CM09AQ (DA13AQ)		D1114	\Box †	RESET SOO4
							_							
			4	1	Ш		-1	L	ļ		L	L	\sqcup	
			-							<u> </u>		ļ	Ш	
			1	-	Ш		4	<u> </u>	**				\sqcup	
			+		╁╼╂		+	1		 	<u> </u>		\vdash	
			+			-	-	ļ	 		<u> </u>	ļ .	∤ -∤	
						man i communica primi and an annual an ann				CONTRACTOR OF THE CONTRACTOR O		13 6	1	
	1	50+62 0 1 1 0 0 0 X 0				CONDIZCONDIT.			1	40+42 01 0 0 0 0 X 0				CONDIZ.~CO
ALLO S	/ OTAT						4	ALLO S	OTATE					
	\							1).					
TO 1							1-							
STA	'E /						\\\	STA	ATE /	 				
									-	<u> </u>				<u> </u>
\Box		+ +			₩.	 	-1				-		Н	
≩├ ┤ ┤		 			\vdash		-1		 				\vdash	
		COMP. DIAGRAMM				IE TIPO 1	7	F		COMP. DIAGRAMMA	DI TEM	PORIZZA	ZION	E TIPO 1
		emiss. TIMING				UCE 460	1	1		emiss Timing C				UCE 460
		appr Pappl.					+	-		applo Pappl				202 400
CENES.	L 🚳 ELEC				7 200		┥ ``	CENED	AL 🚳 ELEC				TNo	140241370
	T ACC ETER	sez-sec. SPS			l u.	140241370		BEHER	we fill etter	sez-sec. SPS			110	41.091.1230

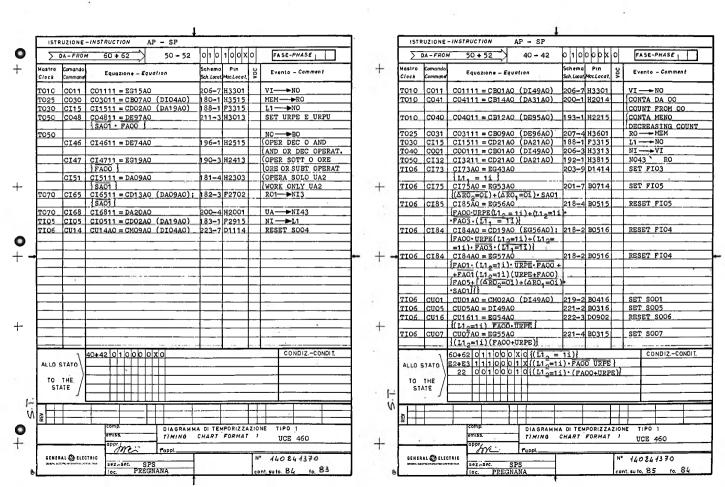
ISTR	UZIONE -	INSTRUCTION 1	MVI - MVC						ISTR	UZIONE -	-INSTRUCTION CMC - CMI				
Σ	DA-FROM	60 + 62	40 - 42	010	0 0 0 x	0	FASE-PHASE		Σ	A-FROM	FASEA-APHASE 64 - 65	0 1 1	0 0 1 0 x	[ASE-PHASE
lastro	Comando Command	Equazione – Equ	ation	Schema Sch.Locat	Pin Mac.Locat,	VDC	Evento - Comment	+	Mastro Clock	Comando Command	Equazione — Equation	Schemo Sch. Loca	Pin e	E	vento - Comment
010	C011	CO1111 = CB01A0	(DI49AO)	206-7	H3301	П	VINO		T030	CI15	CI1511 = CD00A0 (DE09A0)	188-1	F3315	L1	—→ NO
010	C041	CO4111 = CB14A0		200-1	H2014		CONTA DA OO				{CMI }				
							COUNT FROM OO		T050	CI33	CI3311 = CD06A0 (DE09A0)	185-7	H2701	NO	21 > R0
025	C031	CO3111 = CB10A0	(DA14A0)	207-4	H3601		RO → MEM				CMI }				
030	CI15	CI1511 = CD21A0		188-1	F3315		L1NO		T065	C049	CO4911 = DIO6AO	212-2	H2915	RE	S URPE E URP
040	C001	C00111 = CB01A0			H3313		NI — VI		T070	CI60	CI6011 = CD11AO (DE09AO)	197-1	F2615		2→NI4
050	CI32	CI3211 = CD21A0			H3815		NO43 → RO				CMI				
106	CU07	CUO7AO = EG52AO			B0315		SET SOO7		T070	CI65	CI6511 = CD11AO (DE09AO)	182-1	F2702	RO	1→NI3
100	10007	11 - 1.			100313		BHI BOO7				CMI		1		
106	CUO1	$\{L1_{2,1} = 1_i\}$ CUO1AO = CMO2AO	(DT4940)	210-2	B0416	\vdash	SET SOO1		T105	CIOS	CIO511 = CD00A0 (DE09A0)	183-1	F2915	NT	—→L1
106		CU05A0 = CM02A0	(DIASHO)		B0316	+	SET SOO5		1	1020	CMI }	1,00	1	1 112	
106	10005	C005A0 = D149A0		221-2	50310	-	351 3002	+	TIO6	CU10	CU1OAO = DIOGAO	221-	B0314	PE	SET SOOO
	-			-				7	TI06	CU12	CU12AO = DIOGAO		D1014		SET SOO2
	-					-			1100	10012	C012A0 = D100A0	224-	01014	- 100	351 3002
	_					-			-	1		+		+-	
				-										+	
						\vdash								-	
							-	+-				<u> </u>		·	
						-	·					₩		1	
				-									1	<u> </u>	
													1		
										1					
												†	t t	1	
				1		-		1		†		†	 	1	
				+		-		+				 	 	+	
						ll						· 	 -		
						. 4			_					-	return -
	1	E2-E3 1 1 1 0 0 0	1 X 1110 .	= 1,	}		CONDIZCONDIT.	,		1	60+62 0 1 1 0 0 0 X D				CONDIZCON
ALLO S		60+62 0 1 1 0 0 0	X O { 1.1	= 1.3					ALLO S	1 1					
ALLO S	1/ 01/16		* C 12.1	- 'i'	-				7000	1710					
TO	THE /				-	_			τo	THE /					f
	ATE /		11					1.		TE /	 				
011	-]		-					(i "	1					
								W	<u> </u>		<u> </u>				<u> </u>
						\Box		.01							
₽ ₩	-		-			1					+		.	\vdash	
-11		[comp.	1		1000177	بليا	7170	•	حلحظ	<u> </u>	[comp.	D. 75			
		emiss,	DIA GRAMM TIMING						1		emiss DIAGRAMM				TIPO 1
			TIMING	CHAHT	FUHMAT	'	UCE 460	+			TIMING	HART	- URMA!	<u> </u>	UCE 460
		appr. fox:	Pappl.					1			Pappl.				
GENER	AL @ ELEC	TRIC	1.499			TNº	140241370		GENER	AL @ ELEC			T	۷° , .	0841370
											sez-sec. SPS				

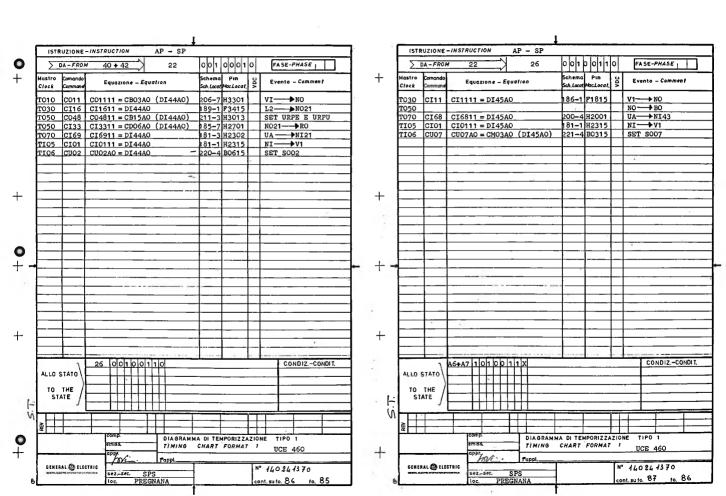
.

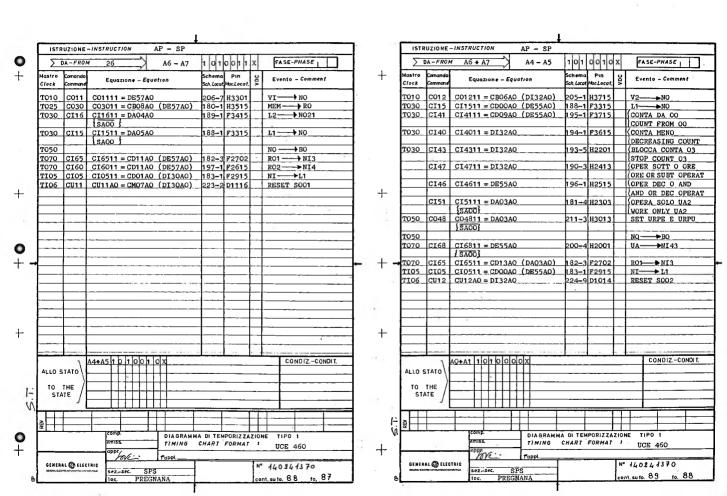


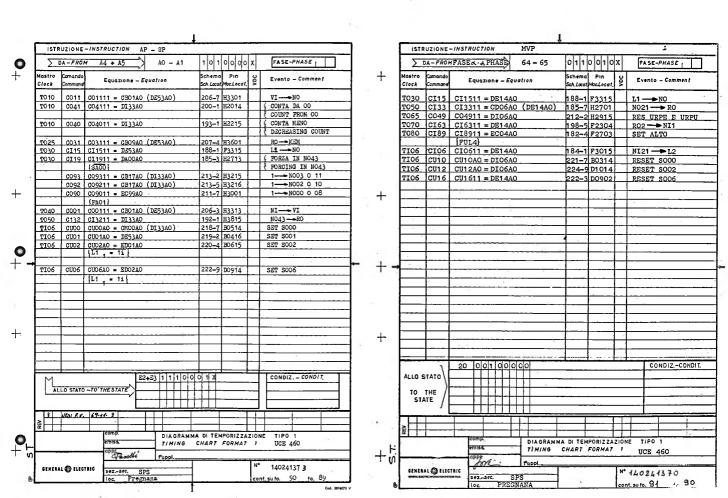
1518	UZIONE	-INSTRUCTION CMC	→ CMI						157	RUZIONE	-INSTRUCTION AP - SP				
Σ)A – FRO	4 50 + 52 4	0 - 42	o i o	ооох	0	FASE-PHASE		Σ	DA-FRON	FASE - A PHASE 64 - 65	0 1 1	0010	x	FASE-PHASE
lastro lock	Comando Command	Equazione - Equation		Schema Sch. Local	Pin Mac.Locat	VDC	Evento — Comment	+	Mastro Clock	Comando Command	Equazione - Equation	Schema Sch.Local	Pın Mac.Locat	VDC	Evento - Comment
010	CO11	CO1111 = CB01A0 (D	149AO)	206-7	H3301		VINO		тозо	CI15	CI1511 = DE14A0	188-1	F3315		L1-→NO
010	CO41	CO4111 = CB14AO (D			H2014		CONTA DA OO	-	T050	CI33	CI3311 = CD06A0 (DE14A0)	185-7	H2701		NO21→RO
		•				T	COUNT FROM OO	1	T065	CO49	CO4911 = DIO6AO	212-2	H2915		RES URPE E UR
030	CI15	CI1511 = CD21A0 (D	A21A0) 1	88-1	F3315		L1─→NO	-	T070	CI63	CI6311 = DE14A0	198-5	F2304		RO2-→NI1
040	C001	C00111 = CB01A0 (D			H3313		NI—→NI		TIO6	CIOE	CIO611 = DE14A0	184-1	F3015	\Box	NI21→L2
050	CI32	CI3211 = CD21A0 (D			H3815		NO43 → RO		T080	CI89	CI8911 = ECO4AO		F2703		SET ALTO
106	CI75	CI75AO = EG51AO			B0714		SET FIO5	4			{FUL4 }			П	
		(△RO = Oi) }	f		-5/			1	TIO6	CU10	CU10A0 = DI06A0	221-7	B0314		RESET SOOO
TOS	CI84			18_2	B0516	Н	RESET FIO4	7	T106	CU12	CU12AO = DIO6AO		D1014	\Box	RESET SO02
-00	2104	{URPE }		-10-2	واريد		VPANT L'TA-		TIO6		CU1611 = DE14A0		D0902		RESET SOO6
106	CU07	CUOZAO - POECAO		201 1	B0315	Н	SET SOO7	-	1	120,3	00.0.1-00.400	1	-0,02	1 1	
100	1000/	$\begin{cases} (L1_{2,4} = 1^1) + (\Delta) \end{cases}$	PO - oi V	S1-4	100313	-	381 300/	+	1	1-1		-	t	+	
106	CUO1	$\frac{1}{2} \frac{1}{4} = \frac{1}{2} + \frac{1}{2} \frac{1}{4} = \frac{1}{2} \frac{1}{4} + \frac{1}{2} \frac{1}{4} \frac{1}{4} = \frac{1}{2} \frac{1}{4} + \frac{1}{2} \frac{1}{4} \frac{1}{4} = \frac{1}{2} \frac{1}{4} + \frac{1}{2} \frac{1}{4} = \frac{1}{2} \frac{1}{4} = \frac{1}{2} \frac{1}{4} + $	T4040\		DO 44		6DM 0004	T	1	11		 	-	++	
					B0416		SET SOO1	-				-	_	+	
106	CU05	CU05A0 = DI49A0		221-2	B0316	-	SET SO05	-	-	+		 	_	+	
		-							 	1		-		+	
	l			-				-	<u> </u>	-		 		\vdash	
								-	\vdash	+				\vdash	
					ļ				<u></u>					⊢⊦	
						Ш				 					
								- +-	ــــــــــــــــــــــــــــــــــــــ			<u>.</u>		++	
						\square			1	1		<u> </u>	ļ	↓	otot o
					L			3	L			1		L	
							_	7							
				Ī			-	7						П	
	i i	···					-	-							
					-		-	1						1-1	
			-			H		+			1/1-7-111			1-1	
						Н		T	-	1 1				+	
					·			-		 			 	 - 	
	===			7 19	<u> </u>		enter i Sala anche anne monte.	-		1	10100				
	1	E2-E3 1 1 1 0 0 0 1 X 60+62 01 1 0 0 0 X 0	(L10 1 =	11)	$\pm (\Delta RO =$	0i) CONDIZCONDIT.		1	1	20 0010000				CONDIZCON
LLO S	/ OTAT	60+62 01 1 0 0 0 X 0	(L1 =	1i)	+(\triangle RO =	= 0i)}		ALLO S	/ OTATE					
	\		2.1						1	\					
TO	THE /		-						TO	THE /					
STA	TE /								STA	ATE /					
	1									J					
11	·			_				=	\vdash	-	1 1 1				, , , , , , , , , , , , , , , , , , ,
+		 				+		1 1:	الجل					\vdash	
				\neg		\vdash	+ 	- F-							
		comp. D	IAGRAMMA	DI TEM	PORIZZA	ZIOI	NE TIPO 1	n v			COMP. DIA GRAMMA	DI TEM	PORIZZA	ZIONE	TIPO 1
			IMING CH				UCE 460		I		emiss. TIMING				UCE 460
		Pore: Po					700	+	\vdash		apprior Papple				005 400
			ppl			,								_	
CENER	I 🚱 ELEC	sez-sec. SPS				N°	14024 13 70		GENER	AL @ ELEC	TRIC			N°	140841370



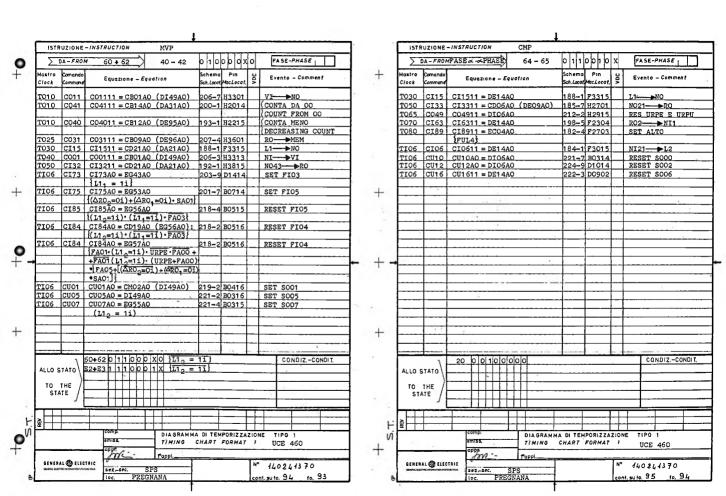


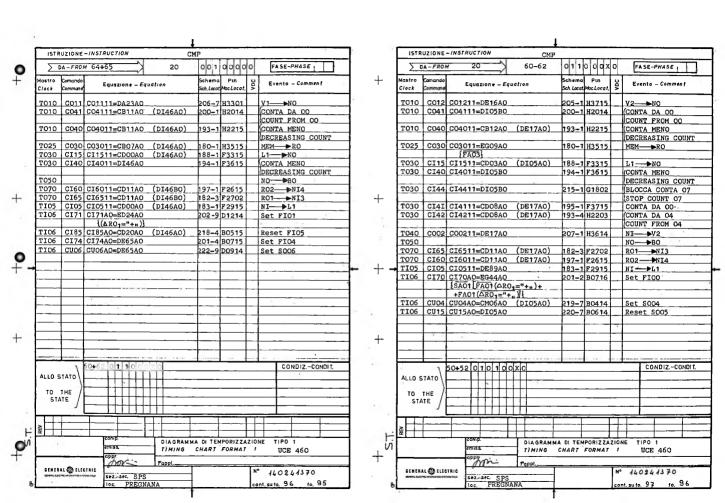




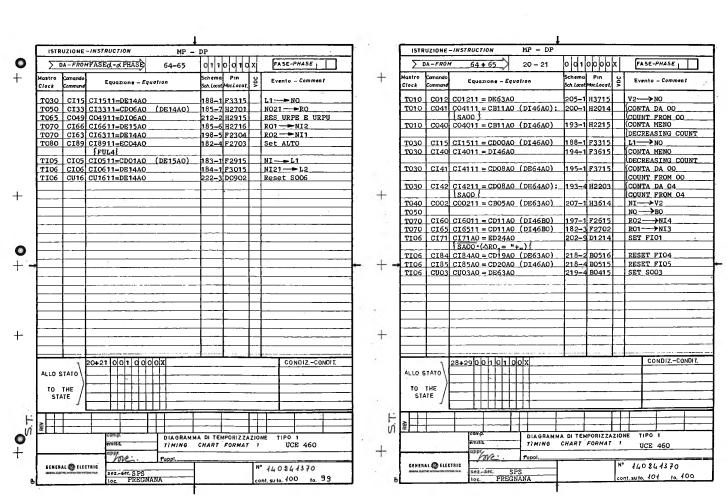


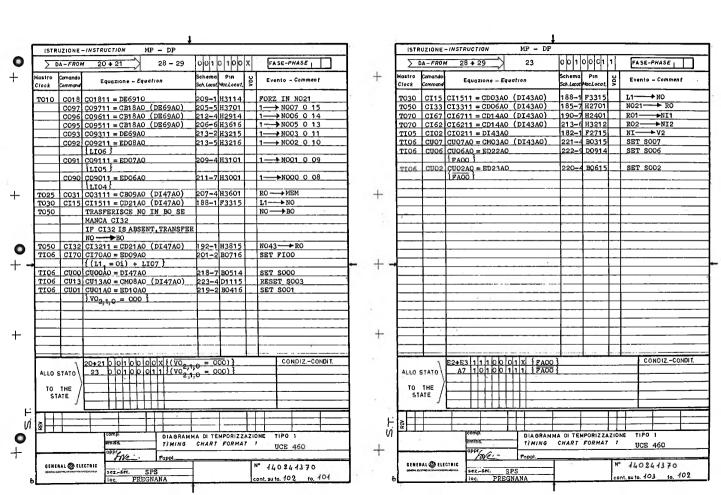
ISTRUZIONE - INSTRUCTION MVP ISTRUZIONE -INSTRUCTION MVP 0 01 000 00 0 1 1 0 0 0 0 X 0 DA-FROM 20 FASE-PHASE DA-FROM 64 + 65 60 - 62 FASE-PHASE 0 Schema Comando Schemal Pin Sch.Locat/Mac.Locat. Sch.Locat MacLocat Equazione - Equation Evento - Comment Equazione - Equation Evento - Comment Clock -Clock Commane TO10 CO12 C01211 = CB06A0 (DA22A0) 205-1 H3715 V2----**>**NO T010 CO12 CO1211 = DE16AO 205-1 H3715 V2----NO TO10 C041 CO4111 = CB11AO (DI46AO) 200-1 H2014 CONTA DA OO T010 CO41 CO4111 = DI05B0 200**-1 |** H201 4 CONTA DA OO COUNT FROM OO COUNT FROM OO T010 C040 T010 C040 CO4011 = CB11AO (DI46AO) 193-1 H2215 CONTA MENO CO4011 = CB12AO (DE17AO) 193⊸1 H2215 (CONTA MENO DECREASING COUNT DECREASING COUNT T025 C030 180-1 H3515 T025 C030 CO3011 = EG09A0 CO3011 = CB07A0 (DI46A0) MEM--→RO 80-1 H3515 MEM------RO TO30 CI15 | CI1511 = CDOOAO (DI46AO) 188-1 F3315 L1-→NO FAO3 TO30 CI40 | CI4011 = DI46A0 194-1 F3615 CONTA MENO TO30 CI15 | CI1511 = CD03A0 (DI05A0) 188-1 F3315 L1-NO DECREASING COUNT TO30 | CI40 | CI4011 = DI05B0 194-1 F3615 CONTA MENO T050 NO → BO DECREASING COUNT C160 T070 CI6011 = CD11AO (DI46BO) 197-1 F2615 RO2--NI1 TO30 CI44 | CI4411 = DI05B0 215-1 G1802 (BLOCCA CONTA 07 T070 CI65 CI6511 = CD11AO (DI46BO) 182-3 F2702 RO1--NI3 STOP COUNT 07 TIOS CIOS CIO511 = CDOOAO (DI46AO) h 83-1|F2915 CI41 CI4111 = CD08A0 (DE17A0) T030 195-1 F3715 CONTA DA OO T106 CI71 CI71A0 = ED24A0 202-9 D1214 SET FIO1 COUNT FROM OO $\{(\Delta RO_n = "+_n)\}$ тозо CI42 | CI4211 = CD08A0 (DE17A0) 193-4 H22O3 (CONTA DA 04 CI85A0 = CD20A0 (DI46A0) TIOS CI85 218-4 B0515 RESET FIOS COUNT FROM 04 TIO6 CI74 CI74AO = DE65AO201-4 B0715 SET FIO4 TO40 C002 | C00211 = DE17A0 207-1 H3614 NI----V2 TIO6 CU06 CU06A0 = DE65A0 222-9 D0914 SET SOO6 TO50 NO------BO T070 CI65 CI6511 = CD11AO (DE17AO) 182-3 F2702 RO1---NI3 T070 CI60 | CI6011 = CD11A0 (DE17A0) 197-1 F2615 RO2-NI4 TIO5 CIO5 | CIO511 = DE89A0 183-1 F2915 NI------L1 TIO6 |CI70 | CI70A0 = EG44A0 201-2 80716 SET FIOO [SAO1 FAO1 (ARO, = "+") + $+ FA01 (\Delta RO_1 = "+")$ TIO6 CU14 CU14A0 = DE93A0 223-7 D1114 RESET SO04 TI06 CUO4 CUO4AO = CMO6AO (DIO5AO) 219-7 B0414 SET S004 TI06 CU15 CU15A0 = DI05A0 220-7 B0614 RESET SOO5 + 60+62 0 1 1 0 0 0 X 0 CONDIZ.-CONDIT. CONDIZ.-CONDIT. ALLO STATO ALLO STATO TO THE TO THE STATE STATE DIAGRAMMA DI TEMPORIZZAZIONE S DIAGRAMMA DI TEMPORIZZAZIONE TIPO 1 emiss. emiss. TIMING CHART FORMAT I TIMING CHART FORMAT 1 UCE 460 UCE 460 GENERAL @ ELECTRIC GENERAL 🚳 ELECTRIC Nº 140241370 140241370 sez .- sec. SPS SPS sez -sec. cont. su to. 92 PREGNANA cont. su fo. 93 PREGNANA

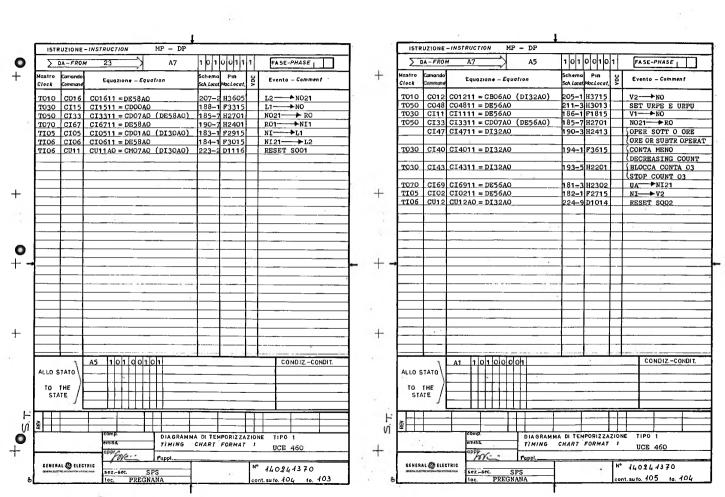


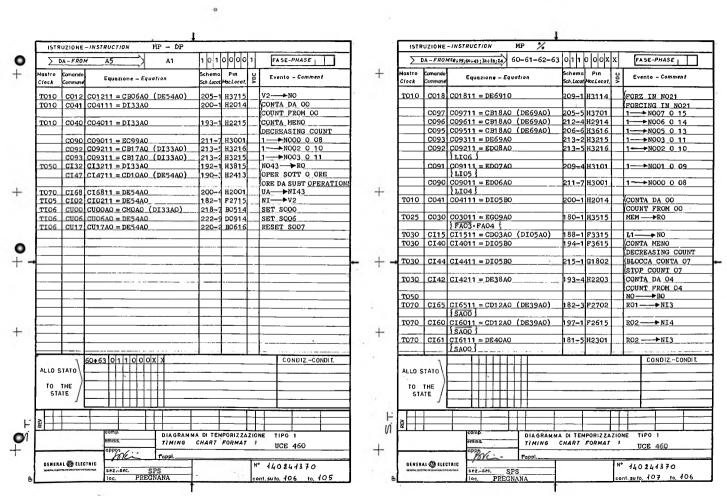


ISTR	UZIONE	-INSTRUCTION	C	MP			4.0		ISTR	JZIONE	-INSTRUCTION CMP			
\	A - FROM	1 60+62	50-52	010	1 0 0 X	0	FASE-PHASE		∑ D	A-FRO	M 50+52 40-42	010000X	ا [5	ASE-PHASE
lastra Clock	Comando Commone	Equazione – Eq	uation	Schemo Sch. Local	Pin Mac.Locat.	VDC	Evento - Comment	1 +	Mastro Clock	Comando Command	Equazione — Equation	Schema Pin Sch.Locat Mac.Locat,	DQ EV	rento – Cammer
T010	CO11	CO1111=EG15A0		206-7	H3301		VI—NO		T010	CO11	CO1111=CBO1AO (DI49AO)	206-7 Н3301	VI-	→ NO
T025		C03011=CB07A0	(DIO4AO)		H3515		MEM—→RQ		T010	C041	CO4111=CB14AO (DA31AO)	200-1 H2014	CON	TA DA OO
T030		CI1511=CD02A0	(DA19AD)		F3315		L1—►NO			Ť				NT FROM OO
T050		CO4811=DE97AO			H3013		SET URPE E URPU	7	T010	C040	CO4011=CB12AO (DE95AO)	193-1 H2215		TA MENO
		SAD1 · FADD					4							REASING CO
T050		1-110					NO▶BO	7	T030	CI15	CI1511=CD21AO (DA21AO)	188-1 F3315		NO
	CI46	CI4611=DE74A0		196-1	H2515		(OPER DEC O AND	-1	T040	C001	C00111=CB01A0 (DI49A0)	206-3 H3313		-vi
	V - 10	02 /0 / 1 22 / 1.19		1.70			DECIMAL OR AND		T050		CI3211=CD21AO (DA21AO)	192-1 H3815		3
	ii	:	i i				OPERATIONS	-	TIO6		CI73A0=EG43A0	203-9 D1 41 4		F103
	CI47	CI4711=EG19A0		190-3	H2413		(OPER SOTT O ORE	7			{(L1,=1i)}	1 1	7**	
	T	FAOO!		1,50-5	1.5		ORE OR SUBTRACT	7	TIO6	CI75	CI75AO=EG53AO	201-7 80714	Set	FI05
		11.11.27			1	-	OPERATIONS	1 . +	1.200	027.5	{(ΔRO ₂ =Oi)+(ΔRO ₁ =Oi)·SAO1}	101-712071-	1000	
	CT51	CI5111=DA09A0		181-4	H2303		OPERA SOLO UA2	- 1	TI06	CT85	CI85A0=EG56A0	218-4 B0515	Pas	et FIO5
		[SAO1]	-	-10,1-5			WORK ONLY UA2	-1	1200	0107	{(L12=1i) · (L11=1i) · FA03}	210-4 20313	1	<u>cc 110)</u>
T070	CT65	CI6511=CD13A0	(DAO9AO)	182-3	F2702		RO1—→NI3	-	TIO6	CT84	CI84A0=CD19A0 (EG56A0)	218-2 B0516	Pac	et FIO4
,-	2	[SAOT]	(2.103.10)	102-3	1. 2.702		KOI PNIS		1.100	0104	{(L1 ₂ =1i)·(L1 ₁ =1i)·FA03{	210-2 20310	1.03	CC 1104
T070	CT68	CI6811=DA20A0		200-4	H2001		UA—►NI43	- 1	TIO6	CTOA	C184A0=EG57A0	218-2 B0516	-	et FIO4
TIOS		CI0511=CD02A0	(DA19A0)		F2915	\vdash	NI-L1	-{	1100	<u> </u>	FA01. (L12=11). URPE.FA00+		Res	et F104
TIO6		CU14A0=CMO9AO	(DIO4AO)		D1114		Reset SOO4	-1	—		+FA01(L1=11) · (URPE+FA00)		+	
1100	55.7	001740-0110340	(DIOTAU)	223-7	<u> </u>	\vdash	Reset SOU4	1 1		_	·}FA01(LT2=11)·(URPE+FA00) ·}FA05+[(\(\Delta\)R02=0i)+(\(\Delta\)R01=0i			
	-			1				+-	1		• SAO1]{ • SAO1]}	1	-	
				+	 	Н		-	TIO6	CUO7		221-4 B0315	 	
					-	\vdash		-	1106	6007	{(L1 ₂ =1i){	221-4 80315	Set	S007
	\vdash		·	+		\vdash		-			V F 1 5= 1 T K	 		
	 					Н		-				 	+-	
				+	 	Н	L.	-				 	+-	
	-+			+	 			-1				 		
	-			+		Н			\vdash				+-	
	 					Н		⊣ +	<u> </u>			 	+	
	\vdash				 	-		-						
				and the								and the same of the same	-	
	1	40+42 010 000	x o				CONDIZCONDIT.			1	60+62 0 1 1 0 0 0 X 0 }(L12	=1 <u>i)</u> 5		CONDIZCO
ALLO S	TATO]	ALLO S	OTAT	E2+E3 1 1 1 0 0 0 1 X 1(L12	=1i)3		
	\								91	1				<u> </u>
TO			III						10	THE /				
STA	TE /								STA	TE /				
	,								1	,				
			TT-			ī		9	\vdash				TT	
à□□]	L					
*	L	comp.				بكيا		4	P C		Isamp		تليا	
		emiss.	DIAGRAMM					1 1	i		DIAGRAMMA	DI TEMPORIZZAZ		TIPO 1
			TÌMING	CHAHT	FORMAT		UCE 460	+ + 5		100	777770	CHART FORMAT	,	UCE 460
		me.	Pappl.					1 0		-	Mis Pappl.			
GENER:	AL 🚳 ELEC	TRIC				N°	140241370		GENER	L @ ELE	CTRIC		Nº 41.	0241370
ODEN, DAY	NEW OWNERS PRO	sez sec. SPS				1		A	immunec	M. NEGRUSON OF	sez-sec. SPS toc. PREGNANA		745	o. 99 10. ⁹



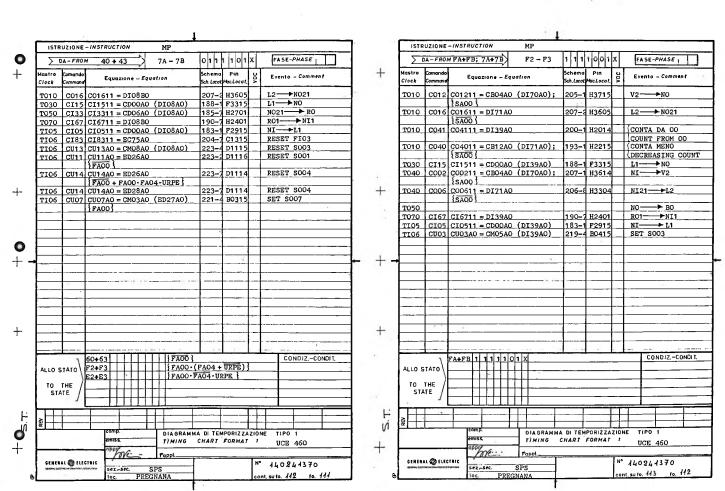






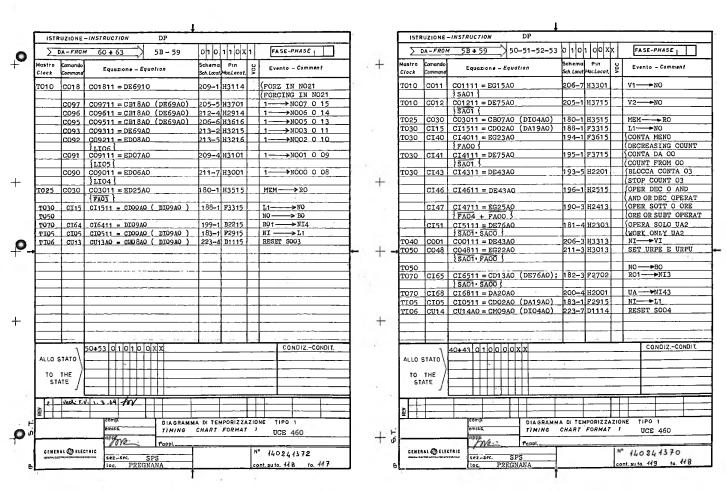
MP ISTRUZIONE -INSTRUCTION MP ISTRUZIONE - INSTRUCTION oo ox x 010110X1 60-61-62-63 0 1 1 FASE-PHASE . 5B - 59 FASE-PHASE DA - FROM #8+ F9 140+45 : 74+ 78:24 DA-FROM 60 + 63 Schema Pin + Comando Sch.Local MacLocal Evento - Comment Evento - Comment Equazione - Equation Equazione - Equation Clock Sch. Locat Mac. Locat, Clock 183-1 F2915 NI----►L1 209-1 H3114 FORZ IN NO21 TIOS CIO5 CIO511 = DE89AO TO10 CO18 CO1811 = DE6910 TI06 CI73 CI7340 = EG14A0 203-9 D1 41 4 SET FIO3 FORCING IN NO21 VO2 1 0 = 000 205-5 H3701 1----> NOO7 0 15 C097 C09711 = CB18A0 (DE69A0)219-4 80415 SET S003 TIO6 CU03 CU03A0 = DE40A0 CO96 CO9611 = CB18A0 (DE69A0) 212-4H2914 → NOO6 0 14 ---→ NOO5 O 13 SAOO C095 C09511 = CB18A0 (DE69A0) 206-6 H3616 219-7 B0414 SET SOO4 TIO6 CUO4 CUO4AO = CMO6AO (DIO5AO) CO93 CO9311 = DE69AO 213-2 H3215 ---→ NOO3 O 11 220-7 B0614 RESET SOO5 TIO6 CU15 CU15A0 = DI05A0 C092 C09211 = ED08A0 213-5 H3216 1 ---- NOO2 O 10 LIO6 C091 C09111 = ED07A0 209-4 H3101 1 ---- NOO1 0 09 {LI05} C090 C09011 = ED06A0 b11-7lH3001 1 ---→ NOOO O O8 [LI04] T025 CO30 CO3011 = ED25A0 180-1 H3515 MEM ----→ RO FA03 - FA04 CI15 CI1511 = CD00A0 (DI09A0) 188-1 F3315 L1-NO TO30 **→**B0 T050 T070 CI64 CI6411 = DI09A0 199-1 B2215 RO1-→NI4 183-1 F2915 CIO5 CIO511 = CDOOAO (DIO9AO) TIO6 CU13 CU13AO = CMOSAO (DIO9AO) 223-4 D1115 RESET SOO3 5B+59 0 1 0 1 1 0 X 1 5 SAOO 50+53 0 1 0 1 0 0 X CONDIZ.-CONDIT. CONDIZ.-CONDIT. 50+53 01 01 0 0 X X 1 SAOO ALLO STATO ALLO STATO TO THE TO THE STATE STATE DIAGRAMMA DI TEMPORIZZAZIONE TIPO 1 DIAGRAMMA DI TEMPORIZZAZIONE TIPO 1 emiss. TIMING CHART FORMAT 1 emiss, CHART FORMAT 1 TIMING UCE 460 + appr ve-GENERAL 🚳 ELECTRIC GENERAL 🚳 ELECTRIC Hº 140241370 Nº 140241372 Sez-Sec. sez -sec. SPS cont. su to. 408 to. 407 cont. su to. 109 to. 108 loc. PREGNANA

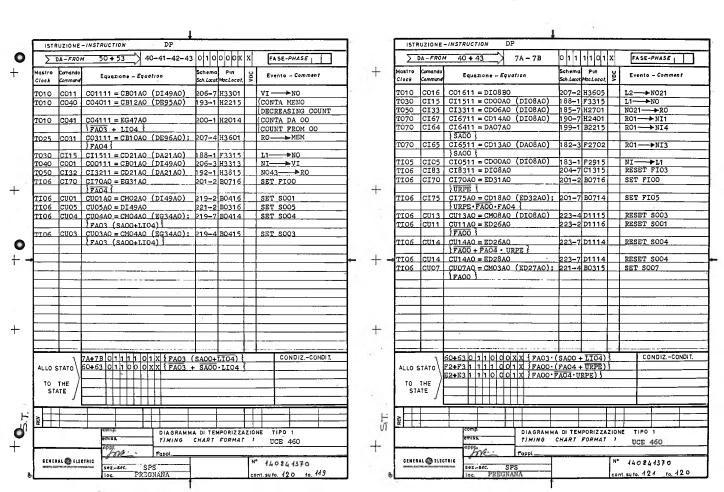
	A-FRO	-INSTRUCTION MP 1 5B + 59 50-51-52-53	010	1 0 0 X	x	FASE-PHASE	1			DA-FRO	-INSTRUCTION MP M 50 + 53 40-41-42-43	010	ooox	x	FASE-PHASE
Mastro Clock	Comando Command	Equazione - Equation	Schema Sch.Lacot	Pin MacLocat,	ρ	Evento - Comment	1	+	Mastro Clock	Comando	Equazione — Equation	Schema Sch. Locat	Pin MacLocat	Š	Evento — Comment
T010	C011	CO1111 = EG15AO		H3301		VINO	1		T010	C011	CO1111 = CBO1AO (DI49AO)	206-7	H3301		VINO
		{ SAO1 }							TO10	C040	CO4011 = CB12AO (DE95AO)	193-1	H2215	K	CONTA MENO
T010	CO12	CO1211 = DE75A0	205-1	H3715		V2—►NO									DECREASING COUN
		SA01 }					× .		T010	C041	CO4111 = CB14AO (DA31AO)	200-1	H2014	ľ	CONTA DA OO
TO25	C030	C03011 = CB07A0 (DI04A0)	180-1	H3515		MEM→RO	1			Ι					COUNT FROM OO
T030	CI15	CI1511 = CD02A0 (DA19A0)	188-1	F3315		L1─►NO	1		T025	C031	CO3111 = CB1OAO (EG3OAO);	207-4	H3601		RO → MEM
TO30	CI40	CI4011 = EG23A0		F3615		CONTA MENO	1				}FA04 }				
			1			DECREASING COUNT	1		T030	CI15	CI1511 = CD21AO (DA21AO)	188-1	F3315		L1—►NO
T030	CT41	CI4111 = DE75A0	195-1	F3715		CONTA DA OO	7		T040		COO111 = CBO1AO (DI49AO)	206-3	H3313	\neg	NI VI
		22 11.11 22/2/20	 	,,,,		COUNT FROM OO	7		T050		CI3211 = CD21AO (DA21AO)	192-1	H3815		NO43—►RO
T030	CT43	CI4311 = DE43A0	193-5	H2201		BLOCCA CONTA 03	1		T106		C170A0 = EG31A0	201-2			SET FIOO
.030	3173	01-13.1. = DB-13R0	, 55-7			STOP COUNT 03	1	1	1100	131,0	{(L1, = 0i) + FA04 }	1-0,-2	1.20,10		
	CTAC	CI4611 = DE43A0	106 4	H2515		OPER DEC O AND	-	+	mTOC.	0777	C175A0 = EG32A0	1000 -	B0714	\vdash	SET FIO5
	C146	C14611 = DE43AU	196-1	H2515			-		T106	C175		<u> 201 → 7</u>	B0714		SET F105
			 			AND OR DEC OPER.	-			 	FA04(\(\text{ARO}_2=0i\)+(\text{ARO}_1=0i\).	-		\vdash	
	CI47	CI4711 = EG24A0	190-3	H2413		OPER SOTT O ORE	4			-	*(SA01+SA00)}}	ļ!		_	
		FA04 }	ــــــ			ORE OR SUBT OPERAT.			TIO6		CUO1AO = CMO2AO (DI49AO)	219-2	BQ416		SET SOO1
	CI51	CI5111 = DE76A0	181-4	H2303		OPERA SOLO UA2	4		TIO6		CU05A0 = DI49A0	221-2	B0316		SET SOO5
		\$ \$A01 · \$A00 \$				WORK ONLY UA2			TIO6	CU04	CUO4AO = CMO4AO (EG33AO);	219-7	B0414	\Box	SET_S004
T040	C001	C00111 = DE43A0	206-3	H3313		NI VI	1				FA03 (URPE + FA04)				
T050						NO > BO	-	+ -	TIO6	CUO3	CUO3AO = CMO4AO (EG33AO);	219-4	BO415		SET SOO3
T065	C049	CO4911 = DE77AO	212-2	H2915		RES URPE E URPU	1	1			{FAO3 (URPE + FAO4)}				
		{SA01 }	1		П					1		\Box		\neg	-
T070	CI65	CI6511 = CD13AO (DE76AO);	182-3	F2702		CO1-→NI3	1					1		\neg	140
		3 SA01 · SA00 3			\Box		1			T		\vdash		\neg	
T070	CT 68	CI6811 = DA20A0	200-4	H2001		UA → NI43	1						l		
TIOS		CIO511 = CDO2AO (DA19AO)		F2915		NI I.1	1		 			 		\rightarrow	
TIO6		CU14A0 = CMO9AO (DIO4AO)		D1114	-	RESET SOO4	1					-			
1100	0014	COTTANO - CHOSAC (DIOTAC)	E-23-1	D1114	\vdash	RESET 8004	-		—			-	-		
					\vdash		1	+	-	-		\vdash		-	
	1				\vdash							├ ──┤			
									L						
	1	40+43 010000xx				CONDIZCONDIT.				1	7A+7B 0 1 1 1 1 0 1 X {FA03 (JRPE +	FA04)}		CONDIZCON
ALLO S	I OTAT						1		ALLO S	LOTATE	60+63 011 000XX (FA03 +				
	\						7		7550 3	1110			, ,		
TO '	THE /						7		то	THE /					
STA	πε /						1		STA					7.1	
	J.	-					1		I	j					
1 .			-	_	_		∃	F	\vdash						
> 	 	+			\vdash		1	10		_	+ + + + + + + + + + + + + + + + + + + +	\longrightarrow			
2					+	 	1	VI	18	 	-1			+	
		COMP. DIAGRAMMA	DI TEN	IPORIZ ZA	ZION	E TIPO 1	1				COMP. DIAGRAMMA	DI TEM	PORIZZAZ	ZION	E TIPO 1
				FORMAT		UCE 460		1	100		emiss. TIMING				UCE 460
		approver rappl.				00E 400	-1	+		-	appr./				- VOB 400
		fore Pappl.			_		4				Pappl.				
GENERA	r 🚳 ETEC	TRIC sez. SPS			N°	140241370	1		GENERA	AL 🥝 ELEC				N°	140241370
and the		loc. PREGNANA			1	t. su to. 110 to. 109	1	-	1		sez-sec. SPS				t. su to. 444 to. 44

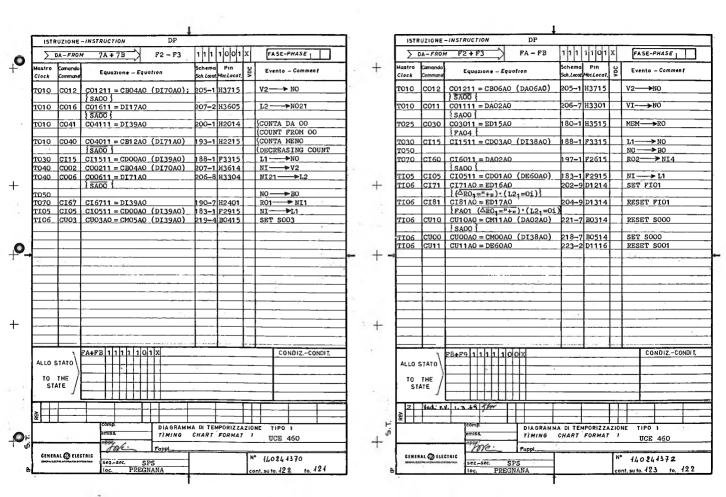


Natific Decimes Equations - Equations Scheme Page Page Page Page Page Page Scheme Page Page Page Page Page Page Page Page Scheme Page				—			IP	—		ON	TRUCTI	-IN	JZIONE	ISTR	l·		-,			MP I	ICTION	_INSTRI	UZIONE -	ISTO
Cites Comman Co	E-PHASE	FASE	х	K O O	1 1 0	1 1 1	+ F9	F8	K	В	FA + F	М	A – FRO	∑ t		FASE-PHASE	x [1 1 0 1	1 1 1	FA - FB	N.			
COST	nto - Comment	Event	VDC	ocat.				atio	– Equ	ione -	Equaz				+	Evento - Comment	NDC E	Pin MacLocat		ation	quazione – Equ	Eq		
TOSS COSO	→ NO	V2		15	H371	205-1			67A0	= DE6	1211 =	C	C012	TO10		2 → NO	V2	H3715	205-1	•	11 = DE59AO	CO121	C012	TO10
TO TO TO TO TO TO TO TO													C031	T025	l	EM > RO	ME							
TOTO CIGO CISO1 = DES2AO 97-1 2615 RO2 → N14 TOTO CIGO CIGO1 SAGO SECTION														ļ			F3315	188-1	(DI38AO)	11 = CD03A0	CI151	CI15		
1 1 1 1 1 1 1 1 1 1							[37AQ)								!									
CO90 CO901 ED300 S11-7 I3001 S17-7 I3001 I3001 I3001 I3001 I3001 I3001 I3001 I3001 I3001 I300				731	H271	185-3		_					C119	r030	ł	02>NI4	RO	F2615	197-1				CI60	T070
SAGO SAG				104	11200	144 . 7							2000		{	On PATE								
TOTO C165 C16511 = CD13AO (D861AO) 182-3 F2702 RO1 → NI3	PNOOD 0 08		+	~	In 300	\$11 - 7			SUAU	<u> 603</u>			0090		Į.	U2N11	- RO	F2304	198-5				CI63	T070
TO70 C167 C16711 = DB62A0 90-7 R2401 R01 → NI1 C033 C09311 = CB17A0 (D137A0) 13-2 H2815 1 → NI T105 C105 C10511 = D18A0 R3-1 P2915 NI → L1 T106 C171 C171A0 = D103A0 R01-3	►N002 0 10	1	\dashv	116	U221	21 2 - 5	[2740]	7.	1710	- CD1			coop		l	01NT2	BO	E0200	100 2	(DE61 40)			OTCE	
TOSO C132 C13211 = C021AO (D137AO) 92-1 H3815 NO43— TOSO C150 C15011 = D137AO D04-3D130AO 204-3D130AO 20	►NOO2 0 10														i									
TIOS CIOS CTOS1 = ED18AO	—→RO													T050	.	A1 11 11	- RO	112401	1.30-1				010/	10/0
TIO6 CI74 CI74AQ															+	T	NT	F2915	183_1				CTOS	TTOS
TIO6 CI71 CI71AO = ED16AO 202-9 D1214 SET FIO1 TIO6 CI71 CI71AO = ED16AO 202-9 D1214 SET FIO1 TIO6 CI81 CI81AO = ED17AO 204-9 D1314 RESET FIO1 TIO6 CI81 CI81AO = ED17AO 204-9 D1314 RESET FIO1 TIO6 CI01 CI01AO = ED17AO 204-9 D1314 RESET SOO TIO6 CI01 CI01AO = CM11AO DE61AO 221-7 B0314 RESET SOO TIO6 CI01 CI01AO = CM11AO CM08AO D137AO 223-4 D1115 RESET SOO TIO6 CI01 CI01AO = ED16AO 223-2 D1116 RESET SOO TIO6 CI01 CI01AO = ED16AO 223-2 D1116 RESET SOO TIO6 CI01 CI01AO = ED16AO 223-2 D1116 RESET SOO TIO6 CI01 CI01AO = ED16AO 223-2 D1116 RESET SOO TIO6 CI01 CI01AO = ED16AO 223-2 D1116 RESET SOO TIO6 CI01 CI01AO = ED16AO 223-2 D1116 RESET SOO TIO6 CI01 CI01AO = ED16AO 223-2 D1116 RESET SOO TIO6 CI01 CI01AO = ED16AO 223-2 D1116 RESET SOO TIO6 CI01 CI01AO = ED16AO 223-2 D1116 RESET SOO TIO6 CI01 CI01AO = ED16AO 223-2 D1116 RESET SOO TIO6 CI01 CI01AO = ED16AO CI01AO = ED16	FIO4	SET F	\neg												! '	<u> </u>		1.53.7	103-1				010)	110)
TIO6 CIT1 CIT1AO = ED16AO 202-9 D1214 SET FIO1	T FIO4	RESET		16	B05	218-2								TIO6	I					[]	-(1.21 = 01)	=0i)+		
\$\langle \frac{\lambda \text{TiO6} \text{ CIS1} \text{ CIS1AO} = \text{ED17AO} \\ \text{ CIS1AO} = \text{CIS1AO} = \text{ CIS1AO} = C							55 }	·FA	FA01	i) · F	L2-=0	13			1	ET FIO1	SE	D1214	202-9				CI71	TIO6
FAO1-(ARO_="+n)-(12_=0) TIO6 CU10 CU10A0 = CM11AO (D851AO) 221-7 B0314 RESET SOOO SOAOO SOAOOO CU10A0 = CM00AO (D13AAO) 221-7 B0314 RESET SOOO TIO6 CU10 CU10A0 = CM00AO (D13AAO) 223-7 D1114 RESET SOOO TIO6 CU11 CU11AO = ED18AO 220-2 B0616 RESET SOOO CU11AO = ED18AO 220-2 B0616 RESET SOOO CU11AO = ED18AO CU11	S001	SET S	\Box	116	B04	219-2			35A0	= ÉD3	101 AO =	CI	CUO1	TIO6						$L2_1 = 0)$	1 = "+") • (:	(ARO		
TIO6 CU10 CU10AO = CM11AO (DE61AO) 221-7 B0314 RESET SOO0 SAOO			\Box						1I	Oi)	L2. =	1.8			1	ESET FIO1	RE	D1314	204-9		AO = ED17AO	CI81A		TIO6
SAOO SAOO CUOAQ = CMOOAO (DI3SAO) 218-7 B0514 SET SOOO SAOO CUOAQ = CMOOAO (DI3SAO) 218-7 B0514 SET SOOO SAOO CUOAQ = CMOOAO (DI3SAO) 223-2 D1116 RESET SOOI SAOO RO_BOO SAOO RO_BOO SAOO CMOOA CUOAD	T S003	RESET		15	D111	223-4	[37AO)	1)	08A0	= CMC	13A0 =	CI	CU13	TIO6					L) · (L2.=0)	-(ARO4="+n	EFA01		
TIO6								([09A0	= CMC	114A0 =	CI	CU14	TIO6		ESET SOOO	RE	B0314	221-7	(DE61AO)	40 = CM11A0	CU10A	CU10	TIO6
TIO6 CU11 CU11AO = EDIBAO 223-2 D1116 RESET SO01	T S007	RESET		16	B06	220-2)					CU17	TIO6	- +								l1	
SAOO(ARO_GRI)+SAOO(ARO_E GOI)+(L2_1=01)1 TIOO (U13 (U13AO = BD19AO 223-4 D1115 RESET SOO3 SAOO(ARO_E GOI) (L2_1=01) + SAOO(ARO_E GOI) (L2_1=01) + SAOO(ARO_E GOI) (L2_1=01) + CONDIZ-CONDIZ CONDIZ-CONDIZ-CONDIZ-CONDIZ CONDIZ-CONDIZ CONDIZ-CONDIZ CONDIZ-CONDIZ CONDIZ-CONDIZ CONDIZ-CONDIZ-CONDIZ CONDIZ-COND			_		-				ш.	0i)	L24 =	12												
### ##################################			-+	\rightarrow	-							↓_				ESET SOO1	RE	D1116			AO = ED18AO	CU11A	CU11	T106
TIO6 CU13 CU13AO = ED19AO	(147)		-+	-	-							┼-							<u> </u>	SA001(ARO4=	(ARO ₂ =0i)	}SAOO		
\$\int_{\text{SACO}(\text{\tex{\tex			-+									+			ļ	Depth coos	DE	D1115	002 4				CITE 2	mroć.
+\$A00(\(\text{ARO}_2 = 0\)\\\\\\\\\\\\\\\\\\\\\\\\\\\\\\\\\\			-+	\rightarrow	├							+				5351 3003		כוווע	223-4					1106
### Paper			-+-	-+	-							╆			ł	BODE COOL		D4445	000 4				1-1	
P2+P3 1 1 1 0 1												╆			1 .	ESET 5003	- KE	וכווע	223-4	В	2(~10° = 01	TORUC	1	
ALLO STATO P8+P9 1 1 1 1 0 0				_	\vdash							+			+								tt	
ALLO STATO P8+P9 1 1 1 1 0 0 0 1 5 5 5 5 TO THE STATE			-									┼			1				†			-	† †	
ALLO STATO P8+P9 1 1 1 1 0 0 0 1 5 5 5 5 TO THE STATE	CONDIZCON			_	ــــــــــــــــــــــــــــــــــــــ		(/	1.1.	 al al al	T.T.		-	===			Louisia sounia	- 1	111	-					
TO THE STATE PRAFFS 1 1 1 1 1 1 1 1 1	CUNDIZCUN	—├-				<u> </u>	{(L2 ₁ =	1 X	900	110	E3 1 1	E24	1			CONDIZCONDIT,	0i) +				1111100	F2+F3	\ I	
TO THE STATE TO						U1.75	11754 =	₩	444	-	03 0	001	OTAT	ALLO S	i		1/450	1 1 600	SKU2:	0 V SAUU (1 1 1 1 1 0	120 + 130	OTATE	ALLO S
STATE / STATE								+	+++	++-	+		rue)	to	i	1=	TICKU	VIII	. KOS=0	-01)+(1	 1 1 1 1 1 0	F84F9		70
Comp. DIAGRAMMA DI TEMPORIZZAZIONE TIPO 1		-+						++	+++	++	-++	\vdash			1	- 	-	///	J21=UI	-OL/+()			ATE /	ST
Comp. DIAGRAMMA DI TEMPORIZZAZIONE TIPO 1 VI COMP. DIAGRAMMA DI TEMPORIZZAZIONE TIPO		\neg						Ħ	111	++	-++		J							 	 		1	
Comp. DIAGRAMMA DI TEMPORIZZAZIONE TIPO 1 VI COMP. DIAGRAMMA DI TEMPORIZZAZIONE TIPO			_					₩	-			┯		$\overline{}$	1		77			' 		$\overline{}$		
COMP. DIAGRAMMA DI TEMPORIZZAZIONE TIPO 1 VI COMP. DIAGRAMMA DI TEMPORIZZAZIONE TIPO 1 PRINTS TAMING CHART FORMAT I TICO			二二	二				士				#		ⅎ℡	1 1							1		تاه
UIAGRAMMA DI TEMPORIZZAZIONE TIPO 1 UIAGRAMMA DI TEMPORIZZAZIONE TIPO 1 DIAGRAMMA DI TEMPORIZZAZIONE TIPO 1 DIAGRAMA DI TEMPORIZZAZIONE TI		L 7121			100D:	D. 75		┯			Ecomp.	Ĺ		œ	1 5	7170 1	-1-1-	100017-	4 DI 75	1 214 684	omp.	Ter		α
	PO 1 CE 460										emiss													
	J5 400		<u> </u>		··vam			┥-							+	UCE 460		, JAMAI						
Tappi.			_				ppl	f		Ne	1		_		i '					Pappl.	pove			
GENERAL @ ELECTRIC SEZ-Sec. SPS Nº 140241370 GENERAL @ ELECTRIC SEZ-Sec. SPS		11	l Nº	- 1								CTRIC	L STA ELE	GENER	1	11.091.42.30	IN° J					CTRIC 1	AL 63 ELEC	SENER

ISTRUZIONE - INSTRUCTION DP ISTRUZIONE - INSTRUCTION DP DA-FROMFASEX-&PHASE 60-61-62-63 0 1 1 0 0 0 X X FASE-PHASE FASE-PHASE DA-FROMFASE C- (PHASE) 60-61-62-63 0 111 000 X X Schema Pın . + Mastro Comando Mastro Schema Pin Eventa - Comment Evento ~ Comment Equazione - Equation Equazione - Equation Clock Commane Sch. Locat Mac.Locat Sch. Locat Mac Locat. Clock 203-9 D1 41 4 SET FIO3 CI73AO = EG14AO TO10 CO18 C01811 = DE6910209-1 Н3114 FORZ-->NO21 TIO6 CI73 $\{(v_{2,1,0} = 000)\}$ 205-5 H3701 →NO07 0 15 CO9711 = CB18AO (DE69AO) 219-4 BO415 SET SOO3 CUO3AO = DE4OAO→N006 0 14 TIO6 CUO3 C096 C09611 = CB18A0 (DE69A0) 212-4 H2914 3 SAOO 206-6 H3616 → NOO5 O 13 C095 C09511 = CB18A0 (DE69A0) CUO4AO = CMO6AO (DIO5AO) 219-7 BO414 **SET S004** TIO6 CUO4 213-2 H3215 1-->N003 0 11 CO93 C09311 = DE69A0RESET SOO5 220-7 B0614 C09211 = ED08A0 213-5 H3216 1---→N002 0 10 TT06. CU15 CU15AO = DI05AO1 LIO6 209-4 H3101 →N001 0 09 C09111 = ED07A0 LIOS 1--->NOOO O 08 C090 C09011 = ED06A0 211-7|H3001 1104 S T010 C041 CO4111 = DI05B0 200-1 H2014 CONTA DA OO COUNT FROM OO C03011 = EG09A0 180-1 H3515 C030 MEM-→RO FAO3 T030 CI15 CI1511 = CDO3AO (DIO5AO) 1.88-1 F3315 L1 → NO · T030 CI40 CI4011 = DI05B0 194-1 F3615 CONTA MENO DECREASING COUNT T030 CI44 | CI4411 = DI05BO 215-1 G1802 SBLOCCA CONTA O7 STOP COUNT 07 T030 CI42 CI4211 = DE38AO 193-4 H2203 CONTA DA 04 COUNT FROM 04 T050 NO --->BO CI65 CI6511 = CD12AO (DE39AO) 182-3 F2702 RO1 -- NI3 { SA00 T070 CI60 CI6011 = CD12AO (DE39AO) 197-1 F2615 RO2-->NI4 { SA00 T070 CI61 CI6111 - DE40A0 181-5 H2301 R02-->NI3 SAOO CIOS CIO511 = DE89AO 183-1 F2915 NI-_>L1. 5B+59 0 1 0 1 1 0 X 1 { SA00 CONDIZ.-CONDIT. CONDIZ.-CONDIT. 50+53 0 1 0 1 0 0 X X { SAOO ALLO STATO ALLO STATO TO THE TO THE STATE STATE Veol F.V. 1.3.69 POY DIAGRAMMA DI TEMPORIZZAZIONE TIPO 1 DIAGRAMMA DI TEMPORIZZAZIONE TIPO 1 emiss. emiss, TIMING CHART FORMAT I CHART FORMAT ! UCE 460 **TICE 460** approve-Pappl. GENERAL @ ELECTRIC GENERAL (ELECTRIC Nº 140241372 Nº 140 24 13 70 sez_sec. SPS sez_sec. SPS cont. su to. 116 to. 115 cont. su to. 417 to. 416 PREGNANA





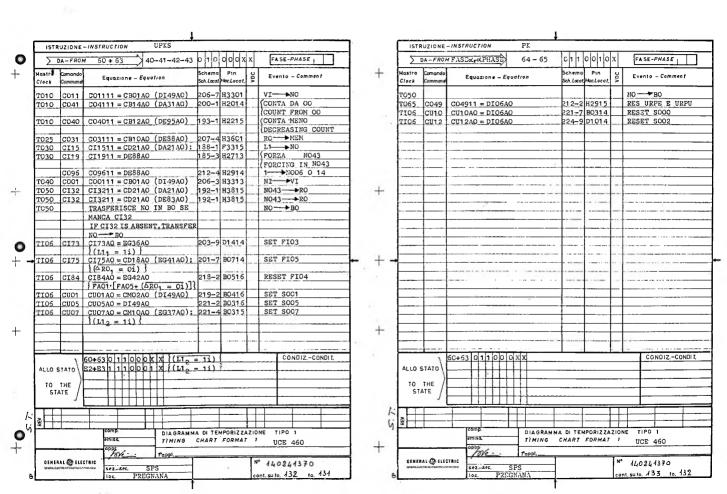


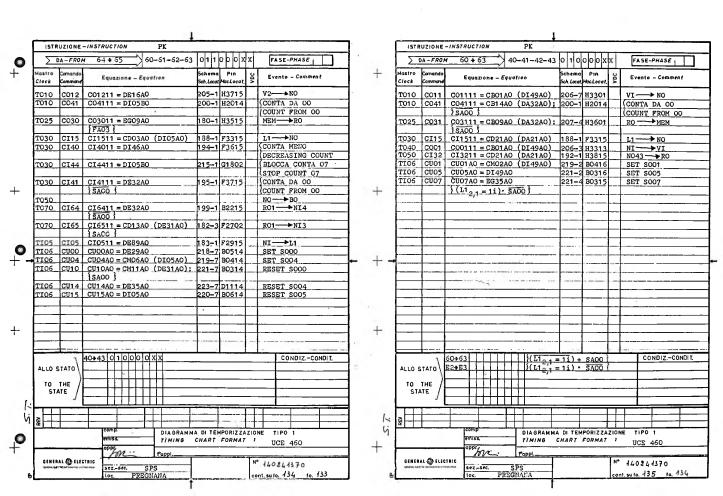
1			1									<u> </u>			
	ISTR	UZIONE -	INSTRUCTION DP						ISTR	UZIONE	-INSTRUCTION PKS				
0	<u> </u>	A-FROM	FA + FB F8 - F9	1 1 1	1 1 00	х	FASE-PHASE		Σ	A-FRON	WFASEd-APHASB 64-65	0 1 1	0010	х	FASE-PHASE
+	Mastro Clock	Cornando Command	Equazione – Equation	Schema Sch. Local	Pin Mac.Locat,	VDC	Evento - Comment	+	Mastro Clock	Comando Command	Equazione — Equation	Schema Sch.Locat	Pin MacLocat,	VDC	Evento - Comment
	TO10	C011	CO1111 = CBO3AO (DE68AO)	206-2	H3301	-	VINO		T050	1					NO→BO
	TO25	C031	CO3111 = ED33AO		H3601	H	RO →MEM		T065	C049	CO4911 = DIO6AO	212-7	H2915		RES URPE E URPU
		1000	1FA04 \$					1	T080	CI89		182-4	F2703		SET ALTO
	тозо	CI15	CI1511 = CD21AO (DI37AO)	188-1	F3315	П	L1 NO		L	ļ	Prul4 5			Ш	
	T030		CI1911 = ED35A0		H2713		FORZA IN NO43		T106	CU10	CU1OAO = DIOGAO	221→7		\sqcup	RESET SOOO
			$\{(L2, = 0i)\}$				(FORCING IN NO43	_	TIO6	CU12	CU12A0 = DI06A0	224-9	D1014	Ш	RESET SOO2
		C090	CO9011 = ED30A0 { FA01 }	211-7	H3001	-	1 → NOCO 0 08	-		-					
		C092	C09211 = CB17A0 (DI37A0)	213-	H3216	1-	1-N002 0 10	1							
		C093	C09311 = CB17A0 (DI37A0)		H3215		1─►N003 0 11					I	L		
	T050	CI32			H3815		NO43 → RO			L				L_I	
+	TIO6		CI8011 = DI37A0		D1302		RESET FIOO	+						L_I	
,	TIO6		CI74AO = DI37AO		B0715	1	SET FIO4								
	-		{(L21 = 0i) FA01 FA05}			T				1			<u> </u>	1_1	
	TIO6	CI84	CI84AO = ED37AO	218-2	B0516		RESET FIO4							\Box	
	TIO6	CUO1	CUO1 AO = ED35AO {(L2, = Oi)}	219-2	B0416		SET SOO1	-		-		+-		\vdash	···
_	TIO6	CU13	CU13AO = CMO8AO (DI37AO)	223-	D1115	-	RESET \$003	-				\vdash		1	
0	TIOS	CU14	CU14A0 = CMO9A0 (DI37A0)		D1114	1	RESET SO04					-			***************************************
1	TI06	CU17	CU17A0 = ED36A0		B0616	\vdash	RESET SOO7	+ +					1	П	
	1100	10017	(L2, = 0i)	220	20010	-	RESET BOOT	-	1	T		,		11	
			(421 - 1017 /		1	<u> </u>									
						1									(40)
												T = T			
						1			19,1						
														Ш	
														\sqcup	
+								+		1	-				
ı								-						1_1	
					T	1							44.		
			E2+E3 1 1 1 0 0 0 1 X { (L2,	- Oi)	1		CONDIZCONDIT.			,	60+63 0 1 1 0 0 0 X X				CONDIZCONDIT.
	l	1	60+63 01 1 00 0 X X (12.	= 01)	3		CONBIE. CONBIE.	-	ALLO	10747	0070501111100111				
	ALLO	STATO	00-03 01 11000 XX 21 124	= 017	·		-	-	ALLO	STATO					
	70	THE /		••••				1	то	THE /					
		ATE /	- 1111111							ATE /					
		J								J					
	—	1				-		= "	H			$\overline{}$		П	
F.		 			<u> </u>	\forall	 		- S						
ON	æ		[comp.					- /	ا اعل	<u> </u>	Comp. DIA GRAMA		4DOD1774	Щ.	E TIPO 1
O			DIAGRAMM				NE TIPO 1	. (?		emiss Timing				
+			1711770	CHART	FURMA	' '	UCE 460	+ +	'		appr				UCE 460
1			Pappi.					- 15		_	me Pappl.			_	
	SENE	RAL 🚳 ELE				N	140241370		GENE	AL Ø ELE	Sez-sec. SPS			N°	140241370
	Spenic to	10×+7++0+0+	sez_sec. SPS loc. PREGNANA			١.	nt, su to. 124 to. 123		8		toc. PREGNANA			con	it, su to. 125 to. 124
6			loc. PREGNANA			cc	III. 50 10. 7 24 10. 7 23	_	-		, se. a Redaming				

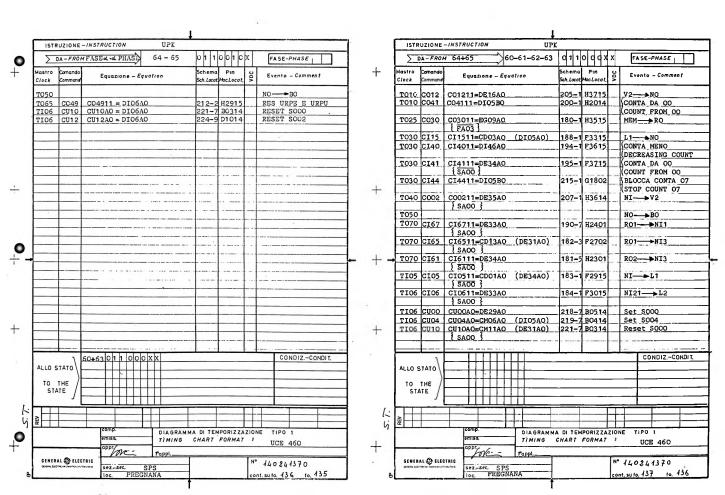
ISTR	RUZIONE -	INSTRUCTION PKS %				_[ISTR	UZIONE	-INSTRUCTION PKS				
Σ.	DA - FROM	60-61-62-63	0 1 1	o o o x x	FASE-PHASE			∑	A-FROI	4 64 + 65 60-61-62-63	3 0 1 1	ооох	x	FASE-PHASE
lastro Clock	Comando Command	Equazione — Equation	Schema Sch.Locat	Pin O	Evento - Comment		+		Comando Command	Equazione — Equation	Schema Sch.Locat	Pin Mac.Locat.	VDC	Evento - Comment
TO10	CO12	CO1211 = DE16AO	205-1	Н3715	V2:──►NO	7		TI06	CUO4	CUO4AO = CMO6AO (DIO5AO)	219-7	BO414	T	SET SOO4
TO10	C040	CO4011 = CB12AO (DE19AO)		H2215	SCONTA MENO	7		TI06	CU10	CU1 OAO = DE2OAO	221-7	B0314		RESET SOCO
10,0	100,0	00 (01) - 03/2.10 (22/3.10)	1.22		DECREASING COUNT	1				[SA00]				
TO10	CO41	C04111 = DI05B0	200-1	H2014	(CONTA DA OO	1		TI06	CU14	CU14A0 = DE19A0	223-7	D1114		RESET SOO4
	100		1 1		COUNT FROM CO	7		TIO6	CU15	CU15AC = DI05AO	220-7	B0614		RESET SOO5
T025	C030	C03011 = EG09A0	180-1	H3515	MEM——▶RO	7							\top	
	1	{FA03 {				7							$\neg \top$	
T030	CI15	CI1511 = CD03A0 (DI05A0)	188-1	F3315	L1──►NO	1					1			
T030	CI40	CI4011 = DI46A0	194-1	F3615	(CONTA MENO	7								
					(DECREASING COUNT								\Box	
TO30	CI44	CI4411 = DI05B0	215-1	G1802	BLOCCA CONTA 07			1						
	1				(STOP COUNT 07		+						I	
TO30	CI41	CI4111 = CD09A0 (DE22A0)	195-1	F3715	CONTA DA OO	1	,					\Box		
	12211				COUNT FROM OO	7								
T030	CI43	CI4311 = DE22AO	193-5	H2201	SLOCCA CONTA 03	1					1	1	[
	T T				(STOP COUNT 03	ال								
T030	CI42	CI4211 = DE28AO	193-4	H2203	CONTA DA 04	1							[
		{ SAOO }			COUNT FROM 04	1							$\perp \Gamma$	
T050			15.00		NO▶BO	_1		L	l				\perp	
TO70	CI64	CI6411 = DE26A0	199-1	B2215	RO1 → NI4	-	+ -							
	$\perp \perp \perp $	{SA00 }	1					·	ļ				_↓	
T070	CI65	CI6511 = CD13AO (DE20AO); { SAOO }			RO1	1							\perp	
TIO5	CIOS	CIO511 = DE89AO	183-1	F2915	NI►L1	1				V-0-0	1			
TIO6	CI74	CI74A0 = DE19A0	201-4	B0715	SET FIO4								_ _	
TI06	CI85	CI85AO = CD20AO (DE21AO); SAO1 }	218-4	B0515	RESET FIO5	_				-			-	
TIO6	CI71	CI71AO = EG12AO	202-9	D1214	SET FIO1		+		<u> </u>					
		(ARO ₀ =1010) · SA01				_						 		
T106	CAOO	CUOOAO = DE1 9AO	218-7	B0514	SET SOOO	[
					CONDIZCONDIT.	7			1	40+43 011 0 0 0 0 X X				CONDIZCON
ALLO S	10747	- 				7		ALLO S	I I OTATE			-		
MLLU S	A DINIE					7		1 ~						
TO	THE /							то						
	ATE /					7		STA	TE /					
	J							1	1					
17					1	7			T					
2 III							1.	lg 🖂					-1-7	
2	٠	Icomp.		1000122122	NE 2100 1	-	1	 	L	Comp. DIA GRAMM	A DI TEN	(POR17743	TIONE	TIPO 1
		DIAGRAMM		PORIZZAZIO FORMAT 1			4			emiss. TIMING				UCE 460
		110100	U.IAN I	- UNMAI /	UCE 460	-	+			appr/				335 400
		Pappi.				-							Tua	
GENER	RAL 🚳 ELEC	TRIC		N	140241370		-	GENERA	AL DE ELEC	sez-sec. SPS				140241370
MOGNIN GI	commence	sez, sec, SPS			nt, su to. 126 to. 125	ı		1		toc. PREGNANA				su to. 127 to. 12

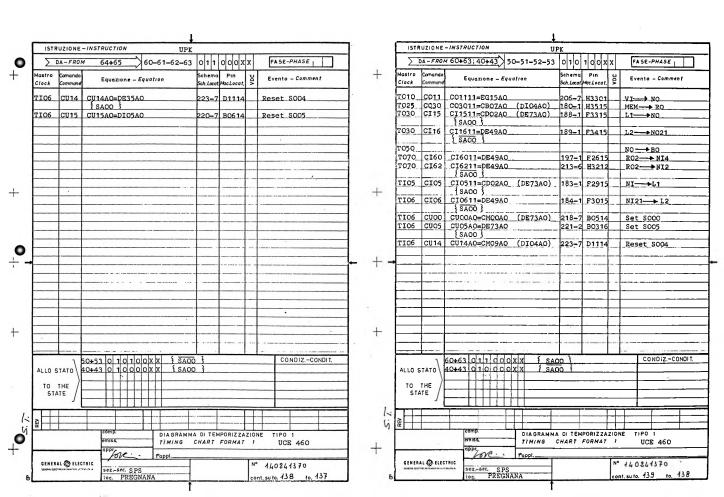
		-INSTRUCTION PKS	lal al a		.,	FASE-PHASE				-INSTRUCTION UPKS WFASE&-&PHASE 64 - 65	011	0010	v	FASE-PHASE
	A - FROI	<u> </u>	O 1 0	OOOX	Ь,		+	_=	Comando		Schema	Pin	Η,	
Clock	Command	Equazione - Equation		Mac.Locat.	VDC	Evento - Comment	1	Clock	Command	Equazione - Equation		MacLocat.	VDC	Evento - Comment
TO10		CO1111 = CBO1AO (DI49AO)	206-	H3301	Ц	VI—NO		T065	C049	CO4911 = DIO6A0	212-2	H2915		RES URPE E URP
T010	C040	CO4011 = CB12AO (DE95AO);	193-1	H2215		CONTA MENO		T050	OTOC	GT0044 PG0440	100	BORCO	\vdash	NO →BO
mos c	0044	CO4111 = CB14AO (DA3OAO);	200-1	H2014	\vdash	(DECREASING COUNT (CONTA DA OO		TC30	CI89	CI8911 = ECO4AO	182-4	F2703	\vdash	SET ALTO
T010		SA00 }	200-1	12014	\vdash	COUNT FROM OO		TIO6	CU10	{ FUL4 } CU10AO = DI06AO	221-7	B0314	\vdash	RESET SOOO
T025		CO3111 = CB1OAO (DE88AO);	207-4	4 нз601	=	ROMEM		TIO6				D1014		RESET SOCO
-02)	3031	{SA00 }	1	1.555	-		1	1100	100.2	0012110 - 2100110	1007-3	1 21014	\Box	ALGER GOOZ
T030	CI15	CI1511 = CD21AO (DA21AO)	188-1			L1─→NO								
T030	CI19	CI1911 = DE87AO	185-	H2713		(FORZA IN NO43								
		{SA01 }		ļļ		FORCING IN NO43								
		C09311 = CB17AO (DE86AO)	213-	H3215		1─►N003 0 11				· .				
		CO9211 = CB17AO (DE86AO)	213-	Н3216		1N002 0 10	+	-	1				\vdash	
 	C090	C09011 = EG38A0	211-	H3001		1─→N000 0 08					+	-	\vdash	
mo 45	2004	FA01 5 COO111 = CBO1AO (DI49AO)	206-	H3313		NI──VI		-	1		-		\vdash	
T040 T050	CT32	CI3211 = CD21AO (DA21AO)	192-	H3815		NO43		-	1		_	1	-	
TI06		CI75AO = CD18AO (EG39AO);	201-	B0714	-	SET FIOS		-			1		\vdash	
-100	7.,,	$\{(\Delta RO_2=0i)+(RO_1=0i)\cdot SAO1\}$		1							1			
T106	CI84	CI84AO = EG40AO	218-	B0515		RESET FIO4					1			
		FAO1 FAO5+ (ARO01)+				-	- + →							
		+(ARO+=0i) SAO1	<u> </u>	ļ										
TI06	CI73	$CI73AO = EG36AO$ $\{(L1_1 = 1i)\}$	203-	D1414		SET FIO3			-					
T106	CUO1	CUO1AO = CMO2AO (DI49AO)	219-	BO416		SET S001	ì				_		\Box	
TI06		CUOSAO = DI 49AO	221-	B0316		SET SOOS								
TIC6		CUO7AO = CM1CAO (EG37AO);	221-			SET 5007	· ·			i				
		$\{(L1_2 = 1i)\}$												•
							+ '				-			
	\sqcup											ļ		
<u> </u>						<u> </u>								
	1	60+63 0 1 1 0 0 0 X X }(L12		ţ		CONDIZCONDIT.			1	60+63 0 1 1 0 0 0 X X				CONDIZCOND
ALLO S	/ OTAT	E2+E3 1 1 1 0 0 0 1 X 1 (L12	= 1i)	1				ALLO S	TATO \	<u> </u>				
))				_	
TO STA		 						T0	THE /					
514	1						l l	317		! 				
					_									
الجا		+			\vdash	 	K	ٔط⊲					\perp	
æ		L'OUR			\Box		હિ	ž		Icomp.			\Box	
		DIAGRAMM				E TIPO 1	- 2			DIAGRAMMA		FORMAT		
		emiss TIMING	CHART	FORMAT	,		+	•		appr Pappl.	CHARI	FURMAI	,	UCE 460

IST	RUZIONE	-INSTRUCTION UPKS %					-		ISTR	UZIONE	-INSTRUCTION UPKS		111		
Σ.	DA-FROI	60-61-62-63	0 1 1	ooox	X	FASE-PHASE			Σι	A - FROM	60-61-62-63	0 1 1	ololox	Х	FASE-PHASE
Mastro Clock	Comando Command	Equazione — Equation	Sch ema Sch. Local	Pin Mac.Locat,	VDC	Evento – Comment		+	Mastro Clock	Comando Command	Equazione — Equation	Schema Sch.Locat	Pin MacLocat,	, o	Evento – Comment
FO10	C012	C01211 = DE16A0	205-1	H3715		V2—►NO			TI06	CUO4	CU04A0 = CM06A0 (DI05A0)	219-7			SET SOO4
TO10	CO41	CO4111 = DI05B0	200-1	H2014		CONTA DA OO]		TIO6	CU10	CU10AO = DE20AO	221-7	B0314	Ш	RESET SOOO
	1			L		(COUNT FROM OO	4		<u> </u>		{SA00 }	lacksquare		\vdash	
TO10	C040	CO4011 = CB12AO (DE19AO)	193-1	H2215		CONTA MENO	4		TIO6	CU14	CU1 4AO = DE1 9AO		D1114		RESET SOO4
	-		1			(DECREASING COUNT	4		TIO6	CU15	CU15AO = DIO5AO	220-7	B0614	\vdash	RESET SOO5
ro25	C030	C03011 = EG09A0	180-1	H3515	L	MEM—→RO	-		\vdash	\vdash	N NA	+-		H	
		FA03 } CI1511 = CD03A0 (DI05A0)	100 1	E2215	\vdash	L1──►NO	-1			-	·-	+		+	· · · · · · · · · · · · · · · · · · ·
TO30 TO30	CI15	CI4011 = DI46A0		F3315 F3615	\vdash	(CONTA MENO	1		<u> </u>	1		1-		Н	
1030	U140_	C14011 = D146AU	194-1	13013	H	DECREASING COUNT	1		<u> </u>					\Box	
T030	CI41	CI4111 = CD09A0 (DE27A0);	195-1	F3715	_	(CONTA DA OO								П	
	017.	[SA00]				COUNT FROM OO	1	+						П	
тозо	CI42	CI4211 = DE28A0	193-4	H2203		CONTA DA 04	1								
						COUNT FROM 04]	-	<u> </u>					-	
тозо	CI44	CI4411 = DI05B0	215-1	G1802		BLOCCA CONTA 07				L				\sqcup	
						STOP COUNT 07			<u> </u>			1-		\sqcup	
T040	C002	COO211 = CBO5AO (DE27AO);	207-1	H3614		NI								$\vdash \vdash$	
	-	SA00 }	ļ		L_		1					 -		╁╌╏	
TO50_						NO B O	7	1		\vdash				╁─┤	
T070	CI65	CI6511 = CD13AO (DE2OAO);	182-3	F2702		RO1—NI3	-	+ .	1-			-		\vdash	
mo mo	07.64	{SA00 } CI6111 = DE27A0	104 5	H2301	H	RO2 →NI3						+		\vdash	
T070	CI61	SAOO	101-2	112301		KO2 N13	-			-		1		1-1	
TI05	CIOS	CI0511 = DE89A0	183-1	F2915	\vdash	NI——▶L1	1				95			\Box	
TIO6	CI71	CI71AO = EG13AO		D1214		SET FIO1	1							\Box	
1100	10.7.	SA01 (ΔRO ₁ = "+") }	1				1		_		1.0			П	
r106	C174	CI74AO = DE19AO	201-4	B0715		SET FIO4	1							Ш	
TIO6	C185	CI85AO = CD2OAO (DE21AO);	218-4	B0515		RESET FI05]	+	1			$oldsymbol{\perp}$		\perp	
		SAO1 }							<u> </u>					1	
T106	CTOO	CUOOAO = DE19AO	218-7	B0514		SET SOOO			\vdash	ļ	and the second s				
	1					CONDIZCONDIT.	7			1	40+43 010000 x x				CONDIZCOM
ALLO :	\ OTATO						3		ALLO S	/ OTATE					
)						4		1)					
	THE /				_		4		TO				-		
ST	ATE /						4		51/	ATE /					
	-	<u></u>					4		—			\Rightarrow		=	
_	+	 			₽	 	-1	1	:I _{>} ├─		 			Н	
£	_				Ц		1 .		. 2		Ecomp.	\equiv		止	
		COMP. DIAGRAMM					1	L	1		DIAGRAMM				
	14	emiss, TIMING	CHART	FORMAT	' '	UCE 460	1	+			Timino	JAKI	FURMAI		UCE 460
-		Tappl					1	1			Tappl.			_	
GENE	IAL 🍪 ELEC	CTRIC			N°	140241370	1		GENER	AL 🚳 ELEC	STRIC SEZ_SEC. SPS	Tive I		N°	140241370
GO-EAN, DJ	ENCHONION'S	sez-sec. SPS				nt, su fo. 430 fo. 129	1		- Seeman		loc PREGNANA				nt. su to. 131 to. 1

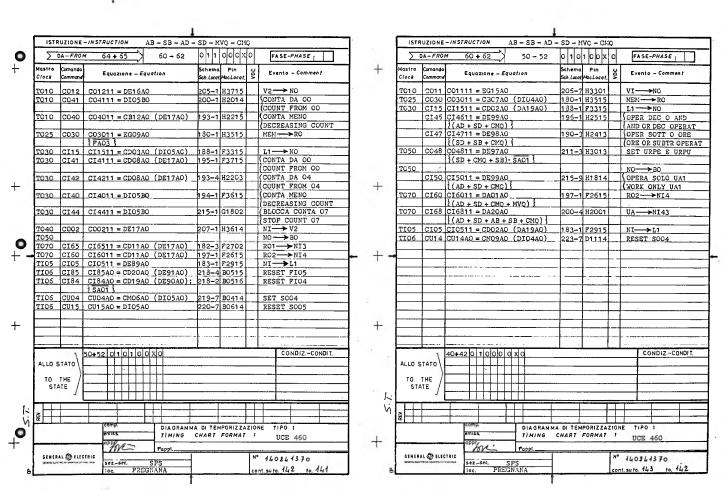


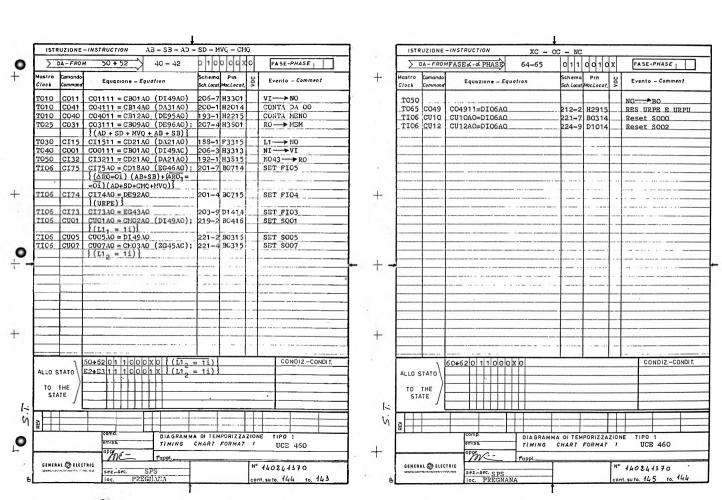


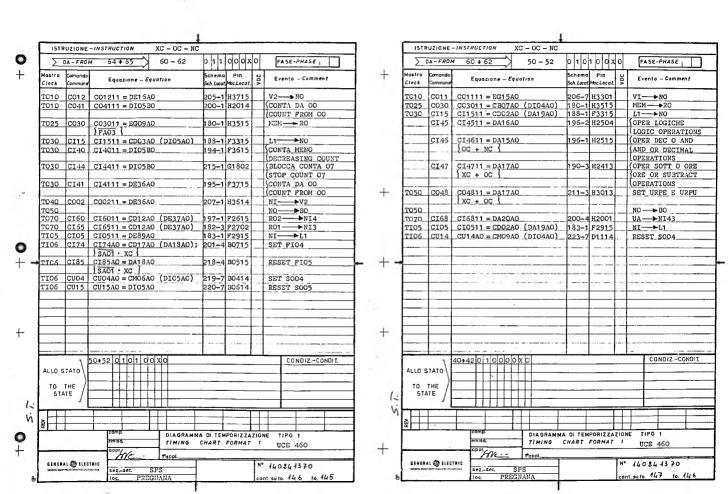


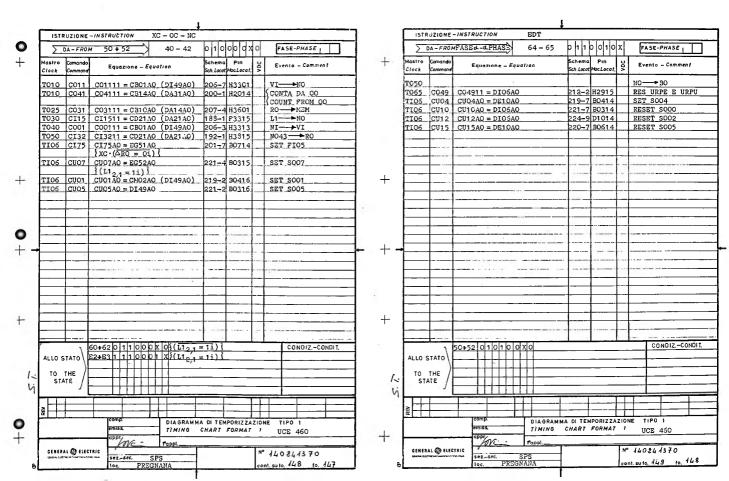


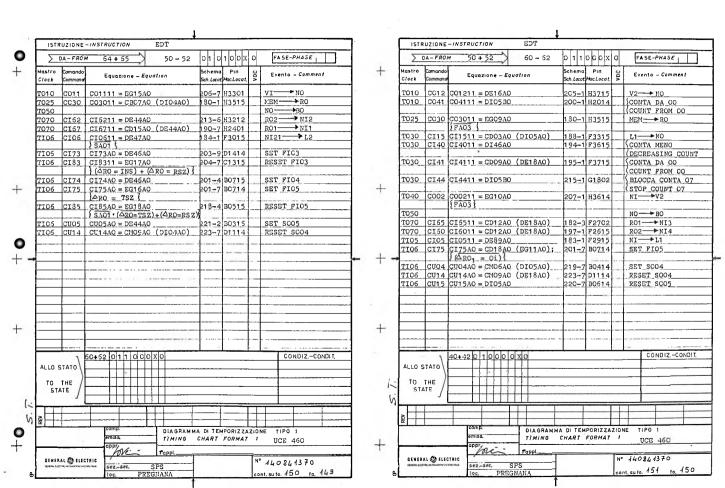
-		_	-INSTRUCTION UPK	101-	ا ماما			-[A - FROI	MFASE PHASE 64 - 55	1.1.1	177	<u> </u>	FASE-PHASE
L	> DA	-FROM	40-41-42-43	010	oppix	X.	FASE-PHASE	_				MEASE PHASIS 64 - 55	יויוי	0 10	1	FASE-PHASE
Mas Clo		omando ommond	Equazione - Equation	Schema Sch.Locat	Pin Mac.Locat.	VDC	Evento - Comment	╛	+		Comando Command	Equazione - Equation	Schemo Sch. Loca	Pin tMacLocat	v DC	Evento - Comment
TO		CO11	CO1111 = CBO1AO (DI49AO)	206-7	н3301		VINO	1		T050						NC → BO
TO		CO41			H2014		CONTA DA OC			TG65	CC49	CO4911 = DIO6A0	212-2	2 H2915		RES URPE E URPU
_	_		and the same control of				COUNT FROM OO	7		TIOS	CU10	CU1OAO = DIOGAO	221-1	7 BO314		RESET SOOO
TO	30	CI15	CI1511 = CD21AO (DE83AO)	188-1	F3315		L1-→NO	7		T105_	CU12	CU12A0 = DI06A0	224-9	9 01014	-	RESET SOO2
TO	30	CI16	CI1611 = DE82AO {SAOO }	189-1	F3415		L2 → NO21								F	
то	25	C031	CO3111 = CB1OAO (DE83AO)	207-4	H3601		RO ──►MEM	1							1	
		CI32	CI3211 = CD21AO (DE83AO)		H3815	H	NO43→ RO	7					-	ļ	-	
		C096	C09611 = DE88AO	212-4	H2914		1-→N006 0 14									
TO	50		TRASFERISCE NO IN BO SE		T. C2	1-	NO→ BO	7	+	15			T	1	1-	
1	-		MANCA CI32 0 CI33	1		П		7						1	Т	
			IF CI32 OR CI33 ARE ABSENT,			1	<u> </u>							1	1	
			TRANSFER NO BO	1		1								1	1	
TO	50	CI33	CI3311 = DE82AO { SAOO }	185-7	H2701	-	NO21→RO	7								
TO	40	C001	CO0111 = CB01A0 (DI49A0)	206-3	H3313		NI VI				1				П	
TI	06	CUO1	CUO1AO = CMO2AO (DI49AO)	219-2	B0416		SET SOO1									
TI	06	CUO4	CUO4AC = DE83AO {SAOO}	219-7	BO41.4		SET SO04	-	+ -							
LTI.	06	CUO5	CUO5AO = DI49AO	221-2	B0316		SET SOO5									
TI	06	CU07	CUO7AO = CM1OAO (EG64AO);	221-4	BO315		SET SOO7			ļ					<u> </u>	
<u> </u>			{(L1 = 1i) SA00}	1	ļ	\perp										
		CU10	CU10A0 = CM11A0 (DE82A0) SACO	1	B0314		RESET SOCO	4								
TI	06	CU15	CU15AO = DE83AO SAOO }	220-7	B0614		RESET SOO5	Ⅎ	+						\vdash	
L					·	-		_						1	-	
		1	60+63 0 1 1 0 0 0 X X {(L121	- 11)	\$ 0042	_	CONDIZCONDIT.	⊣			1	50+52 0 1 1 0 0 0 X 0	•		_	CONDIZCOND
Δ,	LOS	1	50+53 01 010 0 VV 5 8000	-				7		ALLO S	1					
1		1	E2+E3 1 1 1 0 0 0 1 X (L121	= 1i) •	SACO			7			1	1 1 1 1				
1	TO 1	HE /	5.					7		τo	THE /					
ı	STA	TE /		•		_		7		STA	TE /					
1		1						7			J					
П			T TITL			TT		7		\vdash	1			T	ΤĪ	T T T
اچ	П					П			1.	<u>a</u>						
اٿا:	ш		comp.	A DI 75	UBODI 7.5	<u> </u>	NE TIPO 1	- 0	6	F-1-	1	comp. DIA GRAM		HOODITE	1716	NE TIPO 1
1			emiss TIMING						. 4			emiss TIMING				
 			- appr		. On MA	. ,	UCE 460		+	<u> </u>		app/	3/14/1	. UnitA		UCE 460
1		_	Pappl.					_	1	1		rove - Pappl.			_	
	EHERA	r 😂 ELE	Sez-Sec. SPS			l N	140841370	1			AL 😂 ELE		-		N°	140241370
اء			toc. PREGNANA			1	nt. su fo. 140 fo. 139	1	0			loc. PREGNANA	ł			nt. su to. 141 to. 14

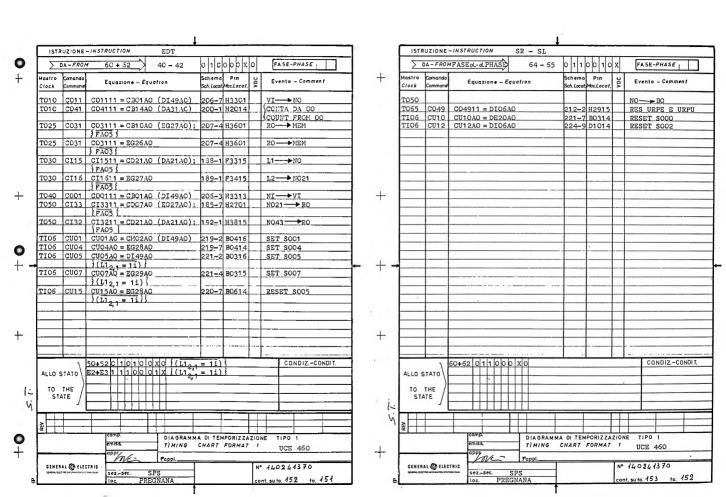


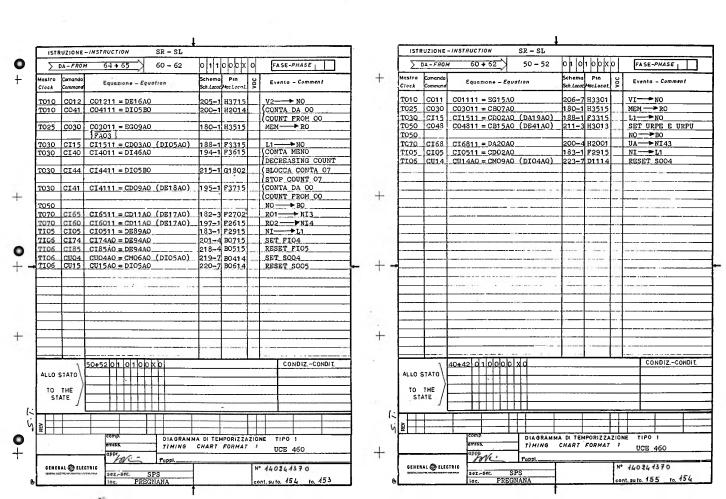


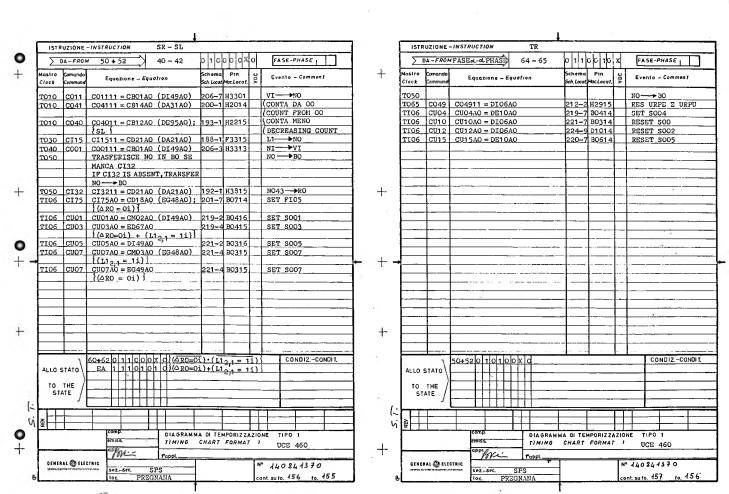


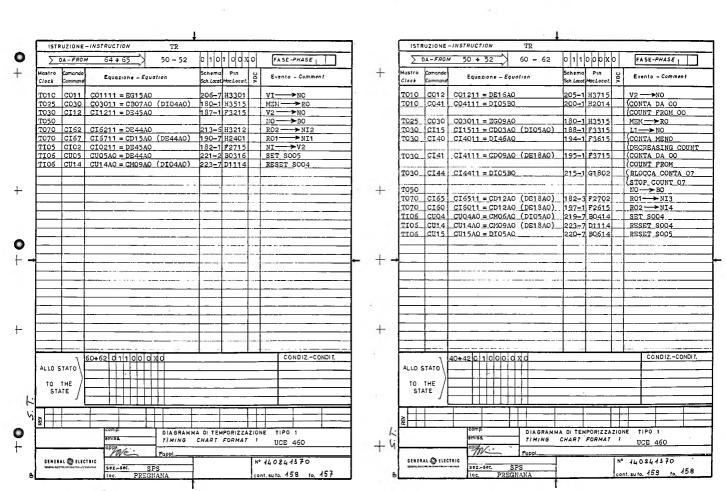






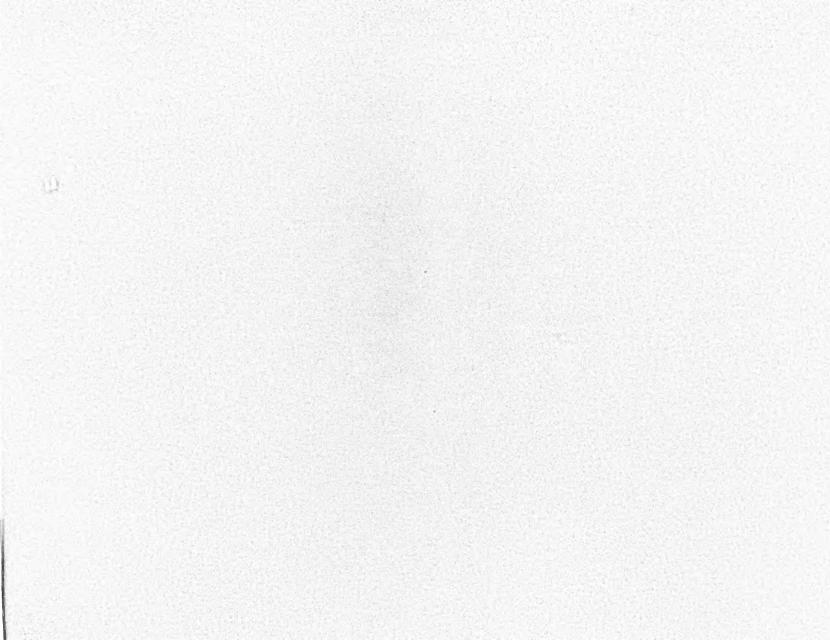






ISTRUZIONE -INSTRUCTION TR 0 1 0 0 0 0 X 0 40 - 42 FASE-PHASE DA-FROM 60 + 62 Schema Comando Evento - Comment Equazione - Equation Clock Sch. Lacat Mac Locat 206-7 н3301 CO1111 = CBO1AO (DI49AO) VI----NO CO4111 = CB14AO (DA31AO) C041 200-1 H2014 CONTA DA OO (COUNT FROM OO CO3111 = EG26AO 207-4 Н3601 T025 C031 RO → MEM 188-1 F3315 CI1511 = CD21AO (DA21AO) T030 CI15 L1 → NO 206-3 H3313 NI--->VI C001 C00111 = CB01A0 (DI49A0) CI3211 = CD21AO (DA21AO) 192-1 H3815 CI32 NO43--->RO TI06 CUO1 CUO1AO = CMO2AO (DI49AO) 219-2 B0416 219-7 B0414 SET S001 TI06 CU04 CU04A0 = EG28A0 SET SOO4 $\{(1121 = 1i)\}$ CUO5 CUO5AO = DI49AO 221-2 B0316 SET SOOS TIO6 CUOTAO = EG29AO 221-4 B0315 SET SOO7 TIO6 CUO7 [(L12.1 = 1i)] CU15 CU15A0 = EG28A0 RESET SOO5 220-7 B0614 TIO6 (Ile, = 1i) + CONDIZ.-CONDIT. 1(I1_{2,1} = 1i) ALLO STATO TO THE STATE DIAGRAMMA DI TEMPORIZZAZIONE emiss. TIMING CHART FORMAT 1 UCE 460 GENERAL @ ELECTRIC Nº 140241370 sez -sec. SPS PREGNANA fo. 159 ont, su fo. /

C



	L & ELECTRIC	DENOMINAZIONE U.E. GE115/3-GE130 Sotto Sisteme V.C.	EVOLUZIONE SCHEMI U.E.	CODICE Nº SERIE	SIGLA 33 2PJ 118/3 NAME 42 CPU30 P. 1 -
	duct Service	S.U. DESCRIPTION GEIBB-GEIBO CPU Subsystem	F.C.O. DRAWING STATUS LOG	CODE SERIAL No.	DISTINTA SCHEMI DRAWING LIST
	DATA DI ESECUZ.	D.M.	DATA DI ESECUZ. O.M.		$\overline{\mathbf{m}}$
	INSTALL: DATE F.	c.o.	INSTALL. DATE F.C.O.		
	0. M. F.C. O.		F.C.O. No.		
	Nº SCHEMA		Nº SCHEMA		
	DRAWING No.	, 	DRAWING No.		
	14023138 1		14023138 27/28	+++++++++++++++++++++++++++++++++++++++	
	2/		28//29		
	3/2		29/30		
	4/4		30/31		
	. 5/		34/32		
	6/4		57/33		
	1 1/6		33/34		
1	8/4		34/		
	9/1	,	34/ /35 35/ /36		
	. 69/		3/27		
	11/		34/ /37 33/ /38		
	12)		339	+++++++++++++++++++++++++++++++++++++++	
	13		340		++++++
	14		40,	+++++++++++++	
	14,	} 	41	++++++++	
	. 16			 	+++++++
	17				+++++++
	16	 		+++++++++++++++++++++++++++++++++++++	+++++++
	19	? 			+++++++
	80				++++++++++++++++++++++++++++++++++++
	21	 		+ 	++++++++++++++++++++++++++++++++++++
	21	2			
-	22	3			
	23	4			┤┤┼┼┼┼ ┩
	1	3			++++++
	24 25 25 1			4	
	1 26				
			and the second of the second o		
				·	10/1910 1/10/11/0
				. 1	10/1968 4/541.0.616.0

IND REV	NOME NAME	CAPITOLO CHAPTER	SCATOLA BOX	DESCRIZIONE IN ITALIANO ITALIAN DESCRIPTION	DESCRIZIONE IN INGLESE NOTE
	IGOLC	007	4	Condizione di U.P. bocch. 3	Condition of the P.U. connector 3
	IGOLD	008	4	Condizione di U.P. bocch. 4	Condition of the P.U. connector 4
	INES3	002	o 1	Interruzione da U.P. bocch. 3	Interruption from P.U. connector 3
	INES4	002	11	Interruzione da U.P. bocch. 4	Interruption from P.U. connector 4
	INVAB	086	14	Indirizzo non valido	Invalid address 1
	141				
H					
		-			
M					
\pm		1		2	
\dashv					
\pm					
+					
#					
#					
	1	<u> </u>			
_	25 404 2252	FIGATO BUISCOU	CRITE LIEUCHI	D DESCRITTO S. RIFERISCE AL LIVELLO ELETTRICO . SV. DEL SEGNALE	2 00 f 994 (5 12:9-58
NOTE	JE NUN SPEC	REPERTY DIVERSAL	THE EVENT DE	SCRIBED REFERS TO THE . SV. ELECTRIC CEVEL OF THE SIGNAL	
	. [- L'EVENTO DES	CR: TTO S: R:FER	SCE AL LIVEL	LO ELETTR CO DY, DEL SEGNALE	COMP. NOMENCLATURA SEGNALI - NOMENCLATURE LIST
	- THE EVENT DE	SCR:BED REFERS	TO THE OV. EL	ECTRIC LEVELOF THE SIGNAL	emiss.
					apply des 400

IND	NOME	CAPITOLO	SCATOLA	DESCRIZIONE IN ITALIANO	DESCRIZIONE IN INGLESE NOTE
REV	NAME	CHAPTER	вох	ITALIAN DESCRIPTION	ENGLISH DESCRIPTION
\neg	AORE3	018	30	Tasto "STAND BY" di console inserito	Console STAND BY key ON
_	AIFEC	007	2	Bit informazione in ingresso bocch. 3	Information bit in input connector 3
	AIFED	008	2	Bit informazione in ingresso bocch. 4	Information bit in input connector 4
\dashv	AIFUA	153	2	Bit informazione in uscita bocch. 1	Information bit in output connector 1 1
	AIFUC	153	10	Bit informazione in uscita bocch. 3	Information bit in output connector 3 1
	AIFUD	153	14	Bit informazione in uscita bocch. 4	Information bit in output connector 4 1
	AINI6	023	4	Inizializzazione	Initialization
	AINAF	012	21	Tasto "INAR" di console inserito	Console "INAR" key ON 1
	AITEF	013	- 8	Tasto "SITE" di console inserito	Console "SITE" key ON
	ABSI1	149	_19	Abilita caricamento registro S1 (Soloper collaudo)	Enables loading S1 register (For Q.C. only)
	ABVO1	149	16	Abilita caricamento registro VO (Solo per collaudo)	
	ACON2	012	20	Tasto "ACON" di console inserito	Console "ACON" key ON
\Box	ACOV2	012	18	Tasto "ACOV" di console inserito	Console "ACOV" key ON
	ACIC1	022	14	Abilita riciclo linea di ritardo	Enables delay line recycle
1	ACECB	012	22	Tasto "INCE" di console inserito	Console "INCE" key ON
	ADIR6	024	3	Disabilita "STEP BY STEP"	Disables "STEP BY STEP"
	AEBEC	163	13	Strobe carattere selezione UP bocch. 3	Strobe P.U. selection character connector 3 1
\Box	AEBED	163	10	Strobe carattere selezione UP bocch. 4	Strobe P.U. selection character connector 4 1
_	AECOC	163	14	Trigger di Reset selezione UP bocch. 3	Reset trigger of P.U. selection connector 3 1
	AECCD	163	11	Trigger di Reset selezione UP bocch. 4	Reset trigger of P.U. selection connector 4 1
	AF326	014	17	Commutatore di console in "NORM"	Console rotary switch in "NORM" position 1
_	ALO16	013	2	Tasto "LOAD1/2" di console disinserito	Console "LOAD1/2" key OFF
_	ALAMB	023	15	Accende lampadino di console "OPER. CALL"	Turn on "OPER CALL" console lamp 1
1	ALDEA	022	15	Avvia linea di ritardo	STARTS Delay line 1
-	ALTOF	025	16	Abilita esecuzione calcolo interno	Enables performance of internal calculation
	AM001 _	052	1		<u> </u>
-+	AM011	052	5		
\rightarrow	AMO21 AMO31	0 <u>52</u> 052	13		
\rightarrow	AMO41	052	3		
	AMO51	052	7		
-	AMO61	052	11		
	AMO71	052	15	Forzaggi da tasti "AM" di console	Forcings from "AM" console keys
-	AMO81	053	1		TOTAL SET CONSOLUTION
- 1	AMO91	053	5		
- 1	AM1 01	053	9		
\neg	AM111	053	13		
\neg				<u> </u>	
\neg					
	- CC MON 295	C-E ICATO DINEBON	WENTE LICVENT	D DESCRITTO SI RIFERISCE AL LIVELLO ELETTRICO . SW. DEL SEGNALE	
NOT					
				SCRIBED REFERS TO THE + 3V. ELECTR+C LEVEL OF THE SIGHAL LO ELETTRICO OV. DEL SEGNALE	COMP. NOMENCLATURA SE GNALI - NOMENCLATURE LIST
-				LO ELETRICO OV. DEL SEGNALE ECTRIC LEVELOF THE SIGNAL	emiss
	F - INC CAFA!	PERMITTINGEN VELEK?	IU INC UT. E	COUNTY FEACUTE LINE 21 PAYE	UCE 460

			,	.		
INO REV	NOME NAME	CAPITOLO CHAPTER	SCATOLA BOX	DESCRIZIONE IN ITALIANO ITALIAN DESCRIPTION	DESCRIZIONE IN INGLESE ENGLISH DESCRIPTION	NOTE
П	AM1 21	053	3 .			
	AM1 31	053	7	Forzaggi da tasti "AM" di console	Forcings from "AM" console keys	- 20
	AM1 41	053	11			
\vdash	AM1 51	053	15	<u> </u>		
\vdash	AMICB	012	12	Tasto "PAPA" di console inserito	Console "PAPA" kev ON	1
\vdash	AMEP1	013	11	Console di manutenzione disinserita	Disconnected maintenance console	-
┝	APLA1	013	17	Tasto "LAMPS CHECK" di console inserito	Console "LAMPS CHECK" key on	
├	ARIÇA ARESS	014 022	11 .	Tasto "RICI" di console disinserito Forza la configurazione 30 nel registro SO	Console "RICI" key GFF Forces the 80 configuration in the SO register	
\vdash	ASIN6	014	8	Tasto "STEP BY STEP" di console inserito	Console "STEP BY STEP" key ON	-
-	ASC16	014	11	Tasto "SWITCH 1" di console inserito	Console "SWITCH1" key ON	
-	ASC26	014	14	Tasto "SWITCH 2" di console inserito	Console "SWITCH 2" key ON	
	ASGA1	023	5	Staticizza il tasto "CLEAR" di console	Stores console "CLEAR" key	_
	ASTO6	022	29	Abilita il riciclo della linea di ritardo	Enables delay line ricycle	
	ATOCF	014	5	Tasto "STOC" di console inserito	Console "STOC" key ON	X
- 1	ATEMB	012_	15	Tasto "PATE" di console disinserito	Console "PATE" key OFF	
	ATTO1	025	19	Elaborazione ferma	Processing interrupted	
	AVIA1	023	12	Staticizza il tasto "START" di console	Stores console "START" key	
	AVER6	024	11	Condizione verificata	Verified condition	
		-				
-						
\vdash	i i					
		+				
 			_			
 		+		v 2 v 3		
\vdash		1				
\vdash		+				
1						
\Box		0+1				
		1				
$\sqcup \bot$						
_						
-						
NOTE				D DESCRITTO S: RIFER SCE AL L VELLO ELETTRICO . SV. DEL SEGNALE	 	
				SCRIBED REFERS TO THE + BV. ELECTR.C LEVEL OF THE S-GNAL		
				LO ELETTR CO DV. DEL SEGNALE	comp. NOMENCLATURA SE GNALI - NOMENCLATU	IRE LIST
	- THE EVENT DE	CR:BED REFERS	TO THE OV. EL	ECTRIC LEVELOF THE SIGNAL	008 450	
					tapol.	
					1440	23 1382
					sezsec. SPS	

-			1	DESCRIZIONE IN ITALIANO	<u>T</u>		DESCRI710N	E IN INGLESE	T T
IND REV	NOME NAME	CAPITOLO CHAPTER	SCATOLA BOX	ITALIAN DESCRIPTION			ENGLISH DE		NOTE
\neg	B0002	073	2						
	B0012	073	14_			<u> </u>			
	B0022	073	4						
	B0032	073	16						7.1
	B0042	074	2			l			
	B0052	074	12						
	B0062	074	4			PO D1-	A 3/A-		
	B0072	074	14	Bit del Registro BO		BO Regis	ter bits		,
	B0082	075	2			 			
	B0092 B0102	075 075	14			1			
	B0102	075	16			1			
	B0122	076	2						
-	B0132	076	12						
	B0142	076	4						
	B0152	076	14						
	BOCO1	116	1	Consenso caricamento registro BO			on to load BO		
	BIFEC	007	2	Bit informazione in ingresso bocch. 3				nput connector 3	111
	BIFED	008	2	Bit informazione in ingresso bocch. 4				nput connector 4	
	BIFUA	153	6	Bit informazione in uscita bocch. 1				tput connector 1	1
	BIFUC	153	19	Bit informazione in uscita bocch. 3				tput connector 3	
	BIFUD	153	23	Bit informazione in uscita bocch. 4				utput connector 4	11
	BASI1	218	5 6	Abilita caricamento registro SI		Enables	loading SI Re	egister	
	BUO01 BUO11	097	4						
_	BUO21	097	11			1			
	BU031	097	15			1			
\neg	BU041	097	20			1			
	BU051	096	4	<u> </u>					
	BU061	096	. 9						
	BU071	096	15	Bit d'uscita rete di conta		Counting	network out	out bits	
	BUO81	099	6						
	BUO91	099	4	<u> </u>					
	BU101	099	11						
\vdash	BU111	099	15	<u> </u>		 			
$\vdash \vdash$	BU121	_099	20		-	-			
\vdash	BU1 31	098	4	<u> </u>		 			
\vdash	BU1 41 BU1 51	098 098	15			 			
_	50171		 '/	· · · · · · · · · · · · · · · · · · ·		1		*	
	CC HON 080	CALLIA DI MEDEA	NCHIC LICHURA	TO DESCRITTO SI RIFERISCE AL LIVELLO ELETTRICO - SV. DEL SEGNALE	TIT				TT TT
NOT				SCRIBED REFERS TO THE . BV. ELECTRIC LEVEL OF THE SCHOOL	≩ □				
<u> </u>				LLO ELETTRICO DY, DEL SEGNALE	- - -	<u> </u>	сотр.	NOMENCLATURA SE GNALI - NO	MENCIATURE UST
				LECTRIC LEVELOF THE SIGNAL			emiss.		
	24011		,	July July			appro		CE 460
							approvi—	19appl	
7.					一	IERAL 🚳 ELECTRIC		SPS	™ 14023 1380

IND	NOME	CAPITOLO	SCATOLA	DESCRIZIONE IN ITALIANO	DESCRIZIONE IN INGLESE NO.
REV	NAME	CHAPTER	вох	ITALIAN DESCRIPTION	ENGLISH DESCRIPTION
	C0001	205	3	Trasferisce NI in PO	Transfers NI in PO
oxdot	C0011	206	3	Trasferisce NI in V1	Transfers NI in V1
L	C0021	207	1	Trasferisce NI in V2	Transfers NI in V2
\vdash	C0031	217	13	Trasferisce NI in V3	Transfers NI in V3
	C0041	190	. 6	Trasferisce NI in V4	Transfers NI in V4
\vdash	C0061	206	8	Trasferisce NI (00+07) in L2	Transfers NI (00+07) in L2 Transfers PO in NO
\vdash	C0101	208	2	Trasferisce PO in NO	Transfers V1 in NO
 -	C0111	206	7	Trasferisce V1 in NO Trasferisce V2 in NO	Transfers V2 in NO
	C01 21	205	4	Trasferisce V3 in NO	Transfers V3 in NO
	C0131 C0141	208	4	Trasferisce V4 in NO	Transfers V4 in NO
	C0141	207	2	Trasferisce L2 in NO (00+07)	Transfers L2 in NO (00+07)
	C0181	209	1	Abilita forzaggio in NO (00+07)	Enables forcing in NO (00+07)
	C0301	180	i	Lettura memoria in RO	Memory reading in RO
	C0311	207	4	Scrittura in memoria	Writing in memory
	C0351	210	4	Reset_errore interno	Internal error reset
	C0401	193	1	Conta meno	Counts minus
	C0411	200	1	Conta dal bit 00	Counts from the bit 00
	C0481	211	3	Set URPE e URPU	URPE and URPU Set
	C0491	212	2	Reset URPE e URPU	URPE and URPU Reset
	C0901	211	7		
	C0911	209	4		
	C0921	213	5		
	C0931	213	2	Forza "1" in NO (00+07) oppure NO (08+15)	Forces "1" in NO (00+07) or NO (08+15)
	C0941	21.3	4	* * * * * * * * * * * * * * * * * * *	
-	C0951	206	6	 	
	C0961	21.2	4		
-	CI001	205 180	5	Trasferisce NI in PO	Transfers NI in PO
	CI011	181	1	Trasferisce NI in V1	Transfers NI in PO
-	CI021	182	i	Trasferisce NI in V2	Transfers NI in V2
	CI031	211	6	Trasferisce NI in V3	Transfers NI in V3
	CI041	180	4	Trasferisce NI in V4	Transfers NI in V4
	CI051	183	1	Trasferisce NI in L1	Transfers NI in L1
	CI061	184	T i	Trasferisce NI (00+07) in L2	Transfers NI (00+07) in L2
	CI071	180	5	Trasferisce NI in L3	Transfers NI in L3
	CI081	207	3	Trasferisce NI (00+07) in FO	Transfers NI (00+07) in F0
NOTE	_ SE NON SP	CIFICATO DIVERSA	MENTE LIEVENT	O DESCRITTO SI RIFERISCE AL LIVELLO ELETTRICO . BV. DEL SEGNALE	
				SCRIBED REFERS TO THE . BV. ELECTRIC LEVEL OF THE SIGNAL	
				LLO ELETTRICO DV. DEL SEGNALE	COMP. NOMENCLATURA SEGNALI - NOMENCLATURE LIST
				LECTRIC LEVELOF THE SIGNAL	emiss. UCE 460
					appry
					ENERAL SELECTRIC SEZSEC. SPS

IND REV	NOME NAME	CAPITOLO CHAPTER	SCATOLA BOX	DESCRIZIONE IN ITALIANO Italian description				NE IN INGLESE Description		NOTE
	CI091	205	2	Trasferisce NI (08+15) in RI		Transfers	NI (08+15)	in RI		L
	CI101	185	8	Trasferisce PO in NO		Transfers	PO in NO			
	CI111	186	1	Trasferisce V1 in NO		Transfers	V1 in NO			
\neg	CI121	187	1	Trasferisce V2 in NO		Transfers	V2 in NO			
	CI151	188	1	Trasferisce L1 in NO		Transfers	L1 in NO			
	CI161	189	1	Trasferisce L2 in NO (00+07)		Transfers	L2 in NO (00+07)		
	CI171	223	5	Trasferisce L3 in NO		Transfers				
	CI191	185	3	Abilita forzaggi in NO (08+15)			rcings in N			
	CI201	190_	88	Abilita forzaggi da console in NO				NO from console		<u> </u>
	CI211	191	5	Trasferisce RI in NO (08+15)			RI in NO (<u> </u>
	CI321	192	1	Trasferisce NO (08+15) in RO			NO (08+15)			
	CI331	185	7	Trasferisce NO (00+07) in RO			NO (00+07)	in RO		
	CI341	193	3	Trasferisce NE in RO		Transfers				<u> </u>
	CI381	211	8_	Abilita set di AVER e ALTO		Enables A	ER and ALTO) Set		
	CI391	183	6	Reset AVER		AVER Rese	t			
	CI401	194	1	Conta meno		Counts min				
	CI411	195	1	Conta dal bit 00			om the bit (
	CI421	193	4	Conta dal bit 04			om the bit (1
	CI431	193	5	Blocca riporto della conta dal bit 03				f the counting fr		
\perp	CI441	215	1	Blocca riporto della conta dal bit 07				f the counting fr	om bit 07	<u> </u>
	CI451	196	2	Operazioni logiche		Logic oper				
	CI461	196	1	Operazioni decimali oppure AND logico			eration or			
	CI 471	190	3	Operazioni di sottrazione oppure ORE				r exclusive OR		<u> </u>
	CI501	215_	9	Opera solo bit 00+03 di Unità Aritmetica				ts 00+03 of Aritm		
	CI511	181	4	Opera solo bit 04+07 di Unita Aritmetica				ts 04+07 of Aritm	ectical Unit	
	CI601	197	1	Trasferisce RO (04+07) in NI (12+15)				in_NI (12+15)		
	CI611	181	5	Trasferisce RO (04+07) in NI (08+11)				in NI (08+11)		
	CI621	213	. 6	Trasferisce RO (04+07) in NI (04+07)				in NI (04+07)		
	CI631	198	5	Trasferisce RO (04+07) in NI (00+03)				in NI (00+03)_		
i	CI641_	199	1_1_	Trasferisce R0 (00+03) in NI (12+15)				in NI (12+15)		
	CI651	182	3	Trasferisce RO (00+03) in NI (08+11)		Transfers	RO (00+03)	in NI (08+11)		
	_CI661	185	6	Trasferisce RO (00+03) in NI (04+07)				in NI (04+07)		
	CI671	190_	7	Trasferisce RO (00+03) in NI (00+03)				in NI (00+03)		<u> </u>
	CI681	200	4	Trasferisce U.A. in NI (08+15)			U.A. in NI			
	CI 691	181	3	Trasferisce U.A. in NI (00+07)			U.A. in NI	(00+07)		
	CI701	201	1	Set FIOO		FIOO Set			· ·	
	CI711_	201_	8	Set FIO1		FIO1 Set				
						<u> </u>				
			1			1.00				
NC:	re _ SE NON S	EC:FICATO DIVERSA	MENTE L'EVEN	TO DESCRITTO SI RIFERISCE AL LIVELLO ELETTRICO . BV. DEL SEGNALE	J.					
NU				ESCRIBED REFERS TO THE . SV. ELECTRIC LEVEL OF THE SIGNAL	┦┋┞	 		++		-
-				LLO ELETTRICO OV. DEL SEGNALE	┰		comp.	NOMENCLATURA SE	GNALI - NOMENCLAT	URE LIST
-				LECTRIC LEVELOF THE SIGNAL			emiss.		UCE 460	
	- INC EYEN	DESCRIBED HEFERS	TO THE UT, E	ELECTRIC CEPTERS INE STURM			арре		000 400	
							Tovi	fappl		
-					┥	_	1	ı	INº 4∆	023 1380
						HERAL 🚳 ELECTRIC	sez sec.	SPS		

IND REV	NOME NAME	CAPITOLO CHAPTER	SCATOLA BOX	DESCRIZIONE IN ITALIANO ITALIAN DESCRIPTION			DESCRIZIO ENGLISH I		IN INGLES	E				NOT
747	CI721	201	5	Set FI02		FIO2 Set					•			
H	C1721	203	8	Set FI03		FIO3 Set								
}	CI741	201	3	Set FI04		FIO4 Set					•		\neg	
-	CI751	201	6	Set FI05		FIO5 Set								
\vdash	C1761	202	3	Set FI06		FIO6 Set							\top	
\vdash	C1771	222	11	Set ADIR		ADIR Set								
H	C1781	204	11	Reset ADIR		ADIR Reset	t							
H	CI801	204	3	Reset FIOO		FIOO Reset					100			
	CI811	204	8	Reset FIO1		FIO1 Reset	t							
\Box	CI821	202	7	Reset FIO2		FIO2 Reset								
\Box	CI831	204	7	Reset FIO3		FIO3 Reset	ţ.							
	CI841	218	1	Reset FIO4		FIO4 Reset	t							
	CI851	218	3	Reset FIO5		FIO5 Rese	t							
	CI861	202	1	Reset FI06		FIO6 Rese	t							
	CI871	224	11	Set ALAM		ALAM Set							_ _	•
	CI881	203	11	Reset ALAM		ALAM Rese	t							
	CI891	182	4	Set ALTO		ALTO Set								
	CIFEC	007	2	Bit informazione in ingresso bocch. 3			on bit in in							1_
\sqcup	CIFED	800	2	Bit informazione in ingresso bocch. 4			<u>on bit in in</u>						$oldsymbol{\perp}$	1_
\Box	CIFUA	153	12	Bit informazione in uscita bocch. 1			<u>on bit in ou</u>						_	1_
\perp	CIFUC	153	17	Bit informazione in uscita bocch. 3			on bit in ou						—	1_
\vdash	CIFUD_	153	21	Bit informazione in uscita bocch. 4			on bit in ou			or 4				1_
	CA101	037	4	Comando temporizzato (CO10, CI10)			mand (CO10.						—	
$1 \rightarrow$	CA111	036	44	Comando temporizzato (CO11, CI11)			mand (CO11.							
\vdash	CA121	036	15	Comando temporizzato (CO12, CI12)			mand (CO12.	C1.	12)				-	
 	CA131	039	10	Comando temporizzato (CO13)			mand (CO13)						+	
\vdash	CA1 41	037	10	Comando temporizzato (CO14)		Timed comm							+	
\vdash	CA151 CA161	036	13	Comando temporizzato (CI15)		Timed comm		OT:	• 6 \					
1	CA161	039	19	Comando temporizzato (CO16, CI16) Comando temporizzato (CI17)		Timed comm		UI	10)				+	
\vdash	CA171	037	13	Comando temporizzato (C117)		Timed comm				-			+	
 	CA191	039	8	Comando temporizzato (CI19)		Timed Comm							+	
-	CA201	036	6	Comando temporizzato (CI20)		Timed comm							\dashv	
\vdash	CA211	037	8	Comando temporizzato (CI21)		Timed comm								
	CA401	038	4	Comando temporizzato (CO40, CI40)		Timed comm		CT	40)				+-	
\vdash	CA411	038	11	Comando temporizzato (CO41, CI41)		Timed comm							+	
\vdash	CA421	038	19	Comando temporizzato (C142)		Timed comm			,				-	-
			ļ	10174		TIMES COMM							1	
NOT				TO DESCRIPTO SI RIFERISCE AL LIVELLO ELETTRICO - SW. DEL SEGNALE ESCRIBED REFERS TO THE - SW. ELECTRIC LEVEL OF THE SIGNAL	<u>`</u>			I				H		
1				LLO ELETTRICO OV. DEL SEGNALE	ــــــــــــــــــــــــــــــــــــــ	<u> </u>	COMP	4	<u> </u>			L L	ATURE	UST
				LECTRIC LEVELOF THE SIGNAL			emiss.	-	NOMENCLATUR	RA SEGNA				LIST
-	- INE ETERT	PERSON IDEA MELEK?	IN INC UV. E	FEGURIO ECITEUR INE SIUNAL	L_						UC	E 4	60	
					─ ┌─		approvie	1 1	fapol.					

				<u> </u>	
INO REV	NOME NAME	CAPITOLO CHAPTER	SCATOLA BOX	DESCRIZIONE IN ITALIANO Italian description	DESCRIZIONE IN INGLESE NOT ENGLISH DESCRIPTION
\neg	CA431	038	6	Comando temporizzato (CI43)	Timed command (CI43)
	CA441	038	13	Comando temporizzato (CI44)	Timed command (CI44)
	CAGU7	141	20	Reset generale operazioni esterne	External operation general reset
$\neg \neg$	CAPEC	007	4	Condizione rifiuto comando ad UP bocch. 3	Condition command rejection from UP connector 3 1
	CAPED	008	.4	Condizione rifiuto comando da UP bocch. 4	Condition command rejection from UP connector 4 1
	CE001	214	6	Trasferisce RO in RA	Transfers RO in RA
	CE011	214	4	Trasferisce RO in RE	Transfers RO in RE
	CE021	215	13	Abilita selezione canale esterno	Enables selection external channel I/O Logic Reset
	CE031	216	1	Reset logica I/U	Enables set of external error
_	CE051	214	5	Abilita set errore esterno	Enables set of external error Enables set of channel 1 error
	CE061	215	15	Abilita set errore canale 1 Set logica I/U	I/O Logic Set
	CE071	215 214	7	Emissione VICU	VICU issue
-	CE091	214	2	Invia TU10 di canale 1	Sends TU10 of channel 1
		214	3	Invia TU20 di canale 1	Sends TU20 of channel 1
-	CE101 CE111	215	4	Invia TU30 di canale 1	Sends TU30 of channel 1
	CE121	215	6	Invia TU10 di canale 3	Sends TU10 of channel 3
-	CE131	215	8	Invia TU20 di canale 3	Sends TU20 of channel 3
-	CE141	210	11	Invia TU30 di canale 3	Sends TU30 of channel 3
_	CE151	215	12	Emetti FIRU	Issue FIRU
	CE161	217	4	Carica buffer stampante	Load printer buffer
	CE171	217	15	Fine stampa	Stop printing
	CE181	214	1	Abilita reset richieste ciclo	Enables cycle request reset
	CE191	215	14	Reset selezione canale 3	Reset channel 3 selection
7	CU001	218	6		
\neg	CU011	219	1		
	CU021	220	3		
	CU031	219	3	Set registro SO	SO register set
	CU041	219	66		
	CU051	221	1	<u> </u>	
_	CU061	222	8		
	CU071	221	3		
	CU101_	221	6		
	CU111	223	1_1_		100
	CU121	224	8	Reset registro SO	SO register reset
	CU131	223	<u>3</u>		
-	CU1 41	223	├ °		
		-			
	ar uc:	2.5.0.70 0	1	O DECOR LED OF DECEMBER AND ASSESSED OF THE DECORPORATION OF THE DECORPO	
NOT				O DESCRITTO SI RIFER:SCE AL LIVELLO ELETTR'CO - SV. DEL SEGNALE SCRIBED REFERS TO THE - SV. FIFOTR-C IFVEL OF THE SIGNAL	
					comp. NOMENCLATURA SE GNAL! - NOMENCLATURE LIST
				LLO ELETTR-CO OV. DEL SEGNALE LECTRIC LEVELOF THE SIGNAL	
	T - THE EASK!	RESORIBED KELFKZ	IU IME UV, E	ELUTRIC ECTELUT INE STURM	UCE 460
					Pappl Pappl
					HERAL BELECTRIC Sezsec. SPS
					loc. PREGNANA cont. su to. 9 to.

IND REV	NOME NAME	CAPITOLO CHAPTER	SCATOLA BOX	DESCRIZIONE IN ITALIANO ITALIAN DESCRIPTION		DESCRIZIONE IN INGLESE ENGLISH DESCRIPTION		NOTE
	CU151	220	6					
	CU161	222	3	Reset registro SO	SO regis	ster reset		
	CU171	220	1	1	Toods Cu	ture status in SO and S1		
	CU20A	192	4	Carica stato futuro in SO e S1	Loads Fu	iture status in 30 and 31		
-								
-								
\exists								
7								
						· · · · · · · · · · · · · · · · · · ·		
=								
NOT				TO DESCRITTO SI RIFER SCE AL L'VELLO ELETTR CO . 3V. DEL SEGNALE	- E			
	- L'EVENTO D	ESCRITTO SI RIFE	RISCE AL LIVI	SCRIBED REFERS TO THE . BV. ELECTR.C LEVEL OF THE SIGNAL LLO ELETTR.CO OV. DEL SEGNALE	Δ	comp. NOMENCLATURA SE GN	ALI - NOMENCLATI	URE LIST
	THE EVENT	DESCRIBED REFERS	TO THE OV. 1	LECTRIC LEVELOF THE SIGNAL		appr. W 1appl.	UCE 460	
					GENERAL 🚳 ELECTRI		№ 140	23 1380
						loc. PREGNANA	cont. su f	a 10 fa 9

REV	NOME NAME	CAPITOLO CHAPTER	SCATOLA BOX	DESCRIZIONE IN ITALIANO ITALIAN DESCRIPTION	DESCRIZIONE IN INGLESE ENGLISH DESCRIPTION NOT
	DIFEC	007	9	Bit informazione in ingresso bocch.3	Information bit in input connector 3 1
\neg	DIFED	008	2	Bit informazione in ingresso bocch.4	Information bit in input connector 4
	DIFUA	154	14	Bit informazione in uscita bocch.1	Information bit in output connector 1
\neg	DIFUC	154	2	Bit informazione in uscita bocch.3	Information bit in output connector 3 1
	DIFUD	154	10	Bit informazione in uscita bocch.4	Information bit in output connector 4
	D1121	252	11	Decodificato stati di fase «	Phase of status decoded
	DUEMI	269	1 _	Condizionatore velocità interna dell'UC	Conditioning signal CPU internal speed
	DUGA1	78	16	Modo diagnostico	Dia_mostic mode
\exists				-	
					-
		-			
	(1)				
\rightrightarrows					
듸					
#					
\dashv					
NOT				D DESCRITO SI RIFERISCE AL LIVELLO ELETTRICO . SV. DEL SEGNALE SCRIBED REFERS TO THE . SV. ELECTRIC LEVEL OF THE SIGNAL	34
	L'EVENTO DE	SCRITTO SI RIFER	SCE AL LIVE	COTRIC LEVELOF THE SON, ELECTRIC LEVEL OF THE STORAL LOTRIC LEVELOF THE STORALE LOTRIC LEVELOF THE STORAL	comp. NOMENCLATURA SE GHALI - NOMENCLATURE LIST
_		ESUNIDED REFERS	10 INC 09, E1	COUNTY DETECT INE STUNK	appr. M. roppl
•					Sez_sec. SPS

INI		CAPITOLO		DESCRIZIONE IN ITALIANO			E IN INGLESE		- T	NOT	I E
RE	V NAME	CHAPTER	BOX	ITALIAN DESCRIPTION		ENGLISH DE					
	EIFEC	007	2	Bit informazione in ingresso bocch.3			out connector 3			1_	
	EIFED	008_	2	Bit informazione in ingresso bocch.4			out connector 4		—	11	
-	EIFUA	154	23	Bit informazione in uscita bocch.1			put connector 1			11	
	EIFUC	154	6	Bit informazione in uscita bocch.3			put connector 3			1_	
	EIFUD	154	19	Bit informazione in uscita bocch.4			put connector 4		$-\!\!+\!\!$	1	_
	EGOLC	007	3	Condizione errore di UP bocch. 3		ondition of PU			$-\!\!\!+$	1_	
	EGOLD	008	3	Condizione errore di UP bocch. 4		ondition of PU				1	_
_	ERARI	162	11	Errore disparità codice fotodisco		error of photoc			-+		_
	ERCAC	007	3	Condizione errore canale da UP bocch.3			on from PU connector		-		_
_	ERCAD	008	<u>3</u>	Condizione errore canale da UP bocch.4 Condizione errore canale da UP bocch.1			on from PU connector				_
E	ERCEA	006	6	Condizione errore Canale da or bocch.	Channet	error condition	on from Pu connector				_
_											_
	-								=		
				-			1		-		_
_											
_			ļ		-						_
	_										
											_
-							<u> </u>				
				-							_
_									\dashv		
									-+	:	
								1			_
_					-		***************************************		g ·		_
Ξ									=		_
							-		+		
									=		_
-					-			—	+		
Г											_
,				O DESCRITTO SI RIFERISCE AL LIVELLO ELETTRICO . SV. DEL SEGNALE	2			$\Pi\Pi$		 	Ŧ
				SCRIBED REFERS TO THE . BV. ELECTRIC LEVEL OF THE SIGNAL	Œ T						T
_				LLO ELETTR-CO DY. DEL SEGNALE	_	comp.	NOMENCLATURA SE GNALI -	NOMENO	CLATURE	LIST	
	- THE EVEN	T DESCRIBED REFERS	TO THE DY, E	LECTRIC LEVELOF THE SIGNAL	_	emiss.	UCE	460			

Table 1 to another than 1 to 1 to 1 to 1

IND REV	NOME NAME	CAPITOLO CHAPTER	SCATOLA BOX	DESCRIZIONE IN ITALIANO Italian description				DESCRIZE ENGLISH		IN INGLE Cription	SE				N 0 1	ΤE
	F0006	104	5	+												_
	F0016	104	14													_
-+	F0026	104	4													_
	F0036	104	16			 										_
	F0046	105	. 2	Bit del Registro di funzione FO	-	Bits of	f the	function	n re	egister F	0					_
	F0056	105	12	333333333333333333333333333333333333333										_		_
	F0066	105	4													_
-+-	F0076	105	14													_
_	FOS 1A	278	2	Forza caricamento S1		Forces	S1 1	pading								_
-+-	FI001	112	6)		1										_
	FI011	113	2							-						_
	FI011	113	10			1								\neg		_
	FI031	113	19	Bit del registro di condizioni FI		Bits o	f the	conditi-	ons	register	· FI					_
-+-	FI041	114	2	bit del registro di condizioni Fi		-								\neg		_
-	F1051	114	10											-		-
\rightarrow	F1061	114	19	· · · · · · · · · · · · · · · · · · ·												_
-	FIDAA	006	7	Condizione "quasi fine carta" bocch.1		Condi t	ion "	11most e	nd a	of_paper*	connec	tor 1		\neg	1	_
\rightarrow	FIDEB	006	3	Condizione "fine flusso" bocch.2						connect					<u></u>	_
-	FIFEC	007	2	Bit informazione in ingresso bocch.3						put conne					1	_
-	FIFED	008	2	Bit informazione in ingresso bocch.4						put conne				o	<u>-</u>	_
	FIFUA	154	21	Bit informazione in uscita bocch.1						tput conn					<u>_</u>	-
-+	FIFUC	154	12	Bit informazione in uscita bocch. 3						tput conn				_	1	_
-+-	FIFUD	154	17	Bit informazione in uscita bocch.4						tput conn					1	_
-	FINO1	006	- 17	Condizione di "fuori servizio" bocch.1						ervice" c						_
-+	FINIB	006	3	Condizione di FINE bocch.2				on conne			.OILICC CO				1	_
_	FINAA	006	4	Condizione di FINE bocch.1				n conne							1	_
\neg	FINEC	007	3	Condizione di FINE bocch.3				on conne						-	. 1	_
-	FINED	008	3	Condizione di FINE bocch.1				on conne							1	_
-	FINUA	162	6	Comando FINU bocch. 1				conne							<u>i</u> _	_
-	FINUC	163	2	Comando FINU bocch.3				J conne						-	1	_
-+	FINUD	162	13	Comando FINU bocch.4				J conne						-	1	_
	FIRUA	162	8	Trigger sblocco freno carta bocch.1						release	connec	tor 1		-	1	_
	FISEC	007	3	Condizione di UP bocch.3				PU con			Comics				<u> </u>	_
-1	FISED	008	3	Condizione di UP bocch.4				PU con							<u> </u>	_
-	FA006	112	13) DOCUMENT		1 30		0 _ 00111								_
-	FA016	113	12	Bit del registro di condizioni FA		Bits O	f the	condition	ons	register	FA					_
-+	FA026	113	21			T BE CS O		Condition		10915 001						_
						1								_	-	_
						1						-	_		-	_
NOTE				D DESCRITTO SI RIFER:SCE AL L'VELLO ELETTR'CO + SV. DEL SEGNALE	<u></u>				H			$\neg \Gamma$	H		+-	Ŧ
				SCRIBED REFERS TO THE . 3V. ELECTRIC LEVEL OF THE SIGNAL	ــــــــــــــــــــــــــــــــــــــ										Γ	I
				LO ELETTR-CO OV, DEL SEGNALE				mp. niss.		NOMENCLAT				ATURE	LIST	
	1 - THE EVENT	DESCRIBED REFERS	TO THE OV. E	ECTRIC LEVELOF THE SIGNAL	Ш				4			UCE 460				_
					1 [L	We-		fappl			_			_
					1	ERAL 🚳 ELECTI		zsec. SPS				1	٦ 1	402	3 138	٥
						CA	··· se	4 sec. op:	د					u fo. 13	la.	

	ND EV	NOME NAME	CAPITOLO CHAPTER	SCATOLA BOX	DESCRIZIONE IN ITALIANO ITALIAN DESCRIPTION	DESCRIZIONE IN INGLESE ENGLISH DESCRIPTION	NOTE
۲	-	FA036	113	26	1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1		 -
H	-	FA046	114	8	Bit del registro di condizioni FA	Bit of the conditions register FA	
r		FA056	114	21	SIT WELL TENTON OF CONSTITUTION IN	2002 000 000000000000000000000000000000	
H		FA066	114	26			
ī		FUOOA	006	. 7			1
_	1	FU01A	006	7			1
		FU02A	C06	7			1
		FUO3A	006	7			1
	L	FUO4A	006	7	Bit ingresso da fotodisco bocch. 1	Input bits from photodisc connector 1	1
		FUO5A	006	7		AT Y	1
		FUO6A	006	5			1
		FUO7A	006	5			1_
		FUO8A	005	5			1
	_	FUO9A	COS	4	Strobe codice di fotodisco bocch. 1	Photodisc code strobe connector 1	1_
		FU22A	006	5	Condizione "non operabile" bocch. 1	Condition of "not operable" connector 1	
	_	FELO6	002	4	Fiscelle per scelta durata ciclo di U.C.	Connections for C.P.U. cycle period choice	
	—∤_	FELI6	002	_ 4			
	_	FUL26	002	3	Fiscelle per scelta bocchettoni di inizializzazione	Connections for program loading connectors choice	
	—⊨	FUL36	002	3.			
		FUL46	217	1	Fiscella per abilitazione prestazioni aggiunte	Connections to enable additional performances	
		FUPOA	006		Condizione "disponibilità" bocch. 1	Condition of availability connector 1	1
		FUSEA	006	7	Condizione di "fuori servizio" bocc. 1	Condition of "Out-of-service" connector 1	1
_	一十				fr a		
					14.4	·	
					96 - \$616 - \$15		
					1		
_							
_	_		_				
	-						
							
	-			-			
	-						
-	-			<u> </u>			
-	-						-
	-			· -			
	-						
			1		· · · · · · · · · · · · · · · · · · ·		
	_	25 1121 255					- 1
	NOTE				O DESCRIPTO SI RIFER SCE AL L VELLO ELETTRICO - SV. DEL SEGNALE SCRIBED REFERS TO THE . SV. ELECTRIC LEVEL OF THE SIGNAL		
_						COMP. MONENCI ATLIDA SE GNALL - NOMENCI ATLI	
					LLO ELETTR CO DV. DEL SEGNALE	HOMEIGERIONE SE ONACI	HE LIST
		- INF FAFET	DESTA BED MELEKS	IO IME UF. E	LECTRIC LEVELOF THE SIGNAL	UCE 460	
						Tuppl.	
-						Nº 140	23 138 2
	_		•				14 10 1:
				·····		Tibe. 4 Kadhiyan 1 Colkisa K	17 15 1

F.	סאו	NOME	CAPITOLO	SCATOLA	DESCRIZIONE IN ITALIANO	1 1	1	DESCRIZION	NE IN INGLESE		\top	NOTE
	REV	NAME	CHAPTER	вох	ITALIAN DESCRIPTION			ENGLISH DI	ESCRIPTION			
ľ	\neg	GIFEC	007	2	Bit informazione in ingresso bocch. 3		Information	on bit in in	put connector 3	í		11
H		GIFED	008	2	Bit informazione in ingresso bocch. 4				put connector 4			1
r		GIFUA	155	14	Bit informazione in uscita bocch. 1				tput connector			1
Ī		GIFUC	155	10	Bit informazione in uscita bocch. 3				tput connector			1
		GIFUD	155	2	Bit informazione in uscita bocch. 4	1-1	Information	on bit in ou	tput connector	4		1
r		GEC01	086	20	Abilita check calcolato a memoria				eck to memory			
Γ		GECE1	085	- 22	Check calcolato		Calculated				-	
		GERI6	086	10	Errore interno	_	Internal e			356.3	—	
ŀ		GEST1	085	23	Set errore interno		Internal	error set			+	
	1											
	-											
	#										\mp	- 1
	-+										+	
	_										1	
							 				二二	
									100			
							 				+	
	#											
					\$1							
	-+						 					
	-			ļ			ļ				\mp	
	1	· · · · · · · · · · · · · · · · · · ·										
			_								\pm	
	$\neg \Gamma$											
	_										=	
j	NOT	SE NON SP	EC:FICATO DIVERSA	MENTE L'EYENT	D DESCRITTO SI RIFERISCE AL LIVELLO ELETTRICO . DV. DEL SEGNALE	T ₂ E						
		- MLESS OT	HERWISE SPECIFIE	THE EVENT DE	SCRIBED REFERS TO THE . BV. ELECTR.C LEVEL OF THE SIGNAL		 	+ +	++	+		 -
		- L'EVENTO D	ESCRITTO SI RIFE	TO THE OV	LO ELETTR'CO OV. DEL SEGNALE LECTRIC LEVELOF THE SIGNAL			comp. emiss.	NOMENCLATURA SE	GNALI - NOMENC UCE 4		LIST
		- 1110 67611	PERSON FOLD METERS	E	SOURCE CELED INC SEMAL			appr. We-	fappl,	UCE 4	50	
							ERAL 🏟 ELECTRIC	111	T. 2650	I Nº	1/02	3 1380

ND PEV	NOME NAME	CAPITOLO CHAPTER	SCATOLA BOX	DESCRIZIONE IN ITALIANO <i>Italian description</i>			DESCRIZI ENGLISH	ONE IN Descript					<u> </u>	NOTE
	L1006	057	1										1	
$\neg \vdash$	L1016	057	20		0									
$\neg \vdash$	L1026	057	21		9	_								
_	L1036	057	24											
\neg	L1046	060	1											
-	L1056	060	20											
-	L1066	060	21	>Bit del Registro di lunghezza L1		Bits of L	1 length re	gister						
	L1076	060	24								1			
	L1086	063	1											
-	L1096	063	20											
	L1106	063	21			1								
_	L1116	063	24			1							1	
-+	L1126	066	1			1								
\rightarrow	L1136	066	20										1	
_	L1146	066	21										1	
_	L1156	066	24										1	
-+	LIFEC	007	2	Bit informazione in ingresso bocch. 3		Information	on bit in i	nput c	onnec tor	3				1
-	LIFED	008	2	Bit informazione in ingresso bocch. 4			on bit in i						1	1
	LIFUA	155	23	Bit informazione in uscita bocch. 1			on bit in c						1	1
_	LIFUC	155	19	Bit informazione in uscita bocch. 3			on bit in c						1	1
	LIFUD	155	6	Bit informazione in uscita bocch. 4	7		on bit in c						1	1
	LIU16	068	5	Decodificato L1 (00+03) = "UNI"			L1 00+03 =						 	
	LIUM6	068	10	Decodificato L1 (00+07) = "UNI"			L1 00+07 =			-			1	
	LIZIF	058	7	Decodificato L1 (00+03) = "ZERI"			L1 00+03 =							
-+	LIZ2A	061	7	Decodificato L1 (04+07) = "ZERI"			L1 04+07 =						 	
-+	LIZZA	064	7	Decodificato L1 (08+11) = "ZERI"			L1 08+11 =						1	
-+	LIZ3A LIZ4A	067	7	Decodificato L1 (12+15) = "ZERI"			L1 12+15 =						+	
-+	LIZE6	068	23	Decodificato L1 (00+15) = "ZERI"			L1 00+15 =						+-	
-+	L2006	041	5	Decodificate by (0041)) = ZBRI		Decouring	HI 0011) -	- 1100	Luncio				+	
	L2016	041	11			 							+	
	12026	041	21				~-						+	
-+			25			 							1	
-+	L2036 L2046	041 044	5										 	
		044_	11	Bit_del Registro Ausiliario L2		Pite of T	2 auxiliar	r magic	ton				 	
-	L2056 L2066	044_	21	BIL GET KEGISTO AUSTITATIO DZ		BITS OF F	e anvittal.	Teals					 	
	L2076	044	25			+							 	
-	L2076	044	6	Bit del Registro di lunghezza L3 canale 3		Bits of 1	ength regis	ter L3	channel	3			\vdash	
$\equiv \perp$														
+		+											 	
NOTE	_ SE NON SPE	CIFICATO DIVERSA	MENTE L'EVENT	O DESCRITTO SI RIFERISCE AL LIVELLO ELETTRICO . SV. DEL SEGNALE						T		I		\Box
11016				SCRIBED REFERS TO THE . BV. ELECTRIC LEVEL OF THE SIGNAL	B	+		\vdash \vdash \vdash		+	\rightarrow	+	-+	-
				LLO ELETTR:CO OV. DEL SEGNALE	ᅮ		comp	NO.	ENCLATURA	SE GNA!	LI - NO	MENCLAT	URE LIS	7
				LECTRIC LEVELOF THE SIGNAL			emiss.	_				UCE 4		
	141				_ _		appy Wini	-				UUE 4		
							VIIC	Pappi	T -			Nº 4 /	0224	20.
-					9 E	NERAL 🍪 ELECTRIC	sez sec.	SPS				. 14	023 1	200
			•					GNANA			1	cont. su	fa 16	fo.

	L3011 L3021 L3031 L3041 L3051 L3061 L3071 L3091 L3101 L3101 L3111 L3121 L3131 L3141 L3151 L3226 L3226 L3226 L3236	041 041 041 044 044 044 047 047 047 047 050 050 050 050 042	7 8 9 6 7 8 9 6 7 8 9 6 7 8 9 9 13 13	Decodificato L3 (00+03) = "ZERI" Decodificato L3 (00+07) = "ZERI"		Bits of le	ngth regis	ter L3 cha	nnel 3			
	L3031 L3041 L3051 L3061 L3061 L3061 L3091 L3101 L3111 L3112 L3121 L3131 L3141 L3141 L3151 L3216 L3226 L3226	041 044 044 044 047 047 047 047 050 050 050 042 045 048	9 6 7 8 9 6 7 8 9 6 7 8 9	Decodificato L3 (00+03) = "ZERI"				ter L3 cha	unnel 3			
	L3041 L3051 L3061 L3071 L3081 L3091 L3101 L3111 L3121 L3131 L3141 L3151 L3216 L3216 L3226 L3236	044 044 044 047 047 047 047 050 050 050 050 042 042	6 7 8 9 6 7 8 9 6 7 8 9	Decodificato L3 (00+03) = "ZERI"				ter L3 cha	nnel 3			
	L3051 L3061 L3071 L3081 L3091 L3101 L3111 L3121 L3131 L3141 L3151 L3216 L3226 L3236	044 044 044 047 047 047 047 050 050 050 050 042 042	7 8 9 6 7 8 9 6 7 8 9	Decodificato L3 (00+03) = "ZERI"				ter L3 cha	nnel 3			
	L3061 L3071 L3091 L3091 L3101 L3111 L3121 L3131 L3141 L3151 L3216 L3226 L3236	044 044 047 047 047 047 050 050 050 050 042 045	8 9 6 7 8 9 6 7 8 9	Decodificato L3 (00+03) = "ZERI"				ter L3 cha	nnel 3			
	L3071 L3081 L3091 L3101 L3111 L3121 L3131 L3141 L3151 L3216 L3226 L3236	044 047 047 047 047 050 050 050 050 042 045	9 6 7 8 9 6 7 8 9	Decodificato L3 (00+03) = "ZERI"				ter L3 cha	nnel 3			
	L3081 L3091 L3101 L3111 L3121 L3131 L3141 L3151 L3216 L3226 L3236	047 047 047 047 050 050 050 050 042 045 048	6 7 8 9 6 7 8 9	Decodificato L3 (00+03) = "ZERI"				ter L3 cha	nnel 3			
	L3091 L3101 L3111 L3121 L3131 L3141 L3151 L3216 L3226 L3236	047 047 047 050 050 050 050 050 042 045 048	7 8 9 6 7 8 9	Decodificato L3 (00+03) = "ZERI"				ter L3 cha	nnel 3			
	L3101 L3111 L3121 L3131 L3141 L3151 L3216 L3226 L3236	047 047 050 050 050 050 050 042 045 048	8 9 6 7 8 9			Decoding I	72 (20,01)					
	L3111 L3121 L3131 L3141 L3151 L3216 L3226 L3236	047 050 050 050 050 050 042 045 048	9 6 7 8 9			Decoding I	20 (00,00)					
	L3121 L3131 L3141 L3151 L3216 L3226 L3236	050 050 050 050 050 042 045 048	6 7 8 9			Decoding I	(20.02)					
	L3131 L3141 L3151 L3Z16 L3Z26 L3Z36	050 050 050 042 045 048	7 8 9 13			Decoding I	(00.00)					
	L3141 L3151 L3Z16 L3Z26 L3Z36	050 050 042 045 048	8 9 13			Decoding I	(00.02)					
	L3151 L3Z16 L3Z26 L3Z36	050 042 045 048	9			Decoding I	(00.00)					
	L3Z16 L3Z26 L3Z36	042 045 048	13			Decoding I	n (00+01)					-
	L3Z26 L3Z36	045 048			-	Decoding I						
	L3Z36	048	13	Decodificato I.3 (04±07) = "7EPI"								
							3 (04+07)					
	L3Z46		13	Decodificato L3 (08+11) = "ZERI"			3 (08+11)					
		051	13	Decodificato L3 (12+15) = "ZERI"			3 (12+15)					
	LA001	412	1_	Uscita filo di senso - Piano "O" - 1º Matrice			output -					ANA
—	LA011	412	_1_	Uscita filo di senso - Piano "O" - 1º Matrice			e output -					ANA
	LA021	412	2	Uscita filo di senso - Piano "O" - 1º Matrice			e output -					ANA
	LA031	412	2	Uscita filo di senso - Piano "O" - 1º Matrice			output -					ANA
	LA041	413	1	Uscita filo di senso - Piano "O" - 2º Matrice		Sense wire	output -	Plane "0"	- 2nd	Stack		ANA
	LA051	413	1_1_	Uscita filo di senso - Piano "0" - 2º Matrice			output -					ANA_
_	LA061	.41.3	2	Uscita filo di senso - Piano "O" - 2º Matrice			output -					ANA
	LA071	413	2	Uscita filo di senso - Piano "O" - 2º Matrice			output -					ANA
	LA101	412	1_1_	Uscita filo di senso - Piano "1" - 1º Matrice			output -					ANA
	LA111	412		Uscita filo di senso - Piano "1" - 1º Matrice			output -					ANA
	LA121 LA131	412	2 2	Uscita filo di senso - Piano "1" - 1º Matrice			output -					ANA_
+		413	1	Uscita filo di senso - Piano "1" - 1º Matrice								ANA
	LA141 LA151	413	1 1	Uscita filo di senso - Piano "1" - 2º Matrice			output -					ANA ANA
-+-	LA161	413	2	Uscita filo di senso - Piano "1" - 2º Matrice			output -					ANA
-	LA171	413	2	Uscita filo di senso - Piano "1" - 2º Matrice Uscita filo di senso - Piano "1" - 2º Matrice			output -					ANA
	LA201	412	1	Uscita filo di senso - Piano "2" - 1º Matrice			output -					ANA
_	LA211	412	1-1-	Uscita filo di senso - Piano "2" - 1º Matrice			output -					ANA
	LINE I	714	 	OSCICATITO UI SENSO - FIANO "2" - 1- MACITCE	-+	Sense wire	e output → .	riane "Z"	- 1	S Lack		ANA
	-											
NOTE				TO DESCRITTO SI RIFER SCE AL L'YELLO ELETTR CO + BV. DEL SEGNALE	اچ							
				ESCRIBED REFERS TO THE . BV. ELECTR-C LEVEL OF THE SIGNAL	<u> </u>							
1				LLO ELETTR'CO OV. DEL SEGNALE	1		comp. emiss.	NOMENCL	ATURA SE	GNALI - NOA	IENCLAT Ü	RE LIST
	- INF EAFME DE	ZEKIRED KELEKZ	TO THE OV. E	LECTRIC LEVELOF THE SIGNAL	1					ι	JCE 460)
							in Moledan	fappi				

IND .	NOME	CAPITOLO	SCATOLA	DESCRIZIONE IN ITALIANO		1		NE IN INGLE	SE.	$\neg \neg$	NOTE
REV	NAME	CHAPTER	вох	ITALIAN DESCRIPTION		 		DESCRIPTION		$-\!\!\!-\!\!\!\!+$	
	LA221	412	3	Uscita filo di senso - Piano "2" - 1º Matr			re output -				ANA
$-\bot$	LA231	412	3	Uscita filo di senso - Piano "2" - 1º Matr			re output -				ANA
	LA241	413	1	Uscita filo di senso - Piano "2" - 2º Matr			re output -				ANA
	LA251.	413	11	Uscita filo di senso - Piano "2" - 2º Matr			re output -				ANA
<u> </u>	LA261	413	3	Uscita filo di senso - Piano "2" - 2º Matr			re output -				ANA
	LA271	41.3	3_	Uscita filo di senso - Piano "2" - 2º Matr			re output -				ANA
	LA301	412	2	Uscita Filo di senso - Piano "3" - 1º Matr		Sense wi	re output -	<u> Plane "3" -</u>	15 Stack		ANA
	LA311	412	2	Uscita filo di senso - Piano "3" - 1º Matr		Sense wi	re output -	Plane "3" -	13t Stack		ANA
-+	LA321	412	3	Uscita filo di senso - Piano "3" - 1º Matr		Sense wil	re output -	Plane "3" -	4 St Stack		
	LA331	412	3	Uscita filo di senso - Piano "3" - 1º Matr		Sense Wi	re output -	Plane "3" -	and Stack	\rightarrow	ANA
-+	LA341	413	2	Uscita filo di senso - Piano "3" - 2º Matr		Sense Wi	re output -	Plane "3" -	and Stack		ANA
-+	LA351	413	2	Uscita filo di senso - Piano "3" - 2º Matr		Sense wi	re output -	Plane "3" =	and stack	-	ANA
-	LA361	413	3	Uscita filo di senso - Piano "3" - 2º Matr		Sense WI.	re output -	Plane 3 -	and attack		ANA
	LA371	413	3	Uscita filo di senso - Piano "3" - 2º Matr		Sense Wil	re output -	Plane "3" -	1St Ctack	\rightarrow	ANA
-+	LA401	412	3	Uscita filo di senso - Piano "4" - 1º Matr		Sense wi.	re output -	Plane "4" =	1St etack		ANA
	LA411	412	3	Uscita filo di senso - Piano "4" - 1º Matr		Sense Wi	re output -	Plane "4" -	1St Stack		ANA
	LA421	412	5	Uscita filo di senso - Piano "4" - 1º Matr		Sense Wi	re output -	Plane 444	1St Stack	\rightarrow	ANA
-+	LA431	412	5	Uscita filo di senso - Piano "4" - 1° Matr Uscita filo di senso - Piano "4" - 2° Matr			re output -			+	ANA
	LA441	413	3_	Uscita filo di senso - Piano "4" - 2° Matr Uscita filo di senso - Piano "4" - 2° Matr			re output -				ANA
	LA451	413	3_	Uscita filo di senso - Fiano "4" - 2º Matr			re output -			-	ANA
-+	LA461 LA471	413 413	5 5	Uscita filo di senso - Piano "4" - 2º Matr			re output -			-	ANA
	LA501	412	4	Uscita filo di senso - Piano "5" - 1º Matr			re output -				ANA
-	LA51.1	412	4	Uscita filo di senso - Piano "5" - 1º Matr			re output -			-	ANA
-	LA521	412	5_	Uscita filo di senso - Piano "5" - 1º Matr			re output -			$\overline{}$	ANA
	LA531	412	5	Uscita filo di senso - Piano "5" - 1º Matr			re output -				ANA
-	LA541	413	4	Uscita filo di senso - Piano "5" - 2º Matr			re output -				ANA
_	LA551	413	4	Uscita filo di senso - Piano "5" - 2º Matr	.ce		re output -				ANA
	LA561	413	5	Uscita filo di senso - Piano "5" - 2º Matr			re output -				ANA _
	LA571	413	5	Uscita filo di senso - Piano "5" - 2º Matr			re output -				ANA_
	LA601	412	4	Uscita filo di senso - Piano "6" - 1º Matr			re output -				ANA
	LA611	412	4 .	Uscita filo di senso - Piano "6" - 1º Matr	.ce	Sense wil	re output -	Plane "6" -	1 St Stack		ANA
	LA621	412	6	Uscita filo di senso - Piano "6" - 1º Matr	.ce	Sense win	re output - :	Plane "6" -	1st Stack		ANA
	LA631	412	- 6	Uscita filo di senso - Piano "6" - 1º Matr		Sense win	re output - :	Plane "6" -	1st Stack		ANA
	LA641	413	4	Uscita filo di senso - Piano "6" - 2º Matr	.ce		re output -				ANA
	LA651	413	4	Uscita filo di senso - Piano "6" - 2º Matr	.ce		re output - :				ANA
	LA661	413	6	Uscita filo di senso - Piano "6" - 2º Matr	.ce	Sense wi	re output - :	Plane "6" -	2nd Stack		ANA_
						<u> </u>					
				<u> </u>						\longrightarrow	
						<u> </u>					
NOTE				D DESCRITTO SI RIFERISCE AL L'VELLO ELETTRICO . SM. DEL SEGNALE	Ş			++ +		+	
				SCREBED REFERS TO THE . 3V. ELECTRIC LEVEL OF THE SIGNAL	æ						19.6
				LO ELETTR-CO OV. DEL SEGNALE			comp. emiss.	NOMENCLATU	RA SEGNALI - NO		E LIST
	- THE EVENT	DESCRIBED REFERS	TO THE DV. EL	ECTRIC LEVELOF THE SIGNAL		~	ADDE 4	-	UC	CE 460_	
							101	facel			

 \downarrow

					↓ ↑		
IN R	D EV	NOME <i>NAME</i>	CAPITOLO CHAPTER	SCATOLA BOX	DESCRIZIONE IN ITALIANO DESCRIZIONE IN INGLESE ITALIAN DESCRIPTION ENGLISH DESCRIPTION		NOTE
	-	LA571	413	6	Uscita filo di senso - Piano "6" - 2º Matrice Sense wire output - Plane "6" - 2nd Stack		ANA
		LA701	412	4	Uscita filo di senso - Piano "7" - 1º Matrice Sense wire output - Plane "7" - 1st Stack		ANA
		LA711	412	4	Uscita Filo di senso - Piano "7" - 1º Matrice Sense wire output - Plane "7" - 1st Stack		ANA
L	_	LA721	412	6	Uscita filo di senso - Piano "7" - 1° Matrice Sense wire output - Plane "7" - 1st Stack		ANA
L	\bot	LA731	412	6	Uscita filo di senso - Piano "7" - 1º Matrice Sense wire output - Plane "7" - 1st Stack		ANA
⊢	+	LA741	413	4	Uscita filo di senso - Piano "7" - 2º Matrice Sense wire output - Plane "7" - 2nd Stack		ANA
┡	+	LA751	413	44	Uscita filo di senso - Piano "7" - 2º Matrice Sense wire output - Plane "7" - 2 nd Stack Uscita filo di senso - Piano "7" - 2º Matrice Sense wire output - Plane "7" - 2 nd Stack	+	ANA
Н	-+-	LA761	413	6	Uscita filo di senso - Piano "7" - 2º Matrice Sense wire output - Plane "7" - 2º Stack Uscita filo di senso - Piano "7" - 2º Matrice Sense wire output - Plane "7" - 2º Stack		ANA
⊢	-+-	LA771	413			-	ANA
H	-+-	LA801 LA811	412	<u>5</u>	Uscita filo di senso - Piano "8" - 1º Matrice Sense wire output - Plane "8" - 1 st Stack Uscita filo di senso - Piano "8" - 1º Matrice Sense wire output - Plane "8" - 1 st Stack		ANA
H	+	LA821	412	6	Uscita filo di senso - Piano "8" - 1° Matrice Sense wire output - Plane "8" - 1° Stack		ANA ANA
Г	_	LA831	412	6	Uscita filo di senso - Piano "8" - 1º Matrice Sense wire output - Plane "8" - 1st Stack		_ ANA
Т		LA841	413	5	Scita filo di senso - Piano "8" - 2º Matrice Sense wire output - Plane "8" - 2 nd Stack		ANA
Г	-	LA851	413	5	Uscita filo di senso - Piano "8" - 2º Matrice Sense vire output - Plane "8" - 2nd Stack		ANA
	\neg	LA861	413	6	Uscita filo di senso - Piano "8" - 2º Matrice Sense wire output - Plane "8" - 2nd Stack		ANA
Т	\neg	LA871	413	6	Uscita filo di senso - Piano "8" - 2° Matrice Sense wire output - Plane "8" - 2 nd Stack		ANA
		LE001	388	19	Lettura piani "O" di memoria Memory read of planes "O"		7,51-1.1
		LEO11	388	12	Lettura piani "1" di memoria Memory read of planes "1"	.01	
	1.	LE021 .	388	8	Lettura piani "2" di memoria Memory read of planes "2"	40	
		LE031	388	4	Lettura piani "3" di memoria Memory read of planes "3"		
L		LE041	388	22	Lettura piani "4" di memoria Memory read of planes "4"		
L		LE051	388	6	Lettura piani "5" di memoria Memory read of planes "5"		
L	+	LE061	388	14	Lettura piani "6" di memoria Memory read of planes "6"		(4)
_		LE071_	388	10	Lettura piani "7" di memoria Memory read of planes "7"		
H	+	LEO81	388	17	Lettura piani "8" di memoria Memory read of planes "8"	1.0	
H		LENOB	006	3	Condizione "Non operabile" bocch. 2 "Not operable" condition from connector 2		1 .
⊢	-+-	LUOOB	006	3 2	Segnals presenza di lettore di scheda su bocch. 2 Signal for the presence of card reader on com	nector 2	1_
H	+	LU01 B	006	2			1_
┝	-	LU02B	006	2			1
Н		LUO3B	006	2			
Н		LUO4B	006	2	Bit informazione in ingresso bocch. 2 Information bits in input from connector 2		1
Г		LU05B	006	2	Bit informazione in ingresso bocch. 2 Information bits in input from connector 2		1
г		LU06B	006	2		7.0	1
Г		LU07B	006	2			1
	$oldsymbol{\bot}$						
L			1				
_	+						
-		PE NON CORP.	CICATO DIVERS	NEW TE LACHENT	ESSRITIO SI RIFERISCE AL LIVELIO FIFTINICO . NV noi scours		, ,
	NOTE				ESCRITIO SI RIFERISCE AL L'VELLO ELETTRICO • DV. DEL SEGNALE JECO REFERS TO THE • SV. ELECTRIC LEVEL OF THE SIGNAL A T YOU'LEV. 69.1.3		
					ELETTRICO OV. DEL SEGNALE COMP. TEVEL DE SINE STORAL COMP. NOMENCLATURA SEGNALI -	NOMENCLATURE	1,5
					IRIC LEVELOF THE SIGNAL	UCE 460	List
					dppr/	220 400	
Ĺ					Tappl	Tun 1 4 0 00	120.
	_				GENERAL Q ELECTRIC SEZSEC. SPS	№ 14023	1381
1	_				loc. PREGMANA	cont. su fo. 1	9 40 11

IND REV	NOME NAME	CAPITOLO CHAPTER	SCATOLA BOX	DESCRIZIONE IN ITALIANO Italian description			DESCRIZIO	NE IN ING Escription	LESE	-	NOTE
727				Strobe informazione in ingresso bocch. 2		Tn Comma **			rom connector 2		1
-	LUO8B	006	3	Condizione "governo disponibile" bocch. 2					ion from connect		1
-	LUPOB	006	3	Condizione di "errore" bocch. 2			ondition fro			<u> </u>	1
\rightarrow	LUREB	006	3	Condizione "fuori servizio" bocch. 2					om connector 2		1
\dashv	LZ001	397	14	Corrente di inibizione - Piano "O" - 1º Matrice					- 1st Stack	+	2
-+	LZ011	397	6	Corrente di inibizione - Piano "O" - 1º Matrice					- 1st Stack		2
-+	LZ021	397	22	Corrente di inibizione - Piano "O" - 1º Matrice					- 1st Stack		2
	LZ031	397	30	Corrente di inibizione - Piano "O" - 1º Matrice					" - 1st Stack		2
一	LZ041	397	24	Corrente di inibizione - Piano "O" - 2º Matrice					- 2nd Stack		2
\neg	LZ051	397	16	Corrente di inibizione - Piano "O" - 2º Matrice					" - 2nd Stack		2
_	LZ061	397	32	Corrente di inibizione - Piano "O" - 2º Matrice					- 2nd Stack	$\neg \vdash$	2
\neg	LZ071	397	8	Corrente di inibizione - Piano "O" - 2º Matrice					" - 2 nd Stack		2
	LZ101	396	24	Corrente di inibizione - Piano "1" - 1º Matrice					" - 1st Stack		2
\neg	LZ111	396	16	Corrente di inibizione - Piano "1" - 1º Matrice					" - 1 st Stack		2
	LZ121	396	32	Corrente di inibizione - Piano "1" - 1º Matrice		Inhibition	n current -	Plane "1"	" - 1 St Stack		2
1	LZ131	396	8	Corrente di inibizione - Piano "1" - 1º Matrice	e .	Inhibition	n current -	Plane "1	" - 1 St Stack		2
	LZ141	401	24	Corrente di inibizione - Piano "1" - 2º Matrice	e	Inhibition	n current -	Plane "1	n → 2nd Stack		2
	LZ151	401	16	Corrente di inibizione - Piano "1" - 2º Matrice	2	Inhibition	n current -	Plane "1	" _ 2nd Stack		2
	LZ1 61	401	32	Corrente di inibizione - Piano "1" - 2º Matrice	e	Inhibition	n current -	Plane "1	" - 2 nd Stack		2
	LZ171	401	8	Corrente di inibizione - Piano "1" - 2º Matrice	e	Inhibition	n current -	Plane "1	" = 2nd Stack		2
	LZ201	396	14	Corrente di inibizione - Piano "2" - 1º Matrice	e	Inhibition	n current -	Plane "2	" - 1st Stack		2
	LZ211	396	6	Corrente di inibizione - Piano "2" - 1º Matrice	e	Inhibition	n current -	Plane "2	" - 1st Stack		. 2
	LZ221	396	22	Corrente di inibizione - Piano "2" - 1º Matrice					" - 1 st Stack		2
	LZ231	396	30	Corrente di inibizione - Piano "2" - 1º Matrice					" - 1 st Stack		2
	LZ241	401	14	Corrente di inibizione - Piano "2" - 2º Matrice					" - 2nd Stack		2
_	LZ251	401	6	Corrente di inibizione - Piano "2" - 2º Matrice					" - 2 nd Stack		2
	LZ261	401	22	Corrente di inibizione - Piano "2" - 2º Matrice					" - 2nd Stack	$-\!\!\!\!+$	2
	LZ271	401	30	Corrente di inibizione - Piano "2" - 2º Matrice					" - 2 nd Stack	\longrightarrow	2
	LZ301	395	24	Corrente di inibizione - Piano "3" - 1º Matrice					" - 1 St Stack		2_
\rightarrow	LZ311	395	16	Corrente di inibizione - Piano "3" - 1º Matrice					" - 1st Stack		2
	LZ321	395	32 8	Corrente di inibizione - Piano "3" - 1º Matrice					" - 1 St Stack		2
\rightarrow	LZ331	395_		Corrente di inibizione - Piano "3" - 1º Matrice					" - 1 St Stack	-+	2
_	LZ341	400	24	Corrente di inibizione - Piano "3" - 2º Matrice					" - 2nd Stack	-	2
	LZ351	400	16	Corrente di inibizione - Piano "3" - 2º Matrice					" - 2nd Stack		2
	LZ361	400_	32	Corrente di inibizione - Piano "3" - 2º Matrice					- 2nd Stack	-+	2 2
	LZ371	400	8	Corrente di inibizione - Piano "3" - 2º Matrice					- 2nd Stack		2
-	LZ401	395	14	Corrente di inibizione - Piano "4" - 1º Matrice	e	Innibitio	n current -	Plane "4	" - 1 St Stack		
-										-	
			-							-+	
										-	
NOT				DESCRITTO SI RIFERISCE AL LIVELLO ELETTRICO . SV. DEL SEGNALE	REV.			++	 -		
				The state of the s	~						احيا
-				LO ELETTRICO DY, DEL SEGNALE			comp. emiss,	NOMENCL	ATURA SEGNALI - NOM		LIST
				ECTRIC LEVELOF THE SIGNAL					U(CE 460 _	
		DI CORRE	N.I.E				W	fappl			
4.0	- CURRENT	PULSE							1	1402	3 138 o
					WEN	ERAL 🔞 ELECTRIC	sezsec.	SPS SNANA	1		20 fa f

REV	NOME NAME	CAPITOLO CHAPTER	SCATOLA BOX	DESCRIZIONE IN ITALIANO Italian description			DESCRIZION ENGLISH DE		. E S E			N	0 T E
\neg	LZ411	395	6	Corrente di inibizione - Piano "4" - 1º Matrice	e I	Inhibition	current -	Plane "4"	_ 1st	Stack			2
	LZ421	395	22	Corrente di inibizione - Piano "4" - 1º Matrice	e	Inhibition	current -	Plane "4"	_ 1st	Stack			2
	LZ431	395	30	Corrente di inibizione - Piano "4" - 1º Matrice	p		current -					1	,
_	LZ441	400	14	Corrente di inibizione - Piano "4" - 2º Matrice			current -					1	2
	LZ451	400	6	Corrente di inibizione - Piano "4" - 2º Matrice		Inhibition	current -	Plane "4"	_ ond	Stack			2
	LZ461	400	22	Corrente di inibizione - Piano "4" - 2º Matrice	e	Inhibition	current -	Plane "4"	- 2 nd	Stack			2
	LZ471	400	30	Corrente di inibizione - Piano "4" - 2º Matrice			current -						2
	LZ501	394	24	Corrente di inibizione - Piano "5" - 1º Matric	_	Inhibition	current -	Plane "5"	_ 1st	Stack			2
	LZ511	394	16	Corrente di inibizione - Piano "5" - 1º Matrice	6	Inhibition	current -	Plane "5"	- 1st	Stack			2
-	LZ521	394	32	Corrente di inibizione - Piano "5" - 1º Matrice			current -						2
-+	LZ531	394	8	Corrente di inibizione - Piano "5" - 1º Matric			current -						2
-+	LZ541	399	24	Corrente di inibizione - Piano "5" - 2º Matrice			current -					1	2
			16	Corrente di inibizione - Piano "5" - 2º Matric			current -					 	2
	LZ551_	399	32	Corrente di inibizione - Piano "5" - 2º Matrice			current -					+	2
-+	LZ561	399	8				current -					+	2
	LZ571	399		Corrente di inibizione - Piano "5" - 2º Matric								+	
\rightarrow	LZ601	394	14	Corrente di inibizione - Piano "6" - 1º Matric		innibition	current -	Plane "6"	- 13t	Stack		+	2
	LZ611	394	6	Corrente di inibizione - Piano "6" - 1º Matric			current -						2
	LZ521	394	22	Corrente di inibizione - Piano "6" - 1º Matric			_current -					+	2
_	LZ631	394	30	Corrente di inibizione - Piano "6" - 1º Matric			current -						2
_	LZ641	399	14	Corrente di inibizione - Piano "6" - 2º Matric			current -						2
	LZ651	399	6	Corrente di inibizione - Piano "6" - 2º Matric			current -						2
_	LZ661	399	22	Corrente di inibizione - Piano "6" - 2º Matric			current -						2
	LZ671	399	30	Corrente di inibizione - Piano "6" - 2º Matric			current -						2
	LZ701	393	24	Corrente di inibizione - Piano "7" - 1º Matric			current -						_2_
	LZ711	393	1.6	Corrente di inibizione - Piano "7" - 1º Matric	e		current -					+	2
1_	LZ721	393	32	Corrente di inibizione - Piano "7" - 1º Matric	e		current -						2
	LZ731	393	8	Corrente di inibizione - Piano "7" - 1º Matric	e	Inhibition	current -	Plane "7"	_ 1st	Stack			2
	LZ741	398	24	Corrente di inibizione - Piano "7" - 2º Matric			_current -						2
T	LZ751	398	16	Corrente di inibizione - Piano "7" - 2º Matric	e	Inhibition	current -	Plane "7"	_ 2nd	Stack		1	2
T	LZ761	398	32	Corrente di inibizione - Piano "7" - 2º Matric	e	Inhibition	current -	Plane "7"	- 2 nd	Stack			2
	LZ771	398	8	Corrente di inibizione - Piano "7" - 2º Matric	e T	Inhibition	current -	Plane "7"	- 2nd	Stack			2
	LZ801	393	14	Corrente di inibizione - Piano "8" - 1º Matric			current -						_2
	LZ811	393	6	Corrente di inibizione - Piano "8" - 1º Matric	e		current -					T	2
	LZ821	393	22	Corrente di inibizione - Piano "8" - 1º Matric	e T	Inhibition	current -	Plane "8"	- 1st	Stack			2
T	LZ831	393	30	Corrente di inibizione - Piano "8" - 1º Matric			current -						2
	LZ841	398	14	Corrente di inibizione - Piano "8" - 2º Matric			current -						2
\neg	LZ851	398	6	Corrente di inibizione - Piano "8" - 2º Matric			current -						2
-	LZ861	398	22	Corrente di inibizione - Piano "8" - 2º Matric			current -						2
\neg	LZ871	398	30	Corrente di inibizione - Piano "8" - 2º Matric			current -						2
\top				•									
NOTE	_ SE NON SPE	CIFICATO DIVERSA	KENTE L'EVENT	O DESCRITTO S: RIFER SCE AL L'VELLO ELETTR'CO . SV. DEL SEGNALE		T					\mp		
	- INLESS OTH	IERWISE SPECIFIED	THE EVENT DE	SCRIBED REFERS TO THE . St. ELECTRIC LEVEL OF THE SIGNAL	REV	1		11				\neg	
				LLO ELETTR CO DV. DEL SEGNALE		· · · · · · · · · · · · · · · · · · ·	comp.	NOMENCL	ATURA SE	NALI - N		URE LIST	
	THE EVENT	DESCRIBED REFERS	TO THE OV. E	LECTRIC LEVELOF THE SIGNAL	l		emiss.	1			UCE 4	60	
		O DI CORRE	NTE		Η		appr	fuppl.					
	- CURREN	m Dur 00					Y.S.L.	1 200 3 1			_	02313	

				<u> </u>	1 ↑					
ND REV	NOME NAME	CAPITOLO CHAPTER	SCATOLA BOX	DESCRIZIONE IN ITA Italian description			DESCRIZION ENGLISH DE	E IN INGLESE Scription		NOTE
	MODOA	361	3	Interruttore lettura chiuso				generator side		ANA
\equiv L	MOO1A	361	4	Interruttore lettura chiuso				generator side		ANA
	M002A	361	9	Interruttore lettura chiuso				generator side		ANA
	MOO3A	361	10	Interruttore lettura chiuso				generator sid		ANA
	M004A	361	15	Interruttore lettura chiuso				generator side		ANA
_	M005A	361	16	Interruttore lettura chiuso				generator sid		ANA
	M006A	361_	21	Interruttore lettura chiuso		Read SWIT		generator sid		ANA
	M007A	361 362	22	Interruttore lettura chiuso				generator sid		ANA
+	MOO9A	362	3	Interruttore lettura chiuso Interruttore lettura chiuso				generator side		ANA
\dashv	MO10A	362	9	Interruttore lettura chiuso				generator sid		ANA
	MO11A	362	10	Interruttore lettura chiuso				generator sid		ANA
\dashv	MO12A	362	15	Interruttore lettura chiuso				generator sid		ANA
-+-	MO13A	362	16	Interruttore lettura chiuso				generator sid		ANA
	MO14A	362	21	Interruttore lettura chiuso				generator sid		ANA
\dashv	MO15A	362	22	Interruttore lettura chiuso				generator sid		ANA
-	MOILI	370	9	Corrente di pilotaggio lettu			e current for			2
	MOISI	371	9	Corrente di pilotaggio scrit			ve current fo			2
\neg	MO2OA	410	8	Interruttore lettura chiuso				ground side a	xis "X"	1
$\neg \vdash$	MO21A	410	8	Interruttore lettura chiuso				ground side a		1
\neg	MO22A	410	8	Interruttore lettura chiuso	lato massa asse X	Read swit	ch closed on	ground side a	xis "X"	1
	MO23A	410	8	Interruttore lettura chiuso	lato massa asse X	Read swit	ch closed on	ground side a	xis "X"	1
	M024A	410	5	Interruttore lettura chiuso	lato massa asse X	Read swit	ch_closed_on	ground side a	xis "X"	
	M025A	410	. 5	Interruttore lettura chiuso	lato massa asse X	Read swit	ch closed on	ground side a	xis "X"	1
\perp	MO26A	410	5	Interruttore lettura chiuso				ground side a		11
	M027A	410	5	Interruttore lettura chiuso				ground side a		
	MO28A	411	8	Interruttore lettura chiuso				ground side a		
	M029A	411	. 8	Interruttore lettura chiuso				ground side a		
-	MO3OA	411	8	Interruttore lettura chiuso				ground side a		1
-	M031A	411	8	Interruttore lettura chiuso				ground side a		
+	M032A	411	5	Interruttore lettura chiuso				ground side a		11
-	MO33A	411	5	Interruttore lettura chiuso				ground side a		1
-	MO34A MO35A	411	5	Interruttore lettura chiuso				ground side a		
+	MO4OA	411 363	3	Interruttore lettura chiuso Interruttore lettura chiuso				ground side a		1 1
+	MO41A	363	4	Interruttore lettura chiuso						ANA
\dashv	MO41A MO43A	363	10	Interruttore lettura chiuso				generator side		ANA
	модза	363	10	Interfuctore lettura chiuse	lato generatore asse	kead_swit	en closed on	generator sin	e_axis Y	ANA
\mp										-
NOTE	_ SE NON SPEC	FICATO DIVERSAN	ENTE L'EVENT	DESCR. TO SERIFER-SCE AL LIVELLO ELETTR-CO . 3	W. DEL SEGNALE					
				CRIBED REFERS TO THE . SV. ELECTRIC LEVEL OF THE	SIGNAL				 - - - 	
				LO ELETTRICO OV. DEL SEGNALE			comp.	NOMENCLATURA SE	EGNALI - NOMENCL	ATURE LIST
				ECTRIC LEVELOF THE SIGNAL			emiss.		UCE 460	·
	of - IMPULSO	DI CORREN	TE				Toli-	Pappl		

-

ND PEV	NOME NAME	CAPITOLO CHAPTER	SCATOLA BOX	DESCRIZIONE IN ITALIANO Italian description			DESCRIZIO ENGLISH					NO.	ΤE
	MO44A	363	15	Interruttore lettura chiuso lato generatore as		Read switch	closed or	gener	rator si	de axis "	Y"	ANA	
- -	MO45A	363	16	Interruttore lettura chiuso lato generatore as	se Y	Read switch	a closed or	n gener	rator și	de axis "	YII	ANA	
- 1-	MO46A	363	21	Interruttore lettera chiuso lato generatore as	se Y	Read switc	n closed or	gene:	rator si	de axis "	Υu	ANA	
	MO47A	363	22	Interruttore lettera chiuso lato generatore a	sse Y	Read switc	h closed o	ı gene	rator si	de axis "	Yn	ANA	
_	MO48A	364	3	Interruttore lettera chiuso lato generatore a	se Y	Read switc	n closed o	n gene	rator si	de axis "	Y	ANA	
	M049A	364	4	Interruttore lettera chiuso lato generatore a	sse Y	Read switc	h closed o	n gene:	rator si	de axis "	Y"	ANA	_
_	MO5OA	364	9	Interruttore lettera chiuso lato generatore a	se Y	Read switc	h closed o	n gene	rator si	de axis "	Yπ	ANA	
_	MO5.1A	364	10	Interruttore lettera chiuso lato generatore a		Read switc	h closed o	n gene	rator si	de axis "	Yπ	ANA	_
	M052A	364	15	Interruttore lettera chiuso lato generatore a		Read switc	h closed o	n gene	rator si	de axis "	Y"	ANA	
	MO53A	364	16	Interruttore lettera chiuso lato generatore a		Read switc	h closed o	n gene	rator si	de axis "	Y"	ANA	
	MO54A	364	21	Interruttore lettera chiuso lato generatore a		Read switc	h closed o	n gene	rator si	de axis "	Yn	ANA	
	MQ55A	364	22	Interruttore lettera chiuso lato generatore a		Read switc	h closed o	n gene	rator si	de axis "	Y"	ANA	
\neg	MO6OA	410	2	Interruttore lettera chiuso lato massa asse "		Read switc						1	
	M061A	410	2	Interruttore lettera chiuso lato massa asse "		Read_switc	h closed o	n grou	nd side	axis "Y"		1	
	M062A	410	2	Interruttore lettera chiuso lato massa asse "		Read switc	h closed o	n grou	nd side	axis "Y"		1	
	MO63A	410	2	Interruttore lettera chiuso lato massa asse "		Read switc	h closed o	n grou	nd side	axis "Y"		1	
	M064A	410	3	Interruttore lettera chiuso lato massa asse "		Read switc	h closed o	n grou	nd side	axis "Y"		1	
	MO65A	410	3	Interruttore lettera chiuso lato massa asse "	Υ"	Read switc	h closed o	n grou	nd side	axis "Y"		1	
	MO66A	410	3	Interruttore lettera chiuso lato massa asse "		Read switc	h closed o	n grou	nd side	axis "Y"		1	
	MO67A	410	3	Interruttore lettera chiuso lato massa asse "		Read switc	h closed o	n grou	nd side	axis "Y"		1	
	MO68A	411	3	Interruttore lettera chiuso lato massa asse "		Read switc	h closed o	n grou	nd side	axis "Y"		1	
	M069A	411	2	Interruttore lettera chiuso lato massa asse "	Y"	Read switc						1	
\neg	MO70A	411	2	Interruttore lettera chiuso lato massa asse "	Ϋ́ιι	Read switc	h closed o	n grou	nd side	axis "Y"		1	
	MO71A	411	2	Interruttore lettera chiuso lato massa asse "	Y"	Read switc	h closed o	n grou	nd side	axis "Y"		1	
\neg	MO72A	411	3	Interruttore lettera chiuso lato massa asse "	Y"	Read switch	h closed o	n grou	nd side	axis "Y"		. 1	
	MO73A	411	3	Interruttore lettera chiuso lato massa asse "	Y"	Read switc	h closed o	n grou	nd side	axis "Y"		1	
	M074A	411	3	Interruttore lettera chiuso lato massa asse "	Ϋ́	Read switc	h closed o	n grou	nd side	axis "Y"		1	
	MO75A	411	3	Interruttore lettera chiuso lato massa asse "	Y"	Read switc	h closed o	n grou	nd side	axis "Y"		1	
	MICOA	361	5	Interruttore scrittura chiuso lato generatore as	se X	Write swit	ch closed	on gen	erator s	ide axis	"X"	ANA	
	MIO1A	361	6	Interruttore scrittura chiuso lato generatore as	se X	Write swit	ch closed	on gen	erator s	ide axis	"X"	ANA	
	MIO2A	361	11	Interruttore scrittura chiuso lato generatore as	se X	Write swit	ch closed	on gen	erator s	ide axis	"X"	ANA	
	MIO3A	361	12	Interruttore scrittura chiuso lato generatore as		Write swit						ANA	
-	MIO4A	361	17	Interruttore scrittura chiuso lato generatore as		Write swit						ANA	
\neg	MIO5A	361	18	Interruttore scrittura chiuso lato generatore as		Write swit						ANA	
	MIO6A	361	23	Interruttore scrittura chiuso lato generatore as		Write swit	ch closed	on gen	erator s	ide axis	"X"	ANA	
T	MIO7A	361	24	Interruttore scrittura chiuso lato generatore as		Write swit	ch closed	on gen	erator s	ide axis	"X"	ANA	
$\neg \vdash$	MIO8A	362	5	Interruttore scrittura chiuso lato generatore as		Write swit	ch closed	on gen	erator s	ide axis	"X"	ANA	
				,									
										-			
\neg				,									
NOTE	345 NUN 35	CIFICATO DIVERSA	MERTE 1 IEVENT	O DESCRITTO SI RIFERISCE AL LIVELLO ELETTRICO + SV. DEL SEGNALE									
NUIE				SCRIBED REFERS TO THE + 3V, ELECTRIC LEVEL OF THE SIGNAL							H		4
				LO ELETTRICO OV. DEL SEGNALE	┢┷		comp.	1 100	JENCI ATLIDA	SE GNALI - A	NOMENC! AT	URE LIST	_
				ECTRIC LEVELOF THE SIGNAL	1		emiss.	- 1	CLAI UKA				
	_ inc crear	PESON TOLD HEI ENS		Secure Review Inc Stund	╙—		appr./	_			JCE 460		
					1 -		appr Wi-	1°app	ι			023 138	

wi. 3894043 U

IND	NOME	CAPITOLO	SCATOLA	DESCRIZIONE IN ITALIANO		-		NE IN ING	.ESE		- 1	NOTE	E
REV	NAME	CHAPTER	вох	ITALIAN DESCRIPTION				ESCRIPTION			$-\!\!\!+$		
	MIO9A	362_	6	Interruttore scrittura chiuso lato generatore as			tch closed o					ANA	
	MI11A	362	11	Interruttore scrittura chiuso lato generatore as			tch closed o					ANA	
	MI12A	362	17	Interruttore scrittura chiuso lato generatore as			tch closed o					ANA	
	MI13A	362	18	Interruttore scrittura chiuso lato generatore as			tch closed (ANA	
	MI 14A	362	23	Interruttore scrittura chiuso lato generatore as			tch closed o					ANA	
	MI15A	362	24	<u>Interruttore scrittura chiuso lato generatore as</u>			tch closed o					ANA	
	MI 20A	410	4	Interruttore scrittura chiuso lato massa asse			tch closed (
	MI21A	410	4	Interruttore scrittura chiuso lato massa asse			tch closed (-+	1	_
	MI22A	410	4	Interruttore scrittura chiuso lato massa asse			tch closed					1	
	MI23A	410	44	Interruttore scrittura chiuso lato massa asse			tch closed_				—-	1	_
	MI24A	410	1	Interruttore scrittura chiuso lato massa asse			tch closed					1	
_	MI25A	410	1	Interruttore scrittura chiuso lato massa asse			tch closed					1	
	MI26A	410	1	Interruttore scrittura chiuso lato massa asse			tch closed				$-\!\!+$	1	
	MI27A	410	1	Interruttore scrittura chiuso lato massa asse			tch closed					1	
	MI28A	411	4	Interruttore scrittura chiuso lato massa asse			tch closed					1	
_	MI29A	411	4	Interruttore scrittura chiuso lato massa asse			tch closed					1	
	MI3OA	411	4	Interruttore scrittura chiuso lato massa asse			tch closed					1_	_
	MI31A	411	4	Interruttore scrittura chiuso lato massa asse			tch closed					1	
_	MI32A	411_	1	Interruttore scrittura chiuso lato massa asse			tch closed					1	
	MI33A	411	1	Interruttore scrittura chiuso lato massa asse			tch closed					1	_
	MI34A	411	11	Interruttore scrittura chiuso lato massa asse			tch closed					1	
	MI35A	411	1	Interruttore scrittura chiuso lato massa asse			tch closed					1	
_	MI4OA	363	5	Interruttore scrittura chiuso lato generatore as			tch closed					ANA	
_	MI41	363	6	Interruttore scrittura chiuso lato generatore as			tch closed					ANA	
	MI42	363		Interruttore scrittura chiuso lato generatore as			tch closed					ANA	
	MI43	363	12	Interruttore scrittura chiuso lato generatore as			tch closed					AN/	
	MI44	363	17	Interruttore scrittura chiuso lato generatore as			tch closed					ANA	
_	MI45	363	18	Interruttore scrittura chiuso lato generatore as			tch closed					ANA	
	MI46	363	23	Interruttore scrittura chiuso lato generatore as			tch closed					ANA	
_	MI47	363	24	Interruttore scrittura chiuso lato generatore as			tch closed					AN/	
	MI48	364	5	Interruttore scrittura chiuso lato generatore as			tch closed					ANA	
_	MI49	364	6	Interruttore scrittura chiuso lato generatore as			tch closed					ANA	
_	MI50	364	11	Interruttore scrittura chiuso lato generatore as			tch closed					ANA	
	MI51	364	12	Interruttore scrittura chiuso lato generatore as			tch closed					ANA	
-1	MI52	364	17	Interruttore scrittura chiuso lato generatore as			tch closed					ANA	
	MI53	364	18	Interruttore scrittura chiuso lato generatore as			tch closed					AN/	
-	MI54	364_	23	Interruttore scrittura chiuso lato generatore as	se Y	Write swi	tch closed	on generat	or side	axis "Y	-	ANA	<u>A</u>
-											$-\!\!+$		_
-			 										_
NOT	_ SF NON SPE	C:FICATO DIVERSA	HENTE 1 FEVENT	D DESCRITTO SI RIFERISCE AL LIVELLO ELETTRICO - SV. DEL SEGNALE	L			TT				T	Т
				SCRIBED REFERS TO THE . MV. ELECTRIC LEVEL OF THE SIGNAL	lã.				ΙΤ	[T]		↓	H
				LO ELETTRICO DY, DEL SEGNALE	╁┸┸		comp.	NOMENCE	ATURA SEG	NALI - NOM	ENCLATURI	LIST	_
_				ECTRIC LEVELOF THE SIGNAL	1		emiss.		5 52.01				
				- The state of the	ऻ—		appr./			UC	E 460		_
	*				1		Wei	Pappi			1402		_

MIGOA 410 6 Interruttore scrittura chiuso lato massa asse "Y" write switch closed on ground side axis "Y" MIGOA 410 6 Interruttore scrittura chiuso lato massa asse "Y" write switch closed on ground side axis "Y" MIGOA 410 6 Interruttore scrittura chiuso lato massa asse "Y" write switch closed on ground side axis "Y" MIGOA 410 7 Interruttore scrittura chiuso lato massa asse "Y" write switch closed on ground side axis "Y" MIGOA 410 7 Interruttore scrittura chiuso lato massa asse "Y" write switch closed on ground side axis "Y" MIGOA 410 7 Interruttore scrittura chiuso lato massa asse "Y" write switch closed on ground side axis "Y" MIGOA 410 7 Interruttore scrittura chiuso lato massa asse "Y" write switch closed on ground side axis "Y" MIGOA 410 7 Interruttore scrittura chiuso lato massa asse "Y" write switch closed on ground side axis "Y" MIGOA 411 6 Interruttore scrittura chiuso lato massa asse "Y" write switch closed on ground side axis "Y" MIGOA 411 6 Interruttore scrittura chiuso lato massa asse "Y" write switch closed on ground side axis "Y" MIGOA 411 6 Interruttore scrittura chiuso lato massa asse "Y" write switch closed on ground side axis "Y" WIGOA 411 7 Interruttore scrittura chiuso lato massa asse "Y" write switch closed on ground side axis "Y" WIGOA 411 7 Interruttore scrittura chiuso lato massa asse "Y" write switch closed on ground side axis "Y" WIGOA 411 7 Interruttore scrittura chiuso lato massa asse "Y" write switch closed on ground side axis "Y" WIGOA 411 7 Interruttore scrittura chiuso lato massa asse "Y" write switch closed on ground side axis "Y" WIGOA 411 7 Interruttore scrittura chiuso lato massa asse "Y" write switch closed on ground side axis "Y" WIGOA 411 7 Interruttore scrittura chiuso lato massa asse "Y" write switch closed on ground side axis "Y" WIGOA 411 7 Interruttore scrittura chiuso lato massa asse "Y" write switch closed on ground side axis "Y" WIGOA 411 7 Interruttore scrittura chiuso lato massa asse "Y" write switch closed on ground side axis "Y" WIGOA 411 7 Interruttore scrittu	ND PEV	NOME NAME	CAPITOLO CHAPTER	SCATOLA BOX	DESCRIZIONE IN ITALIANO <i>Italian description</i>				ONE IN IN Description				NOT	E
MISSA 410 6 Interruttors scrittura chiuso lato massa asse "Y" MISSA 410 6 Interruttors scrittura chiuso lato massa asse "Y" MISSA 410 7 Interruttors scrittura chiuso lato massa asse "Y" MISSA 410 7 Interruttors scrittura chiuso lato massa asse "Y" MISSA 410 7 Interruttors scrittura chiuso lato massa asse "Y" MISSA 410 7 Interruttors scrittura chiuso lato massa asse "Y" MISSA 410 7 Interruttors scrittura chiuso lato massa asse "Y" MISSA 410 7 Interruttors scrittura chiuso lato massa asse "Y" MISSA 410 7 Interruttors scrittura chiuso lato massa asse "Y" MISSA 410 7 Interruttors scrittura chiuso lato massa asse "Y" MISSA 410 6 Interruttors scrittura chiuso lato massa asse "Y" MISSA 411 6 Interruttors scrittura chiuso lato massa asse "Y" MISSA 411 6 Interruttors scrittura chiuso lato massa asse "Y" MISSA 411 6 Interruttors scrittura chiuso lato massa asse "Y" MITSA 411 6 Interruttors scrittura chiuso lato massa asse "Y" MITSA 411 7 Interruttors scrittura chiuso lato massa asse "Y" MITSA 411 7 Interruttors scrittura chiuso lato massa asse "Y" MITSA 411 7 Interruttors scrittura chiuso lato massa asse "Y" MITSA 411 7 Interruttors scrittura chiuso lato massa asse "Y" MITSA 411 7 Interruttors scrittura chiuso lato massa asse "Y" MITSA 411 7 Interruttors scrittura chiuso lato massa asse "Y" MITSA 411 7 Interruttors scrittura chiuso lato massa asse "Y" MITSA 411 7 Interruttors scrittura chiuso lato massa asse "Y" MITSA 411 7 Interruttors scrittura chiuso lato massa asse "Y" MITSA 411 7 Interruttors scrittura chiuso lato massa asse "Y" MITSA 411 7 Interruttors scrittura chiuso lato massa asse "Y" MITSA 411 7 Interruttors scrittura chiuso lato massa asse "Y" MITSA 411 7 Interruttors scrittura chiuso lato massa asse "Y" MITSA 411 7 Interruttors scrittura chiuso lato massa asse "Y" MITSA 411 7 Interruttors scrittura chiuso lato massa asse "Y" MITSA 411 7 Interruttors scrittura chiuso lato massa asse "Y" MITSA 411 7 Interruttors scrittura chiuso lato massa asse "Y" MITSA 411 7 Interruttors scrit		MISS	364	24									AN	A.
MISSA 410 6 Interruttore scrittura chiuso lato massa asse "" Write switch closed on ground side axis "" Wisser		MI6OA	410	6	Interruttore scrittura chiuso lato massa	asse "Y"	Write swit	ch closed	on ground	i side a	kis "Y"		1	
MIGSA 410 5 Interruttore scrittura chiuso lato massa asse "" Write switch closed on ground side axis "y" MIGSA 410 7 Interruttore scrittura chiuso lato massa asse "" Write switch closed on ground side axis "y" MIGSA 410 7 Interruttore scrittura chiuso lato massa asse "" Write switch closed on ground side axis "y" MIGSA 410 7 Interruttore scrittura chiuso lato massa asse "" Write switch closed on ground side axis "y" MIGSA 410 7 Interruttore scrittura chiuso lato massa asse "" Write switch closed on ground side axis "y" MIGSA 410 6 Interruttore scrittura chiuso lato massa asse "" Write switch closed on ground side axis "y" MIGSA 411 6 Interruttore scrittura chiuso lato massa asse "" Write switch closed on ground side axis "y" MIGSA 411 6 Interruttore scrittura chiuso lato massa asse "" Write switch closed on ground side axis "y" MIGSA 411 7 Interruttore scrittura chiuso lato massa asse "" Write switch closed on ground side axis "y" MIGSA 411 7 Interruttore scrittura chiuso lato massa asse "" Write switch closed on ground side axis "y" MIGSA 411 7 Interruttore scrittura chiuso lato massa asse "" Write switch closed on ground side axis "y" MIGSA 411 7 Interruttore scrittura chiuso lato massa asse "" Write switch closed on ground side axis "y" MIGSA 411 7 Interruttore scrittura chiuso lato massa asse "" Write switch closed on ground side axis "y" MIGSA 411 7 Interruttore scrittura chiuso lato massa asse "" Write switch closed on ground side axis "y" MIGSA 411 7 Interruttore scrittura chiuso lato massa asse "" Write switch closed on ground side axis "y" MIGSA 411 7 Interruttore scrittura chiuso lato massa asse "" Write switch closed on ground side axis "" Write switch closed on		MI61A	410	6	Interruttore scrittura chiuso lato massa	asse "Y"	Write swit	ch closed	on ground	d side a	xis "Y"		1	
MIGSA 410 6 Interruttore scrittura chiuso lato massa asse "" Write switch closed on ground side axis		MI62A	410	6	Interruttore scrittura chiuso lato massa	asse "Y"	Write swit	ch closed	on ground	i side a	xis "Y"		. 1	
MIGSA 410 7 Interruttore scrittura chiuso lato massa asse "" Write switch closed on ground side axis "" MIGSA 410 7 Interruttore scrittura chiuso lato massa asse "" Write switch closed on ground side axis "" MIGSA 410 6 Interruttore scrittura chiuso lato massa asse "" Write switch closed on ground side axis "" MIGSA 411 6 Interruttore scrittura chiuso lato massa asse "" Write switch closed on ground side axis "" MIGSA 411 6 Interruttore scrittura chiuso lato massa asse "" Write switch closed on ground side axis "" MIGSA 411 6 Interruttore scrittura chiuso lato massa asse "" Write switch closed on ground side axis "" MIGSA 411 7 Interruttore scrittura chiuso lato massa asse "" Write switch closed on ground side axis "" MIGSA 411 7 Interruttore scrittura chiuso lato massa asse "" Write switch closed on ground side axis "" MIGSA 411 7 Interruttore scrittura chiuso lato massa asse "" Write switch closed on ground side axis "" MIGSA 411 7 Interruttore scrittura chiuso lato massa asse "" Write switch closed on ground side axis "" MIGSA 411 7 Interruttore scrittura chiuso lato massa asse "" Write switch closed on ground side axis "" MIGSA 411 7 Interruttore scrittura chiuso lato massa asse "" Write switch closed on ground side axis "" MIGSA 411 7 Interruttore scrittura chiuso lato massa asse "" Write switch closed on ground side axis "" MIGSA 411 7 Interruttore scrittura chiuso lato massa asse "" Write switch closed on ground side axis "" MIGSA 411 7 Interruttore scrittura chiuso lato massa asse "" Write switch closed on ground side axis "" MIGSA 411 7 Interruttore scrittura chiuso lato massa asse "" Write switch closed on ground side axis "" MIGSA 411 7 Interruttore scrittura chiuso lato massa asse "" Write switch closed on ground side axis "" MIGSA 411 7 Interruttore scrittura chiuso lato massa asse "" Write switch closed on ground side axis "" MIGSA 411 7 Interruttore scrittura chiuso lato massa asse "" Write switch closed on ground side axis "" MIGSA 411 7 Interruttore scrittura chiuso lato mass			410	6	Interruttore scrittura chiuso lato massa	asse "Y"	Write swit	ch closed	on ground	d side a	xis "Y"		1	_
Mi65A 410 7 Interruttore scrittura chiuso lato massa asse "" Write switch closed on ground side axis "" Mi65A 410 7 Interruttore scrittura chiuso lato massa asse "" Write switch closed on ground side axis "" Mi65A 411 6 Interruttore scrittura chiuso lato massa asse "" Write switch closed on ground side axis "" Mi65A 411 6 Interruttore scrittura chiuso lato massa asse "" Write switch closed on ground side axis "" Mi75A 411 6 Interruttore scrittura chiuso lato massa asse "" Write switch closed on ground side axis "" Mi75A 411 7 Interruttore scrittura chiuso lato massa asse "" Write switch closed on ground side axis "" Mi75A 411 7 Interruttore scrittura chiuso lato massa asse "" Write switch closed on ground side axis "" Mi75A 411 7 Interruttore scrittura chiuso lato massa asse "" Write switch closed on ground side axis "" Mi75A 411 7 Interruttore scrittura chiuso lato massa asse "" Write switch closed on ground side axis "" Mi75A 411 7 Interruttore scrittura chiuso lato massa asse "" Write switch closed on ground side axis "" Mi75A 411 7 Interruttore scrittura chiuso lato massa asse "" Write switch closed on ground side axis "" Mi75A 411 7 Interruttore scrittura chiuso lato massa asse "" Write switch closed on ground side axis "" Mi75A 411 7 Interruttore scrittura chiuso lato massa asse "" Write switch closed on ground side axis "" Mi75A 411 7 Interruttore scrittura chiuso lato massa asse "" Write switch closed on ground side axis "" Mi75A 411 7 Interruttore scrittura chiuso lato massa asse "" Write switch closed on ground side axis "" Mi75A 411 7 Interruttore scrittura chiuso lato massa asse "" Write switch closed on ground side axis	\neg	MI64A	410	7	Interruttore scrittura chiuso lato massa	asse "Y"	Write swit	ch closed	on ground	i side a	xis "Y"		1	
MISSA 410 7 Interruttore scrittura chiuso lato massa asse "Y" Write switch closed on ground side axis "Y" MISSA 411 6 Interruttore scrittura chiuso lato massa asse "Y" Write switch closed on ground side axis "Y" MISSA 411 6 Interruttore scrittura chiuso lato massa asse "Y" Write switch closed on ground side axis "Y" MISSA 411 7 Interruttore scrittura chiuso lato massa asse "Y" Write switch closed on ground side axis "Y" MISSA 411 7 Interruttore scrittura chiuso lato massa asse "Y" Write switch closed on ground side axis "Y" MISSA 411 7 Interruttore scrittura chiuso lato massa asse "Y" Write switch closed on ground side axis "Y" MISSA 411 7 Interruttore scrittura chiuso lato massa asse "Y" Write switch closed on ground side axis "Y" MISSA 411 7 Interruttore scrittura chiuso lato massa asse "Y" Write switch closed on ground side axis "Y" MISSA 411 7 Interruttore scrittura chiuso lato massa asse "Y" Write switch closed on ground side axis "Y" MISSA 411 7 Interruttore scrittura chiuso lato massa asse "Y" Write switch closed on ground side axis "Y" MISSA 411 7 Interruttore scrittura chiuso lato massa asse "Y" Write switch closed on ground side axis "Y" Wite switch closed on ground side axis "Y" MISSA 411 7 Interruttore scrittura chiuso lato massa asse "Y" Write switch closed on ground side axis "Y" Wite switch closed on ground side axis "Y" Write switch closed on groun		MI65A	410	7	Interruttore scrittura chiuso lato massa	asse "Y"	Write swit	ch closed	on ground	d side a	xis "Y"		1	
MIGSA 411 6 Interruttore scrittura chiuso lato massa asse "Y" write switch closed on ground side axis "Y" MIGSA 411 6 Interruttore scrittura chiuso lato massa asse "Y" write switch closed on ground side axis "Y" WIGSA 411 6 Interruttore scrittura chiuso lato massa asse "Y" write switch closed on ground side axis "Y" WIGSA 411 7 Interruttore scrittura chiuso lato massa asse "Y" write switch closed on ground side axis "Y" WIGSA 411 7 Interruttore scrittura chiuso lato massa asse "Y" write switch closed on ground side axis "Y" WIGSA 411 7 Interruttore scrittura chiuso lato massa asse "Y" write switch closed on ground side axis "Y" WIGSA 411 7 Interruttore scrittura chiuso lato massa asse "Y" write switch closed on ground side axis "Y" WIGSA 411 7 Interruttore scrittura chiuso lato massa asse "Y" write switch closed on ground side axis "Y" WIGSA 411 7 Interruttore scrittura chiuso lato massa asse "Y" write switch closed on ground side axis "Y" WIGSA 411 7 Interruttore scrittura chiuso lato massa asse "Y" write switch closed on ground side axis "Y" WIGSA 411 7 Interruttore scrittura chiuso lato massa asse "Y" write switch closed on ground side axis "Y" WIGSA 411 7 Interruttore scrittura chiuso lato massa asse "Y" write switch closed on ground side axis "Y" WIGSA 411 7 Interruttore scrittura chiuso lato massa asse "Y" write switch closed on ground side axis "Y" WIGSA 411 7 Interruttore scrittura chiuso lato massa asse "Y" write switch closed on ground side axis "Y" WIGSA 411 7 Interruttore scrittura chiuso lato massa asse "Y" write switch closed on ground side axis "Y" WIGSA 411 7 Interruttore scrittura chiuso lato massa asse "Y" write switch closed on ground side axis "Y" WIGSA 411 7 Interruttore scrittura chiuso lato massa asse "Y" write switch closed on ground side axis "Y" write switch closed on g		MI66A	410	7.	Interruttore scrittura chiuso lato massa	asse "Y"	Write swit	ch closed	on ground	d side a	xis "Y"		1	
MIFOA 411 6 Interruttore scrittura chiuso lato massa asse "Y" MIFOA 411 6 Interruttore scrittura chiuso lato massa asse "Y" MIFOA 411 6 Interruttore scrittura chiuso lato massa asse "Y" MIFOA 411 7 Interrutore scrittura chiuso lato massa asse "Y" MIFOA 411 7 Interrutore scrittura chiuso lato massa asse "Y" MIFOA 411 7 Interrutore scrittura chiuso lato massa asse "Y" MIFOA 411 7 Interrutore scrittura chiuso lato massa asse "Y" MIFO		MI67A	410	7	Interruttore scrittura chiuso lato massa	asse "Y"	Write swit	ch closed	on ground	d side a	xis "Y"		1	
MITOA 411 6 Interruttore scrittura chiuso lato massa asse "Y" Write switch closed on ground side axis "Y" MITOA 411 7 Interruttore scrittura chiuso lato massa asse "Y" Write switch closed on ground side axis "Y" MITOA 411 7 Interruttore scrittura chiuso lato massa asse "Y" Write switch closed on ground side axis "Y" MITOA 411 7 Interruttore scrittura chiuso lato massa asse "Y" Write switch closed on ground side axis "Y" MITOA 411 7 Interruttore scrittura chiuso lato massa asse "Y" Write switch closed on ground side axis "Y" MITOA 411 7 Interruttore scrittura chiuso lato massa asse "Y" Write switch closed on ground side axis "Y" MITOA 411 7 Interruttore scrittura chiuso lato massa asse "Y" Write switch closed on ground side axis "Y" MITOA 411 7 Interruttore scrittura chiuso lato massa asse "Y" Write switch closed on ground side axis "Y" MITOA 411 7 Interruttore scrittura chiuso lato massa asse "Y" Write switch closed on ground side axis "Y" MITOA 411 7 Interruttore scrittura chiuso lato massa asse "Y" Write switch closed on ground side axis "Y" MITOA 411 7 Interruttore scrittura chiuso lato massa asse "Y" Write switch closed on ground side axis "Y" MITOA 411 7 Interruttore scrittura chiuso lato massa asse "Y" Write switch closed on ground side axis "Y" MITOA 411 7 Interruttore scrittura chiuso lato massa asse "Y" Write switch closed on ground side axis "Y" MITOA 411 7 Interruttore scrittura chiuso lato massa asse "Y" Write switch closed on ground side axis "Y" MITOA 100 100 100 100 100 100 100 100 100 10		MI68A	411	6	Interruttore scrittura chiuso lato massa	asse "Y"	Write swit	ch closed	on ground	d side a	xis "Y"		1	
MITA 411 6 Interruttore scrittura chiuso lato massa asse "Y" Write switch closed on ground side axis "Y" MITA 411 7 Interruttore scrittura chiuso lato massa asse "Y" Write switch closed on ground side axis "Y" MITA 411 7 Interruttore scrittura chiuso lato massa asse "Y" Write switch closed on ground side axis "Y" MITA 411 7 Interruttore scrittura chiuso lato massa asse "Y" Write switch closed on ground side axis "Y" MITA 411 7 Interruttore scrittura chiuso lato massa asse "Y" Write switch closed on ground side axis "Y" MITA 411 7 Interruttore scrittura chiuso lato massa asse "Y" Write switch closed on ground side axis "Y" MITA 411 7 Interruttore scrittura chiuso lato massa asse "Y" Write switch closed on ground side axis "Y" MITA 411 7 Interruttore scrittura chiuso lato massa asse "Y" Write switch closed on ground side axis "Y" MITA 411 7 Interruttore scrittura chiuso lato massa asse "Y" Write switch closed on ground side axis "Y" MITA 411 7 Interruttore scrittura chiuso lato massa asse "Y" Write switch closed on ground side axis "Y" MITA 411 7 Interruttore scrittura chiuso lato massa asse "Y" Write switch closed on ground side axis "Y" MITA 411 7 Interruttore scrittura chiuso lato massa asse "Y" Write switch closed on ground side axis "Y" MITA 411 7 Interruttore scrittura chiuso lato massa asse "Y" Write switch closed on ground side axis "Y" MITA 411 7 Interruttore scrittura chiuso lato massa asse "Y" Write switch closed on ground side axis "Y" MITA 411 7 Interruttore scrittura chiuso lato massa asse "Y" Write switch closed on ground side axis "Y" MITA 411 7 Interruttore scrittura chiuso lato massa asse "Y" Write switch closed on ground side axis "Y" MITA 411 7 Interruttore scrittura chiuso lato massa asse "Y" Write switch closed on ground side axis "Y" Interruttore scrittura chiuso lato massa asse "Y" Write switch closed on ground side axis "Y" Interruttore scrittura chiuso lato massa asse "Y" Write switch closed on ground side axis "Y" Interrutore scrittura chius blackans "Y" Interrutore scrittura chiuso lat		MI69A	411	6	Interruttore scrittura chiuso lato massa	asse "Y"	Write swit	ch closed	on ground	d side a	xis "Y"		1	
MI72A 411 7 Interruttore scrittura chiuso lato massa asse "Y" MI73A 411 7 Interruttore scrittura chiuso lato massa asse "Y" MI74A 411 7 Interruttore scrittura chiuso lato massa asse "Y" MI75A 11 Interruttore scrittura chiuso lato massa asse "Y" MI75A 11 Interruttore scrittura chiuso lato massa asse "Y" MI75A 11 Interruttore scrittura chiuso lato massa asse "Y" MI75A 11 Interruttore scrittura chiuso lato massa asse "Y" MI75A 11 Interruttore scrittura chiuso lato massa asse "Y" MI75A 11 Interruttore scrittura chiuso lato massa asse "Y" MI75A 11 Interruttore scrittura chiuso lato massa asse "Y" MI75A 11 Interruttore scrittura chiuso lato massa asse "Y" MI75A 11 Interruttore sc		MI7OA	411	6	Interruttore scrittura chiuso lato massa	asse "Y"	Write swit	ch closed	on ground	d side a	xis "Y"		1	
MI73A 411 7 Interruttore scrittura chiuso lato massa asse "Y" Write switch closed on ground side axis "Y" MI75A 411 7 Interruttore scrittura chiuso lato massa asse "Y" Write switch closed on ground side axis "Y" MI75A 411 7 Interruttore scrittura chiuso lato massa asse "Y" Write switch closed on ground side axis "Y" MI75A 411 7 Interruttore scrittura chiuso lato massa asse "Y" Write switch closed on ground side axis "Y" MI75A 411 7 Interruttore scrittura chiuso lato massa asse "Y" Write switch closed on ground side axis "Y" MI75A 411 7 Interruttore scrittura chiuso lato massa asse "Y" Write switch closed on ground side axis "Y" MI75A 411 7 Interruttore scrittura chiuso lato massa asse "Y" Write switch closed on ground side axis "Y" MI75A 411 7 Interruttore scrittura chiuso lato massa asse "Y" Write switch closed on ground side axis "Y" MI75A 411 7 Interruttore scrittura chiuso lato massa asse "Y" Write switch closed on ground side axis "Y" MI75A 411 7 Interruttore scrittura chiuso lato massa asse "Y" Write switch closed on ground side axis "Y" MI75A 411 7 Interruttore scrittura chiuso lato massa asse "Y" Write switch closed on ground side axis "Y" MI75A 411 7 Interruttore scrittura chiuso lato massa asse "Y" Write switch closed on ground side axis "Y" MI75A 411 7 Interruttore scrittura chiuso lato massa asse "Y" Write switch closed on ground side axis "Y" MI75A 411 7 Interruttore scrittura chiuso lato massa asse "Y" Write switch closed on ground side axis "Y" MI75A 411 Interruttore scrittura chiuso lato massa asse "Y" Write switch closed on ground side axis "Y" MI75A 411 Interruttore scrittura chiuso lato massa asse "Y" Write switch closed on ground side axis "Y" MI75A 411 Interruttore scrittura chiuso lato massa asse "Y" Write switch closed on ground side axis "Y" MI75A 411 Interruttore scrittura chiuso lato massa asse "Y" Write switch closed on ground side axis "Y" MI75A 411 Interruttore scrittura chiuso lato massa asse "Y" Write switch closed on ground side axis "Y" Interruttore scrittura lato massa asse "Y"		MI71A	411	6	Interruttore scrittura chiuso lato massa	asse "Y"	Write swit	ch closed	on groun	d side a	xis "Y"	L	1	
MI75A 411 7 Interruttore scrittura chiuso lato massa asse "Y" Write switch closed on ground side axis "Y" M175A 411 7 Interruttore scrittura chiuso lato massa asse "Y" Write switch closed on ground side axis "Y" M175A 411 7 Interruttore scrittura chiuso lato massa asse "Y" Write switch closed on ground side axis "Y" M175A 411 7 Interruttore scrittura chiuso lato massa asse "Y" Write switch closed on ground side axis "Y" M175A 411 7 Interruttore scrittura chiuso lato massa asse "Y" Write switch closed on ground side axis "Y" M175A 411 7 Interruttore scrittura chiuso lato massa asse "Y" Write switch closed on ground side axis "Y" M175A 411 7 Interruttore scrittura chiuso lato massa asse "Y" Write switch closed on ground side axis "Y" M175A 411 7 Interruttore scrittura chiuso lato massa asse "Y" Write switch closed on ground side axis "Y" M175A 411 7 Interruttore scrittura chiuso lato massa asse "Y" Write switch closed on ground side axis "Y" M175A 411 7 Interruttore scrittura chiuso lato massa asse "Y" Write switch closed on ground side axis "Y" M175A 411 7 Interruttore scrittura chiuso lato massa asse "Y" Write switch closed on ground side axis "Y" M175A 11 10 10 10 10 10 10 10 10 10 10 10 10		MI72A	411	7	Interruttore scrittura chiuso lato massa	asse "Y"	Write swit	ch closed	on groun	d side a	xis "Y"		1	Ξ
MITSA 411 7 Interruttore scrittura chiuso lato massa asse "Y" MIFEC 007 2 Bit informazione in ingresso bocch. 3 Information bit in input connector 3 MIFED 008 2 Bit informazione in ingresso bocch. 4 Information bit in input connector 4 MIFUA 155 21 Bit informazione in uscita bocch. 1 Information bit in output connector 1 MIFUC 155 17 Bit informazione in uscita bocch. 3 Information bit in output connector 3 MIFUD 155 12 Bit informazione in uscita bocch. 3 Information bit in output connector 3 MIFUD 155 12 Bit informazione in uscita bocch. 4 Information bit in output connector 3 MIFUD 155 12 Bit informazione in uscita bocch. 4 Information bit in output connector 3 MADOA 351 1 Mastro temporizzazione di memoria Memory timing pulse MAO2A 352 1 Mastro temporizzazione di memoria Memory timing pulse MAO2A 352 2 Mastro temporizzazione di memoria Memory timing pulse MAO3A 352 2 Mastro temporizzazione di memoria Memory timing pulse MAO3A 352 2 Mastro temporizzazione di memoria Memory timing pulse MAO3A 352 2 Mastro temporizzazione di memoria Memory timing pulse MAO3A 352 2 Mastro temporizzazione di memoria Memory timing pulse MAO3A 352 2 Mastro temporizzazione di memoria Memory timing pulse MAO3A 352 2 Mastro temporizzazione di memoria Memory timing pulse MAO3A 352 2 Mastro temporizzazione di memoria Memory timing pulse MAO3A 352 2 Mastro temporizzazione di memoria Memory timing pulse MAO3A 351 3 Mastro temporizzazione di memoria Memory timing pulse MAO3A 352 1 Mastro temporizzazione di memoria Memory timing pulse MAO3A 351 1 Mastro temporizzazione di memoria Memory timing pulse MAO3A 351 1 Mastro temporizzazione di memoria Memory timing pulse MAO3A 353 1 Mastro temporizzazione di memoria Memory timing pulse MAO3A 353 1 Mastro temporizzazione di memoria Memory timing pulse MAO3A 353 1 Mastro temporizzazione di memoria Memory timing pulse MAO3A 353 1 Mastro temporizzazione di memoria Memory timing pulse MAO3A 353 1 Mastro temporizzazione di memoria Memory timing pulse MAO3A 353 1 Mastro temporiz		MI73A	411	7	Interruttore scrittura chiuso lato massa	asse "Y"	Write swit	ch closed	on groun	d side a	xis "Y"		1	Ξ
MIFEC OO7 2 Bit informazione in ingresso bocch. 3 Information bit in input connector 3 MIFED OO8 2 Bit informazione in ingresso bocch. 4 Information bit in input connector 4 MIFUA 135 21 Bit informazione in uscita bocch. 1 Information bit in output connector 1 MIFUC 155 17 Bit informazione in uscita bocch. 3 Information bit in output connector 3 MIFUD 155 12 Bit informazione in uscita bocch. 4 Information bit in output connector 3 MACOA 351 1 Mastro temporizzazione di memoria Memory timing pulse MACOA 352 1 Mastro temporizzazione di memoria Memory timing pulse MACOA 352 2 Mastro temporizzazione di memoria Memory timing pulse MACOA 352 2 Mastro temporizzazione di memoria Memory timing pulse MACOA 352 2 Mastro temporizzazione di memoria Memory timing pulse MACOA 352 2 Mastro temporizzazione di memoria Memory timing pulse MACOA 352 2 Mastro temporizzazione di memoria Memory timing pulse MACOA 352 2 Mastro temporizzazione di memoria Memory timing pulse MACOA 352 2 Mastro temporizzazione di memoria Memory timing pulse MACOA 352 2 Mastro temporizzazione di memoria Memory timing pulse MACOA 352 2 Mastro temporizzazione di memoria Memory timing pulse MACOA 353 1 Mastro temporizzazione di memoria Memory timing pulse MACOA 353 1 Mastro temporizzazione di memoria Memory timing pulse MACOA 353 1 Mastro temporizzazione di memoria Memory timing pulse MACOA 353 1 Mastro temporizzazione di memoria Memory timing pulse MACOA 353 1 Mastro temporizzazione di memoria Memory timing pulse MACOA 353 1 Mastro temporizzazione di memoria Memory timing pulse MACOA 353 1 Mastro temporizzazione di memoria Memory timing pulse MACOA 353 1 Mastro temporizzazione di memoria Memory timing pulse MACOA 353 1 Mastro temporizzazione di memoria Memory timing pulse MACOA 354 15 15 15 15 15 15 15 15 15 15 15 15 15		MI74A	411	7	Interruttore scrittura chiuso lato massa	asse "Y"	Write swit	ch closed	on groun	d side a	xis "Y"		1	
MIFED 008 2 Bit informazione in ingresso bocch. 4 Information bit in input connector 4 MIFUA 155 21 Bit informazione in uscita bocch. 1 Information bit in output connector 1 MIFUC 155 17 Bit informazione in uscita bocch. 3 Information bit in output connector 3 MIFUD 155 12 Bit informazione in uscita bocch. 4 Information bit in output connector 3 MADOA 351 1 Mastro temporizzazione di memoria Memory timing pulse MAO1A 352 1 Mastro temporizzazione di memoria Memory timing pulse MAO2A 352 1 Mastro temporizzazione di memoria Memory timing pulse MAO3A 352 2 Mastro temporizzazione di memoria Memory timing pulse MAO4A 352 2 Mastro temporizzazione di memoria Memory timing pulse MAO5A 352 2 Mastro temporizzazione di memoria Memory timing pulse MAO6A 352 2 Mastro temporizzazione di memoria Memory timing pulse MAO6A 352 2 Mastro temporizzazione di memoria Memory timing pulse MAO6A 352 2 Mastro temporizzazione di memoria Memory timing pulse MAO7A 352 2 Mastro temporizzazione di memoria Memory timing pulse MAO7A 352 2 Mastro temporizzazione di memoria Memory timing pulse MAO3A 351 3 Mastro temporizzazione di memoria Memory timing pulse MAO3A 351 3 Mastro temporizzazione di memoria Memory timing pulse MAO3A 353 1 Mastro temporizzazione di memoria Memory timing pulse MA1A 353 1 Mastro temporizzazione di memoria Memory timing pulse MA1A 353 1 Mastro temporizzazione di memoria Memory timing pulse MA1A 353 1 Mastro temporizzazione di memoria Memory timing pulse MA1A 353 1 Mastro temporizzazione di memoria Memory timing pulse MA1A 353 1 Mastro temporizzazione di memoria Memory timing pulse MA1A 353 1 Mastro temporizzazione di memoria Memory timing pulse MA1A 353 1 Mastro temporizzazione di memoria Memory timing pulse MA1A 353 1 Mastro temporizzazione di memoria Memory timing pulse MA1A 353 1 Mastro temporizzazione di memoria Memory timing pulse MA1A 353 1 Mastro temporizzazione di memoria Memory timing pulse MA1A 354 1 Mastro temporizzazione di memoria Memory timing pulse MA1A 355 1 Mastro temporizzazi		MI75A	411	7	Interruttore scrittura chiuso lato massa	asse "Y"	Write swit	ch closed	on groun	d side a	xis "Y"			Ξ
MIFED 008 2 Bit informazione in ingresso bocch. 4 Information bit in input connector 4 MIFUA 155 21 Bit informazione in uscita bocch. 1 Information bit in output connector 1 MIFUC 155 17 Bit informazione in uscita bocch. 3 Information bit in output connector 3 MIFUD 155 12 Bit informazione in uscita bocch. 4 Information bit in output connector 3 MADOA 351 1 Mastro temporizzazione di memoria Memory timing pulse MAO1A 352 1 Mastro temporizzazione di memoria Memory timing pulse MAO2A 352 1 Mastro temporizzazione di memoria Memory timing pulse MAO3A 352 2 Mastro temporizzazione di memoria Memory timing pulse MAO4A 352 2 Mastro temporizzazione di memoria Memory timing pulse MAO5A 352 2 Mastro temporizzazione di memoria Memory timing pulse MAO6A 352 2 Mastro temporizzazione di memoria Memory timing pulse MAO6A 352 2 Mastro temporizzazione di memoria Memory timing pulse MAO6A 352 2 Mastro temporizzazione di memoria Memory timing pulse MAO7A 352 2 Mastro temporizzazione di memoria Memory timing pulse MAO7A 352 2 Mastro temporizzazione di memoria Memory timing pulse MAO3A 351 3 Mastro temporizzazione di memoria Memory timing pulse MAO3A 351 3 Mastro temporizzazione di memoria Memory timing pulse MAO3A 353 1 Mastro temporizzazione di memoria Memory timing pulse MA1A 353 1 Mastro temporizzazione di memoria Memory timing pulse MA1A 353 1 Mastro temporizzazione di memoria Memory timing pulse MA1A 353 1 Mastro temporizzazione di memoria Memory timing pulse MA1A 353 1 Mastro temporizzazione di memoria Memory timing pulse MA1A 353 1 Mastro temporizzazione di memoria Memory timing pulse MA1A 353 1 Mastro temporizzazione di memoria Memory timing pulse MA1A 353 1 Mastro temporizzazione di memoria Memory timing pulse MA1A 353 1 Mastro temporizzazione di memoria Memory timing pulse MA1A 353 1 Mastro temporizzazione di memoria Memory timing pulse MA1A 353 1 Mastro temporizzazione di memoria Memory timing pulse MA1A 354 1 Mastro temporizzazione di memoria Memory timing pulse MA1A 355 1 Mastro temporizzazi		MIFEC	007	2	Bit informazione in ingresso bocch. 3		Informatio	n bit in i	nput con	nector 3			1	Τ
MIFUC 155 17 Bit informazione in uscita bocch. 3 Information bit in output connector 3 MIFUD 155 12 Bit informazione in uscita bocch. 4 Information bit in output connector 4 MAOOA 351 1 Mastro temporizzazione di memoria Memory timing pulse MAO1A 352 1 Mastro temporizzazione di memoria Memory timing pulse MAO2A 352 1 Mastro temporizzazione di memoria Memory timing pulse MAO3A 352 2 Mastro temporizzazione di memoria Memory timing pulse MAO4A 352 2 Mastro temporizzazione di memoria Memory timing pulse MAO5A 352 2 Mastro temporizzazione di memoria Memory timing pulse MAO6A 352 2 Mastro temporizzazione di memoria Memory timing pulse MAO6A 352 2 Mastro temporizzazione di memoria Memory timing pulse MAO6A 352 2 Mastro temporizzazione di memoria Memory timing pulse MAO6A 352 2 Mastro temporizzazione di memoria Memory timing pulse MAO6A 352 2 Mastro temporizzazione di memoria Memory timing pulse MAO6A 351 3 Mastro temporizzazione di memoria Memory timing pulse MAO6A 351 3 Mastro temporizzazione di memoria Memory timing pulse MAO6A 351 3 Mastro temporizzazione di memoria Memory timing pulse MAO6A 351 1 Mastro temporizzazione di memoria Memory timing pulse MAO7A 353 1 Mastro temporizzazione di memoria Memory timing pulse MAO7A 353 1 Mastro temporizzazione di memoria Memory timing pulse MAO7A 353 1 Mastro temporizzazione di memoria Memory timing pulse MAO7A 353 1 Mastro temporizzazione di memoria Memory timing pulse MAO7A 353 1 Mastro temporizzazione di memoria Memory timing pulse MAO7A 353 1 Mastro temporizzazione di memoria Memory timing pulse MAO7A 353 1 Mastro temporizzazione di memoria Memory timing pulse MAO7A 353 1 Mastro temporizzazione di memoria Memory timing pulse MAO7A 353 1 Mastro temporizzazione di memoria Memory timing pulse MAO7A 353 1 Mastro temporizzazione di memoria Memory timing pulse MAO7A 353 1 Mastro temporizzazione di memoria Memory timing pulse MAO7A 353 1 Mastro temporizzazione di memoria Memory timing pulse MAO7A 353 1 Mastro temporizzazione di memoria Memory timing p		MIFED	800	2			Informatio	n bit in i	nput con	nector 4			1	_
MIPUD 155 12 Bit informazione in uscita bocch. 4 Information bit in output connector 4 MACOA 351 1 Mastro temporizzazione di memoria Memory timind pulse MACOA 352 1 Mastro temporizzazione di memoria Memory timind pulse MACOA 352 2 Mastro temporizzazione di memoria Memory timind pulse MACOA 352 2 Mastro temporizzazione di memoria Memory timind pulse MACOA 352 2 Mastro temporizzazione di memoria Memory timind pulse MACOA 352 2 Mastro temporizzazione di memoria Memory timind pulse MACOA 352 2 Mastro temporizzazione di memoria Memory timind pulse MACOA 352 2 Mastro temporizzazione di memoria Memory timind pulse MACOA 352 2 Mastro temporizzazione di memoria Memory timind pulse MACOA 352 2 Mastro temporizzazione di memoria Memory timind pulse MACOA 352 2 Mastro temporizzazione di memoria Memory timind pulse MACOA 353 1 Mastro temporizzazione di memoria Memory timind pulse MACOA 353 1 Mastro temporizzazione di memoria Memory timind pulse MACOA 353 1 Mastro temporizzazione di memoria Memory timind pulse MACOA 353 1 Mastro temporizzazione di memoria Memory timind pulse MACOA 353 1 Mastro temporizzazione di memoria Memory timind pulse MACOA 353 1 Mastro temporizzazione di memoria Memory timind pulse MACOA 353 1 Mastro temporizzazione di memoria Memory timind pulse MACOA 353 1 Mastro temporizzazione di memoria Memory timind pulse MACOA 353 1 Mastro temporizzazione di memoria Memory timind pulse MACOA 353 1 Mastro temporizzazione di memoria Memory timind pulse MACOA 353 1 Mastro temporizzazione di memoria Memory timind pulse MACOA 353 1 Mastro temporizzazione di memoria Memory timind pulse MACOA 353 1 Mastro temporizzazione di memoria Memory timind pulse MACOA 353 1 Mastro temporizzazione di memoria Memory timind pulse MACOA 353 1 Mastro temporizzazione di memoria Memory timind pulse MACOA 353 1 Mastro temporizzazione di memoria Memory timind pulse MACOA 354 1 Mastro temporizzazione di memoria Memory timind pulse MACOA 355 1 Mastro temporizzazione di memoria Memory timind pulse MACOA 355 1 Mas		MIFUA	155	21	Bit informazione in uscita bocch. 1		Informatio	n bit in c	utput co	nnector	1			_
MAOOA 351 1 Mastro temporizzazione di memoria Memory timing pulse MAO1A 352 1 Mastro temporizzazione di memoria Memory timing pulse MAO2A 352 1 Mastro temporizzazione di memoria Memory timing pulse MAO3A 352 2 Mastro temporizzazione di memoria Memory timing pulse MAO3A 352 2 Mastro temporizzazione di memoria Memory timing pulse MAO5A 352 2 Mastro temporizzazione di memoria Memory timing pulse MAO6A 352 2 Mastro temporizzazione di memoria Memory timing pulse MAO6A 352 2 Mastro temporizzazione di memoria Memory timing pulse MAO6A 352 2 Mastro temporizzazione di memoria Memory timing pulse MAOA 352 2 Mastro temporizzazione di memoria Memory timing pulse MAOA 352 2 Mastro temporizzazione di memoria Memory timing pulse MAOA 352 1 Mastro temporizzazione di memoria Memory timing pulse MAOA 353 1 Mastro temporizzazione di memoria Memory timing pulse MAIA 353 1 Mastro temporizzazione di memoria Memory timing pulse MAIA 353 1 Mastro temporizzazione di memoria Memory timing pulse MAIA 353 1 Mastro temporizzazione di memoria Memory timing pulse MAIA 353 1 Mastro temporizzazione di memoria Memory timing pulse MAIA 353 1 Mastro temporizzazione di memoria Memory timing pulse MAIA 353 1 Mastro temporizzazione di memoria Memory timing pulse MAIA 351 2 Mastro temporizzazione di memoria Memory timing pulse MAIA 351 2 Mastro temporizzazione di memoria Memory timing pulse MAIA 351 2 Mastro temporizzazione di memoria Memory timing pulse MAIA 351 2 Mastro temporizzazione di memoria Memory timing pulse MAIA 351 1 Mastro temporizzazione di memoria Memory timing pulse MAIA 351 2 Mastro temporizzazione di memoria Memory timing pulse MAIA 351 2 Mastro temporizzazione di memoria Memory timing pulse MAIA 351 1 Mastro temporizzazione di memoria Memory timing pulse MAIA 351 1 Mastro temporizzazione di memoria Memory timing pulse MAIA 351 1 Mastro temporizzazione di memoria Memory timing pulse MAIA 351 1 Mastro temporizzazione di memoria Memory timing pulse MAIA 351 1 Mastro temporizzazione di memoria Memory timing pulse MAIA 351 1 Mastro temp	_ [.	MIFUC	155	17	Bit informazione in uscita bocch. 3		Informatio	n bit in o	utput co	nnector	3		1	Τ
MAO1A 352 1 Mastro temporizzazione di memoria Memory timing pulse MAO2A 352 1 Mastro temporizzazione di memoria Memory timing pulse MAO3A 352 2 Mastro temporizzazione di memoria Memory timing pulse MAO4A 352 2 Mastro temporizzazione di memoria Memory timing pulse MAO5A 352 2 Mastro temporizzazione di memoria Memory timing pulse MAO5A 352 2 Mastro temporizzazione di memoria Memory timing pulse MAO7A 352 2 Mastro temporizzazione di memoria Memory timing pulse MAO7A 352 2 Mastro temporizzazione di memoria Memory timing pulse MAO7A 352 2 Mastro temporizzazione di memoria Memory timing pulse MAO9A 351 3 Mastro temporizzazione di memoria Memory timing pulse MAOA 353 1 Mastro temporizzazione di memoria Memory timing pulse MA1A 353 1 Mastro temporizzazione di memoria Memory timing pulse MA1A 353 1 Mastro temporizzazione di memoria Memory timing pulse MA1A 353 1 Mastro temporizzazione di memoria Memory timing pulse MA1A 353 1 Mastro temporizzazione di memoria Memory timing pulse MA1A 353 1 Mastro temporizzazione di memoria Memory timing pulse MA1A 353 1 Mastro temporizzazione di memoria Memory timing pulse MA1A 353 1 Mastro temporizzazione di memoria Memory timing pulse MA1A 353 1 Mastro temporizzazione di memoria Memory timing pulse MA1A 351 2 Mastro temporizzazione di memoria Memory timing pulse MA1A 351 2 Mastro temporizzazione di memoria Memory timing pulse MA1A 351 2 Mastro temporizzazione di memoria Memory timing pulse MA1A 351 2 Mastro temporizzazione di memoria Memory timing pulse MA1A 351 0 Mastro temporizzazione di memoria Memory timing pulse MA1A 351 0 Mastro temporizzazione di memoria Memory timing pulse MA1A 351 0 Mastro temporizzazione di memoria Memory timing pulse MA1A 351 0 Mastro temporizzazione di memoria Memory timing pulse MA1A 351 0 Mastro temporizzazione di memoria Memory timing pulse MA1A 351 0 Mastro temporizzazione di memoria Memory timing pulse MA1A 351 0 Mastro temporizzazione di memoria Memory timing pulse MA1A 351 0 Mastro temporizzazione di memoria Memory timi		MIFUD	155	12	Bit informazione in uscita bocch. 4		Informatio	n bit in o	utput co	nnector	4		1	_
MAO2A 352 1 Mastro temporizzazione di memoria Memory timing pulse MAO3A 352 2 Mastro temporizzazione di memoria Memory timing pulse MAO5A 352 2 Mastro temporizzazione di memoria Memory timing pulse MAO5A 352 2 Mastro temporizzazione di memoria Memory timing pulse MAO5A 352 2 Mastro temporizzazione di memoria Memory timing pulse MAO7A 352 2 Mastro temporizzazione di memoria Memory timing pulse MAO7A 352 2 Mastro temporizzazione di memoria Memory timing pulse MAO8A 352 2 Mastro temporizzazione di memoria Memory timing pulse MAO9A 351 3 Mastro temporizzazione di memoria Memory timing pulse MAIOA 353 1 Mastro temporizzazione di memoria Memory timing pulse MAIIA 353 1 Mastro temporizzazione di memoria Memory timing pulse MAIIA 353 1 Mastro temporizzazione di memoria Memory timing pulse MAIIA 353 1 Mastro temporizzazione di memoria Memory timing pulse MAIIA 353 1 Mastro temporizzazione di memoria Memory timing pulse MAIIA 351 2 Mastro temporizzazione di memoria Memory timing pulse MAIIA 351 2 Mastro temporizzazione di memoria Memory timing pulse MAIIA 351 1 Mastro temporizzazione di memoria Memory timing pulse MAIIA 351 1 Mastro temporizzazione di memoria Memory timing pulse MAIIA 351 1 Mastro temporizzazione di memoria Memory timing pulse MAIIA 351 1 Mastro temporizzazione di memoria Memory timing pulse MAIIA 351 1 Mastro temporizzazione di memoria Memory timing pulse MAIIA 351 1 Mastro temporizzazione di memoria Memory timing pulse MAIIA 351 1 Mastro temporizzazione di memoria Memory timing pulse MAIIA 351 1 Mastro temporizzazione di memoria Memory timing pulse MAIIA 351 1 Mastro temporizzazione di memoria Memory timing pulse MAIIA 351 1 Mastro temporizzazione di memoria Memory timing pulse MAIIA 351 1 Mastro temporizzazione di memoria Memory timing pulse MAIIA 351 1 Mastro temporizzazione di memoria Memory timing pulse MAIIA 351 1 Mastro temporizzazione di memoria Memory timing pulse MAIIA 351 1 Mastro temporizzazione di memoria Memory timing pulse MAIIA 351 1 Mastro temporizzazione di memoria Memory timing pulse		MAOOA	351	1	Mastro temporizzazione di memoria					-			1	_
MAO3A 352 2 Mastro temporizzazione di memoria Memory timing pulse MAO5A 352 2 Mastro temporizzazione di memoria Memory timing pulse MAO5A 352 2 Mastro temporizzazione di memoria Memory timing pulse MAO6A 352 2 Mastro temporizzazione di memoria Memory timing pulse MAO7A 352 2 Mastro temporizzazione di memoria Memory timing pulse MAO7A 352 2 Mastro temporizzazione di memoria Memory timing pulse MAO9A 351 3 Mastro temporizzazione di memoria Memory timing pulse MA1OA 353 1 Mastro temporizzazione di memoria Memory timing pulse MA1OA 353 1 Mastro temporizzazione di memoria Memory timing pulse MA1OA 353 1 Mastro temporizzazione di memoria Memory timing pulse MA1OA 353 1 Mastro temporizzazione di memoria Memory timing pulse MA1OA 353 1 Mastro temporizzazione di memoria Memory timing pulse MA1OA 353 1 Mastro temporizzazione di memoria Memory timing pulse MA1OA 353 1 Mastro temporizzazione di memoria Memory timing pulse MA1OA 353 1 Mastro temporizzazione di memoria Memory timing pulse MA1OA 353 1 Mastro temporizzazione di memoria Memory timing pulse MA1OA 353 1 Mastro temporizzazione di memoria Memory timing pulse MA1OA 353 1 Mastro temporizzazione di memoria Memory timing pulse MA1OA 350 1 Mastro temporizzazione di memoria Memory timing pulse MA1OA 350 1 Mastro temporizzazione di memoria Memory timing pulse MA1OA 351 2 Mastro temporizzazione di memoria Memory timing pulse MA1OA 351 2 Mastro temporizzazione di memoria Memory timing pulse MA1OA 351 2 Mastro temporizzazione di memoria Memory timing pulse MA1OA 351 2 Mastro temporizzazione di memoria Memory timing pulse MA1OA 351 2 Mastro temporizzazione di memoria Memory timing pulse MA1OA 351 2 Mastro temporizzazione di memoria Memory timing pulse MA1OA 351 2 Mastro temporizzazione di memoria Memory timing pulse MA1OA 351 2 Mastro temporizzazione di memoria Memory timing pulse MA1OA 351 2 Mastro temporizzazione di memoria Memory timing pulse MA1OA 351 3 Mastro temporizzazione di memoria Memory timing pulse MA1OA 351 3 Mastro temporizzazione di memoria Memory timing pulse		MAO1A	352	1	Mastro temporizzazione di memoria		Memory tin	ning pulse					1	_
MAO4A 352 2 Mastro temporizzazione di memoria Memory timing pulse MAO5A 352 2 Mastro temporizzazione di memoria Memory timing pulse MAO6A 352 2 Mastro temporizzazione di memoria Memory timing pulse MAO7A 352 2 Mastro temporizzazione di memoria Memory timing pulse MAO8A 352 2 Mastro temporizzazione di memoria Memory timing pulse MAO8A 352 2 Mastro temporizzazione di memoria Memory timing pulse MAO9A 351 3 Mastro temporizzazione di memoria Memory timing pulse MAIOA 353 1 Mastro temporizzazione di memoria Memory timing pulse MAIOA 353 1 Mastro temporizzazione di memoria Memory timing pulse MAIOA 353 1 Mastro temporizzazione di memoria Memory timing pulse MAIOA 353 1 Mastro temporizzazione di memoria Memory timing pulse MAIOA 353 1 Mastro temporizzazione di memoria Memory timing pulse MAIOA 353 1 Mastro temporizzazione di memoria Memory timing pulse MAIOA 353 1 Mastro temporizzazione di memoria Memory timing pulse MAIOA 351 2 Mastro temporizzazione di memoria Memory timing pulse MAIOA 351 2 Mastro temporizzazione di memoria Memory timing pulse MAIOA 351 2 Mastro temporizzazione di memoria Memory timing pulse MAIOA 351 2 Mastro temporizzazione di memoria Memory timing pulse MAIOA 351 2 Mastro temporizzazione di memoria Memory timing pulse MAIOA 351 2 Mastro temporizzazione di memoria Memory timing pulse MAIOA 351 2 Mastro temporizzazione di memoria Memory timing pulse MAIOA 351 2 Mastro temporizzazione di memoria Memory timing pulse MAIOA 351 2 Mastro temporizzazione di memoria Memory timing pulse MAIOA 351 2 Mastro temporizzazione di memoria Memory timing pulse MAIOA 351 2 Mastro temporizzazione di memoria Memory timing pulse MAIOA 351 2 Mastro temporizzazione di memoria Memory timing pulse MAIOA 351 2 Mastro temporizzazione di memoria Memory timing pulse MAIOA 351 3 Mastro temporizzazione di memoria Memory timing pulse MAIOA 351 3 Mastro temporizzazione di memoria Memory timing pulse MAIOA 351 3 Mastro temporizzazione di memoria Memory timing pulse MAIOA 351 3 Mastro temporizzazione di memoria Memory timing pulse		MAO2A	352	1	Mastro temporizzazione di memoria		Memory tir	ning pulse					1	Ξ
MAOSA 352 2 Mastro temporizzazione di memoria Memory timing pulse MAOSA 352 2 Mastro temporizzazione di memoria Memory timing pulse MAOSA 352 2 Mastro temporizzazione di memoria Memory timing pulse MAOSA 352 2 Mastro temporizzazione di memoria Memory timing pulse MAOSA 351 3 Mastro temporizzazione di memoria Memory timing pulse MAOSA 351 3 Mastro temporizzazione di memoria Memory timing pulse MAIOA 353 1 Mastro temporizzazione di memoria Memory timing pulse MAIOA 353 1 Mastro temporizzazione di memoria Memory timing pulse MAIOA 353 1 Mastro temporizzazione di memoria Memory timing pulse MAIOA 353 1 Mastro temporizzazione di memoria Memory timing pulse MAIOA 353 1 Mastro temporizzazione di memoria Memory timing pulse MAIOA 353 1 Mastro temporizzazione di memoria Memory timing pulse MAIOA 353 1 Mastro temporizzazione di memoria Memory timing pulse MAIOA 353 1 Mastro temporizzazione di memoria Memory timing pulse MAIOA 353 1 Mastro temporizzazione di memoria Memory timing pulse MAIOA 353 1 Mastro temporizzazione di memoria Memory timing pulse MAIOA 353 1 Mastro temporizzazione di memoria Memory timing pulse MAIOA 353 1 Mastro temporizzazione di memoria Memory timing pulse MAIOA 353 1 Mastro temporizzazione di memoria Memory timing pulse MAIOA 353 1 Mastro temporizzazione di memoria Memory timing pulse MAIOA 353 1 Mastro temporizzazione di memoria Memory timing pulse MAIOA 353 1 Mastro temporizzazione di memoria Memory timing pulse MAIOA 353 1 Mastro temporizzazione di memoria Memory timing pulse MAIOA 354 1 Mastro temporizzazione di memoria Memory timing pulse MAIOA 355 1 Mastro temporizzazione di memoria Memory timing pulse MAIOA 355 1 Mastro temporizzazione di memoria Memory timing pulse MAIOA 355 1 Mastro temporizzazione di memoria Memory timing pulse MAIOA 355 1 Mastro temporizzazione di memoria Memory timing pulse MAIOA 355 1 Mastro temporizzazione di memoria Memory timing pulse MAIOA 355 1 Mastro temporizzazione di memoria Memory timing pulse MAIOA 355 1 Mastro temporizzazione di memoria Memory timing pulse		MAO3A	352	2	Mastro temporizzazione di memoria		Memory tim	ning pulse					1	Τ
MA06A 352 2 Mastro temporizzazione di memoria Memory timing pulse MA07A 352 2 Mastro temporizzazione di memoria Memory timing pulse MA08A 352 2 Mastro temporizzazione di memoria Memory timing pulse MA09A 351 3 Mastro temporizzazione di memoria Memory timing pulse MA10A 353 1 Mastro temporizzazione di memoria Memory timing pulse MA11A 353 1 Mastro temporizzazione di memoria Memory timing pulse MA12A 353 1 Mastro temporizzazione di memoria Memory timing pulse MA12A 353 1 Mastro temporizzazione di memoria Memory timing pulse MA13A 353 1 Mastro temporizzazione di memoria Memory timing pulse MA14A 351 2 Mastro temporizzazione di memoria Memory timing pulse MA14A 351 2 Mastro temporizzazione di memoria Memory timing pulse MA14A 351 2 Mastro temporizzazione di memoria Memory timing pulse MA14A 351 2 Mastro temporizzazione di memoria Memory timing pulse MA15A 351 2 Mastro temporizzazione di memoria Memory timing pulse MA16A 351 2 Mastro temporizzazione di memoria Memory timing pulse MA17A 351 2 Mastro temporizzazione di memoria Memory timing pulse MA16A 351 2 Mastro temporizzazione di memoria Memory timing pulse MA17A 351 2 Mastro temporizzazione di memoria Memory timing pulse MA17A 351 2 Mastro temporizzazione di memoria Memory timing pulse MA17A 351 2 Mastro temporizzazione di memoria Memory timing pulse MA17A 351 2 Mastro temporizzazione di memoria Memory timing pulse MA17A 351 2 Mastro temporizzazione di memoria Memory timing pulse MA17A 351 2 Mastro temporizzazione di memoria Memory timing pulse MA17A 351 2 Mastro temporizzazione di memoria Memory timing pulse MA17A 351 2 Mastro temporizzazione di memoria Memory timing pulse MA17A 351 2 Mastro temporizzazione di memoria Memory timing pulse MA17A 351 2 Mastro temporizzazione di memoria Memory timing pulse MA17A 351 2 Mastro temporizzazione di memoria Memory timing pulse MA17A 351 2 Mastro temporizzazione di memoria Memory timing pulse MA17A 351 2 Mastro temporizzazione di memoria Memory timing pulse MA17A 352 3 Mastro temporizzazione di memoria Memory timing pulse		MAO4A	352	2	Mastro temporizzazione di memoria		Memory tin	ning pulse					1	Τ
MAO7A 352 2 Mastro temporizzazione di memoria Memory timing pulse MAO8A 352 2 Mastro temporizzazione di memoria Memory timing pulse MAO9A 351 3 Mastro temporizzazione di memoria Memory timing pulse MA10A 353 1 Mastro temporizzazione di memoria Memory timing pulse MA11A 353 1 Mastro temporizzazione di memoria Memory timing pulse MA12A 353 1 Mastro temporizzazione di memoria Memory timing pulse MA13A 353 1 Mastro temporizzazione di memoria Memory timing pulse MA13A 353 1 Mastro temporizzazione di memoria Memory timing pulse MA14A 351 2 Mastro temporizzazione di memoria Memory timing pulse MA14A 351 2 Mastro temporizzazione di memoria Memory timing pulse MA14A 351 2 Mastro temporizzazione di memoria Memory timing pulse NOTE — SE NON SPECIFICATO DIVERSAMENTE L'EVENTO DESCRITTO SI RIFERISCE AL LIVELLO ELETTR-CO - SN. DEL SEGNALE - MILES OTHERNISE SPECIFICATO DIVERSAMENTE L'EVENTO DESCRITTO SI RIFERISCE AL LIVELLO ELETTR-CO - SN. DEL SEGNALE - MILES OTHERNISE SPECIFICATO DIVERSAMENTE L'EVENTO DESCRITTO SI RIFERISCE AL LIVELLO ELETTR-CO - SN. DEL SEGNALE - MILES OTHERNISE SPECIFICATO DIVERSAMENTE L'EVENTO DESCRITTO SI RIFERISCE AL LIVELLO ELETTR-CO - SN. DEL SEGNALE - MILES OTHERNISE SPECIFICATO DIVERSAMENTE L'EVENTO DESCRITTO SI RIFERISCE AL LIVELLO ELETTR-CO - SN. DEL SEGNALE - MILES OTHERNISE SPECIFICATO DIVERSAMENTE L'EVENTO DESCRITTO SI RIFERISCE AL LIVELLO ELETTR-CO - SN. DEL SEGNALE - MILES OTHERNISE SPECIFICATO DIVERSAMENTE L'EVENTO DESCRITTO SI RIFERISCE AL LIVELLO ELETTR-CO - SN. DEL SEGNALE - MILES OTHERNISE SPECIFICATO DIVERSAMENTE L'EVENTO DESCRITTO SI RIFERISCE AL LIVELLO ELETTR-CO - SN. DEL SEGNALE - MILES OTHERNISE SPECIFICATO DIVERSAMENTE L'EVENTO DESCRITTO SI RIFERISCE AL LIVELLO ELETTR-CO - SN. DEL SEGNALE - MILES OTHERNISE SPECIFICATO DIVERSAMENTE L'EVENTO DESCRITTO SI RIFERISCE AL LIVELLO ELETTR-CO - SN. DEL SEGNALE - MILES OTHERNISE SPECIFICATO DIVERSAMENTE L'EVENTO DESCRITTO DI RESISTANTO DESCRITTO DI RIFERIO DIVERSAMENTE L'EVENTO DESCRITTO DI RIFERIO DIVERSAMENTE L'EVENTO DESCRITTO D		MAO5A	352	2	Mastro temporizzazione di memoria		Memory tir	ning pulse		-			1	Т
MAOSA 352 2 Mastro temporizzazione di memoria Memory timing pulse MAOSA 351 3 Mastro temporizzazione di memoria Memory timing pulse MAIOA 353 1 Mastro temporizzazione di memoria Memory timing pulse MAIA 353 1 Mastro temporizzazione di memoria Memory timing pulse MAIA 353 1 Mastro temporizzazione di memoria Memory timing pulse MAIA 353 1 Mastro temporizzazione di memoria Memory timing pulse MAIA 353 1 Mastro temporizzazione di memoria Memory timing pulse MAIA 351 2 Mastro temporizzazione di memoria Memory timing pulse MAIA 351 2 Mastro temporizzazione di memoria Memory timing pulse NOTESE NON SPECIFICATO DIVERSAMENTE LIVENDO DESCRITTO SI RIFERISCE AL LIVELLO ELEUTRICO - SV. DEL SEGNALENICES DIMENISE SPECIFICATO DIVERSAMENTE LIVENDO DESCRITTO SI RIFERISCE AL LIVELLO ELEUTRICO - SV. DEL SEGNALENICES DIMENISE SPECIFICATO DIVERSAMENTE LIVENDO DESCRITTO SI RIFERISCE AL LIVELLO ELEUTRICO - SV. DEL SEGNALENICES DIMENISE SPECIFICATO DIVERSAMENTE LIVENDO DESCRITTO SI RIFERISCE AL LIVELLO ELEUTRICO - SV. DEL SEGNALENICES DIMENISE SPECIFICATO DIVERSAMENTE LIVENDO DESCRITTO SI RIFERISCE AL LIVELLO ELEUTRICO - SV. DEL SEGNALENICES DIMENISE SPECIFICATO DIVERSAMENTE LIVENDO DESCRITTO SI RIFERISCE AL LIVELLO ELEUTRICO - SV. DEL SEGNALENICES DIMENISE SPECIFICATO SI RIFERISCE AL LIVELLO ELEUTRICO - SV. DEL SEGNALENICES DIMENISE SPECIFICATO DIVERSAMENTE LIVENDO DESCRITTO SI RIFERISCE AL LIVELLO ELEUTRICO - SV. DEL SEGNALENICES DIMENISE SPECIFICATO SI RIFERISCE AL LIVELLO ELEUTRICO - SV. DEL SEGNALENICES DIMENISE SPECIFICATO SI RIFERISCE AL LIVELLO ELEUTRICO DIVERSAMENTENICES DIMENISE SPECIFICATO SI RIFERISCE AL LIVELLO ELEUTRICO - SV. DEL SEGNALENICES DIMENISE SPECIFICATO SI RIFERISCE AL LIVELLO ELEUTRICO DIVERSAMENTENICES DIMENISE SPECIFICATO		MAO6A	352	2	Mastro temporizzazione di memoria		Memory tin	ning pulse		et .			1	
MAO9A 351 3 Mastro temporizzazione di memoria Memory timing pulse MAIOA 353 1 Mastro temporizzazione di memoria Memory timing pulse MAIIA 353 1 Mastro temporizzazione di memoria Memory timing pulse MAI2A 353 1 Mastro temporizzazione di memoria Memory timing pulse MAI3A 353 1 Mastro temporizzazione di memoria Memory timing pulse MAIAA 351 2 Mastro temporizzazione di memoria Memory timing pulse MAIAA 351 2 Mastro temporizzazione di memoria Memory timing pulse MAIAA 351 2 Mastro temporizzazione di memoria Memory timing pulse NOTE — SE NON SPECIFICATO DIVERSAMENTE L'EVENTO DESCRITTO SI RIFERISCE AL LIVELLO ELETTRICO - SV. DEL SEGNALE — MLESS OTHERNISE SPECIFICATO DIVERSAMENTE L'EVENTO DESCRITTO SI RIFERISCE AL LIVELLO ELETTRICO - SV. DEL SEGNALE — MLESS OTHERNISE SPECIFICATO DESCRITTO SI RIFERISCE AL LIVELLO ELETTRICO - SV. DEL SEGNALE — MLESS OTHERNISE SPECIFICATO DIVERSAMENTE L'EVENTO DESCRITTO SI RIFERISCE AL LIVELLO ELETTRICO - SV. DEL SEGNALE — MLESS OTHERNISE SPECIFICATO DIVERSAMENTE L'EVENTO DESCRITTO SI RIFERISCE AL LIVELLO ELETTRICO - SV. DEL SEGNALE — MLESS OTHERNISE SPECIFICATO DIVERSAMENTE L'EVENTO DESCRITTO SI RIFERISCE AL LIVELLO ELETTRICO - SV. DEL SEGNALE — MLESS OTHERNISE SPECIFICATO DESCRITTO SI RIFERISCE AL LIVELLO ELETTRICO - SV. DEL SEGNALE — MLESS OTHERNISE SPECIFICATO DESCRITTO SI RIFERISCE AL LIVELLO ELETTRICO - SV. DEL SEGNALE — MLESS OTHERNISE SPECIFICATO DESCRITTO SI RIFERISCE AL LIVELLO ELETTRICO - SV. DEL SEGNALE — MLESS OTHERNISE SPECIFICATO DESCRITTO SI RIFERISCE AL LIVELLO ELETTRICO - SV. DEL SEGNALE — MLESS OTHERNISE SPECIFICATO DESCRITTO SI RIFERISCE AL LIVELLO ELETTRICO DIVERSAMENTE — MLESS OTHERNISE SPECIFICATO DESCRITTO SI RIFERISCE AL LIVELLO ELETTRICO DIVERSAMENTE — MLESS OTHERNISE SPECIFICATO DESCRITTO SI RIFERISCE AL LIVELLO ELETTRICO DIVERSAMENTE — MLESS OTHERNISE SPECIFICATO DESCRITTO SI RIFERISCE AL LIVELLO ELETTRICO DIVERSAMENTE — MLESS OTHERNISE SPECIFICATO DESCRITTO DIVERSAMENTE — MLESS OTHERNISE SPECIFICATO DESCRITTO SI RIFERISCE AL LIVELLO ELETTRICO D		MAO7A	352	2	Mastro temporizzazione di memoria		Memory tim	ning pulse					1	Т
MA10A 353 1 Mastro temporizzazione di memoria Memory timing pulse MA11A 353 1 Mastro temporizzazione di memoria Memory timing pulse MA12A 353 1 Mastro temporizzazione di memoria Memory timing pulse MA13A 353 1 Mastro temporizzazione di memoria Memory timing pulse MA14A 351 2 Mastro temporizzazione di memoria Memory timing pulse MA14A 351 2 Mastro temporizzazione di memoria Memory timing pulse MA15A 353 1 Mastro temporizzazione di memoria Memory timing pulse MA16A 351 2 Mastro temporizzazione di memoria Memory timing pulse MA17A 351 2 Mastro temporizzazione di memoria Memory timing pulse MA16A 351 2 Mastro temporizzazione di memoria Memory timing pulse MA17A 353 1 Mastro temporizzazione di memoria Memory timing pulse MA18A 351 2 Mastro temporizzazione di memoria Memory timing pulse MA18A 351 2 Mastro temporizzazione di memoria Memory timing pulse MA19A 353 1 Mastro temporizzazione di memoria Memory timing pulse MEMORY timing pu		A80AM	352	2	Mastro temporizzazione di memoria		Memory tir	ning pulse					1	Τ
MA11A 353 1 Mastro temporizzazione di memoria Memory timing pulse MA12A 353 1 Mastro temporizzazione di memoria Memory timing pulse MA13A 353 1 Mastro temporizzazione di memoria Memory timing pulse MA14A 351 2 Mastro temporizzazione di memoria Memory timing pulse MA14A 351 2 Mastro temporizzazione di memoria Memory timing pulse NOTE SE NON SPECIFICATO DIVERSAMENTE LIVENTO DESCRITTO SI RIFERISCE AL LIVELLO ELETTRICO - SV. DEL SEGNALE MILES OMERNISE SPECIFICATO DIVERSAMENTE LIVENTO DESCRITTO SI RIFERISCE AL LIVELLO ELETTRICO - SV. DEL SEGNALE MILES OMERNISE SPECIFICATO DI SECRITTO SI RIFERISCE AL LIVELLO ELETTRICO - SV. DEL SEGNALE NICES OMERNISE SPECIFICATO DI SECRITTO SI RIFERISCE AL LIVELLO ELETTRICO - SV. DEL SEGNALE NICES OMERNISE SPECIFICATO SI RIFERISCE AL LIVELLO ELETTRICO - SV. DEL SEGNALE NICES OMERNISE SPECIFICATO DI SECRITTO SI RIFERISCE AL LIVELLO ELETTRICO - SV. DEL SEGNALE NICES OMERNISE SPECIFICATO DI SECRITTO SI RIFERISCE AL LIVELLO ELETTRICO - SV. DEL SEGNALE NICES OMERNISE SPECIFICATO DI SECRITTO SI RIFERISCE AL LIVELLO ELETTRICO - SV. DEL SEGNALE NICES OMERNISE SPECIFICATO DI SECRITTO SI RIFERISCE AL LIVELLO ELETTRICO - SV. DEL SEGNALE NICES OMERNISE SPECIFICATO DI SECRITTO SI RIFERISCE AL LIVELLO ELETTRICO - SV. DEL SEGNALE NICES OMERNISE SPECIFICATO DI SECRITTO SI RIFERISCE AL LIVELLO ELETTRICO - SV. DEL SEGNALE NICES OMERNISE SPECIFICATO DI SECRITTO SI RIFERISCE AL LIVELLO ELETTRICO - SV. DEL SEGNALE NICES OMERNISE SPECIFICATO DI SECRITTO SI RIFERISCE AL LIVELLO ELETTRICO - SV. DEL SEGNALE NICES OMERNISE SPECIFICATO SI RIFERISCE AL LIVELLO ELETTRICO DI SECRITTO DI SECRITTO SI RIFERISCE AL LIVELLO ELETTRICO DI SECRITTO DI SEC		MAO9A	351	3	Mastro temporizzazione di memoria		Memory tim	ing pulse			10.5		1	Τ
MA12A 353 1 Mastro temporizzazione di memoria Memory timing pulse MA13A 353 1 Mastro temporizzazione di memoria Memory timing pulse MA14A 351 2 Mastro temporizzazione di memoria Memory timing pulse MA14A 351 2 Mastro temporizzazione di memoria Memory timing pulse NOTE — SE RON SPECIFICATO DIVERSAMENTE L'EVENTO DESCRITTO SI RIFERISCE AL LIVELLO ELETTRICO . SV. DEL SEGNALE — MILES OMERNISE SPECIFICATO DIVERSAMENTE L'EVENTO DESCRITTO SI RIFERISCE AL LIVELLO ELETTRICO . SV. DEL SEGNAL - MILES OMERNISE SPECIFICATO DIVERSAMENTE L'EVENTO DESCRITTO SI RIFERISCE AL LIVELLO ELETTRICO DIV. DEL SEGNAL - MILES DIVERNO DESCRITTO SI RIFERISCE AL LIVELLO ELETTRICO DIV. DEL SEGNAL - L'EVENTO DESCRITTO SI RIFERISCE AL LIVELLO ELETTRICO DIV. DEL SEGNAL - MILES DISCRIBED REFEIS TO THE DV. ELECTRIC LEVEL DE FIRE SIGNAL - NOMENCLATURA SE GNALI - NOME	- 1	MA10A	353	1	Mastro temporizzazione di memoria		Memory tir	ning pulse					1	_
MAISA 353 1 Mastro temporizzazione di memoria Memory timing pulse MAIHA 351 2 Mastro temporizzazione di memoria Memory timing pulse NOTE - SE NON SPECIFICATO DIVERSAMENTE L'EVENTO DESCRITTO SI RIFERISCE AL LIVELLO ELETTRICO - SM. DEL SEGNALE - MLESS OTHERNISE SPECIFICATO DESCRISTO SI RIFERISCE AL LIVELLO ELETTRICO - SM. DEL SEGNALE - L'EVENTO DESCRITTO SI RIFERISCE AL LIVELLO ELETTRICO UN, DEL SEGNALE - THE EVENT DESCRISTO RETERS TO THE - SM. CIECTRICO LEVEL OF THE SIGNAL - THE EVENT DESCRISTO RETERS TO THE OF THE OFFICE SEGNALE - THE EVENT DESCRISTO RETERS TO THE OFFICE SEGNALE - THE OFFICE SEGNALE RETERS TO THE OFFICE SEGNALE - THE OFFICE SEGNALE RETERS TO THE OFFICE SEGNALE RETERS TO THE OFFICE SEGNALE RETE		MA11A	353	1	Mastro temporizzazione di memoria	-							1	_
MAJAA 353 1 Mastro temporizazione di memoria Memory timing pulse MAJAA 351 2 Mastro temporizazione di memoria Memory timing pulse Mem		MA12A	353	1	Mastro temporizzazione di memoria		Memory tir	ning pulse					1	Τ
MA14A 351 2 Mastro temporizzazione di memoria Memory timing pulse NOTE SE NON SPECIFICATO DIVERSAMENTE L'EVENTO DESCRITTO SI RIFERISCE AL LIVELLO ELETTRICO . SV. DEL SEGNALE ALLESS OTMERNISE SPECIFICATO DIVERSAMENTE L'EVENTO DESCRITTO SI RIFERISCE AL LIVELLO ELETTRICO . SV. DEL SEGNAL L'EVENTO DESCRITTO SI RIFERISCE AL LIVELLO ELETTRICO DV. DEL SEGNALE THE EVENT DESCRIBED REFERS TO THE OV. ELECTRIC CEPLOF THE SIGNAL THE EVENT DESCRIBED REFERS TO THE OV. ELECTRIC CEPLOF THE SIGNAL THE EVENT DESCRIBED REFERS TO THE OV. ELECTRIC CEPLOF THE SIGNAL THE EVENT DESCRIBED REFERS TO THE OV. ELECTRIC CEPLOF THE SIGNAL THE EVENT DESCRIBED REFERS TO THE OV. ELECTRIC CEPLOF THE SIGNAL		MA13A	353	1	Mastro temporizzazione di memoria								1	Τ
NOTE SE NON SPECIFICATO DIVERSAMENTE L'EVENTO DESCRITTO SI RIFERISCE AL LIVELLO ELETTRICO - SV. DEL SEGNALE ALLES ONICENISE SPECIFICO THE EVENT DESCRITO DIVERSAMENTE L'EVENTO DESCRITTO SI RIFERISCE AL LIVELLO ELETTRICO DIV. DEL SEGNALE COMPA NOMENCLATURA SE GNALI - NOMENCLATURE LIST THE EVENT DESCRITOR REFERS TO THE OV. ELECTRIC CIVELOF THE SIGNAL COMPA NOMENCLATURA SE GNALI - NOMENCLATURE LIST THE EVENT DESCRIBED REFERS TO THE OV. ELECTRIC LEVELOF THE SIGNAL COMPA NOMENCLATURA SE GNALI - NOMENCLATURE LIST THE EVENT DESCRIBED REFERS TO THE OV. ELECTRIC LEVELOF THE SIGNAL COMPA NOMENCLATURA SE GNALI - NOMENCLATURE LIST THE EVENT DESCRIBED REFERS TO THE OV. ELECTRIC LEVELOF THE SIGNAL COMPA NOMENCLATURA SE GNALI - NOMENCLATURE LIST THE EVENT DESCRIBED REFERS TO THE OV. ELECTRIC LEVELOF THE SIGNAL COMPA NOMENCLATURA SE GNALI - NOMENCLATURE LIST THE EVENT DESCRIBED REFERS TO THE OV. ELECTRIC LEVELOF THE SIGNAL COMPA NOMENCLATURA SE GNALI - NOMENCLATURE LIST THE EVENT DESCRIBED REFERS TO THE OV. ELECTRIC LEVELOF THE SIGNAL COMPA NOMENCLATURE SEGNALI - NOMENCLATURE LIST THE EVENT DESCRIBED REFERS TO THE OV. ELECTRIC DIVINE SIGNAL COMPA NOMENCLATURE LIST THE EVENT DESCRIBED REFERS TO THE OV. ELECTRIC DIVINE SIGNAL COMPA THE EVENT DESCRIBED REFERS TO THE OV. ELECTRIC DIVINE SIGNAL COMPA THE EVENT DESCRIBED REFERS TO THE OV. ELECTRIC DIVINE SIGNAL COMPA THE EVENT DESCRIBED REFERS TO THE OV. ELECTRIC DIVINE SIGNAL COMPA THE EVENT DESCRIBED REFERS TO THE OV. ELECTRIC DIVINE SIGNAL THE EVENT DESCRIBED REFERS TO THE OV. ELECTRIC DIVINE SIGNAL THE EVENT DESCRIBED REFERS TO THE OV. ELECTRIC DIVINE SIGNAL THE EVENT DESCRIBED REFERS TO THE OVEN SIGNAL TH		MA14A	351	2	Mastro temporizzazione di memoria		Memory tir	ning pulse					1	_
- MLESS OTHERWISE SPECIFIED THE EVENT DESCRIBED REFERS TO THE - 3V. ELECTR-C LEVEL OF THE SIGNAL L-VEYEND DESCRIPTO DESCRIPTO ST REFERSSE AL LIVELU ELETTR-CO OV., DEL SEGNALE - THE EVENT DESCRIPTO REFERS TO THE V. ELECTR-C LEVELOF THE SIGNAL ORDER OF THE SECRIPTOR REFERS TO THE V. ELECTR-C LEVELOF THE SIGNAL ORDER OF THE SECRIPTOR REFERS TO THE V. ELECTR-C LEVELOF THE SIGNAL ORDER OF THE SECRIPTOR REFERS TO THE V. ELECTR-C LEVELOF THE SIGNAL ORDER OF THE SECRIPTOR REFERS TO THE V. ELECTR-C LEVELOF THE SIGNAL ORDER OF THE SECRIPTOR REFERS TO THE V. ELECTR-C LEVELOF THE SIGNAL ORDER OF THE SECRIPTOR REFERS TO THE V. ELECTR-C LEVELOF THE SIGNAL ORDER OF THE SECRIPTOR REFERS TO THE V. ELECTR-C LEVELOF THE SIGNAL ORDER OF THE SECRIPTOR REFERS TO THE SIGNAL REPORT OF THE SIGNAL REP					1411								<u>-</u>	_
- MLESS OTHERWISE SPECIFIED THE EVENT DESCRIBED REFERS TO THE - 3V. ELECTR-C LEVEL OF THE SIGNAL L-VEYEND DESCRIPTO DESCRIPTO ST REFERSSE AL LIVELU ELETTR-CO OV., DEL SEGNALE - THE EVENT DESCRIPTO REFERS TO THE V. ELECTR-C LEVELOF THE SIGNAL ORDER OF THE SECRIPTOR REFERS TO THE V. ELECTR-C LEVELOF THE SIGNAL ORDER OF THE SECRIPTOR REFERS TO THE V. ELECTR-C LEVELOF THE SIGNAL ORDER OF THE SECRIPTOR REFERS TO THE V. ELECTR-C LEVELOF THE SIGNAL ORDER OF THE SECRIPTOR REFERS TO THE V. ELECTR-C LEVELOF THE SIGNAL ORDER OF THE SECRIPTOR REFERS TO THE V. ELECTR-C LEVELOF THE SIGNAL ORDER OF THE SECRIPTOR REFERS TO THE V. ELECTR-C LEVELOF THE SIGNAL ORDER OF THE SECRIPTOR REFERS TO THE V. ELECTR-C LEVELOF THE SIGNAL ORDER OF THE SECRIPTOR REFERS TO THE SIGNAL REPORT OF THE SIGNAL REP				 -										_
- MLESS OTHERWISE SPECIFIED THE EVERT DESCRIBED REFERS TO THE - 3V. ELECTR-C LEVEL OF THE SIGNAL - L-VEYEND DESCRIPTO DESCRIPTO ST RIFERISSE AL LIVELO ELETTR-CO OV. DEL SEGNALE - THE EVENT DESCRIPTO REFERS TO THE O.Y. ELECTR-CO OV. DEL SEGNALE - THE EVENT DESCRIPTO REFERS TO THE O.Y. ELECTR-CO SEGNAL - THE EVENT DESCRIPTO REFERS TO THE O.Y. ELECTR-CO.Y. SEGNAL - THE EVENT DESCRIPTO REFERS TO THE O.Y. ELECTR-CO.Y. SEGNAL - THE EVENT DESCRIPTO REFERS TO THE O.Y. ELECTR-CO.Y. SEGNAL - THE EVENT DESCRIPTO REFERS TO THE O.Y. ELECTR-CO.Y. SEGNAL - THE EVENT DESCRIPTO REFERS TO THE O.Y. ELECTR-CO.Y. SEGNAL - THE EVENT DESCRIPTO REFERS TO THE O.Y. ELECTR-CO.Y. SEGNAL - THE EVENT DESCRIPTOR REFERS TO THE O.Y. ELECTR-CO.Y. SEGNAL - THE EVENT DESCRIPTOR REFERS TO THE O.Y. ELECTR-CO.Y. SEGNAL - THE EVENT DESCRIPTOR REFERS TO THE O.Y. ELECTR-CO.Y. SEGNAL - THE EVENT DESCRIPTOR REFERS TO THE O.Y. ELECTR-CO.Y. SEGNAL - THE EVENT DESCRIPTOR REFERS TO THE O.Y. ELECTR-CO.Y. SEGNAL - THE EVENT DESCRIPTOR REFERS TO THE O.Y. ELECTR-CO.Y. SEGNAL - THE EVENT DESCRIPTOR REFERS TO THE O.Y. ELECTR-CO.Y. SEGNAL - THE EVENT DESCRIPTOR REFERS TO THE O.Y. ELECTR-CO.Y. SEGNAL - THE EVENT DESCRIPTOR REFERS TO THE O.Y. ELECTR-CO.Y. SEGNAL - THE EVENT DESCRIPTOR REFERS TO THE O.Y. ELECTR-CO.Y. SEGNAL - THE EVENT DESCRIPTOR REFERS TO THE O.Y. ELECTR-CO.Y. SEGNAL - THE EVENT DESCRIPTOR REFERS TO THE O.Y. ELECTR-CO.Y. SEGNAL - THE EVENT DESCRIPTOR REFERS TO THE O.Y. ELECTR-CO.Y. SEGNAL - THE EVENT DESCRIPTOR REFERS TO THE O.Y. SEGNAL - THE EVENT DESCRIPTOR REFERS TO THE O.Y. SEGNAL - THE EVENT DESCRIPTOR REFERS TO THE O.Y. SEGNAL - THE EVENT DESCRIPTOR REFERS TO THE O.Y. SEGNAL - THE EVENT DESCRIPTOR REFERS TO THE O.Y. SEGNAL - THE EVENT DESCRIPTOR REFERS TO THE O.Y. SEGNAL - THE EVENT DESCRIPTOR REFERS TO THE O.Y. SEGNAL - THE EVENT DESCRIPTOR REFERS TO THE O.Y. SEGNAL - THE EVENT DESCRIPTOR REFERS TO THE O.Y. SEGNAL - THE EVENT DESCRIPTOR REFERS TO THE O.Y. SEGNAL - THE EVENT DESCRIPTOR REFERS TO THE O.Y. SEGNAL	NOTE	_ SE NON SPEC	FICATO DIVERSA	MENTE L'EVENT	D DESCRITTO SI RIFERISCE AL LIVELLO ELETTRICO . SV. DEI GERMAIE	I,L							T	T
- L'EVENTO DESCRITTO SI RIFERISCE AL LIVELLO ELETTRICO DV. DEL SEGNALE COMPA. NOMENCLATURA SE GNALI - NOMENCLATURE LIST							 			_	\vdash			+
- THE EVENT DESCRIBED REFERS TO THE OV. ELECTRIC LEVELOF THE SIGNAL								comp.	NOMEN	TI ATUDA SE	GNALL - NOM	ENCLATUR	F UST	1
	- 2								-	PENIONA SE				
With the pl					Company of the Compan			appy	— —		UCE	460		_
™ 14023 138g								NOV	Pappl					_

 \downarrow

IND REV	NOME NAME	CAPITOLO CHAPTER	SCATOLA BOX	DESCRIZIONE IN ITALIANO ITALIAN DESCRIPTION			DESCRIZI ENGLISH	ONE IN Descript		5 E		- 1	N	10 T E
127				Mastro temporizzazione di memoria		Memory tin	~							1
-	MA15A	354	1 1	Mastro temporizzazione di memoria Mastro temporizzazione di memoria		Memory tin						-		1
-	MA1 6A	354	1	Mastro temporizzazione di memoria Mastro temporizzazione di memoria		Memory tin								-
-	MA17A	354_	1	Mastro temporizzazione di memoria		Memory tin								+
-	MA18A	354	1			Memory tim						-		_
-	MA1 9A	354	1	Mastro temporizzazione di memoria		Memory tim								1
	MA2OA	354	2	Mastro temporizzazione di memoria Mastro temporizzazione di memoria		Memory tin						\neg		+
	MA21A	354	2	Mastro temporizzazione di memoria Mastro temporizzazione di memoria		Memory tin								
	MA22A MA23A	354 354	2	Mastro temporizzazione di memoria		Memory tim								1
_	MA24A	354	2	Mastro temporizzazione di memoria			ning pulse							
_	MA25A	351	4	Mastro temporizzazione di memoria			ning pulse			-				+
_	MA25A MA26A	355	1 1	Mastro temporizzazione di memoria			ning pulse							1
1			5	Temporizzazione generatori di inibizione			inhibition	Tonors	tore					
\dashv	MAGI1	371	10	Comando temporizzato interruttori di lettura			nand readin							1
	MALOA MAL1 A	360 360	2	Comando temporizzato interruttori di lettura			mand readin							1
_	MAL2A	360	10	Comando temporizzato interruttori di lettura			nand readir							1
	MAL3A	360	1 8	Comando temporizzato interruttori di lettura			nand readir				-	-		Ť
_	MAL4A	. 360	23	Comando temporizzato interruttori di lettura			mand readin					$\overline{}$	· · · · ·	<u></u>
-	MAL5A	360	18	Comando temporizzato interruttori di lettura			mand readin					\neg	-	1
	MALGA	360	3	Comando temporizzato interruttori di lettura			mand readin					$\overline{}$		1
	MAL7A	360	11	Comando temporizzato interruttori di lettura			mand readin					-		1
	MALE1	360	9	Temporizzazione interruttori di lettura			read swite							
	MAPEC	007	4	Condizione da bocchettone 3			from conne					\neg		1
	MAPED	008	4	Condizione da bocchettone 4			from conne							1
_	MAREC	007	4	Condizione di "fuori servizio" da bocch. 3			ervice" cor		from	connec	tor 3			1
	MARED	008	4	Condizione di "fuori servizio" da bocch. 4			ervice" cor					$\overline{}$		1
	MASOA	360	14	Comando temporizzato interruttori di scrittura			mand writin							1
	MASIA	360	6	Comando temporizzato interruttori di scrittura			mand writin							1
	MAS2A	360	12	Comando temporizzato interruttori di scrittura			mand writin							1
	MAS3A	360	4	Comando temporizzato interruttori di scrittura			mand writin							1
	MAS4A	360	24	Comando temporizzato interruttori di scrittura			nand writin					$\neg \neg$		1
	MAS5A	360	20	Comando temporizzato interruttori di scrittura		Timed com	nand writin	o switc	hes					1
	- MAS6A	360	7	Comando temporizzato interruttori di scrittura			nand writin							1
	MAS7A	360	15_	Comando temporizzato interruttori di scrittura			nand writin							1
	MASE1	360	17	Temporizzazione interruttori di scrittura			write swi1							
-	MASG1	371	22	Reset generale di memoria		Memory gen	neral reset							
	MAST1	370	12	Impulso temporizzatore amplificatori		Amplifiers	s - Strobe							
				141										
		<u> </u>												
N O	re _ SE NON SPE	CIFICATO DIVERSA	MENTE L'EVENT	O DESCRITTO SI RIFER SCE AL L'VELLO ELETYRICO . SV. DEL SEGNALE							=	=		
				SCRIBED REFERS TO THE . 3V, ELECTR-C LEVEL OF THE SIGNAL				 - - 		-	-+	+		\dashv
				LLO ELETTR-CO OV. DEL SEGNALE	Н-		comp.	NOME	NCLATU	RA SEGNA	LI - NOME	NCLATU	RE LIST	
				LECTRIC LEVELOF THE SIGNAL	1		emiss.					E 460		
	111				├—		appling.	fappl,						
					1		700	rappi,					23 138	

IND REV	NOME NAME	CAPITOLO CHAPTER	SCATOLA BOX	DESCRIZIONE IN ITALIANO ITALIAN DESCRIPTION			DESCRIZION ENGLISH DE	E IN INGLESE Scription		NOTE
_	MAST2	370	13	Impulso temporizzatore amplificatori		Amplifiers	s → Strobe			
	MAST3	371	12	Impulso temporizzatore amplificatori			- Strobe			
	MAST4	371	13	Impulso temporizzatore amplificatori			s - Strobe			
_	MATEC	007	4	Condizione da bocch. 3			from connect	or 3		1
	MATED	008	4	Condizione da bocch. 4			from connect			1
	MEMOA	350	8	Avvio circuiti di temporizzazione memoria			timing circui		emory	
	MERI1	373	3	Tensione di riferimento per generatori di pilotag			voltage for			-14 Vol
	META1	350	2	Tensione di soglia per gli amplificatori			voltage for		21013	+12 Vol
_	MEVO1	360	22	Bit indirizzatore di memoria (OR esclusivo VO12-VO			dresser bit		R V012-V013)	712 101
	MEVA1	370	5	Memoria funzionante		Memory ope			1012 10137	
	MNOOA	350	4	Consenso inibizioni piani "O" (equivalente a RO				nlanes "O"	(equals to ROOOB)	1
	MNO1 A	350	6	Consenso inibizioni piani "1" (equivalente a RO					(equals to ROO1B)	1
$\overline{}$	MNO2A	350	5	Consenso inibizioni piani "2" (equivalente a RO					(equals to ROO2B)	1
	MNO3A	350	12	Consenso inibizioni piani "3" (equivalente a RO					(equals to ROO3B)	1
	MNO4A	350	3	Consenso inibizioni piani "4" (equivalente a RO					(equals to ROO3B)	1:
	MNO5A		5	Consenso inibizioni piani "5" (equivalente a RO					(equals to ROO5B)	
		350								
	MNO6A	350	7	Consenso inibizioni piani "6" (equivalente a RC					(equals to ROO6B)	
	MNO7A	350	10	Consenso inibizioni piani "7" (equivalente a RC					(equals to ROO7B)	
	MNO8A	350	13	Consenso inibizioni piani "8" (equivalente a RC					(equals to ROC8B)	1
	MTD01	391	7	Comando temporizzato inibizioni piani dispari			ns timed com			-
	MTD11	391	3	Comando temporizzato inibizioni piani dispari			ns timed comm			
	MTD21	391	16	Comando temporizzato inibizioni piani dispari			ns timed comm			
	MTD31	391	12	Comando temporizzato inibizioni piani dispari			ns timed comm			
	MTD41	391	9	Comando temporizzato inibizioni piani dispari			ns timed comm			
	MTD51	391	5	Comando temporizzato inibizioni piani dispari			ns timed comm			
	MTD61	391	18	Comando temporizzato inibizioni piani dispari			ns timed comm			
	MTD71	391	14	Comando temporizzato inibizioni piani dispari			ns timed comm			
	MTPO1	390	18	Comando temporizzato inibizioni piani pari			ns timed comm			
	MTP11	390	9	Comando temporizzato inibizioni piani pari			ns timed comm			
	MTP21	390	13	Comando temporizzato inibizioni piani pari			ns timed comm			_
	MTP31	390	5	Comando temporizzato inibizioni piani pari			ns timed comm			
	MTP41	390	16	Comando temporizzato inibizioni piani pari		Inhibition	ns timed comm	and even pl	anes	
	MTP51	390	7	Comando temporizzato inibizioni piani pari		Inhibi tion	ns timed comm	and even pl	anes	
	MTP61	390	11	Comando temporizzato inibizioni piani pari		Inhibition	ns timed comm	and even pl	anes	
	MTP71	390	3	Comando temporizzato inibizioni piani pari		Inhibition	ns timed comm	and even pl	anes	
-	MU051	390	1	Bit indirizzatore di memoria (equivalente V0052)	Memory add	dresser bit (equal to VO	052)	
	MU111	391	10	Bit indirizzatore di memoria (equivalente VO112) [Memory add	dresser bit (equal to VO	112)	
								•		
			i							
	TE _ SE NON SPE	C'EICATO DINEDOA	MENTE LICHENT	D DESCRETTO SE REFER SCE AL L'VELLO ELETTR-CO . 3V. DEL SEGNALE						
NU				SCRIBED REFERS TO THE . 3V. ELECTRIC LEVEL OF THE SIGNAL	<u> </u>					_}
_							Tcomp.	L LIGHT LATER	SEGNALI - NOMENCLATUR	E UST
_				LO ELETTR CO OV. DEL SEGNALE LECTRIC LEVELOF THE SEGNAL			emiss,	NUMENCLATURA		L LIST
	- INE EAFNI	DESCRIRED KELFKZ	IU IME DV. E	LEGINIC LEVILOP INE SIGNAL					UCE 460	
							Wi-	fappl		
						_			Nº 1402	3 1380
						AL 🚳 ELECTRIC	sezsec. SI			

ND EV	NOME NAME	CAPITOLO CHAPTER	SCATOLA BOX	DESCRIZIONE IN ITALIANO ITALIAN DESCRIPTION	DESCRIZIONE IN INGLESE ENGLISH DESCRIPTION	NOTE
\neg	MU1 41	371	17	Bit indirizzatore di memoria (equivalente VO142)	Memory addresser bit (equal to V0142)	
\neg	MVI01	392	7	Alimentazione inibizioni piani "O"	Inhibitions supply planes "O"	ANA
\neg	MVI11	392	10	Alimentazione inibizioni piani "1"	Inhibitions supply planes "1"	ANA
\neg	MVI21	392	13	Alimentazione inibizioni piani "2"	Inhibitions supply planes "2"	ANA
\neg	MVI31	392	- 8	Alimentazione inibizioni piani "3"	Inhibitions supply planes "3"	ANA
一	MVI41	392	11	Alimentazione inibizioni piani "4"	Inhibitions supply planes "4"	ANA
\neg	MVI51	392	14	Alimentazione inibizioni piani "5"	Inhibitions supply planes "5"	ANA
	MVI61	392	_ 9	Alimentazione inibizioni piani "6"	Inhibitions supply planes "6"	ANA
	MVI71	392	12	Alimentazione inibizioni piani "7"	Inhibitions supply planes "7"	ANA
	MVI81	392	_15	Alimentazione inibizioni piani "8"	Inhibitions supply planes "8"	ANA
	MVIL1	370	4	Corrente di pilotaggio lettura asse "X"	Read drive current for axis "X"	2
+	MVIS1	371	4	Corrente di pilotaggio scrittura asse "X"	Write drive current for axis "X"	2_
7						
7						
\mp						
\pm						
+						
					7.72	
#						
\pm						
						4
+		-				
4						
#	-					
\Rightarrow						
\pm						
\pm		_				
NOT				D DESCRITTO SI RIFER SCE AL L'VELLO ELETTR CO - 9W. DEL SEGNALE SCRIBED MEFERS IC THE - 9W. ELECTR-C LEVEL DE IME SIGNAL		
_				LO ELETTR CO OV. DEL SEGNALE	COMP. NOMENCLATURA SE GNALI - NOMENCI	LATURE LIST
	THE EVENT C	DESCRIBED REFERS	TO THE OV. E	ECTRIC LEVELOF THE SIGNAL	emiss. UCE	
		DI CORRE	NTE		appr Wei Pappi.	W-7
	- CURRENT	PULSE		91		4023 1380
						su fa 28 fa 27

IND	NOME	CAPITOLO	SCATOLA	DESCRIZIONE IN ITALIANO				NE IN INGLESE Description		NOTE
REV	NAME	CHAPTER	BOX	ITALIAN DESCRIPTION		 	ENGLISH	DESCRIPTION		
	N000 <u>1</u>	058	2			ļ				
_	NOO11	058	11							
_	N0021	058	4			 				+
	NO031	058 061	13			· · · · · · · · · · · · · · · · · · ·				
	N0041 N0051	061	11							1
-	N0051	061	4			1				
	NO071	061	_13	>Bit del nodo NO		NO bits		i k ii		
	NO081	064	2							
	N0091	064	11							
	NO1 01	064	4						· · · · · · · · · · · · · · · · · · ·	
	NO111	064	13							4
	NO1.21	067	2			L				4
	NO131	067	11			 				
	NO1.41	067	44			 				+
	NO151	067	13	<u> </u>		-				-
_	NOFA1	036	2	Fase per comandi selezione nodo NO		Fase for	NO selection	n commands		
	NOFE1	039	2	_						
_	NOFU1	037	2	<u> </u>						+
	NIO01	100	6							-
_	NIO11 NIO21	100	13			 	-			
	NIO21 NIO31	100	22	141						
	NIO31 NIO41	101	6			†				1
_	NIO51	101	13							
	NIO61	101	18							
	NIO71	101	22	Bit del nodo NI		NI bits				
	NI081	102	6 _							
	NIO91	102	13							
	NI101	102	18			<u> </u>				
	NI111	102	22							
	NI121	103	6			ļ				
	NI131	103	13			<u> </u>				
	NI141	103	18							
	NI151	103	22	N		1				
	NA001 NA011	109 109	12	Bit del nodo NA		NA bits				
	NAULI	109	 	<u> </u>						
-			1			į				
_						2.5		-220		
	E SENON SPE	CLEICATO DIVERS	WENTE LIEVENT	D DESCRITTO S. R FER SCE AL L VELLO ELETTR CO . SV. DEL SEGNALE						
NU				SCR-BED REFERS TO THE . 3V. ELECTR C LEVEL OF THE S. GHAL		 		+1	-++	
				LLO ELETTR CD DY, DEL SEGIALE	-		comp.	NOMENCLATURA SEGNA	LI - NOMENCLAT	URE LIST
	THE EVENT	DESCRIBED REFERS	TO THE OV. E	LECTRIC LEVELOF THE SIGNAL			emiss.		UCE 460	
	1						appy of	19appl.		
							701	гаррі.	Nº 411	023 1380
					0.00	ENAL 🐠 ELECTRIC	sezsec. Si loc. PREG		1" 144	163 1000

				V	↓ ↑		111		
IND REY	NOME NAME	CAPITOLO CHAPTER	SCATOLA BOX	DESCRIZIONE IN ITALIANO Italian description			ZIONE IN INGLESE Sh description	N C	OTE
	NAO21	109	6					•	
	NAO31	109	3						
\Box	NAO41	115	4	Bit del nodo NA		NA bits			
_	NA051	115	8						
	NA061	115	12						
+	NAO71 NEO06	115	16 18						
	NEO16	150	11						
-+	NEO26	150	4						
	NEO36	151	18						
\neg	NEO46	151	11	Bit del nodo NE		NE bits			
	NE056	151	4						
	NE066	152	18						
	NE076	152	11						
-+	NEO86	152	4	Condizioni da bocch. 3		Condition from con	nagton 3		1
	NU1 OC NU1 OD	007	4 4	Condizioni da bocch. 3	· · · · · · · · · · · · · · · · · · ·	Condition from cor			1
	NU20C	007	4	Condizioni da bocch. 3	-	Condition from cor			1
$\neg +$	NU20D	008	4	Condizioni da bocch. 4		Condition from cor			1
	NU30C	007	. 4	Condizioni da bocch. 3		Condition from cor			1
	NU3OD	008	4	Condizioni da bocch. 4		Condition from cor	nector 4		1
		- 				,			
		+							
		 		· ·		-			
_		+					-		
		1	-						
	-								
		+	 -						
-†		 	-						
-			-						
			T						
		1							_
NOT				D DESCRITTO SI RIFERISCE AL L'VELLO ELETTRICO . 3V. DEL SEGNALE	H		+++		+
				SCRIBED REFERS TO THE . SV. ELECTRIC LEVEL OF THE SIGNAL	- A				
				LO ELETTRICO DY, DEL SEGNALE		comp.	NOMENCLATURA SE GNALI	- NOMENCLATURE LIST	
	L - THE EVENT D	SCRIBED REFERS	TO THE OV. E	ECTRIC LEVELOF THE SIGNAL	—— <u>L</u>			UCE 460	
						appy/n/~-	1ºappl.		
						MAL & ELECTRIC Sez Sec.	SPS	₩ 14023 138	٥

REV	P0001 P0011 P0021 P0021 P0031 P0041 P0051 P0061 P0071 P0081	056 056 056 056 056 059	5 - 6 - 7 - 8			† ·						-		
	P0011 P0021 P0031 P0041 P0051 P0061 P0071	056 056 056 059	- 6 7 8											
	P0021 P0031 P0041 P0051 P0061 P0071	056 056 059	7 8							-				
	P0031 P0041 P0051 P0061 P0071	056 059	8											
	P0041 P0051 P0061 P0071	059				1						\neg		_
	P0051 P0061 P0071		1 5		41	1						\neg		
	P0061 P0071		6			1				_		$\neg \vdash$		
	P0071	059	7											
	P0081	059_	8	Bit del registro indirizzatore di programma F	ò	Bits of th	e program a	ddreser re	gister	PO				
		062	5											
	P0091	062	6											
	P0101	062	7			<u> </u>								
	P0111	062	8									\perp		
	P0121	065	5	<u> </u>		ļ						+		
	P0131	065	- 6			 						+		
	P0141	065	7_			ļ						\dashv		11
	P0151	065_	8											
	POD11	024	13	Allunga il tempo di ciclo della LdR			the cycle t							
	POMOB	006	2	Condizione "lettore in poni modo" bocch. 2			binary con			ector 2		-		
	PIB11	150	23	Abilita ingresso in NE codice di fotodisco			put photodi					-		
	PIB21	150_	_ 24	Abilita ingresso in NE informazione da bocch.			put in NE i							
	PIB31	151	23	Abilita ingresso in NE informazione da bocch.			put in NE i							
	PIB41	152	. 23	Abilita ingresso in NE informazione da bocch.	4		put in NE i			connect	or_4	-		
	PIC11	136	2 _	Staticizzatore selezione canale 1			channel 1					+		
	PIC32 PIM1A	136 137	33	Staticizzatore selezione canale 3 Set disselezionatore canale 1			channel 3 lection res					-	1	_
	PIM2A	137	8	Set disselezionatore canale 2		Enables se						+		
	PIM3A	137	13	Set disselezionatore canale 3			lection res					_		
	PIPO2	136	5	Trigger registri RE e RA			register R			2Δ		-		_
	PAR21	137	6	Condizione di reset canale 1			nel 1 condi		LUCUL I			-		_
	PAZ1A	141	6	Consenso a disconnettersi del DATANET da boco	h. 4	Permission			NET fro	m conne	ctor	4		
	PB061	134	9	Staticizzatori nome bocchettoni con canale 1	<u>-</u>		f connector							_
	PB071	134	3	Day and bottom con		D TOTAGED O						\neg		
	PB261	134	18	Staticizzatore selezione bocchettone 1 con can	ale 2	storage of	connector	1 selectio	nwith	channel	2			
	PB361	134	11_	Staticizzatori nome bocchettoni con canale 3		Storages o	fconnector	s name wi	th char	mel 3				
	PB371	134	6											
	PC016	128	8	Condizione di selezione canale 1			selection o					\perp		
_	PC036	128	10	Condizione di selezione canale 3		Channel 3	selection o	ondition				+		
+			-											_
												$oldsymbol{\perp}$	_	_
NOTE				O DESCR. TTO S. RIFER SCE AL L VELLO ELETTR CO . SW. DEL SEGNALE	Ğ.						+		1=	\dashv
				SCRIBED REFERS TO THE . 3V, ELECTRIC LEVEL OF THE SIGNAL	للثه		Tcomp.	L MONTE CO.	171104 22	GNALI - N	TILL T	LATURE	1,67	
				LLO ELETTR CO OV. DEL SEGNALE	-1		emiss.	- NOMENCE	AIUNA SE				List	
	[- INC EVENT D	ESUNTEEN MEREKS	IU THE UT. E	LECTRIC LEVELOF THE SIGNAL							UCE	460		
					-		appr	fappl	,				- 12:	_
					CEN.	ERAL 🚱 ELECTRIC		PS	-}		Nº 1	1402	23 138	

ND REV	NOME NAME	CAPITOLO CHAPTER	SCATOLA BOX	DESCRIZIONE IN ITALIANO ITALIAN DESCRIPTION		DESCRIZIONE IN INGLESE ENGLISH DESCRIPTION	NOTE
\neg	PCOV6	128	11	Uscita rete esame condizioni esterne	Network o	utput external condition examination	
-+	PC111	159	5	Selezione bocchettone 1 canale 1		1 channel 1 selection	i
-+	PC121	159	1	Selezione bocchettone 2 canale 1		2 channel 1 selection	
				Selezione bocchettone 3 canale 1		3 channel 1 selection	_
-+	PC131	156	1-1-	Selezione bocchettone 3 canale 1		4 channel 1 selection	
	PC1 41	157	11	Selezione bocchettone 1 canale 2		1 channel 2 selection	_
-+	PC211	160	5	Selezione bocchettone 2 canale 2		2 channel 2 selection	
-+	PC221	160	1			1 channel 3 selection	
-+	PC311	161	5	Selezione bocchettone 1 canale 3		2 channel 3 selection	
-	PC321	161	1_1_	Selezione bocchettone 2 canale 3		3 channel 3 selection	
	PC331	156	17	Selezione bocchettone 3 canale 3			ļ
	PC341	157	17	Selezione bocchettone 4 canale 3		4 channel 3 selection	
_+	PEOOC	_007	3	Condizione di "disponibilità" da bocch. 3		of "availability" from connector 3	1_
	PEOOD	008	3	Condizione di "disponibilità" da bocch. 4		of "availability" from connector 4	1
	PEBIA	134	19	Condizione bocchettone 3 selezionato occupato		connector 3 busy condition	1 1
\perp	PEBAA	134	10	Condizione bocchettone 1 selezionato occupato		connector 1 busy condition	1
	PEBEA	134	13	Condizione bocchettone 2 selezionato occupato		connector 2 busy condition	1
[PEBUA	134	22	Condizione bocchettone 4 selezionato occupato	Selected o	connector 4 busy condition	11_
	PEC11	137	4	Staticizza condizioni di reset canale 1	It stores	reset channel 1 conditions	
	PEC21	137	9	Staticizza condizioni di reset canale 2	It stores	reset channel 2 conditions	
	PEC31	137	14	Staticizza condizioni di reset canale 3	It stores	reset channel 3 conditions	
	PEC41	136	20	Staticizza condizioni di reset canale 1	It stores	reset channel 1 conditions	
	PELEA	125	15	Condizione di "fuori servizio" del lettore integ	ato "Out-of-se	ervice" condition of integrated reader	1
	PELM6	161	4	Lettore magnetico connesso a bocch. 2		reader connected to connector 2	
	PELS1	156	15	Lettore di schede connesso a bocch. 2	Card reade	er connected to connector 2	
	PEST1	134	24	Condizione di errore disparità su carattere in ingr	essoCondition	of oddparity error on character in input	
\neg	PU002	135	22	Selezione bocchettone 2		2 selection	
	PUOOC	163	3	Selezione bocchettone 3		3 selection	1
\neg	PUOOD	162	7	Selezione bocchettone 4		4 selection	1
\neg	PUBO6	134	14	Condizione di bocchettone selezionato occupato		connector busy condition	
\neg	PUC16	136	8	Selezione canale 1		selection	
\neg	PUC26	136	18	Selezione canale 2		selection	
	PUC36	136	29	Selezione canale 3		selection	
_	10035		_ 5-	perentolie causte 1	Chaimer 5	SCI CLON	
\exists							
NO.	E _ SE NON SPEC:	FICATO DIVERSA	MENTE L'EVFN	O DESCRITTO S; RIFER SCE AL LIVELLO ELETTRICO - 34, DEL SEDMALE			
401				SCRIBED REFERS TO THE . SV. ELECTRIC LEVEL OF THE SIGNAL			
				LLO ELETTR CO OV. DEL SEGNALE		COMP. NOMENCLATURA SE GNALI - NOMENCLAT	URE LIST
				LECTRIC LEVELOF THE SIGNAL		MOMENCERI ONE SECURE - NOVEMBER	
	- 1112 2 1 2 1 2 1	DED HEI ENG	INC 04, C	ELECTIVE ECTED THE STUTE		UCE 46	U
						We rappl	
					GENERAL 🚳 ELECTRIC	N° 14	23 1380
						sezsec. SPS	

Cod. 3896063 U

IND	NOME	CAPITOLO	SCATOLA	DESCRIZIONE IN ITALIANO ITALIAN DESCRIPTION	DESCRIZIONE IN INGLESE ENGLISH DESCRIPTION	NOTE
REV	NAME	CHAPTER	BOX	TIALIAN DESCRIPTION	ENGLISH DESCRIPTION	
-	R0006	081	10			
Ь	R0016	081	21			
Ш	R0026	082	10			
-	R0036	082	21 10	Bit del registro di memoria RO	Bits of RO memory register	
	R0046 R0056	083	21	SBIT del registro di memoria ko	Bits of Ro memory register	
Н	R0056	084	10			
-	R0076	084	21			
\vdash	R0076	086	2			
	RI002	047	5			
	RI012	047	11			
	RI022	047	21			
	RI032	047	25	Bit del registro RI	Bits of RI register	
	RI042	050	5			
	RI052	050	11			
	R1062	050	21			
	RI072	050	25			
Ш	RIA01	131	3	Staticizzatore sincrono richiesta ciclo U.C.	Synchronous storage of C.P.U. cycle request	
Ш	RIA21	131	19	Staticizzatore sincrono richiesta ciclo canale 2	Synchronous storage of channel 2 cycle request	
	RIA31	131	22	Staticizzatore sincrono richiesta ciclo canale 3	Synchronous storage of channel 3 cycle request	
L	RICO2	142	7	Contatore differenziale per stampante MZ	Differential counter for MZ printer	
ш	RICI2	142	18	1	1000	
Н	RICS1	145	13	Consenso contatore per emissione TUO4 Fine da governo su canale 1	Counter permission for emission of TUO4 End from controller on channel 1	
-	RIG16	138	4		End from controller on channel 3	
Н	RIG36 RIL11	138	13	Fine da governo su canale 3 Fine da lunghezza su canale 1	End from length on channel 1	
\vdash	RIL31	146	13	Fine da lunghezza su canale 3	End from length on channel 3	
	RIMZA	143	13	Richiesta ciclo per stampante MZ	MZ printer cycle request	1
	RINO1	144	21	Buffer informazione per emissione TUO2	Information buffer for emission TUO2	
	RIN11	144	24			
	RIND6	1.48	18	Conta per indirizzi decrescenti canale 3	Counts for decreasing addresses connector 3	
	RINT6	141	9	Interruzione presente	Interruption present	
	RIUC1	131	5	Ciclo assegnato a U.C.	Cycle assigned to C.P.U.	
	RIVAF	146	11	Condizione di fine trasferimento su canale 3	Condition of end of transfer on channel 3	1
ш	RIVEF	138	11	Condizione di fine trasferimento su canale 1	Condition of end of transfer on channel 1	1
Ш	RA001	121	4	Bit del registro RA	Bits of RA register	
	RA011	121	13			
Ш		-	-			
\vdash		 				
┝┯┥						
NO				D DESCRIPTO SERIFER SCE ALLIVELLO ELETTRICO . 3V. DEL SEGNALE SCRIBED REFERS TO THE . 3V. ELECTRIC LEVEL OF THE SEGNAL		
ऻ—					COMP. NOMENCIATURA SE GNALL - NOMENCIATURE	1,57
				LO ELETTR CO OV, DEL SEGNALE ECTRIC LEVELOF THE SIGNAL	HOMENCEATORA DE GIACI - IVOITE INC.	List
-	L = INC CYENT D	TOPUIDED MELEKY	IO INC UT. E	LUINIU LETEUT INC SIUTAL	UCE 460	
 					app. rappl	100
				ASUS	IAL SELECTRIC Sezsec. SPS	138
-					loc. PREGNANA cont. su to. 33	2 40 3

IND PEV	NOME NAME	CAPITOLO CHAPTER	SCATOLA Box	DESCRIZIONE IN ITALIANO Italian description		DESCRIZIONE IN INGLESE ENGLISH DESCRIPTION	NOTE
	RA021	121	22				
_	RAO31	121	6				
	RAO41	121	15				
	RAO51	121	24	Bit del registro RA	Bits of I	RA register	
	RA061	121	8				
	RA071	121	17				
	RA081	1,21	26	<u> </u>			
	RA101	140	8	Or richiesta scambio carattere del canale 1		quest of character exchange of channel 1	
	RA301	1 48	8	Or richiesta scambio carattere del canale 3		quest of character exchange of channel 1	
	RAC16	140	18	Staticizzatore di comando rifiutato		of rejected	
	RAMO2	133	16	Condizionatore velocità interna dell'U.C.		ning signal C.P.U. internal speed	
	RAS12	136	12	Trasferimento dati con canale 1		nsfer by channel 1	
	RATE1	141	4	Emissione trigger di selezione U.P. AEBE		of selection trigger P.U. AEBE	
	RAV12	140	14	Emissione segnale VICU		of signal VICU	
	RB101	140	1_1_	Or trigger TE30 di canale 1		igger TE30 of channel 1	
	RB301	148	2	Or trigger TE30 di Canale 3		nous storage for C.P.U. cycle request	
_	RC001	130_	4	Staticizzatore asincrono richiesto ciclo U.C. Staticizzatore asincrono richiesto ciclo canale		nous storage for channel 1 cycle request	
	RC011	129	_11	Staticizzatore asincrono richiesto ciclo canale			-
	RC021 RC031	129	18	Staticizzatore asincrono richiesto ciclo canale			
	REO02	153	3	Staticizzatore asincrono rientesto cicio canale	3 ASVIICITO	nous storage for channel 5 evere request	
_	_RE012	153	7				
_	RE022	153	15				
	RE032	154	3	Bit del registro RE	Bits of	RE Register	
_	REO42	154	7	DI C GGI Z G			
	RE052	154	15				
_	RE062	155	3				
	RE072	155	7				
	RE082	155	15				
	REAB2	143	15	Reset generale logico di canale 2		logic Reset of channel 2	
	RER12	139	5	Errore disparità in ingresso canale 1		y error in input channel 1	
	RER32	147	5	Errore disparità in ingresso canale 3		y error in input channel 3	
	RESO6	131	8	Assegnazione ciclo a U.C. o a canale 1		signation to C.P.U. or to channel 1	
	RESI6	131	_7	Assegnazione ciclo a canale 1		signation to channel 1	
	RES26	_131	14	Assegnazione ciclo a canale 2		signation to channel 2	
	RES36	131	17	Assegnazione ciclo a canale 3 Errore disparità dato in ingresso su canale 1 o	Cycle as	signation to channel 3	
	RESC1	123	4	Errore disparita dato in ingresso su canale 1 o	2 Oddparit	y error input data on channel 1 or 2	
			<u> </u>				
					+ -		
-							7
N				O DESCRITTO SI RIFERISCE AL LIVELLO ELETTRICO . SV. DEL SEGNALE			
				SCRIBED REFERS TO THE . SV. ELECTR.C LEVEL OF THE SIGNAL			
				LO ELETTR:CO OV. DEL SEGNALE		comp. NOMENCLATURA SE GNALI -	
	L - THE EVENT	ESCRIBED REFERS	TO THE OV. E	LECTRIC LEVELOF THE SIGNAL)
						Tappi.	
						L 140	23 1380
					ENERAL 😵 ELECTRI	sezsec. SPS	

				J.	. 1				
IND REV	NOME NAME	CAPITOLO CHAPTER	SCATOLA BOX	DESCRIZIONE IN ITALIANO ITALIAN DESCRIPTION				NE IN INGLESE Escription	пот
\vdash	RETO6	132	3	Assegnazione ciclo a U.C. o a canale 1 st				channel 1 cycle stored	
	RET26	132	. 8	Assegnazione ciclo a U.C. o a canale 2 st	aticizzat			channel 2 cycle stored	2
	RF101	140	4	or condizione FINE da UP per canale 1	. 			from P.U. for channel 1	
	RF301	148	4	or condizione FINE da UP per canale 3				from P.U. for channel 3	
	RG001	122	3	Decodificato RO per condizioni PEOO, FUPO	, LUPO			tions PEOO, FUPO, LUPO	
\vdash	RG011	122	7	Decodificato RO per condizioni SEGE. LURE				tions SEGE, LURE tions FISE, SAFE, FIDE	
┝	RG021	122	11.	Decodificato RO per condizioni FISE, SAFE				tions EGOL. SAFI	
\vdash	RG031	122	13 16	Decodificato RO per condizioni EGOL. SAFI Decodificato RO per condizione MAPE			RO for condi		
\vdash	RG041	122	18	Decodificato RO per condizioni TESE, FIDA				tions TESE, FIDA	
\vdash	RG051 RG061	122	21	Decodificato RO per condizioni MARE. LUSE				tions MARE, LUSE, FUSE	
\vdash	RG071	122	5	Decodificato RO per condizione MATE			RO for condi		
	RG081	122	9	Decodificato RO per condizione CAPE			RO for condi		
	RG091	123	2	Decodificato RO per condizione IGOL		Decoding	RO for condi	tion IGOL	
	RG101_	123	6	Decodificato RO per condizione NU10			RO for condi		
	RG111	123_	9	Decodificato RO per condizione NU20			RO for condi		
\Box	RG121	123_	12	Decodificato RO per condizione NU30			RO for condi		
\vdash	RG131	123	14	Decodificato RO per condizioni SECO, FU22				tion SECO, FU22, LENO	
\vdash	RG1.41	123	16	Decodificato RO per condizione ERCA+Err par	<u>ità ingres</u>			tion ERCA+input parity Err	<u> </u>
\vdash	RL1U1	128	4	Decodificato 1.1 tutti "uno"			L1 "all ones L3 "all zero		
\vdash	RL301 RM101	128	12	Decodificato L3 tutti "zero" Condizione di "fuori servizio" per canale				lition for channel 1	
-+	RM301	148	12	Condizione di "fuori servizio" per canale				dition for channel 3	
l t	RUC02	145	22	Contatore per emissione TUO4	1		or TUO4 emis		
	RUC12	133	1	SOLITOR POR CHILDREN TO TOO	•				
	RUF12	139	20	Fine scambio dati su canale 1		End of da	ta exchange	on channel 1	
	RUF26	143	7	Fine scambio dati su canale 2				on channel 2	
	RUF32	147	20	Fine scambio dati su canale 3		End of da	ta exchange	on channel 3	
\vdash	RUSC6	148	14	Scambio dati in uscita su canale 3		Data exch	ange in outr	out on channel 3	
┝									
\vdash			+			-	•		
						 			
-1			 						
			1						· · · ·
\Box									
				13.71					
NOT	E _ SE NON SPE	CEFICATO DIVERS	AMENTE L'EVEN	DESCRITTO SI RIFERISCE AL LIVELLO ELETTRICO . 3V. DEL SEGNALE	- 2				
	JNEESS OT	ERVISE SPECIFIE	D THE EVENT D	CRIBED REFERS TO THE . 3V. ELECTRIC LEVEL OF THE SIGNAL				++-+-	
				O ELETTR CO OV. DEL SEGNALE		· · · · · · · · · · · · · · · · · · ·	cômp.	NOMENCLATURA SE GNALI - NOME	
) - THE EVENT	DESCRIBED REFER	S TO THE DV. E	CTRIC LEVELOF THE SEGNAL			emiss.	UC:	E 460
! —					_		me Wein	Pappl.	
-			-	<u> </u>			•	hr	14023 1380
-	1					ERAL 🚳 ELECTRIC		SPS	nt.su fa 35 fa .

ND REV	NOME NAME	CAPITOLO CHAPTER	SCATOLA BOX -	DESCRIZIONE IN ITALIANO <i>Italian description</i>	DESCRIZIONE IN INGLESE English description	NOTE
	\$0002	106	6			ļ
	50012	106	18			ļ
	S0022	106	8			
	50032	106	20	Bit del registro di stato futuro SO	Bits of SO future status register	
	\$0042	107	6			-
_	50052	107	16			
	\$0062 \$0072	107	18			
_	S0072	116	15	Consenso al caricamento SO	Permission to load SO	
	SI001	108	14	Consenso at carrente do	10225237. 17 2745	
	SI011	108	3	Bit del registro di stato futuro SI	Bits of SI future status register	
	SI021	108	9			
	SI031	108_	13	J		
	\$A006	110	2			
	SA016	110	14			
	SA026	110_	4			ļ
	\$AQ36	110	15	Bit del registro di stato presente SA	Bits of SA present status register	
	SA046	111_	2			 -
	SA056	111	_12	<u> </u>		
	\$A066	111	4			
	SA076	006	14	Condizione "fine foglio 2° trascinatore" bocch. 1	Condition "end of sheet 2 nd trailer" connector 1	1
	SAFIA SAFEA	006	7 7	Condizione "fine foglio 1° trascinatore" bocch. 1		1
	SECOC	007	3	Condizione di "Manuale" bocch. 3	Manual condition connector 3	· · · · · · · · · · · · · · · · · · ·
_	SECOD	008	3	Condizione di "Manuale" bocch. 4	Manual condition connector 4	1
	SEGEC	007	3	Condizione di bocch. 3	Condition of connector 3	1
	SEGED	008	3	Condizione di bocch. 4	Condition of connector 4	1
	SEPE1	135	21	Selezione bocchettone 1	Selection of connector 1	
		-				
_			 			
_			 			
						<u> </u>
						<u> </u>
NO	TE _ SE NON SPE	CIFICATO DIVERSA	MENTE L'EVENT	DESCRITTO SI RIFERISCE AL LIVELLO ELETTRICO . SV. DEL SEGNALE		-
	- JALESS OTH	ERWISE SPECIFIED	THE EVENT DE	SCRIBED REFERS TO THE . BV. ELECTRIC LEVEL OF THE SIGNAL		
				LO ELETTR CO OV, DEL SEGNALE	comp. NOMENCLATURA SE GNALI - NOMENCLATO	URE LIST
	THE EVENT I	ESCRIBED REFERS	TO THE OV. E	ECTRIC LEVELOF THE SIGNAL	emiss. UCE 460	
					appr. Pappl.	
_					W 140	23 1380
				GEN	ERAL & ELECTRIC Sezsec. SPS	a 36 ta 3

IND REV	NOME NAME	CAPITOLO CHAPTER	SCATOLA BOX	DESCRIZIONE IN ITALIANO Italian description		DESCRIZIONE IN INGLESE ENGLISH DESCRIPTION	NOT
T	T0001 .	031	35				
	T0101	031	13				
	T0111	034	13				
	T0151	031	4				
	T0191	032	3		0		
\neg	T0201	032	6				
T	T0251	032	5				
	T0301	032	34				
	T0401	033	6	>Mastri temporizzatori di U.C.		C.P.U. timing pulses	
	T0501	033	4	P6			
	T0651	034	5				
	T0701	034	4				
	T0801	034	6				
	T0891	031	- 6				
	T0901	035	3				
1	TI051	035	4				
	TI061	035	36				
\rightarrow	TI101	035	5	J			
_	TE10C	007	1	Trigger di richiesta carattere da bocch. 3		Trigger of character request from connector 3	1
_	TE10D	008	1	Trigger di richiesta carattere da bocch. 4		Trigger of character request from connector 4	1
	TE20C	007	2	Trigger di accompagnamento carattere da bocc		Trigger of accompanying the character from connector	1
	TE20D	008	2	Trigger di accompagnamento carattere da bocci	1. 4	Trigger of accompanying the character from connector	1
	TE3OC	007	1	Trigger di ricevuto carattere da bocch. 3		Trigger of character received from connector 3	1
_	TE30D	008	_1	Trigger di ricevuto carattere da bocch. 4		Trigger of character received from connector 4	1
-+	TESEC	007	- 4	Condizione di bocchettone 3		Condition of connector 3	1
-	TESED	008	4	Condizione di bocchettone 4		Condition of connector 4	1
-+	TUOOB	163	44	Trigger accompagnamento comandi bocch. 2		Trigger of accompanying the commands from connector 2	1
-	TUO1 A	162	4	Trigger accompagnamento comandi bocch. 1		Trigger of accompanying the commands from connector 1	1
	TUO2A	162_	10	Trigger di "spara mertello" bocch. 1		Hammerfire trigger connector 1	1
-	TUO3B	164	1	Trigger di alimentazione lettore bocch. 2		Readers supply trigger connector 2	1
-+	TUO4A	162	9	Trigger di "indirizzamento colonne" bocch. 1		Column addressing trigger connector 1	1
-+	TU10C	163	6	Trigger di richiesta carattere a bocch. 3		Trigger of character request to connector 3	1
-	TU10D	162	5	Trigger di richiesta carattere a bocch. 4		Trigger of character request to connector 4	
-	TU20A	164	13	Trigger di accompagnamento carattere a bocch		Trigger of accompanying the character to connector 1	
\rightarrow	TU20C	163	5	Trigger di accompagnamento carattere a hocch		Trigger of accompanying the character to connector 3	!
	TUZOD	162	3	Trigger di accompagnamento carattere a bocch	_4	Trigger of accompanying the character to connector 4 Trigger of character received to connector 3	
-1	TU3OC TU3OD	163 162	2	Trigger di ricevuto carattere a bocch. 3 Trigger di ricevuto carattere a bocch. 4		Trigger of character received to connector 4	
	10300	102		iriqqer di Ficevuto carattere a Bocch. 4		Trigger or character received to connector 4	
_	25 HOLL 2850		rest a sevent	NECOS TTO OLD DEFENDED. ALL LABOUR COSTANO CO. ALL DEC. OFFICE OF THE CO.	ТТ		_
NOT				DESCRITIO SI RIFER:SCE AL L'VELLO ELETTR:CO . SV. DEL SEGNALE CRIBED REFERS TO THE . SV. ELECTR:C LEVEL OF THE SIGNAL	REV.		
-					-1	COMP. NOMENCLATURA SE GNALI - NOMENCLATURE L.	e T
_				LO ELETTRICO OV. DEL SEGNALE ECTRIC LEVELOF THE SIGNAL	1	NOMENCLATURA SE GNALI - NOMENCLATURE LI	31
	E - INF EAFUL DE	SURIBLU REFERS	IU INE UV. EL	FORM TELLIA. THE STORM	<u> </u>		
						appr. Wich rappi.	
					1	ERAL @ ELECTRIC SEZSEC. SPS	380

IND REV	NOME Name	CAPITOLO CHAPTER	SCATOLA BOX	DESCRIZIONE IN ITALIANO Italian description				ONE IN IN Descriptio					N	10 T E
	UA001	091	27			ļ <u> </u>								
	UA011	091	11											•
	UA021	091	25										-	
-	UA031	091	15	Bit di uscita dell'unità aritmetica		Output bi	ts of the a	rithmetica	al unit			_		
	UA041	094	27			 						-		
-	UA051	094_	11						-			\dashv		
_	UA061	094	25			1						-		
-	UA071	094_	15	Decodificato UA 00+07 = "Zeri"		Dogoding I	JA 00+07 =	#A11 700	2001			\dashv		
-	UAZO6	116	4	Riporto dai bit UA 00+03			n the bits					-	 	
-+	URO31	090	21	Riporto dai bit UA 00+03			n the bits					-		
- $+$	UR071	093	21				ng into A.U		2/			-	·	
	URPE6	091		Riporto entrante in U.A.			ing out A.U							
-+	URPU2_	094	3	Riporto uscente dall'U.A.		Carry com	ing out A.u	•						
														-
		-		· · · · · · · · · · · · · · · · · · ·		ļ					—	\dashv	—	—
		-				11111								
						ļ			-					
				141										
							_							
-+						-								
-				 		<u> </u>								
$-\vdash$														
_														_
\Box												\Box		
+			-									\dashv		
\dashv			ł			 								
\pm		Ť												
\dashv														_
					-						-	$oldsymbol{-}$		
NOTE				D DESCRITTO SI RIFERISCE ALLI VELLO ELETTRICO - SV. DEL SEGNALE CORIBED REFERS TO THE - SV. ELECTRIC LEVEL OF THE SIGNAL	E.					<u> </u>	#	士	\pm	=
				LO ELETTR'CO OV. DEL SEGNALE	╁┸		comp.	MOVEN	CLATURA S	E GNALL -	NOME	NCL AT I	PE 1157	_
_	- THE EVENT E	DESCRIBED REFERS	TO THE OV. E	ECTRIC LEVELOF THE SIGNAL	1		emiss.	MUMEN	CLAIUNA S	CONALI -		460		
	100				┢		appr W~	fappi						
:					│ ,,,	IERAL 🚳 ELECTRIC		SPS			N°	140	23 13	80
					1	•		NANA	_		laan	fo	38	. 2

ND EV	NOME NAME	CAPITOLO CHAPTER	SCATOLA 80%	DESCRIZIONE IN ITALIANO ITALIAN DESCRIPTION		DESCRIZIONE IN INGLESE ENGLISH DESCRIPTION	NOTE
-				1			
-	V0002	069 069	14				
\dashv	V0012	069	14				
	V0022 V0032	069	16	<u> </u>			
\dashv	V0032	070	2				
+	V0052	070	12				
\neg	V0062	070	4				
	V0072	070	14	Bit del registro indirizzatore di memoria VO	Bits of VO	O memory addresser register	
	VQ082	071	2				
	V0092	071	14				
	V0102	072	4				
	V0112	071	16				
	V0122	072	_2				
	V0132	072	12				
+	V0142	071	4				
	V0152	072	14.	<u> </u>		VO (VOOO, VOO1, VOO2 ALL ZEROES)	
		068	3	Decodificato VO 0.1.2 = zeri		VO (VOOO, VOOT, VOO2 ALL ZEROES) VO = K 256 + 2 (K = 0,1,2)	
+	V0Z16	068	14	Decodificato VO = K 256 + 2 (K = 0,1,2) Decodificato VO = K 256 + 81(K = 0,1,2)	Decoding	VO = K 256 + 2 (K = 0,1,2) VO = K 256 + 81(K = 0,1,2)	
	V0Z26 V0Z36	068	20	Decodificato VO = K 256 + 161(K = 0,1,2)	Decoding	VO = K 256 + 161 (K = 0,1,2)	
-	VI001	056	13	h	-		
\rightarrow	VI011	056	14			F	
_	VI021	056	15				
	VI031	056	16				
	VIO41	059	13				
	VI051	059	14				
	VI061	059	15				
	VI071	059	16	Bit del registro V1	Bits of V	1 register	
	VIO81	062	13				
	VI091	062	14				
	VI101	062	15				
\rightarrow	VI111	062	16				
-	VI121 VI131	065	13	<u> </u>			
	VI131 VI141	065	15				_
	VI141 VI151	065	16				
-	VICUA	164	14	Accompagnamento comando bocch.1	Command or	nabling connector 1	1
十	YICON	1104	 '7	Accompagnamento comando boccii.	Joonnand er	Habiling Confidence of 1	
			l				111
	SE NUN COL	CIE ICATO DIVERS	MENTE 1 TEVENT	O DESCRITTO SI RIFERISCE AL LIVELLO ELETTRICO . SV. DEL SEGNALE			
NUIE				SCRIBED REFERS TO THE . SV. ELECTRIC LEVEL OF THE SIGNAL			
				LLO ELETTRICO DV. DEL SEGNALE		COMP. NOMENCLATURA SEGNALI - NOME	ENCLATURE LIST
	- THE EVENT	DESCRIBED REFERS	TO THE OV. E	LECTRIC LEVELOF THE SIGNAL		emiss.	460
	, , ,					appiy.	400
						W. Poppl	1/003 430
-					GENERAL (ELECTRIC		14023 1380
					_	loc. PREGNANA co	nt. su fa. 39 fa.

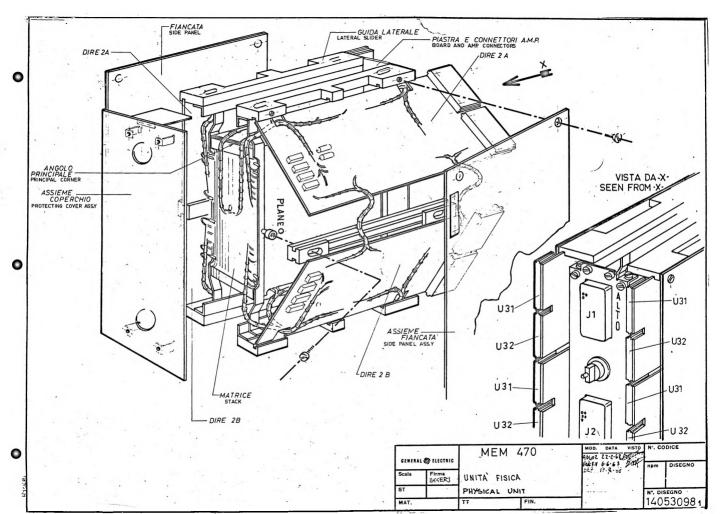
VICURD 153	IND REV	NOME NAME	CAPITOLO CHAPTER	SCATOLA	DESCRIZIONE IN ITALIANO 17ALIAN DESCRIPTION				NE IN INGLESE ESCRIPTION		NOTE
VICUD 152 12 Accompagnamento comando bocch. 4 Command enabling connector 4 1							Command en				1
V2001	\vdash										1
V2011	\vdash										
Y2031 057 8											
V2051				8							
V2051		V2031	057	9							
V2071		V2041	060	- 6							
V2021											
V2091	\sqcup						.				
V2010 063 8 V2111 063 9 V2121 066 6 V2131 066 7 V2141 065 8 V2151 066 9 V2001 040 5 V3001 040 6 V3011 040 6 V3021 040 7 V3031 040 8 V3031 040 8 V3041 043 5 V3051 043 5 V3051 043 6 V3051 043 6 V3051 043 6 V3051 046 5 V3091 046 6 V3091 046 6 V3091 046 6 V3101 046 7 V3101 046 7 V3101 046 7 V3111 046 8 V3121 049 6 V3131 049 6 V3131 049 6 V3131 049 6 V3141 049 7 V3151 049 8 V4001 040 13 V4001 040 13 V4001 040 13 V4001 040 15 V4001 040 05	\vdash				Bit del registro V2		Bits of V2	2 register			
V2111	\vdash				<u> </u>						
V2111	\vdash										
V2131	\vdash						+				
V2131	├ ──┼						-				141
V2141	\vdash				137						
V2151											
V3001							3				
V3011							T				
V3031				6							
V3041		V3021	040	7							
V3051		V3031	040_	8					4		
V3061	\sqcup	V3041									
V3071	1				<u> </u>						
V3081	⊢ ∔						 				
V3091	\vdash				PBit del registro V3		Bits of V	3 register			+
V3101	\vdash										
V3111	\longrightarrow										
V3121	 				 					-	
V3131	\vdash										
V3141	\Box						—			100	
V4001 040 13 V4011 040 14 Bit del registro V4 NOTE SE NON SPECIFICATO DIVERSAMENTE L'EVENTO DESCR. TO SI RIFER SCE AL L'YELLO ELETTR'CO . SM. DEL SEGNALE MLESS OTHERWISE SPECIFIC DIRE EVENT DESCRIBED REFERS TO THE . SM. ELECTRIC LEVEL OF THE S. GNAL T L'EVENTO DESCRIBED REFERS TO THE OW. ELECTRIC LEVEL OF THE S. GNAL TODAL SCHOOL SEGNALI - NOMENCLATURE LIST UCE 460 Tappl. Nomenclatura segnali - Nomenclatura Tappl.				7			1				
V4011 040 14 Bit del registro V4 V4021 040 15 Bits of V4 register NOTE SE NOW SPECIFICATO DIVERSAMENTE L'EVENTO DESCRITTO SI RIFER-SCE AL L'YELLO ELETTR'CO . SM. DEL SCONALE MLESS OTHERNISE SPECIFICATO DIVERSAMENTE L'EVENTO DESCRITTO SI RIFER-SCE AL L'YELLO ELETTR'CO . SM. DEL SCONALE MLESS OTHERNISE SPECIFICATO DIVERSAMENTE L'EVENTO DESCRITTO SI RIFERISCE AL L'YELLO ELETTR'CO . SM. DEL SCONALE THE EVENT DESCRITTO SI RIFERISCE AL LIVELLO ELETTR'CO DV. DEL SEGNALE THE EVENT DESCRIBED REFERS TO THE OW. ELECTRIC LEVELOF THE SIGNAL TAPPI		V3151	049	8_							
V4021 040 15 NOTE SE NON SPECIFICATO DIVERSAMENTE L'EVENTO DESCRITTO SI RIFER-SCE AL L'VELLO ELETTR-CO - 3V. DEL SCONALE MILESS OTHERNISE SPECIFICO THE EVENT DESCRIBED REFERS TO THE - 3V. ELECTR-C LEVEL OF THE SIGNAL L'EVENT DESCRIBED REFERS TO THE OV. ELECTRIC LEVELOF THE SIGNAL THE EVENT DESCRIBED REFERS TO THE OV. ELECTRIC LEVELOF THE SIGNAL TEDPL			040	13							
NOTE SE NON SPECIFICATO DIVERSAMENTE L'EVENTO DESCRITTO SI RIFER-SCE AL L'VELLO ELETTR'CO - BV. DEL SEGNALE MLESS OTHERNISE SPECIFIC DIRE CUPEL DESCRIBED REFERS TO THE . BV. ELECTRIC EVEL OF THE SIGNAL					Bit del registro V4		Bits of V	4 register			
- MLESS OTHERWISE SPECIFIED THE EVENT DESCRIBED REFERS TO THE . \$V. ELECTR-C LEVEL OF THE SIGNAL - LEVENTO DESCRIBED REFERS TO THE OV. ELECTRIC D. OV. DEL SEGNALE - THE EVENT DESCRIBED REFERS TO THE OV. ELECTRIC LEVELOF THE SIGNAL - THE EVENT DESCRIBED REFERS TO THE OV. ELECTRIC LEVELOF THE SIGNAL - THE EVENT DESCRIBED REFERS TO THE OV. ELECTRIC LEVELOF THE SIGNAL - THE EVENT DESCRIBED REFERS TO THE OV. ELECTRIC LEVELOF THE SIGNAL - THE EVENT DESCRIBED REFERS TO THE OV. ELECTRIC LEVELOF THE SIGNAL - THE EVENT DESCRIBED REFERS TO THE OV. ELECTRIC LEVELOF THE SIGNAL - THE EVENT DESCRIBED REFERS TO THE OV. ELECTRIC LEVELOF THE SIGNAL - THE EVENT DESCRIBED REFERS TO THE OV. ELECTRIC LEVELOF THE SIGNAL - THE EVENT DESCRIBED REFERS TO THE OV. ELECTRIC LEVELOF THE SIGNAL - THE EVENT DESCRIBED REFERS TO THE OV. ELECTRIC LEVELOF THE SIGNAL - THE EVENT DESCRIBED REFERS TO THE OV. ELECTRIC LEVELOF THE SIGNAL - THE EVENT DESCRIBED REFERS TO THE OV. ELECTRIC LEVELOF THE SIGNAL - THE EVENT DESCRIBED REFERS TO THE OV. ELECTRIC LEVELOF THE SIGNAL - THE EVENT DESCRIBED REFERS TO THE OV. ELECTRIC LEVELOF THE SIGNAL - THE EVENT DESCRIBED REFERS TO THE OV. ELECTRIC LEVELOF THE SIGNAL - THE EVENT DESCRIBED REFERS TO THE OV. ELECTRIC LEVELOF THE SIGNAL - THE EVENT DESCRIBED REFERS TO THE OV. ELECTRIC LEVELOF THE SIGNAL - THE EVENT DESCRIBED REFERS TO THE OV. ELECTRIC LEVELOF THE SIGNAL - THE EVENT DESCRIBED REFERS TO THE OV. ELECTRIC LEVELOF THE SIGNAL - THE EVENT DESCRIBED REFERS TO THE OV. ELECTRIC LEVEL OF THE SIGNAL - THE EVENT DESCRIBED REFERS TO THE OV. ELECTRIC LEVEL OF THE SIGNAL - THE EVENT DESCRIBED REFERS TO THE OV. ELECTRIC LEVEL OF THE SIGNAL - THE EVENT DESCRIBED REFERS TO THE OV. ELECTRIC LEVEL OF THE SIGNAL - THE EVENT DESCRIBED REFERS TO THE OV. ELECTRIC LEVEL OF THE SIGNAL - THE EVENT DESCRIBED REFERS TO THE OV. ELECTRIC LEVEL OF THE SIGNAL - THE EVENT DESCRIBED REFERS TO THE OV. ELECTRIC LEVEL OF THE SIGNAL - THE EVENT DESCRIBED REFERS TO THE OV. ELECTRIC LEVEL OF THE SIGNAL - THE EVEN	\sqcup	V4021	040	15	<u> </u>		<u> </u>				-
- MLESS OTHERWISE SPECIFIED THE EVENT DESCRIBED REFERS TO THE . \$V. ELECTR-C LEVEL OF THE SIGNAL - L'EVENTO DESCRIBED REFERS TO THE OV. ELECTR-C DV. DEL SEGNALE - THE EVENT DESCRIBED REFERS TO THE OV. ELECTRIC LEVELOF THE SIGNAL - THE EVENT DESCRIBED REFERS TO THE OV. ELECTRIC LEVELOF THE SIGNAL - THE EVENT DESCRIBED REFERS TO THE OV. ELECTRIC LEVELOF THE SIGNAL - THE EVENT DESCRIBED REFERS TO THE OV. ELECTRIC LEVELOF THE SIGNAL - THE EVENT DESCRIBED REFERS TO THE OV. ELECTRIC LEVELOF THE SIGNAL - THE EVENT DESCRIBED REFERS TO THE OV. ELECTRIC LEVELOF THE SIGNAL - THE EVENT DESCRIBED REFERS TO THE OV. ELECTRIC LEVELOF THE SIGNAL - THE EVENT DESCRIBED REFERS TO THE OV. ELECTRIC LEVELOF THE SIGNAL - THE EVENT DESCRIBED REFERS TO THE OV. ELECTRIC LEVELOF THE SIGNAL - THE EVENT DESCRIBED REFERS TO THE OV. ELECTRIC LEVEL OF THE SIGNAL - THE EVENT DESCRIBED REFERS TO THE OV. ELECTRIC LEVEL OF THE SIGNAL - THE EVENT DESCRIBED REFERS TO THE OV. ELECTRIC LEVEL OF THE SIGNAL - THE EVENT DESCRIBED REFERS TO THE OV. ELECTRIC LEVEL OF THE SIGNAL - THE EVENT DESCRIBED REFERS TO THE OV. ELECTRIC LEVEL OF THE SIGNAL - THE EVENT DESCRIBED REFERS TO THE OV. ELECTRIC LEVEL OF THE SIGNAL - THE EVENT DESCRIBED REFERS TO THE OV. ELECTRIC LEVEL OF THE SIGNAL - THE EVENT DESCRIBED REFERS TO THE OV. ELECTRIC LEVEL OF THE SIGNAL - THE EVENT DESCRIBED REFERS TO THE OV. ELECTRIC LEVEL OF THE SIGNAL - THE EVENT DESCRIBED REFERS TO THE OV. ELECTRIC LEVEL OF THE SIGNAL - THE EVENT DESCRIBED REFERS TO THE OV. ELECTRIC LEVEL OF THE SIGNAL - THE EVENT DESCRIBED REFERS TO THE OV. ELECTRIC LEVEL OF THE SIGNAL - THE EVENT DESCRIBED REFERS TO THE OV. ELECTRIC LEVEL OF THE SIGNAL - THE EVENT DESCRIBED REFERS TO THE OV. ELECTRIC LEVEL OF THE SIGNAL - THE EVENT DESCRIBED REFERS TO THE OV. ELECTRIC LEVEL OF THE SIGNAL - THE EVENT DESCRIBED REFERS TO THE OV. ELECTRIC LEVEL OF THE SIGNAL - THE EVENT DESCRIBED REFERS TO THE OV. ELECTRIC LEVEL OF THE SIGNAL - THE EVENT DESCRIBED REFERS TO THE OV. ELECTRIC LEVEL OF THE SIGNAL -	$\vdash \dashv$						_				
- MLESS OTHERWISE SPECIFIED THE EVENT DESCRIBED REFERS TO THE . BY. ELECTR-C LEVEL OF THE SIGNAL - LEVENTO DESCRIPTO SI REFERISCE AL LIVELLO ELECTR: CD OV., DEL SEGNALE - THE EVENT DESCRIBED REFERS TO THE OV. ELECTRIC LEVELOF THE SIGNAL TOUGH 460 TOUGH 1744 0.2.3.1380	\vdash			├			 				
- MLESS OTHERWISE SPECIFIED THE EVENT DESCRIBED REFERS TO THE . BY. ELECTR-C LEVEL OF THE SIGNAL - LEVENTO DESCRIPTO SI REFERISCE AL LIVELLO ELECTR: CD OV., DEL SEGNALE - THE EVENT DESCRIBED REFERS TO THE OV. ELECTRIC LEVELOF THE SIGNAL TOUGH 460 TOUGH 1744 0.2.3.1380	\vdash						حبدتبك				
- L'EVENTO DESCRITTO SI RIFERISCE AL LIVELLO ELETTRE CO DV. DEL SEGNALE - THE EVENT DESCRIBED REFERS TO THE OV. ELECTRIC LEVELOF THE SIGNAL TEMPA. T	NOT	E SE NON SPEC	IFICATO DIVERSA	MENTE L'EVENT	O DESCRITTO SI RIFER:SCE AL L'VELLO ELETTR'CO . SV. DEL SEGNALE	2					
THE EYENT DESCRIBED REFERS TO THE OV. ELECTRIC LEVELOF THE STONAL PROPERTY TO THE OVERLOS THE STONAL PROPERTY TO THE OVERLOS THE STONAL PROPERTY TO THE OVERLOS TO THE STONAL PROPERTY TO THE OVERLOS TO	—										
105 460	- -								NOMENCLATURA SEGN		
M 44023 1380	H	T - INF FAENT D	F7CKIRED KFLEKZ	IU THE UV. E	ERRIENCE SEAFTING THE ZIGNAL				-	UCE 4	460
l	\vdash							Mi	fappi.		
CENERAL PRISONED SEZSec. SPS 10c. PREGNANA cont. su fa. 40 fa. 3							NERAL 🚳 ELECTRIC	sezsec. SF		l [™] 1.	4023 1380

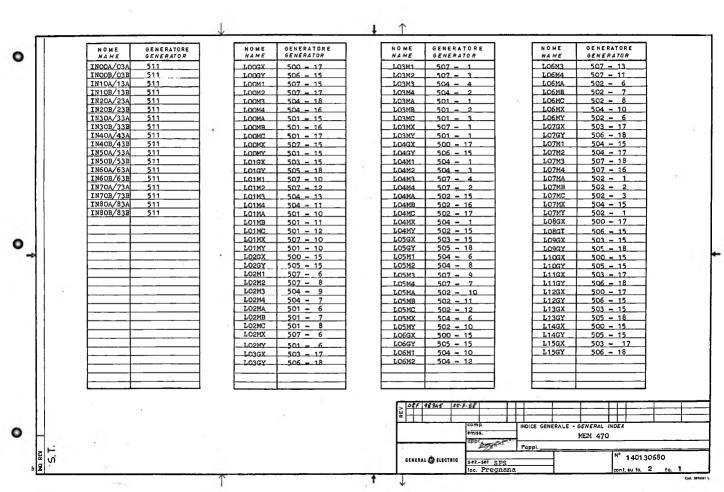
			-	V		1								
IND REV	NOME NAME	CAPITOLO CHAPTER	SCATOLA BOX		E IN ITALIANO Description				ONE IN INGL Description	ESE]	NO	TE
	V4031	040	16	1	iii									
	V4041	043	13											
	V4051	043	14											
	V4061	043	15	 			 					\longrightarrow		
	V4071	043	16	 			 					\rightarrow		
	V4081 V4091	046	13	Bit del registro V4			Bits of V4	register						
	V4091	046	15	BIC del legistio v4	·· · · · · · · · · · · · · · · · · · ·		22 02 02 1	10310101				-		
	V4111	046	16											
	V4121	049	13	1									<u> </u>	
	V4131	049_	14									—!	 	
	V4141	049	15				 							
_	V4151 VAMEA	049	16	Avvia LdR di memoria			Starts mor	ory delay	line				1	
	VARISA		- '	AVVIA BOX OF MEMOTIA			D car co mon	iozy deray						-
	i	141						100						
							-		· · - · · · · ·					
							 		· · · · · · · · · · · · · · · · · · ·			——		
														
			-									-		
							ļ					-		
						-	ļ							
_							 			-		-		_
								*				\neg		
							ļ							
_							ļ							
_		-												
_							 						-	
	l													
							-							
							4							-
NO				D DESCR-TTO S. RIFER SCE AL L VELLO E								Ш.	土	
	- MLESS OT	HERWISE SPECIFIED	THE EVENT DE	SCR-BED REFERS TO THE . 3v. ELECTR-C	LEVEL OF THE SIGNAL			Icomp.					75 1/62	
	THE FUCUT	DESCRITTO SI RIFE	RISCE AL LIVE	LO ELETTR CO OV. DEL SEGNALE ECTRIC LEVELOF THE SIGNAL				emiss.	- NOMENCLA	TURA SE GNAL			NE LIST	
	T - INC EAFRI	REPORTED MELENZ	TO THE UT. E	COURT CETELOF THE STORAL				appr. Wei			UCI	E 460		
								me	Pappl.			* • • • •	02.420	
						GEN	ERAL 🚳 ELECTRIC	sezsec. S.	pę	ł	"	140	23 138	0

IND REV	NOME NAME	CAPITOLO CHAPTER	SCATOLA BOX	DESCRIZIONE IN ITALIANO Italian description	DESCRIZIONE IN INGLESE NOT ENGLISH DESCRIPTION
	ZIO6D	008	4	Condizione "consenso a sconnettersi" bocch. 4	Condition to disconnect connector 4 1
1					
-					
=					
\pm					
#					
#					
NOTE	- MLESS OTHE	RWISE SPECIFIED	THE EVENT DE	O DESCRITO SI RIFERISCE AL L'YELLO ELETRICO - 3V. DEL SEGNALE SCRIBED REFERS TO THE - 3V. ELECTRIC LEVEL OF THE SIGNAL LLO ELETRICO OV. DEL SEGNALE LECTRIC LEVELOF THE SIGNAL	COMP. NOMENCLATURA SEGNALI - NOMENCLATURE LIST
					OTHERAL SILECTRIC Sezsec. SPS IN 14023 1380 cont.su fa 160

ELECTRIC Service		ENC																ry																			STATE								1	:00 :00			64	: 53	0E	_			SEF NAL							_	DIS	TIN	TA VG	SC	47 HE 57	.M		١.	P
				_			_											à				_								_						_	-							į.	•											_								_							
NATA DI ESECUZ.	C.0	Π			Ţ										Ī	I		Ī	T					Ι	I			Ī	I			Γ		Ī		[[DATA DI NSTALL	DA	ΤE	F.C	.М. : О.												I		T	T	T								Γ			Ī		T	П
O. M. F.C. O. P SCHEMA DRAWING No.	No.							10													10.00																Nº SCHE	MA	0. 0	M. A	6																														
14053098	Т	Т	Ī	T	1	T	٦			Γ	Γ	Г		Γ	-	Г	T	T	T	7	7			Γ	1	-	Г	T	1	1				-	٦	Г	14043	17	6	4	Π		Г	Г				П		٦	٦		T	1	T	1	T	٦	П	7		Г	Г	Γ	Г	Γ	Γ	T	•	Ť	П
14013068 1	1/2	Τ	٦	1	7	7	T		Г	Г			Г	T	T	Ť	Ť	Ť	1	1	1			T	1		Г	T	1	1		Г	T	1	٦						,		Г	Г	П		_		П		7	┪	7	7	†	†	1		П	٦	Г	П	T	T	r	r	t	t	•	t	Ħ
2.	3	T	1	1	1	1		٦	Γ	Γ	T	Т	T	T	t	t	†	Ť	†	1	7		r	t	T		T	t	†	,			T	†	T	it		_	_			Г	r	T	Τ	П		٠	П	7	T	7	1	1	†	†	†		П	7	Т	Г	t	t	t	H	H	t		t	Ħ
3/	1/	t	Ħ	7	†	1	7	٦	Г	T	t	r	T	t	t	t	Ť	Ť	†	Ť	7	_	Г	t	†		r	t	Ť	†		T	t	†	1	lt				_		П	H	r	t	Н	-	Н	П	7	7	7	7	1	1	†	7	7	Н	H	Т	H	H	t	t	H	t	t		t	11
4,	4	t	T	†	†	7	,	٦	H	r	t	H	H	t	t			†	1	1		_	r	t	†			t	1	7		T	t	†	7	lt				_	t	H	-	t	Ħ	Н		Н	H	7	┪	1	7	1	†	†	†	T	H	H	Н	H	┢	t	t	H	t	t	-	t	Ħ
5/	/	T		†	7	1	7		H	r	T		T	T	t	t	†	†	†	7	1	-	-	t	1	_	r	t	†	1	i	T	t	†		l			_	_	T	Г	r	t	Ħ	H	_	Н	Н	1	1	7	7	7	†	1	7	_	H		r	Н	h	t	t	H	t	t	-	†	\Box
	6	T	T	7	†	7	1		r	-	T	H	T	t	1	١.		t	†	7	C		r	t	1	_	t	t	†	1		T	Ť	†	1	ı	1-1	_	_	_	T	Г	r	T	T	П		П	Г		T	1	1	7	1	1	1	-	H		r	H	t	t	t	H	t	t		t	H
1401-066 1	1/2	T	٦	1	7	7	7	_	Г	r	T	Н	t	t	t	†	t	†	†	7	1		Г	t	†	_	t	t	†	1		T	Ť	1		lt			_		T	Г	r			Н	Т	П	Н	1		1		7	†	†	1	_	H	٦	┢	T	Ħ	t	r	H	t	t		t	Ħ
2,	4	t		1	1	7	┪		H	T	1	r	-	t		t	†	†	7	1	7		H	t	†	_		t	†	1		T	†	1		lt			-		T	Г	r	T	Г		Н	П	Н	1	7	1		7	†	†	†		Н	٦	H		t	T	t	H	t	t	-	t	H
3,	4	t		†	1	1	7	_	H	H	t	r	t	t	t	t	t	t	†	+	7		r	t	1	_	1	t	†	1	_	t	†	†		lŀ					t	r	r	t		Н	-	Н		7	┪	7	1	1	†	†	1	-	H		H	Н	H	t	t	H	t	t	-	t	Ħ
4,	4	t	Ħ	1	1	1	٦	П	r	T	T	r	r	۲	T	t	†	Ť	†	7	1		-	t	1	_	r	t	†	1		T	†	†	٦	lt	-				T	Г	T	T	T		Т	П		П	┪	7	7	1	1	†	1	٦	Н	T	Г		r	T	t	H	t	t	-	t	Ħ
5/	1/2	t	+		+	7			H	H	t	H	t	t	t	t	1	†	†	7	1		r	t	7		-	t	+	7	_	t	t	1	-	lŀ		-	_	_	t	r	T	t	t	П	Г	H	H		7	7	7	1	†	†	†	٦	H	1	Н		H	t	t	H	t	t		t	H
6,	Ž	T		1	7	7	1		T	T	t	T	t	t	t	t	t	†	†	1	1		T	t	1		t	t	1	Ī		t	Ť	†	1	lt			_	_		t	T	r	T	П	Г	Ħ		Ħ	T	1	1	1	T	Ť	1	٦	П	7	Г	П	Γ	T	Γ	r	T	t	•	t	11
, ,	12	t		7	7	7	-		t	t	t	┞	t	t	t	t	\dagger	†	†	1	7	Г	r	t	†		t	t	-	1	_		t	1	1	lt					Ť	t	T	t	T	Г	-	Г	Г		7	7	7	7	+	†	1	٦	Н		Н		Г	t	T	Г	t	t	•	t	Ħ
1 8	8	t		7	7	٦	1	_	t	T	t	T	t	t	t	1	T	†	-	7	1		r	t	7		t	t	†			1	ţ	1		lŀ			_	_	T	l	T	T	t	H			┢	П	1	1	1	1	1	7	7	T	Ħ	7	Г	П	Г	T	Г		T	t	•	1	П
14003080	1	✝	7	1	1	7		Н	t	H	t	t	t	t	t	t	t	+	+	7	1		H	Ť	†		t	t	1	i	_	-	i	,		lŀ				_	t	r	H	-	t	-	Г		-	Н	7	7	7		1	1	†	٦	H	7	-		-	t	r	r	r	t	,	†	11
14. 03.081	7	t	П	1	٦	7		-	-	T	t	r	t	t		t	†	†	†	7	7		r	t	†	_	t	t	1	1		T	†	1	٦	lŀ					t	r	┢	T	T	Т	r	Г	Т	Ħ	7		7	7	7	†	1		T				Ī	T	T	Г	T	t	٠	t	Ħ
14003082	7	t	Н	7	7	7	Т	Г	t	t	t	t	t	t	ţ	t	†	†	†	1	7	Г	l	t		_	t	t	7	1	_	t	t	†	٦	ŀ				٠	t	Τ	T	t	T	Г	\vdash	-	r		7	Ť	1	7	7	1	†		T	7	Т			T	T		T	t	•	t	17
140 03 083	T	†	Н	1	1			Г	T	T	T	t	t	-	T	†	†	\dagger	†	7			t	t	7	_	t	t	T	1		t	†	+	7	lt		-			T	T	T	T	Т	П	Г			П	┪	1	1	7	Ť	7			П	T			Г	Г	T		Γ	1	•	Ť	П
14043175 1		t	Н	┪	┪			T	t	t	t	t	t	t	t	Ť	†	†	†	1	1	Г	-	t	7		t	†				t	t	T	_	lt		_			T	T	T	T	T	П	Г		Г	П	╛			1	Ť	T	1		П	┨	Г		Γ	Γ	Γ		T	T	٠	Ť	П
1 2	2/3	T	Н	7	1	_		-	T	t	t	t	t	t	t	†	†	†	†	7	1	Г	H	t	1	_	t	†	1	┪	_	i	t	+	i	lt					t	T	T	T	T	П	Г		Г	П	╗	7	T	1	1	†	7		Ħ	┪		Г	T	Τ	T	Г	Ī	Ť	٠	Ť	17
3,	4	†	Н	7	_	_			t	t	t	t	t	t	t	t	†	+	+	+	\dashv	H	H	t	1		t	†	+	7	_	t	t	†	7	lŀ		_	_		t	t	1	-	T	H	-		r		1	7	T	1	†	†	1		Ħ	7	Т		r	T	T	Г	r	T	٠	t	Ħ
	4	t		7	7			t	t		t	t	t	t	t	†	†	+	7	+	7		H	t	7	-	t	†	Ť	+	_	İ	t	+		lŀ			,	_	t	r	T	T	T		r			П		7	1	1	1	1	T		П				Γ	1	Γ		Γ	Ť		Ť	П
14043 176 1		+	Н		_	-	Н	H	t	t	t	$^{+}$	t	†	+	+	+	+	+	+	1	-	+	t	+		t	+	+	┪	_	t	1	+	+	lt				_	t	H	H	t	t		\vdash		-	H	7	7	1	T	†	†	†	٦	H	7	Т	٠	T	1	Т	Γ	T	t	٠	t	$\dagger \dagger$
. 2	1/3	+	Н	┪	1		H	H	t	†	t	t	t	t	†	†	†	†	+	1	\dashv	\vdash	H	†	1	-	t	t	1	+	_	t		.		lŀ			-	_	t	t	T	Ť	T	Н	Г	П	r		7	7	1	1	†	T	Ť		П	7		П		T	Γ	Г	Γ	T	•	Ť	Π
. 3	1/4	\dagger	H	1	7	-	H	H	t	t	+	t	t	t	+	+	+	†	+	٦	\dashv	┝	H	t	1		t	t	1	+	_	t	t	+	1	ŀ		_		_	✝	H	+	t	t	H	┢	П		Н	1	1	7	✝	†	†	†	┪	H	7	1	Н	Γ	T	T		Γ	T	•	t	П

16/1968 4.041.0.583.1





NOME GENERATORE NOME GENERATORE NOME GENERATORE NOME GENERATORE NAME GENERATOR NAME GENERATOR NAME GENERATOR NAME GENERATOR TECOM /034 510 SOICY 502 - 15 SOAMO 500 -S07M4 503... 16 LECOB/03B SO1M1 503 - 10 SO4M3 503 - 4 SO7MA 510 506 - 1 LE10A/13A 510 S01M2 503 - 12S04M4 503 - 2 SO7MB 506 - 2 LE10B/13B SO4MA 506 - 15 510 SO1M3 500 - 13SOZMC. 506 - 3 LE20A/23A 510 SQ1M4 500 - 11SO4MB 506 - 16 SO7MX 500 - 15 LE20B/23B 510 SO1MA 505 - 10 SO4MC 506 - 17 SO7MY 506 - 1 LE30A/33A 510 SO1MB 505 - 11SOAMY 500 - 1 SOSGX 507 - 15LE30B/33B 510 SO1MC 505 - 12SO4MY 506 - 15 SO8GY 501 - 18LE40A/43A 510 SO1MX 503 - 10 SOSGX 504 - 17SO9GX 504 - 17SO1MY LE40B/43B 505 - 10 510 SOSGY 502 - 15SO9GY 502 - 15LE50A/53A 510 SO2GX 507 - 17SQ5M1 500 - 6STOCK 507 - 17LE50B/53B 510 SO2GY 502 - 18S05M2 500 - 8STOGY 502 - 18LE60A/63A 503 - 6 510 SO2M1 SO5M3 503 - 9 S11GX 504 - 15 LE60B/63B 510 SO2M2 503 - 8S05M4 503 - 7S11GY 501 - 15 LE70A/73A 510 SO2M3 500 - 9 S.O5MA 506 - 10 S12GX 507 - 15 LE70B/73F 510 SO2M4 500 - 7 SO5MB 506 - 11 S12GY 501 - 18LE80A/83A 510 SO2MA 505 - 6SOSMC 506 - 12S13GX 504 - 17LE80B/83E 510 SO2MB 505 - 7 SO5MX 500 - 6 S13GY 502 - 15 SO2MC 505 - 8 506 - 10SO5MY S14GX 507 - 17SO2MX 503 - 6SO6GX 507 - 17S14GY 502 - 18SO2MY 505 - 6 SO6GY 502 - 18S15GX 504 - 15 0 SO3GX 504 - 15 SO6M1 500 - 10S15GY 501 - 15SO3GY 501 - 15S06M2 500 - 12SOOCX 507 - 15S03M1 503 - 1S06M3 503 - 13503 - 11SOCGY S03M2 503 - 3S06M4 501 - 18S03M3 500 - 4SO6MA 506 - 6 SOOM1 503 - 15 S03M4 500 - 2 SO6MB 506 - 7 SOOM2 503 - 17SO3MA SO6MC 506 - 8 SOOMS 500 - 18 505 - 1TP121 500 - 19SO3MB 505 - 2 SO6MX 500 - 10S D D M 4 **TP122** 501 - 19500 - 16SOOMA SOSMY 506 - 6 TP123 502 - 19 SO3MC 505 - 3 505 - 15 SOOMB SO7GX 504 - 15 **TP124** 503 - 19505 - 16 SO3MX 503 - 1SOOMC 501 - 15 TP125 505 - 17 SO3MY 505 - 1SO7GY 504 - 19 SOOMX S07M1 500 - 15**TP126** 503 - 15SO4GX 507 - 15505 - 19SOOMY SO4GY 501 - 18S07M2 500 - 17**TP127** 506 - 19 505 - 15 SO1GX 504 - 17 S 04M1 500 - 1 SO7M3 503 - 18**TP128** 507 - 19DEF 98946 86.7.68 INDICE GENERALE - GENERAL INDEX 0 emiss. MEM 470 fappl._ N°1 401 30630 GENERAL @ ELECTRIC sez.-sec SPS loc. Pregnana ont. su to. 3 Cod 100/041 I

GENERATORE NOME GENERATORE GENERATORE NOME NOME GENERATORE NOME NAME GENERATOR NAME GENERATOR NAME GENERATOR NAME GENERATOR Y18 500 - 11¥36 500.--X54 500 -VΩ 500 - 18X154 507 - 3X136 X to 507 - 15 X 1 18 507 - 12507 -X55 V10 503 - 12X37 503 -503 - 3X1 503 - 15 X137 ¥155 504 - 2Y 1 1 504 - 18 X119 504 - 11504 -500 _ X56 X2 500 - 16X20 500 - 13V28 500 - 4X*56 507 - 1 Yto X120 507 - 10X138 507 -507 - 17X57 503 - 1¥З 503 - 17X21 503 - 10¥39 503 -X 1 21 504 - 13¥139 504 -X'57 504 - 4 Y12 504 - 16X4 500 - 18X22 500 - 11 X40 500 - 9 X58 500 - 2 507 - 6 X158 507 - 3X*4 X122 507 - 12X*40 507 - 15X23 X41 503 - 6X59 503 - 3X5 500 - 15503 - 12X 1 23 504 - 11X141 504 - 9 X159 504 - 2 X * 5 504 - 18X42 X60 500 - 4 Х6 500 - 16 X24 500 - 13500 - 7X142 X*60 X124 507 - 1 X16 507 - 17507 - 10507 - 8X61 503 - 1 500 - 17 X25 503 - 10X43 503 -X7 X'61 ¥17 X 1 25 504 - 13X143 504 - 7504 - 4504 - 16X62 500 - 2 500 - 9 X8 500 - 18X26 500 - 11X44 X162 507 - 3X • 8 X126 507 - 12X144 507 - 6 507 - 15 X63 503 - 3 X9. 500 - 15X27 503 - 12X45 503 - 6X163 X19 504 - 18X127 504 - 11X 45 504 - 9 504 - 2X64 500 - 3 X10 500 - 16X28 500 - 13X46 500 - 7 X164 X128 507 - 2X110 507 - 17507 - 10X*46 507 - 8X11 X29 503 - 10X47 503 - 8X65 503 - 2 500 - 17X165 X*11 504 - 16X129 504 - 13X*47 504 - 7 504 - 3 X66 X30 X48 500 - 1X12 500 - 18500 - 11 500 - 4X166 X112 507 - 15X*30 507 - 12X148 507 - 1507 - 4X31 503 - 12X49 503 - 1X67 503 - 4 Y13 500 - 15 X131 X149 Y! 13 504 - 18 504 - 11504 - 4 X167 504 - 1 X32 500 - 9 X50 500. - 2 X14 500 - 16X68 500 - 3 X 132 507 - 6 507 - 3 X 14 X 150 507 - 17X168 507 - 2 X15 500 - 17X33 503 - 6X51 503 - 3 X69 503 - 2X151 504 -X*15 504 - 16X 133 504 - 9 X169 504 - 3500 - 4 500 - 7 X52 X70 X16 500 - 13 X34 500 - 1 X*52 507 - 1 X116 X*34 507 - 8X 170 507 - 4507 - 10X17 503 - 10X35 503 - 8X53 503 - 1X71 503 - 4X*53 504 - '4 X135 504_- 7 X 71 X117 504 - 13 504 - 1 F 98945 25.7.68 INDICE GENERALE - GENERAL INDEX emiss. MEM 470 Pappi. Si GENERAL @ ELECTRIC sez-sec SPS 140130680

loc.

Pregnana

0

0

Cod. 3894041

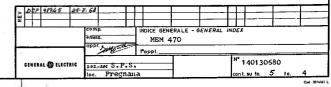
cont. su to. A

GENERATORE NOME GENERATOR NAME X72 500 - 3 X*72 507 - 2 X73 503 - 2 X*73 504 - 3500 - 1 X74 X*74 507 - 4 X75 503 - 4 X*75 504 - 1 X76 500 - 3 X*76 507 - 2 X77 503 - 2 X*77 504 - 3 X78 500 - 1 X*78 507 - 4 X79 503 - 4 x•79 504 - 1 500 - 8 X80 X*80 507 - 7 X81 503 - 7 X*81 504 - 8 X82 500 - 6 X*82 507 - 9 X83 503 - 9 X*83 504 - 6 X84 500 - 8 X*84 507 - 7 X85 503 - 7 X*85 504 - 8 X86 500 - 6 X*86 507 - 9 X87 503 - 9 X*87 504 - 6 X88 500 - 8 X*88 507 - 7 X89 503 - 7 X . 89 504 - 8

٠.		
١	NOME NAME	GENERATORE GENERATOR
ŀ	X90	500 - 6
١	X 90	507 → 9
ı	X91	503 - 9
ı	X*91	504 - 6
ı	X92	500 - 8
١	X*92	507 - 7
ı	X93	503 - 7
ı	X*93	504 - 9
ı	X94	500 - 6
ı	X'94	507 - 9
Ī	X95	503 - 9
1	X*95	504 - 6
	X96	500 - 12
	X*96 _	507 - 11
	X97	503 - 11
- 1	X*97	504 - 12
1	X98	500 - 1 0
	X*98	507 - 13
	X99	
	X*99	503 - 13 504 - 10
	X100	500 - 12
	X*100	507 - 11
	X1 01	503 - 11
	X*101	504 - 12
	X102	500 - 10
	X*102	507 - 13
- 1	X103	503 - 13
	X*103	504 - 10
	X104	500 - 12
	X*1.04	507 - 11 503 - 11
	X105	503 - 11
i	X*105	504 - 12
	X106	500 - 10
	X*106	507 - 13
	X107	503 - 13
	X*107	504 - 10

NOME	GENERATORE
NAME	GENERATOR
X108	500 - 12
X*108	507 - 11
X109	503 - 11
X*109	504 - 12
X110	500 → 10
X*110	507 - 13
X111	503 - 13
X*111	504 - 10
X112	500 - 17
X*112	507 - 16
X113	503 - 16
X'113	504 - 17
X114	500 - 15
X*114	507 - 13
X115	503 - 13
_X•115	504 → 15
X116	500 - 17
X1116	507 - 16
X117	503 - 16
X1117	504 - 17
X118	500 - 15
X*118	507 - 18
X119	503 - 13
X*119	504 - 15
X120	500 - 17
X 1 20	507 - 16
X121	503 - 16
X 1 21	504 - 17
X122	500 - 15
X*122_	507 - 18
X1 23	503 - 13
X*123	504 - 15
X124	500 - 17
X 124	507 - 16
X1 25	503 - 16
X*125	504 - 17
	i

NOME	GENERATORE
NAME	GENERATOR
X1 26	500 - 15
X*125	507 - 19
X127	503 - 13
X*127	504 - 15
1	
-	i
	1.9.1
1	·
1	
—	
—	
—	
l	



S. T.

0

	*
NOME	GENERATORE
NAME	GENERATOR
YO	505 - 16
Y*O	501 → 18
_Y1	505 - 18
Y'1	501 - 16
Y2	505 - 15
Y*2	501 - 17
Y3	505 - 17
Y*3	501 - 15
Y4	505 - 16
Y*4	501 - 18
Y5	505 - 18
Y*5	501 - 16
Y6	505 - 15
Y*6	501 - 17
Y7	505 - 17
Y* 7	501 15
Y8	505 - 16
Y*8	501 - 18
Y9	505 → 18
Y*9	501 - 16
Y10	505 - 1 5
Y*10	501 - 17
Y11	505 - 17
Y*11	501 - 15
Y12	505 - 16
Y'12	501 - 18
Y13	505 - 18
Y*13	501 - 16
Y14	505 - 15
Y*14	501 - 17
Y15	505 - 17
Y*15	501 - 15
Y16	505 - 11
Y*16	501 - 13
Y17	505 - 13
Y*17	501 - 11
L	

NOME SEMERATORE GENERATOR SEMERATOR SEMERATOR 118 505 - 10 12 119 505 - 12 119 505 - 12 12 120 501 - 13 120 505 - 13 121 505 - 13 121 505 - 10 12 120 505 - 10 12 120 505 - 10 12 120 505 - 10 12 120 505 - 10 12 120 505 - 10 12 120 505 - 10 12 120 505 - 10 12 120 505 - 10 12 120 505 - 10 12 120 505 - 10 12 120 505 - 10 12 120 505 - 10 12 120 505 - 10 12 12 120 505 - 10 12 12 120 505 - 10 12 12 120 505 - 10 12 12 12 12 12 12 12 12 12 12 12 12 12		
NAME GENERATOR Y18 505 - 10 Y19 505 - 12 Y19 505 - 12 Y19 505 - 12 Y19 501 - 10 Y20 505 - 11 Y20 501 - 13 Y21 505 - 13 Y21 505 - 11 Y22 505 - 10 Y22 505 - 10 Y22 501 - 11 Y22 505 - 12 Y23 505 - 12 Y23 505 - 12 Y23 501 - 10 Y24 505 - 11 Y24 505 - 11 Y25 501 - 11 Y26 505 - 10 Y27 505 - 11 Y27 505 - 12 Y27 505 - 11 Y28 501 - 10 Y29 505 - 12 Y27 505 - 12 Y27 505 - 12 Y27 505 - 12 Y27 505 - 12 Y27 505 - 12 Y27 505 - 12 Y27 505 - 12 Y27 505 - 12 Y27 505 - 12 Y27 505 - 12 Y28 501 - 10 Y28 505 - 10 Y28 505 - 10 Y30 505 - 10 Y30 505 - 10 Y31 505 - 12 Y31 505 - 12 Y31 505 - 12 Y31 505 - 12 Y33 505 - 9 Y33 505 - 9 Y33 505 - 6 Y34 505 - 6 Y34 505 - 8		4545047005
Y18 505 = 10 Y118 501 = 12 Y119 505 = 12 Y119 505 = 12 Y119 505 = 11 Y20 505 = 11 Y20 505 = 11 Y21 505 = 13 Y21 505 = 13 Y21 505 = 10 Y22 501 = 12 Y23 501 = 12 Y23 501 = 12 Y24 501 = 11 Y24 501 = 11 Y24 501 = 11 Y25 505 = 11 Y26 505 = 11 Y27 501 = 11 Y27 501 = 12 Y27 501 = 12 Y27 501 = 11 Y28 501 = 11 Y29 501 = 11 Y20 501 = 11 Y21 501 = 11 Y22 501 = 11 Y23 501 = 10 Y24 501 = 11 Y25 505 = 11 Y27 505 = 11 Y28 501 = 10 Y28 501 = 11 Y29 505 = 11 Y29 505 = 11 Y29 505 = 11 Y29 501 = 10 Y28 501 = 12 Y29 505 = 13 Y29 505 = 11 Y30 505 = 10 Y30 505 = 10 Y30 505 = 10 Y31 501 = 10 Y32 505 = 7 Y32 501 = 9 Y33 505 = 9 Y33 505 = 9 Y33 505 = 6 Y34 501 = 8 Y35 505 = 8		
Y*18 501 - 12 Y19 505 - 12 Y19 505 - 12 Y*19 505 - 11 Y*20 505 - 11 Y*20 501 - 13 Y*21 501 - 11 Y*22 503 - 10 Y*22 505 - 12 Y*23 505 - 12 Y*24 505 - 11 Y*24 505 - 11 Y*25 501 - 13 Y*25 505 - 11 Y*26 505 - 10 Y*27 505 - 12 Y*27 505 - 12 Y*27 505 - 12 Y*28 501 - 11 Y*28 501 - 11 Y*29 501 - 11 Y*30 505 - 13 Y*29 501 - 11 Y*30 505 - 12 Y*31 505 - 12 Y*31 505 - 12 Y*31 505 - 12 Y*31 505 - 12 Y*32 505 - 19 Y*33 505 - 9 Y*33		
Y19 505 - 12 Y119 501 - 10 Y20 505 - 11 Y20 505 - 13 Y21 505 - 13 Y21 505 - 11 Y22 505 - 10 Y22 505 - 12 Y23 505 - 12 Y24 501 - 10 Y24 501 - 13 Y25 505 - 11 Y26 505 - 10 Y27 501 - 11 Y26 505 - 10 Y27 505 - 12 Y27 505 - 12 Y27 505 - 12 Y27 505 - 11 Y28 501 - 10 Y28 505 - 11 Y29 505 - 13 Y29 505 - 13 Y29 505 - 13 Y29 505 - 13 Y29 505 - 11 Y30 505 - 12 Y31 505 - 12 Y31 505 - 10 Y33 505 - 12 Y31 501 - 10 <td></td> <td></td>		
Y'19 501 - 10 Y20 505 - 11 Y20 505 - 13 Y21 505 - 13 Y21 505 - 10 Y'22 505 - 10 Y'22 501 - 12 Y23 501 - 10 Y24 505 - 11 Y'24 505 - 11 Y'25 505 - 13 Y'25 505 - 11 Y'26 501 - 10 Y'27 501 - 10 Y28 501 - 11 Y'27 505 - 11 Y'28 501 - 10 Y'28 501 - 13 Y'29 505 - 11 Y'29 505 - 11 Y'30 501 - 12 Y'31 505 - 10 Y'32 501 - 10 Y'31 505 - 12 Y'31		
Y20 505 - 11 Y120 501 - 13 Y21 501 - 13 Y21 505 - 13 Y21 501 - 11 Y22 505 - 10 Y122 505 - 12 Y23 505 - 12 Y24 505 - 11 Y24 505 - 11 Y24 505 - 13 Y25 501 - 11 Y26 505 - 10 Y126 505 - 10 Y127 501 - 10 Y28 501 - 10 Y28 501 - 11 Y29 505 - 11 Y128 501 - 13 Y29 505 - 11 Y129 501 - 11 Y30 505 - 11 Y130 505 - 10 Y131 505 - 12 Y131 505 - 12 Y131 505 - 12 Y131 505 - 10 Y32 501 - 9 Y33 505 - 9 Y133 505 - 9 Y134 505 - 6		
Y'20 501 - 13 Y21 505 - 13 Y'21 505 - 11 Y'22 505 - 10 Y'22 501 - 12 Y'23 501 - 10 Y24 505 - 11 Y'24 501 - 13 Y'25 505 - 11 Y'26 505 - 10 Y'26 505 - 10 Y'27 501 - 10 Y28 501 - 12 Y'27 501 - 10 Y28 505 - 11 Y'28 501 - 13 Y'29 505 - 13 Y'29 505 - 11 Y'30 505 - 10 Y'30 505 - 10 Y'30 505 - 10 Y'31 501 - 12 Y'31 501 - 12 Y'31 501 - 10 Y'32		
Y21		
Y'21 501 - 11 Y22 505 - 10 Y'22 505 - 12 Y'23 505 - 12 Y'23 505 - 10 Y'24 505 - 11 Y'24 501 - 13 Y'25 501 - 11 Y'26 505 - 10 Y'27 501 - 10 Y27 505 - 12 Y27 501 - 10 Y28 501 - 13 Y29 505 - 13 Y'29 505 - 13 Y'29 501 - 11 Y30 505 - 10 Y'30 505 - 10 Y'31 505 - 12 Y'31 505 - 12 Y'31 505 - 12 Y'31 505 - 12 Y'32 501 - 10 Y33 505 - 9 Y'33		501 - 13
Y22		
Y'22 501 - 12 Y23 505 - 12 Y'23 505 - 12 Y'24 505 - 11 Y'24 505 - 11 Y'25 505 - 13 Y'25 505 - 13 Y'26 505 - 10 Y'26 505 - 10 Y'26 505 - 12 Y'27 505 - 12 Y'27 505 - 12 Y'28 505 - 11 Y'28 505 - 11 Y'28 505 - 11 Y'29 501 - 13 Y'29 505 - 13 Y'29 505 - 11 Y'30 505 - 10 Y'30 505 - 10 Y'30 505 - 10 Y'31 505 - 12 Y'31 505 - 12 Y'31 505 - 12 Y'31 505 - 12 Y'32 505 - 7 Y'32 505 - 9 Y'33 505 - 9 Y'33 505 - 6 Y'34 505 - 6 Y'34 505 - 6 Y'34 505 - 8		
Y23 505 - 12 Y123 501 - 10 Y24 505 - 11 Y24 505 - 11 Y25 501 - 13 Y25 505 - 13 Y25 505 - 11 Y26 505 - 10 Y27 505 - 12 Y27 505 - 12 Y27 505 - 12 Y27 505 - 12 Y28 501 - 10 Y28 501 - 11 Y28 501 - 11 Y29 505 - 13 Y29 505 - 13 Y29 505 - 13 Y29 505 - 13 Y29 505 - 13 Y29 505 - 12 Y30 505 - 10 Y30 505 - 10 Y30 505 - 10 Y30 505 - 12 Y31 505 - 12 Y31 505 - 12 Y31 505 - 19 Y32 505 - 9 Y33 505 - 9 Y33 505 - 9 Y34 505 - 6 Y34 505 - 8		
Y'23 501 - 10 Y24 505 - 11 Y'24 505 - 11 Y'25 505 - 13 Y'25 505 - 13 Y'25 501 - 10 Y'26 501 - 12 Y'27 501 - 10 Y'28 505 - 11 Y'28 505 - 11 Y'29 505 - 11 Y'29 505 - 11 Y'29 505 - 11 Y'30 505 - 10 Y'30 505 - 10 Y'30 505 - 10 Y'30 505 - 10 Y'30 505 - 12 Y'31 507 - 10 Y'32 505 - 7 Y'32 505 - 7 Y'32 505 - 9 Y'33 505 - 9 Y'33 505 - 9 Y'34 505 - 6 Y'34 505 - 8		
Y24 505 - 11 Y'24 501 - 13 Y25 505 - 13 Y'25 505 - 13 Y'25 505 - 10 Y'26 505 - 10 Y'26 505 - 12 Y27 505 - 12 Y'27 501 - 10 Y28 505 - 11 Y'28 501 - 13 Y'29 505 - 13 Y'29 505 - 11 Y'30 505 - 10 Y'30 505 - 10 Y'30 505 - 10 Y'30 505 - 10 Y'30 505 - 17 Y'31 505 - 12 Y'31 505 - 12 Y'31 505 - 19 Y'32 505 - 7 Y'32 505 - 9 Y'33 505 - 9 Y'34 505 - 6 Y'34 505 - 6 Y'34 505 - 8		505 - 12
Y'24 501 - 13 Y25 505 - 13 Y25 505 - 13 Y'25 501 - 11 Y26 505 - 10 Y'26 501 - 12 Y27 501 - 10 Y28 501 - 12 Y'27 501 - 10 Y'28 501 - 13 Y'29 505 - 11 Y'28 505 - 11 Y'29 505 - 13 Y'29 505 - 13 Y'29 505 - 13 Y'29 501 - 11 Y30 505 - 10 Y'30 501 - 12 Y31 501 - 10 Y32 505 - 12 Y'31 501 - 10 Y'32 505 - 9 Y'33 505 - 9 Y'33 505 - 9 Y'33 501 - 7 Y'34 505 - 6 Y'34 501 - 8 Y'35 505 - 8		
Y25 505 - 13 Y'25 501 - 11 Y26 501 - 10 Y'26 501 - 12 Y27 505 - 12 Y'27 505 - 12 Y'28 501 - 13 Y'28 501 - 13 Y'29 505 - 13 Y'29 505 - 11 Y'30 505 - 10 Y'30 505 - 10 Y'30 505 - 10 Y'30 505 - 10 Y'30 505 - 10 Y'30 505 - 17 Y'31 501 - 10 Y'32 505 - 7 Y'32 505 - 9 Y'33 505 - 9 Y'33 505 - 9 Y'34 505 - 6 Y'34 505 - 6 Y'34 505 - 8		505 - 11
Y'25 501 - 11 Y26 505 - 10 Y'26 505 - 10 Y'27 505 - 12 Y27 505 - 12 Y'27 501 - 10 Y28 505 - 11 Y'28 501 - 13 Y'29 501 - 11 Y'30 505 - 13 Y'29 501 - 11 Y'30 505 - 10 Y'30 505 - 10 Y'31 505 - 12 Y'31 505 - 12 Y'31 505 - 19 Y'32 505 - 7 Y'32 505 - 9 Y'33 505 - 9 Y'34 505 - 6 Y'34 505 - 6 Y'34 501 - 8 Y'35 505 - 8	Y 24	501 - 13
Y26 503 - 10 Y'26 501 - 12 Y'27 505 - 12 Y'27 501 - 10 Y'28 501 - 13 Y'29 505 - 13 Y'29 505 - 13 Y'29 505 - 11 Y'30 505 - 10 Y'30 501 - 12 Y'31 501 - 12 Y'31 505 - 12 Y'31 505 - 17 Y'32 505 - 7 Y'32 505 - 9 Y'33 505 - 9 Y'33 501 - 7 Y'34 505 - 6 Y'34 501 - 8 Y'35 505 - 8	Y25	505 - 13
Y'26 501 - 12 Y27 505 - 12 Y'27 505 - 12 Y'27 501 - 10 Y28 505 - 11 Y'28 501 - 13 Y'29 505 - 13 Y'29 501 - 11 Y30 505 - 10 Y'30 505 - 10 Y'30 505 - 12 Y'31 505 - 12 Y'31 505 - 12 Y'32 505 - 7 Y'32 501 - 9 Y'33 505 - 9 Y'33 505 - 9 Y'34 505 - 6 Y'34 505 - 6 Y'34 501 - 8 Y'35 505 - 8	Y*25	
Y'26 501 - 12 Y27 505 - 12 Y'27 505 - 12 Y'27 501 - 10 Y28 505 - 11 Y'28 501 - 13 Y'29 505 - 13 Y'29 501 - 11 Y30 505 - 10 Y'30 505 - 10 Y'30 505 - 12 Y'31 505 - 12 Y'31 505 - 12 Y'32 505 - 7 Y'32 501 - 9 Y'33 505 - 9 Y'33 505 - 9 Y'34 505 - 6 Y'34 505 - 6 Y'34 501 - 8 Y'35 505 - 8	Y26	505 - 10
Y*27 501 - 10 Y28 505 - 11 Y*28 501 - 13 Y29 505 - 13 Y*29 505 - 13 Y*29 501 - 11 Y30 505 - 10 Y*30 501 - 12 Y31 505 - 12 Y*31 505 - 12 Y*32 505 - 7 Y*32 501 - 9 Y33 505 - 9 Y*33 505 - 9 Y*34 505 - 6 Y*34 501 - 8 Y35 505 - 8	Yº 26	
Y*27 501 - 10 Y28 505 - 11 Y*28 501 - 13 Y29 505 - 13 Y*29 505 - 13 Y*29 501 - 11 Y30 505 - 10 Y*30 501 - 12 Y31 505 - 12 Y*31 505 - 12 Y*32 505 - 7 Y*32 501 - 9 Y33 505 - 9 Y*33 505 - 9 Y*34 505 - 6 Y*34 501 - 8 Y35 505 - 8	Y2 7	505 - 12
Y28 505 - 11 Y'28 501 - 13 Y'29 505 - 13 Y'29 505 - 10 Y'30 505 - 10 Y'30 505 - 12 Y'31 505 - 12 Y'31 505 - 12 Y'32 505 - 7 Y'32 505 - 7 Y'32 501 - 9 Y'33 505 - 9 Y'33 505 - 9 Y'34 505 - 6 Y'34 505 - 6 Y'34 501 - 8 Y'35 505 - 8	Y* 27	501 - 10
Y'28 501 - 13 Y'29 505 - 13 Y'29 501 - 11 Y30 505 - 10 Y'30 501 - 12 Y31 505 - 12 Y'31 501 - 10 Y32 505 - 7 Y'32 505 - 7 Y'33 505 - 9 Y'33 501 - 7 Y34 505 - 6 Y'34 505 - 8	¥28	505 ~ 11
Y'29 501 - 11 Y30 505 - 10 Y'30 505 - 10 Y'30 501 - 12 Y31 505 - 12 Y'31 501 - 10 Y32 505 - 7 Y'32 505 - 9 Y33 505 - 9 Y'33 505 - 9 Y'34 505 - 6 Y'34 505 - 8	Y* 28	501 - 13
Y30 505 - 10 Y*30 501 - 12 Y31 505 - 12 Y*31 501 - 10 Y32 505 - 7 Y*32 501 - 9 Y33 505 - 9 Y*33 505 - 9 Y*34 505 - 6 Y*34 501 - 8 Y35 505 - 8	Y29	505 - 13
Y30 505 - 10 Y*30 501 - 12 Y31 505 - 12 Y*31 501 - 10 Y32 505 - 7 Y*32 501 - 9 Y33 505 - 9 Y*33 505 - 9 Y*34 505 - 6 Y*34 501 - 8 Y35 505 - 8	Y*29	501 - 11
Y'30 501 - 12 Y31 505 - 12 Y'31 505 - 10 Y'32 505 - 7 Y'32 501 - 9 Y'33 501 - 7 Y34 505 - 6 Y'34 501 - 8 Y'35 505 - 8		
Y31 505 - 12 Y*31 501 - 10 Y32 505 - 7 Y*32 501 - 9 Y33 505 - 9 Y*33 505 - 9 Y*34 505 - 6 Y*34 501 - 8 Y35 505 - 8		501 - 12
Y'31 501 - 10 Y32 505 - 7 Y'32 501 - 9 Y'33 505 - 9 Y'33 501 - 7 Y34 505 - 6 Y'34 501 - 8 Y'35 505 - 8		505 - 12
Y32 505 - 7 Y ¹ 32 501 - 9 Y ³ 33 505 - 9 Y ³ 33 501 - 7 Y34 505 - 6 Y ³ 34 505 - 8 Y35 505 - 8		501 - 10
Y*32 501 - 9 Y33 505 - 9 Y*33 501 - 7 Y34 505 - 6 Y*34 501 - 8 Y35 505 - 8		
Y33 505 - 9 Y*33 501 - 7 Y34 505 - 6 Y*34 501 - 8 Y35 505 - 8		
Y*33 501 - 7 Y34 505 - 6 Y*34 501 - 8 Y35 505 - 8		
Y34 505 - 6 Y*34 501 - 8 Y35 505 - 8		
Y°34 501 - 8 Y35 505 - 8		
Y35 505 - 8		
		1 -

NOME	GENERATORE
NAME	GENERATOR
Y36	505 - 7
Y*36	501 - 9
Y37 _	505 - 9
Y'37	501 - 7
Y38	505 - 6
Y*38	501 - 8
¥39	505 - 8
Y*39	501 - 6
Y40	505 - 7
Y*40	501 - 9
Y41	505 - 9
Y*41	501 - 7
Y42	505 - 6
Y*42	501 - 8
Y43	505 - 8
Y*43	501 - 6
Y44	505 - 7
Y*44	501 - 9
¥45	505 - 9
Y* 45	501 - 7
Y46	505 - 6
Y* 46	501 - 8
Y47	505 - 8
Y* 47	501 6
Y48	505 - 2
Y*48	501 - 4
¥49	505 - 4
Y*49	501 - 2
Y50	505 - 1
Y 50	501 - 3
Y51	505 - 3
Y'51	501 - 1
Y52	505 - 2
Y'52	501 - 4
Y53	505 - 4
Y*53	501 - 2
	, ,

NOME	GENERATORE
NAME	GENERATOR
Y54	505 1
Y*54	501 → 3
Y55	505 - 3
Y*55	501 - 1
Y56	505 - 2
Y*56	501 - 4
Y57	505 - 4
Y'57	501 → 2
Y58	505 - 1
Y*58	501 - 3
_Y59	505 - 3
Y*59	501 - 1
_Y60	505 → 2
_Y 60	501 - 4
Y61	505 - 4
Y*61	501 - 2
Y62	505 - 1
Y*62	501 - 3
Y63	505 - 3
Y*63	501 - 1
Y64	506 - 15
Y*64	502 - 17
Y65	506 - 1 7
Y 65	502 - 15
Y66	506 - 16
Y*66	502 - 18
Y67	506 - 1 8
Y*67	502 - 16
Y68	506 - 15
Y•68	502 - 17
Y69	506 - 17
Y*69	502 - 15
_Y70	506 - 16
Y*70	502 - 18
Y71	505 - 18
Y*71	502 - 16
L	
L	

DEF 98945 25-	comp.	INDICE GENERALE - GENERAL INDEX
	emiss.	MEM 470
,	Trefore	N° 140130680
GENERAL 🚳 ELECTRIC		mana cont. su to. 6 to. 5

ad 1959/01 I

GENERATORE NOME GENERATORE NOME GENERATORE NOME NOME RENERATORE NAME GENERATOR NAME GENERATOR NAME GENERATOR NAME GENERATOR Y108 506 → 6 Y126 506 - 2 Y72 506 - 15 V90 506 -- 11 Y 90 Y 108 Y 126 V172 502 - 17 502 - 13 502 - 8502 - 4506 - 13 Y109 506 - 8 Y127 Y91 506 - 4Y73 506 - 17Y1127 Y*91 502 - 11 Y*109 502 - 6502 - 2 V 173 502 - 15 Y92 506 - 10 Y110 506 - 7 Y74 506 - 16 Y192 502 - 12 Y! 110 502 - 9 Y 74 502 - 18Y93 506 - 12Y111 506 - 9 Y75 506 - 18 Y! 75 Y*93 502 - 10 Y'111 502 - 7 502 - 16Y76 506 - 15 Y94 506 - 11 Y112 506 - . . 1 Y 94 502 - 13 Y'112 502 - 3Y'76 502 - 17Y95 506 - 13V113 506 .-__3 Y77 506 - 17502 - 11 Y177 Y 95 Y 113 502 - 1 502 - 15Y78 506 - 16 Y96 506 - 6 Y114 506 - 2 Y 96 502 - 8 Y*114 502 - 4Y 78 502 - 18506 - 8 Y79 506 - 18Y97 Y115 506 - 4 Y'97 502 - 6 Y*115 502 - 2 Y 179 502 - 16Y80 506 - 10 Y98 506 - 7 Y116 506 - ..1 Y'98 Y 80 502 - 9 Y'116 502 - 3502 - 12506 - 3 Y81 506 - 12Y99 506 - 9 Y117 Y'81 Y'117 502 - 1 502 - 10Y199 502 - 7 Y82 506 - 11Y100 506 - 6 Y118 506 - 2 Y'118 Y 182 502 - 13Y1100 502 - 4 502 - 8Y83 Y119 506 - 4 506 - 13Y101 506 - 8 Y 183 502 - 11Y'119 502 - 2 Y' 101 502 - 6 Y84 506 - 10Y102 506 - 7 Y120 506 - 1Y'84 Y'120 502 - 3 502 - 12Y 102 502 - 9 Y121 Y85 506 - 12Y103 506 - 9 506 - 3Y 95 502 - 10Y' 103 Y'121 502 - 1 502 - 7 ¥86 506 - 11 Y122 506.+ Y104 506 - 6_ Y'86 502 - 13Y*122 502 - 4 Y'104 502 - 8Y87 506 - 13 506 - 8 Y123 506 - 4 Y105 Y'87 502 - 11 Y'105 502 - 6 Y'123 502 - 2 Y88 506 - 1 506 - 10 Y106 Y124 506 - 7Y'88 502 - 12 Y'124 502 -3 Y1106 502 - 9 Y89 506 - 12 Y125 506 - 3 Y107 506 - 9 Y'89 Y'125 502 - 1 502 - 10Y' 107 502 - 7 98945 257.66 INDICE GENERALE - GENERAL INDEX emiss **MEM 470** Pappl. 140130680 GENERAL @ ELECTRIC

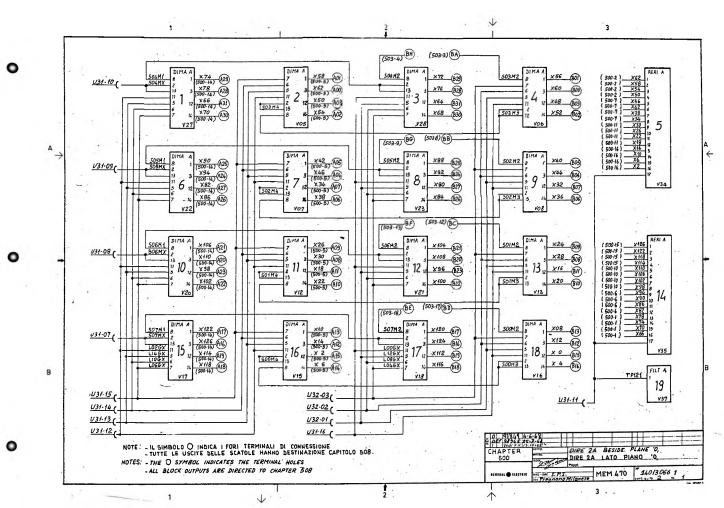
sez-secs.p.s.

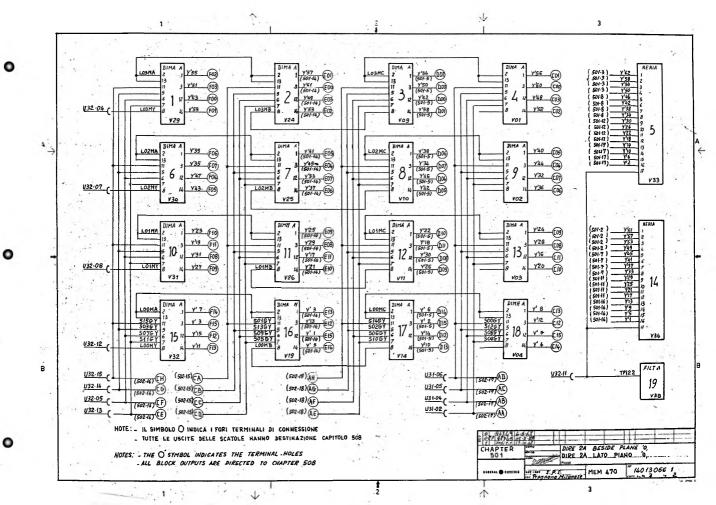
0

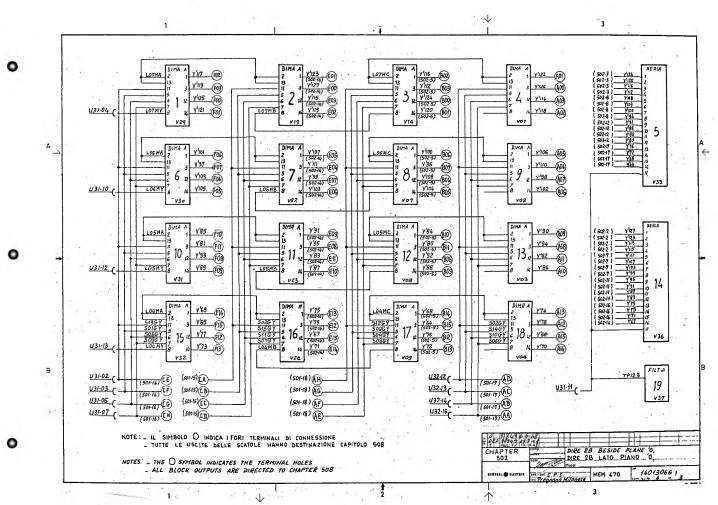
0

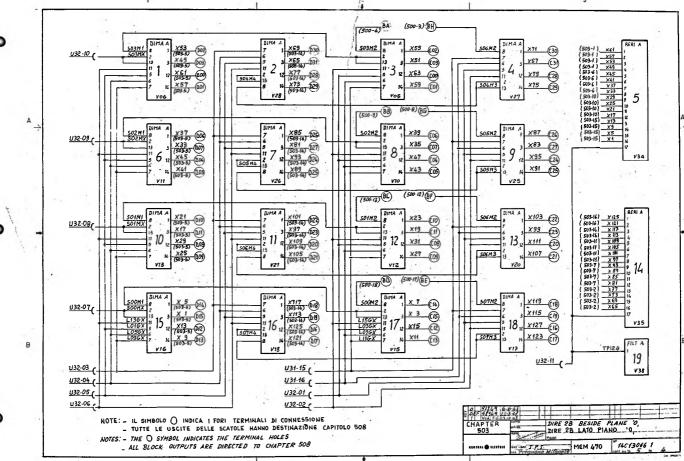
Cod. 3894041 L

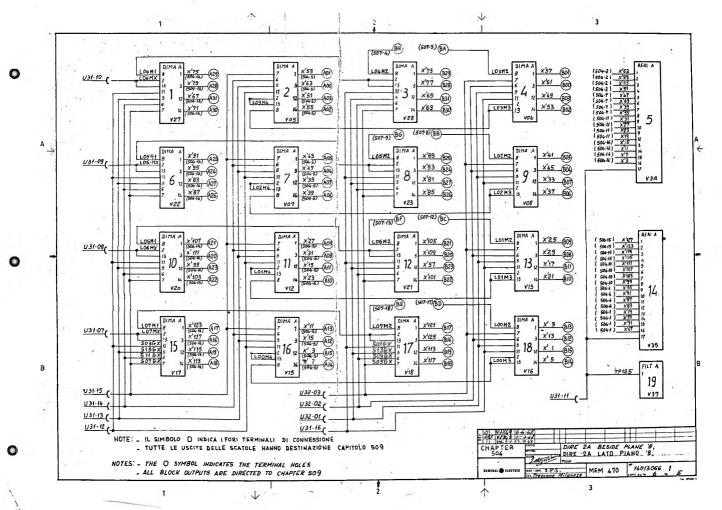
contisu to - fo.

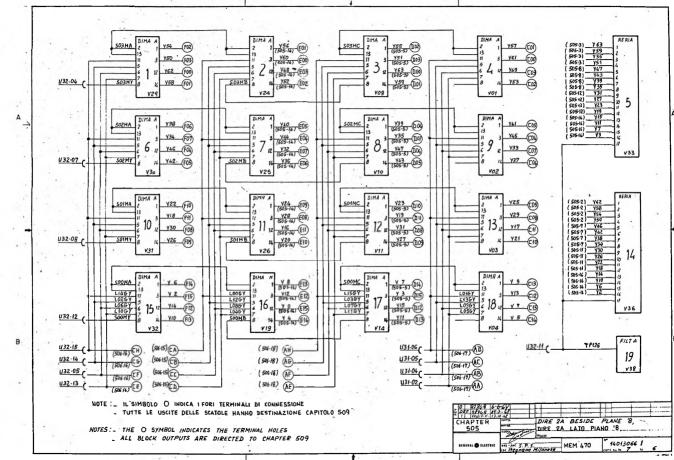


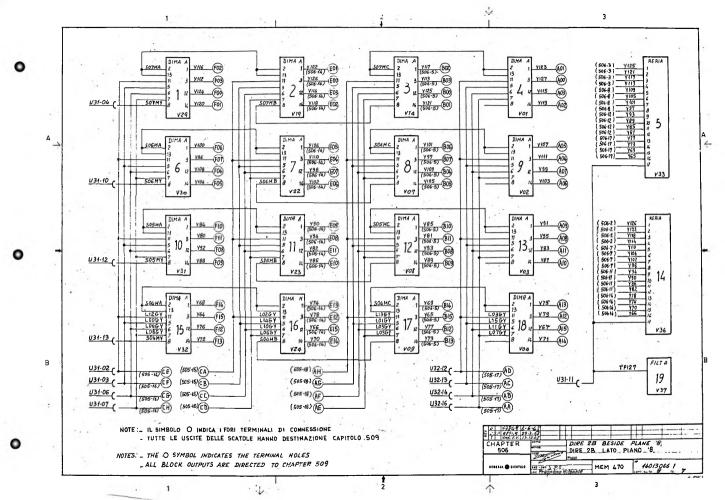


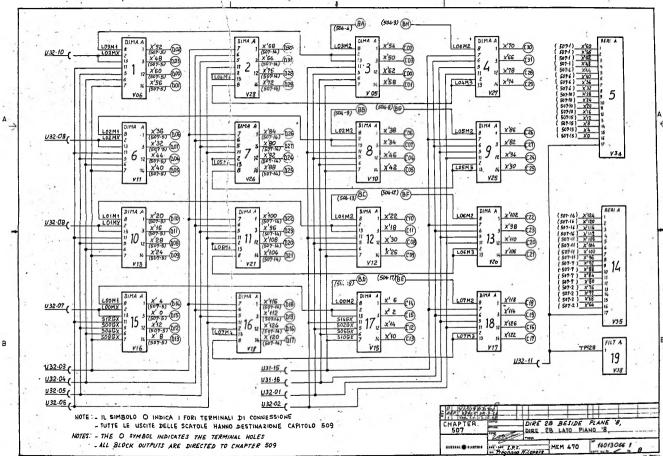




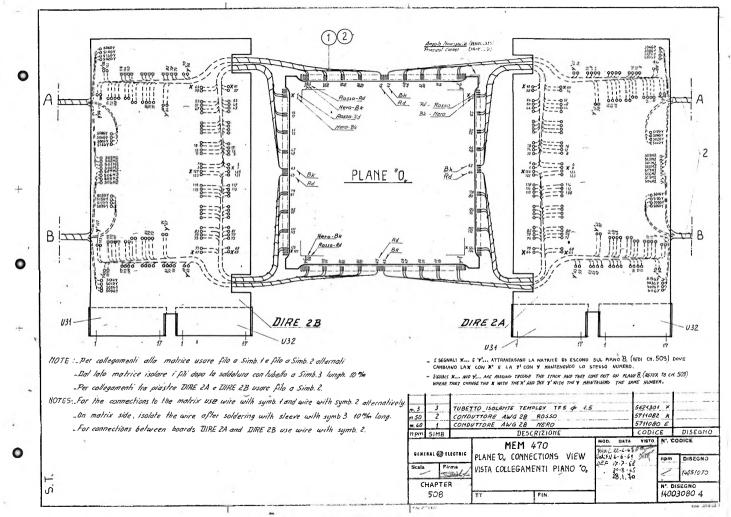


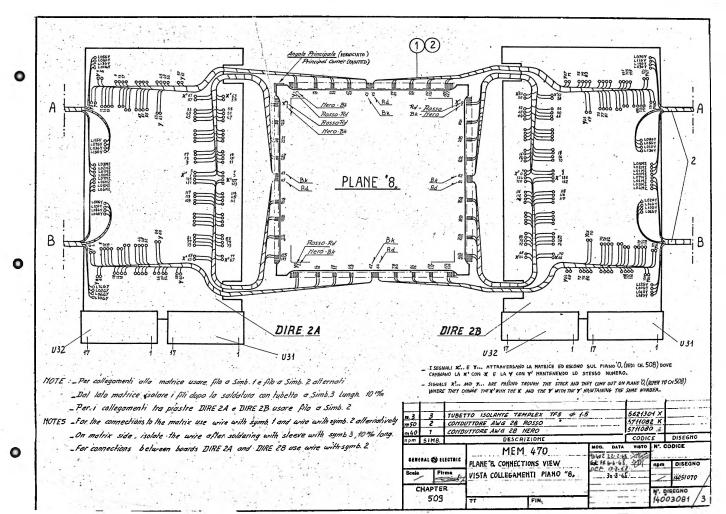




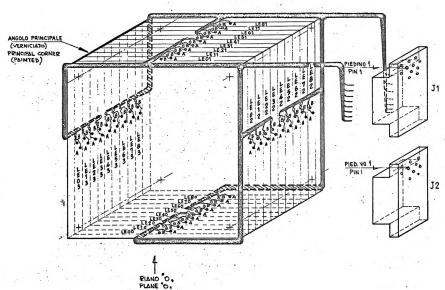


1.









POSIZIONE SEGNALI SU CONNETTORE 31 SIGNALS POSITION ON CONNECTOR 11

								•			
PIED.							SECHALE SKONAL				
3	LE 63A	7	LE45A	2	LE51A	5	LE23A	4	LE03A	4	LE01A
11	LE 638	14	LE43B	10	LE51B	13	LE23B	8	LE03B	12	LE01 B
17	LE 73A	21	:153A	16	LEG1A	20	LE 33A	15	LE 13A	18	LE11 A
24	LE73B	27	LE53B	23	LEG1B	26	LE33B	22	LE13 B	25	LE11 B
30	LE83A	33	LE 81 A	29	LE71A	32	LE41A	28	LE 31A	31	LE 21 A
36	LE838	39	LES1B	35	LE71B	38	LE41B	34	LE31B	37	LE 21 B
42	LE62A	45	LE42A	41	LE50A	44	LE22A	40	LEO2 A	43	LE OO
48	LE62B	51	LE42B	47	LE 50B	50	LE22B	46	LE02B	49	LE008
54	LETZA	57	LE52A	53	LE 60A	56	LE32A	52	LE12A	55	LE 10
60	LE72B	64	LE 52B	59	LE GOB	63	LE32B	58	LE12B	62	LE 10E
67	LE82A	72	LE80A	66	LE70A	74	LE40A	65	LE30A	70	LE 20
75	LE82B	78	LE80B	74	LETOB	77	LE40B	73	LE 308	76	LE 20

NOTE: - COLLEGAMENTI TERMINALE A: USARE FILO A SIMB. 3

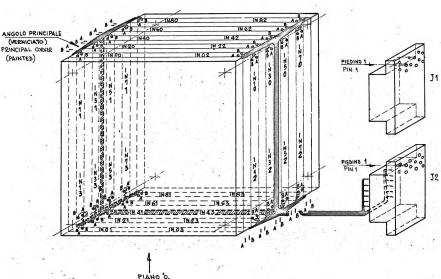
- . COLLEGAMENTI TERMINALE B: USARE FILO A SIMB. 2
 - PER OCHI COPPIA DI TERMINALI A E B, IL FILO DEVE ESSERE TWIST
- DOPO OCHI SALDATURA POSIZIONARE SU OGNI FILO UN MANI.
 - COTTO A SIMB. 4 E DI LUNGHEZZA 10 mm
 - RADDOPPIARE LA SEZIONE DEL FILO DA ACCRAFFARE AI CONTATTI AMP

HOTES - USE WIRES WITH SYMBOL'S TO CONNECT A TERM MAL. ...

- USE WIRES WITH SYMBOL & TO CONNECT B TERMINAL
- THE A AND B TERMINALS OF EVERY COUPLE MUST BE TWISTED
- AFTER EVERY SOLDERING, COVER THE WIRE WITH THE SLEEVE IDEALONG AT SYMB. 4
- DOUBLE THE CROSS-SECTION OF THE WIRE TO CLAMP TO THE AMP CONTACTS

m.13 m.13 m.13		CON	SUTTORE	AWG ?	EMPLEX TF 5 28 STYLE 10 28 STYLE 10 1PO 66106 1	61 ROSSO 61 NERO	5621 00013 00013	35U 334Y	
npm	SIMB.	1	11.10-11		RIZIONE		COL	ICE	DISEGNO
Scala	RAL SP E		VISTA	MEM	.470 AMENTI LET.	MOD. DATA 96,02 ZZ-2-68 64,54.6-6.8 25F 27-7-5		npm	DISEGNO 14051070
СН	APT 510	ER	READINGS TT	CONNEC	TIONS VIEW				SEGNO 03 082





POSIZIONE SECNALI SU CONNETTORE J2 SIGNALS POSITION ON CONNECTOR JE

PIED	SEGNALE SIGNAL	PIED.	SEGNALE SIGNAL	PIED.	SEGNALE SIGNAL	PIED.	SECNALE SIGNAL	PIED.	SECHALE SIGHAL	PIED	SEGNALE SIGNAL
3	INO2A	7	IN22A	2	IN42A	5	IN62A	1	IN82A	4	IN03A
11	IN 02 B	14	IN 22 B	10	1N42B	13	1N62B	8	IN82 B	12	IN03B
(7	IN 10 A	21	1H 30 A	16	IN 50 A	20	IN70A	45	IN 63 A	18	1423A
24	IN 10 B	27	IN30B	23	W50B	26	1N70B	22	IN 63B	25	IN23B
30	IN12A	33	1H32A	29	IN52A	32	IN72 A	28	IN83A	31	IN 43A
36	IN128	39	IN 32B	35	IN52 B	38	IN72B	34	IN83B	37	IN43B
42	INOO A	45	IN 20 A	44	1N40 A	44	IN60A	40	1N 80A	43	IN11 A
48	IN 00 B	51	IN 20 B	47	IN40B	50	IN60B	46	INSOB	49	1411 B
54	INO1 A	57	IN21A	53	IN41A	56	ING1 A	52	IN81A	55	IN31 A
60	INO1 B	64	IN21 B	59	1H41B	63	IN61 B	58	1N81 B	62	1N31 B
67	IN13A	72	INBBA	66	IN 53A	71	IN73A	65	IN71 A	70	IN 51A
Ħ	IN 13 B	78	1N33B	74	IN53B	77	IN73B	73	IN71 B	76	IN 51 B

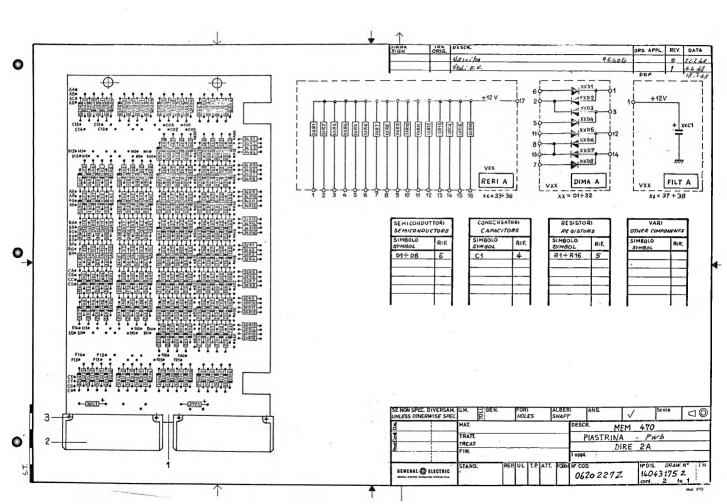
NOTE : - TERMINALE A - ENTRATA CORRENTE INIBIZIONE

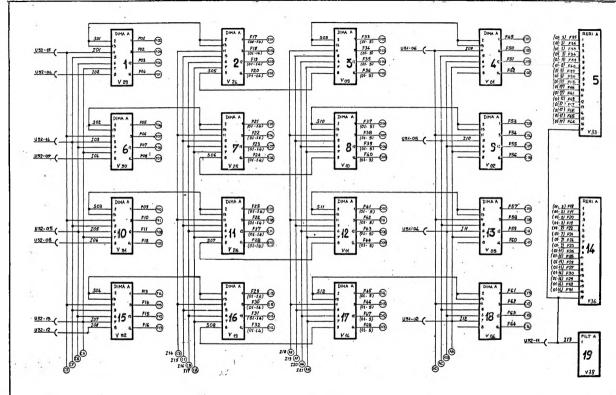
- TERMINALE B USCITA CORRENTE INIBIZIONE - COLLEGAMENTI TERMINALI A : USARE FILO A SIMB 3
- COLLEGAMENTI TERMINALI B : USARE FILO A SIMB. 2
- PER OGNI COPMA DI TERMINALI A . B,IL FILO DEVE ESSERE TWIST
- SUI PIANI 0,2,4,6,8 IL TERMINALE A CORRISPONDE AL SUPERIORE RISPETTO AL PIANO O.
- SUI PIANI 4,3,5,7 IL TERMINALE & CORRISPONDE ALL'INFERIDRE RISPETTO AL PIANO O. - DOPO OCINI SALBATURA POSIZIONARE SU OCINI FILO UN MANICOTTO A SIMB.4 E DI LUNCHEZZA = 10 mm

PLANE 'O.

- RADDOPPIARE LA SEZIONE DEL FILD DA ACCRAFFARE AI CONTATTI AMP
- NOTES A TERMINAL INHIBITION CURRENT INPUT
 - B TERMINAL-INHIBITION CURRENT OUTPUT
 - USE WIRES WITH SYMBOL 3 TO CONNECT A TERMINALS
 - USE WIRES WITH SYMBOL & TO CONNECT B TERMINALS
 - THE A AND B TERMINALS OF EVERY COUPLE MUST BE TWISTED - ON PLANES Q2.4.6.8 THE A TERMINAL IS THE UPPER ONE SEEN FROM PLANE, O.
 - ON PLANES, 4,3,5,7 THE A TERMINAL ISTHE LOWER ONE SEEN FROM PLANE "O.
 - AFTER EVERY SOLDERING, COVER THE WIRE WITH THE SLEEVE TO MILLONG AT SYMB. 4 . - DOUBLE THE CROSS. SECTION OF THE WIRE TO CLAMP TO THE AMP CONTACTS

m.13 m.13	3 2	CONT	SUTTORE A	TEMPLEX TF5 0428 STYLE 106 5428 STYLE 106 TIPO 66106-1	1 ROSSO	56213 00013 00013	35U	
npm	SIMB.			SCRIZIONE		COD	ICE	DISEGNO
GENE	BAL 🕸 EI	ECTRIC		M 470	MOD. DATA 96407 22-2-61		N'. CO	
Scala	- 8	ma www.	BIZIONI.	EGAMENTI INI_	DEF 17:7:58	201	Z men	14051070
СН	APT	ER	INHIBITION CO	NHECTION VIEW				SEGNO
	511		ŢΤ	FIN.			140	030831

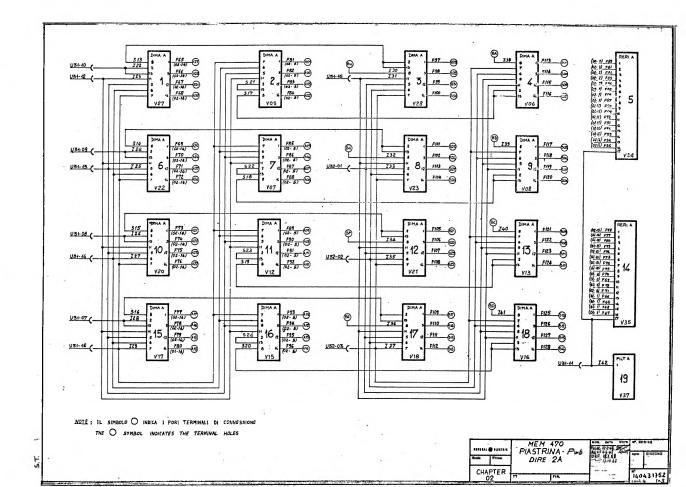




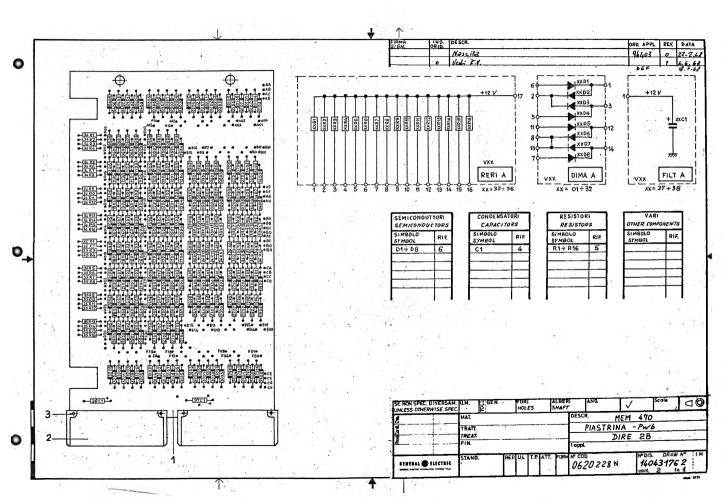
NOTE: 11 SIMBOLO O INDICA I FORI TERMINALI DI CONNESSIONE
THE O SYMBOL INDICATES THE TERMINAL HOLES

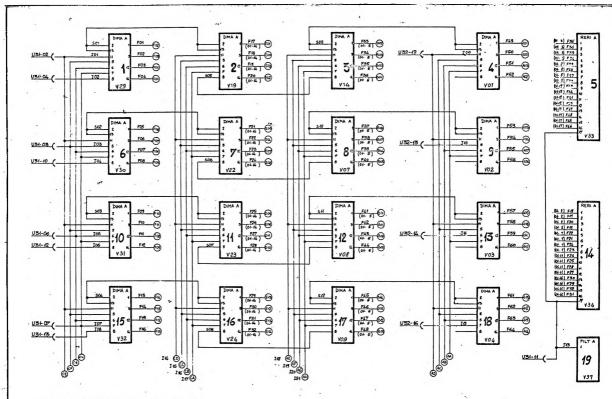
SAME Phone	PIASTRINA - P. b DIRE 2A	DEE 12.64
CHAPTER	TT 1696	14043 1752

H



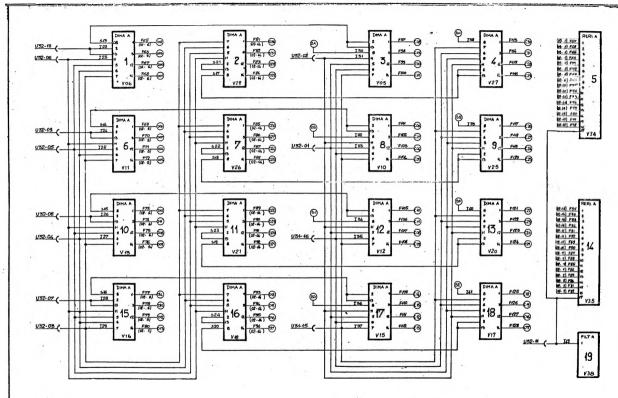
GRUPPO-GROUP REV. DATA Vedi F.V DEF. NEDIS - DRAWN NECOD DESCR. 0832893F SUPPORTO STAMPATO, JP. 0243 DR34QQ1TICONN FEMMINA 5613AIDDRIVETTO AL 2x8 OTSE RICPITO MEM 470 Piastrina Pwb DIRE ZA STAND. 14043 1752 GERERAL @ ELECTRIC CONT. SU FO. /





NOTE: IL SIMBOLO O INDICA I FOR TERMINALI DI COMESSIONE
THE O SYMBOL INDICATES THE TERMINAL HOLES

MEM 470	MODE BATA WITTO	IF. CODICE
DIRE 2B	DEF. 187.68	ope Diseaso
		14043 176
	PIASTRINA-PWb	PIASTRINA-PWb DIRE 2B



NOTE: IL SIMBOLO O INDICA I FORI TERMINALI MI COMESSIONE
THE O SYMBOL INDICATES THE TERMINAL HOLES

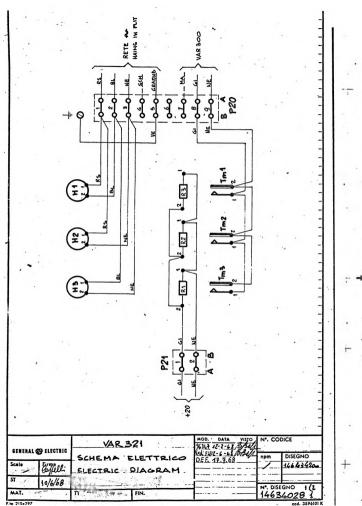
******	• inteset	MEM 470 PIASTRINA - PW	NO. DATA THE P. COOKE
-	Fices	DIRE 2B	2000年7月37日
CHA	PTER		"14043 176 2
0	2	**	Cont. 4 [1.3

FIRMA	INC							ATT 14					-
FIRMA SIGN	IND. ORIG.	GRUPPO	GROUP	ORD.APPL,	REV.	DATA	COG. ATO	i i	HILUL	ATTUL	ATIOL	ATTUL	ATT
1	ļ	1		36403		22-2-68	./	2.	. ,	. /	. ,	1.	٠.
ser.		1	4	Yedi E. V.	_1_	6-6-68	57	\$. \	: /	:/	: /	:/	
			-	DEF		18.7.68	6.7°	-/	: /	: / .	1	:/	: 1
				·	_ 2	17.10.68	00 70 P	1 :	1:	1:	/ :	1:	3
-			-				V	/	<u> </u>	<u>/ · </u>	<u>/ · </u>	<u>/ :</u>	R
F. NºDIS	OD AW NO	NºCOD.	1	0.5	SCR.		QUANT 01 :	1T cas	03 1	04	05	06	UM
10167			CURORA	TO. STAM		-044	orn telline	tanton's	WP ILE	any)+	****	1.00	UM.
20162	7 197 .			EMMUA.	ALQ JP.	DZA4	. 4	!		!		•••;	••
. 4				2			. Ź		4	!			• •
				MF. 35V.			. 2		****	1	···:	· · · ;	•••
				STAB .12			.64			••••	••••	•••;	•••
				SIPP. XI	ביוי זיוונעור	Marille	256		•••;	•••		1	•••
		בעפבגמב	1000	LA ATEO			128	····;					•••
										••••			
• • • • • • •										!	• • • • •		• •
• • • • • • •					• • • • • • •	• • • • • • • • •	,			!	••••	• • • • •	• •
	• • • • •			• • • • • • • •		• • • • • • • •		••••!			١٠٠٠,	1	
· · · · · · · · · · · · · · · · · · ·					• • • • • • •	• • • • • • • •	• • • •						٠٠
· • • • • • • • • • • • • • • • • • • •		• • • • • •			• • • • • •	• • • • • • • •	• • • • •	···:		••••	***,	···-¦	٠٠
· · / · · · ·								,			• • • ;		٠٠.
A			.]								• • • ;		١
Y					• • • • • • •		;		!	•••	1	· · · · t	
								1!			1		١
											!		
							"		!	"			
							;				'		
				. 				!					٠.
									اا	!			[
												ři	٠.
			.] .					;				!	١
								,					
							;	:		:	:	:	
								!		!			
							:		;				
								1		1	,		
								!		1			١
									1	-	· · · ·		
								;					
								1		1		···-	١.,
							1			'		!	
									!	;			
			·					· · ·			•••	{	
									1		•••		
		10.01	1	-			. !	- 1			-		ш
IT.				MEM	.470		-	<u>:</u>					
	iasti	rina	PWb		- 122	DIRE	2B	R N2	_				_
COMP.						ANU.	15 10	~1^*	110	43 1	76 :	,	
PPROV.	onto	**	OENER	AL 🍪 ELECT	TRIO		- 1	1_				0.4	
	200							I CON	T, SU F	0.		0.4	

o

•

	AL & SLECTRIC							EAN								HE									SCHEMI U.E <i>STATUS LO</i> C				ODIC		46	527	Þ	Nº :						NA DIS	MEV. TINT	AR3	21 A	<u>P.</u>	
				-			_										-	7	5.0		^,,			_	OTATOO EOC	_				_			_	JUA		770	_	_	=	IORA	WING	LIS	iT_	_	_
										-		,												_																					
	DATA DI ESECUZ. D INSTALL: DATE F.C	.M. .O.																Ť		ŀ		L			DATA DI ESECUZ.O. INSTALL. DATE F.C.	M. O.										\prod				П	\prod	П	П	Ţ	Ţ
	O. M. F.C. O. N NO SCHEMA DRAWING No.	b.							0		2			÷		9	•								O. M. F. C. O. N. Nº SCHEMA DRAWING No.	s.															F		Π		Ī
	14634028	Ì	H	$^{+}$		Н	\dagger	十	H	+	П	1			+	T	П	Ť	\dagger	I	1	T	Н	┪	14634 028 1/2			Н	\dagger	11	7	Н	\dagger	Ħ	\dagger	Ħ	†	+	H	+	H	+	H	十	-
	14643420	П	П	T			1	T	П	T	П	T			T		П	T	Τ	П	ī	T	П		2-		\sqcap	T	\top	11	T	Ħ	1		+	\Box	T	✝	Ħ	+	H	+	П	+	-
		Π	П		T	П	T	T		T		1					П		Τ	П			П					П		П	T	П	T	\sqcap	T	\sqcap	\sqcap		Ħ	\top	H	\top	П	+	-
		П	П	T	T	П	1	Τ	П	T	П			П	Ţ				T	П	T	T	П	٦		7	Т	П		Ħ	T	TT		П	Ť	\Box	П	+	\top	T	Н	十	П	†	•
	- 5.	П	П	Т	Т		T	T	li	.	П	i	1	П	Ţ			T	1		Τ	T	П	٦		T	П	П	П	\Box	Т	П		П	T	П	П	Т		T	П	\top	П	†	•
		П						T				T.	!		Τ		Ĺ											П	П	-		П	T			П	П	T	П	\top	П	T	П	7	
	j *								П																	\perp			ī			\prod						Т	П	T	П	T	П	7	•
								Ī		I						T			Γ						2.1						floor			П		\prod	П		П	Т		Т	П		
		Ш	Ш		L	Ц	\perp		Ц	1		-				L		1							è														П	$oldsymbol{\mathbb{T}}$	П	T	П		
		Ш							Ш		П					I		Ι	L													Ш					П	I	\prod	\perp	П	T	\prod		
		Ш				Ш								Ц	1								j														\Box		П	\mathbb{T}	П	T	\prod		
		Ш	Ц	1	┖	Ц	_	*			Ш					L							1			L						П		П			Ц		Ш		П	\perp			
		Ш		\perp	Ļ	Ц		퇶	Ш	1	Ц	\perp		Ц	1	L	Ц	_	L	Ц			1				Ц	Ш		Ш		Ш	L	Ц		Ш	Ц	L	Ш	!	Ш		Ц		L
		Ц	Ц	1	\perp	Ц	4	4	Ш	1	Ц			Ц	_	-	Ц		L	Ш		L		4		_		Ш	L	Ш	\perp	Ш	_	Ц	1	Ш	니	L	Ш	Ľ	Ц	Ш	Ц		L
		Щ	Ц	\perp	1	Ц	4	\perp	Ц	1	Ц	_	1	Ц	_	L		\perp	L	Ц	1			_		\perp	Ц	11	Ц.	11		Ш	\perp	Ш	\perp	Ш	4		Ц	Ľ	Ц	Ľ	Ц		L
		Ш	H	1	1	Ц	\perp	ļ	Ц	4	Ц	4	_	Ц	1		Ц	1	L	Ц	1	1		4		1	Ш	Ц	1	\perp	1	Ш	\perp	Ш	1	Ц	4	Ļ	Ц	╜	Ц	Ш	Н	_	L
	<u> </u>	Н	Н	4	1	Щ	4	\bot	Ц	\downarrow	Ц	4	\perp	Ц	1	L	Ц	1	L	Ц	Į.	1	L			┸	Щ	44		Ш	1	Ц	1	Ш	_	\sqcup	4	1	Ш	Ш	Н	\perp	Н	_	Ļ
		Н	\sqcup	+	\perp	Н	4	\downarrow	Н	4	Н	4	\perp	Ц	4	\perp	П	\perp	*	Ц	1	\perp	•	4		⊥.	Ц	\sqcup	4	Ц	4	\sqcup	1	Н	1	\sqcup	\perp	+	Н	Ш	Н	\perp	Н	4	L
		1	\sqcup	4	1	Н	+	+	\sqcup	4	H	4	\perp	Ц	\downarrow		Ц		_	Ц	4	1	1	ŀ		4	Н	44	1	Н	+	Н	+	Н	+	\forall	+	1	H	44	H	\sqcup	Н	4	_
		11	Н	+	╄	Н	4	+	Н	4	Н		+	14	4	Į,	Ц	+	L	Н	4	L		4		+	Н	\dashv	4	\sqcup	+	Н	\bot	\sqcup	4	H	+	+	H	\sqcup	H	\dashv	Н	4	_
	-	Н	+	+	+	Н	+	+	Н	4	Н	4	4	Н	+		H	4	H	Ц	+	1	4	4		+	4	+	4	++	+	\vdash	+	${\sf H}$	+	₩		H	${f H}$	+	Н	+	\dashv	4	
		H	+	+	╀	Н	+	╁	H	+	H	+	+	Н	+	11	1	+	1	1	+	-	\dashv	4		- -	\vdash	+	+	Н	+	Н	+	- -	+	₩	+	Н	H	+	+	+	\dashv	4	_
	-	┼╂	H	+	+	H	+	+	Н	+	H	+	+	Н	+	1	4	+	-	Н	+	ļ.,	1	4		-	+	-	+	Н	+	╀	+-	╟	╁	H	+	Н	+	+	-	╁┤	+	+	
		H	H	+	+	H	+	+	H	+	\dashv	+	+	ert	+	1	⊢¦	+	\vdash	Н	+	+	+	-{		+	+	H	+	H	+	Н	+	Н	+	H	+	H	+	\mathcal{H}	+	+	+	+	_
		H	Н	+	+	Н	+	+	Н	+	H	+	+	H	+	4	Н	+	Н	Н	+	H	H	4		+	+	H	+	H	+	Н	+	Н	+	++	+-	+	+	H	+	H	+	+	
		Щ	Ш	_1_		Ш	L		Ц	ᆚ				Ш		4	Щ			Ц		Ш		_		Ш		Ш			_	Ш	L			Ш	ㅗ	Ш	ㅗ	Ц		ш	_	_	-
																1		4																					-						
		1	1000	-	17										į														-								_	n li-			_	.041		-	
1	Valent	1 3		-	~										ľ																							8/19	68		1 1). VH.	اد.پ.	02.0	,



FIRMA IND.	GRUPPO-GROUP	ORO.APPL.	REV.	DATA	COB. ARG	ATT UL	ATT UL	ATTUL	ATT UL	ATTUL	AT'
		98410	0	12-6-68	1)	<u> </u>	 i	-) :	ᅪ
		DEF.	0.	17. 7.68	3:7	:/	: /	:/	: /	' : /	' :
		1]ું.	:/	: /	:/	: /	:/	÷
					17 :	/:	1:	/:	1:	1:	. /
		+ 1			QUANT	<u>/ · </u>	/	/ ·	/ ·	/ .	Į,
TEN NEDIS DRAWN	NºCOO.	DES	CR.		OI :	02	03	04	05	06	UA
H4	VENT.	BOXER, 20	8-25OV	150-60Hz	/	-	975115	SHULLE	ununs	45 10 to to 80	۳
H.2	VENT.	BOXER: 20	8-250V	/50-60Hz	/	;		1	;		١.
H3	VENT.	BOXER-206	3.230 V	50-60Hz	1						ľ
											Ľ
R1.		SAGE TOP			/	. .					l.
R2		. SAGE 70 A			1.						
R.3	RESIST.	SAGE TO F	1.8W. 7	A 3105 M.	/						
											١.
Tre t	TERMO	INT. KUX	N 2070	o64° A40.	1.						
Tm2	TERMA	INT. KU XO	N.20700	64.A40	1						
₹	T.ERHO	INT. KLIXO	N20700	64A40°	·				•		
						• • •	• • •	• • •			
P20		TT. RHOD			1.7.	• • • •					
P21	Mors	ETT, RHOD	EX.K	502/A	/			• • •			
			• • • • •			,		1			
	• • • • • • • • • • • • • • • • • • • •	• • • • • • • • • •	• • • • • •				• • •				
		• • • • • • • • • • • • • • • • • • • •			• • •		• • • •	• • • •			٠.
		• • • • • • • • • •		• • • • • • • •		• • •	•••	••••	• • • • '	•••	١
		• • • • • • • • • • • • • • • • • • • •				• • • •	• • • •	• • • •	• • • •	•••	ľ
		••••••		· · · · · · · · · · ·	••••		•••				١.
						••••	• • •		7.7		
		• • • • • • • • • •							•••		
],								:		,	
									,		••
					• • •	•••	• • • [1 ***	1	•••	••
			• • • • • •	• • • • • • • • • • • • • • • • • • • •		•••	•••	••••		••••	• •
			• • • • • •								•••
• • • • • • • • • •		• • • • • • • • •	• • • • • •		• • • •	••• [• • • ;			•••;	•••
• • • • • • • • •		• • • • • • • • • • • • • • • • • • • •	• • • • • •	• • • • • • • • • • • • • • • • • • • •	••••	••••	••••		•••		••
			•••••			;		;			•••
TIT. VAR 3	21 - SCHEN	40 ELET	TRICO								
vak	ELECT				-			_			_
COMP. Coppe				AND.	TP FÖ	7. Nº	7,	634	025	20	
APPROV. Brelle		AL 🚳 ELECTRI		- 1	- 1	1	12	7934		-	

D

